

# 削峰類比控制電路佈局設計

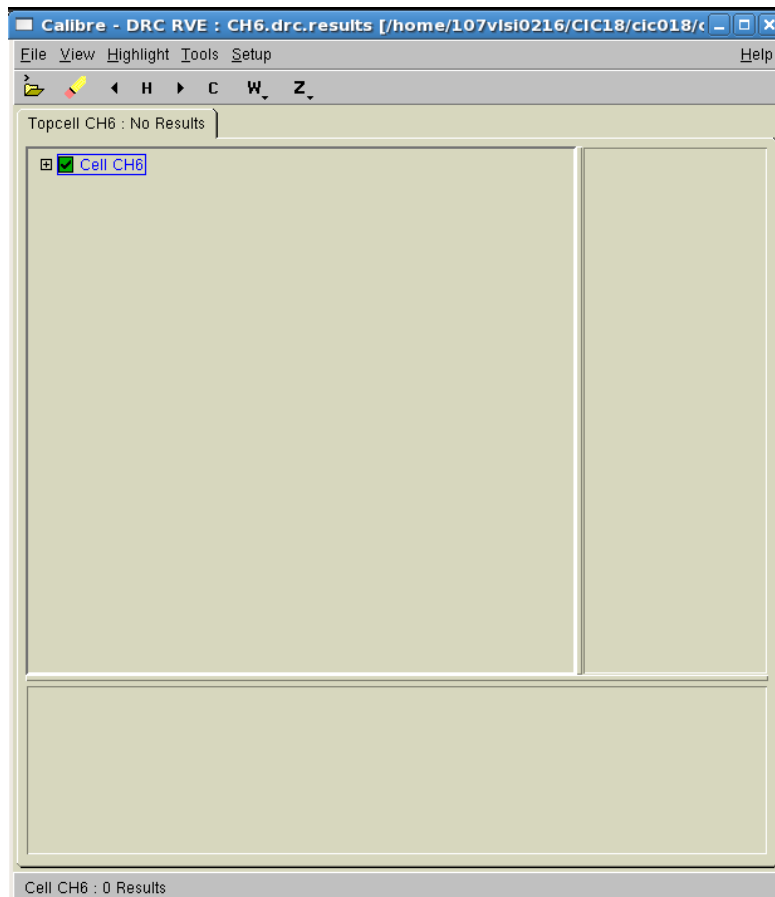
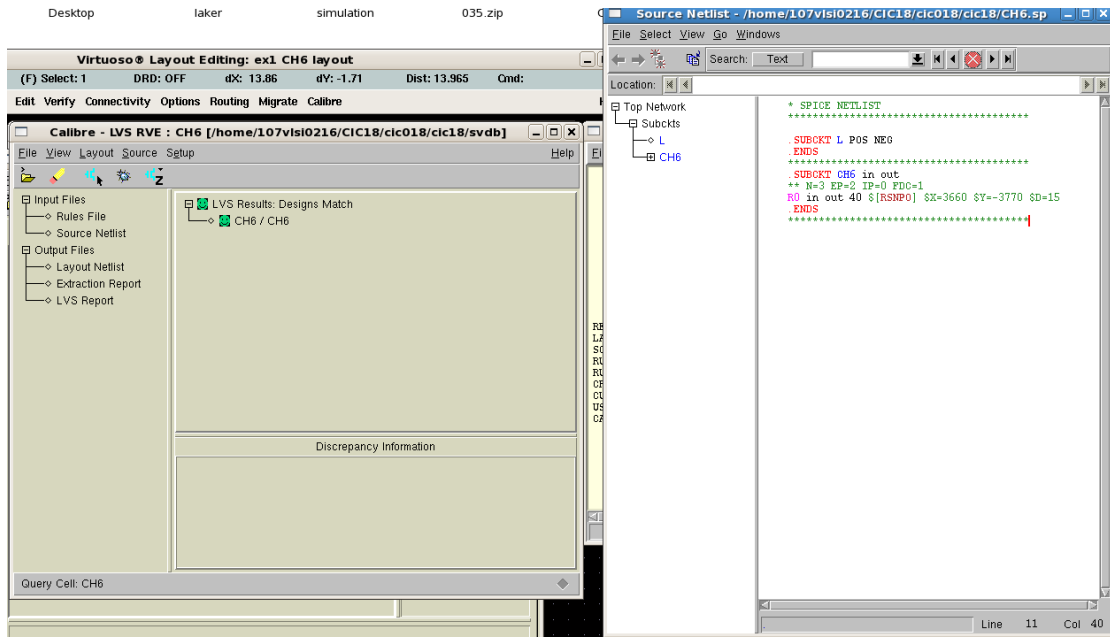
## 作業 七

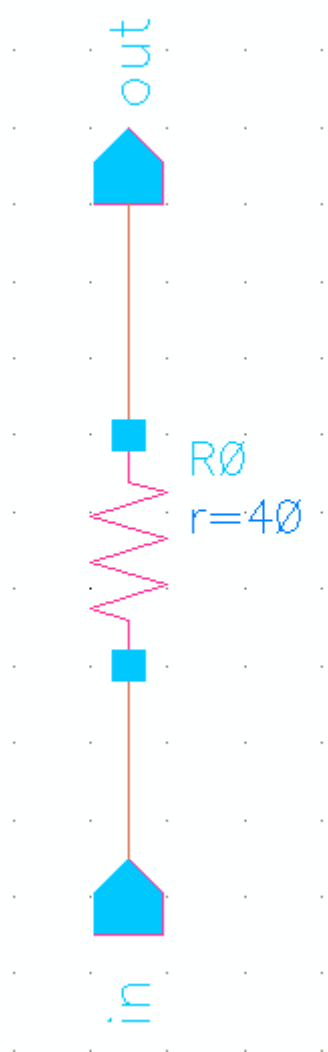
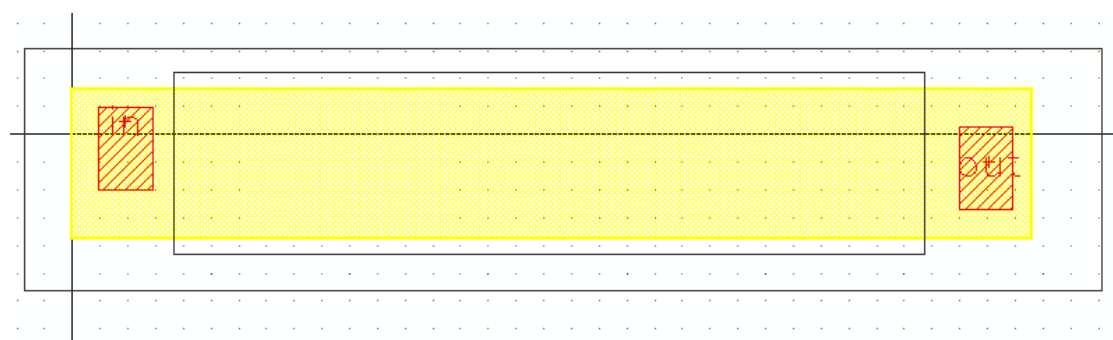
班級： 電 三 乙

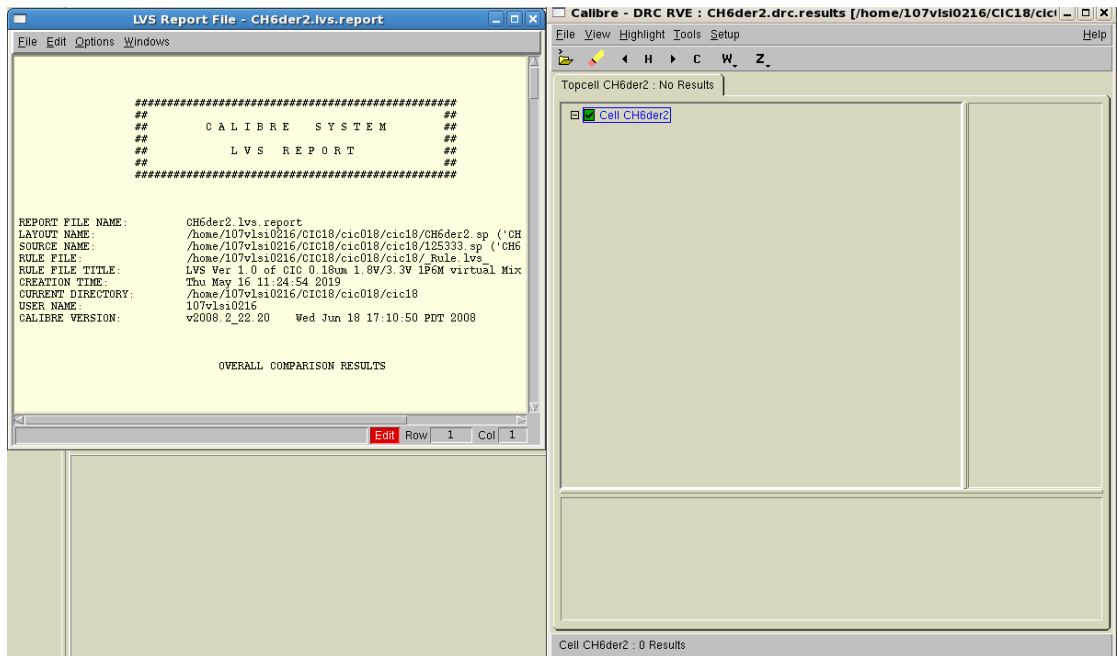
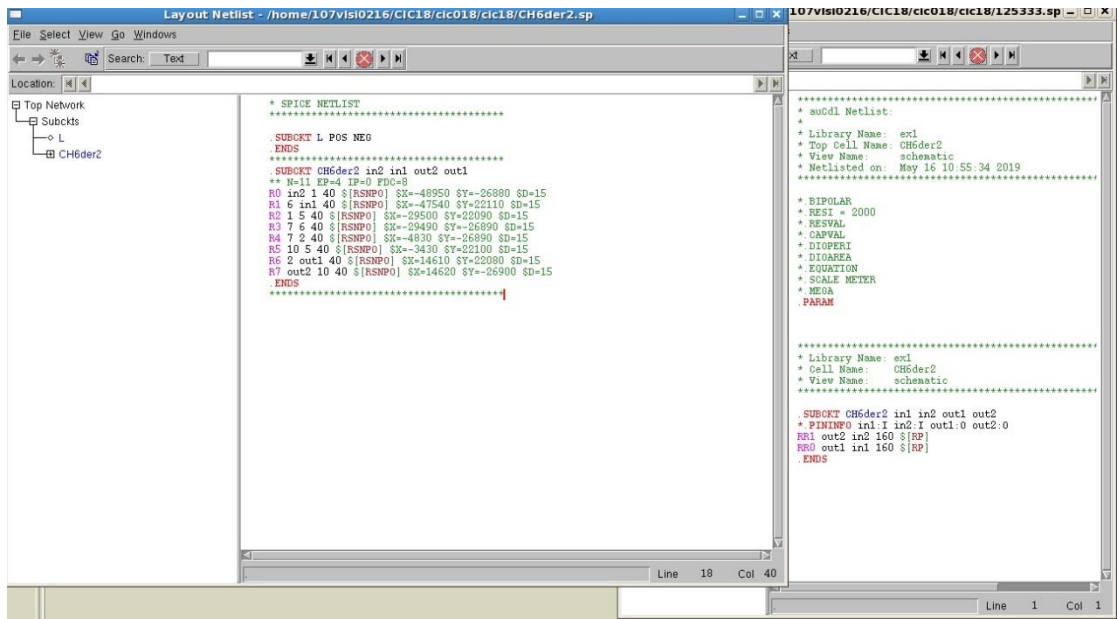
姓名： 蔡承宏

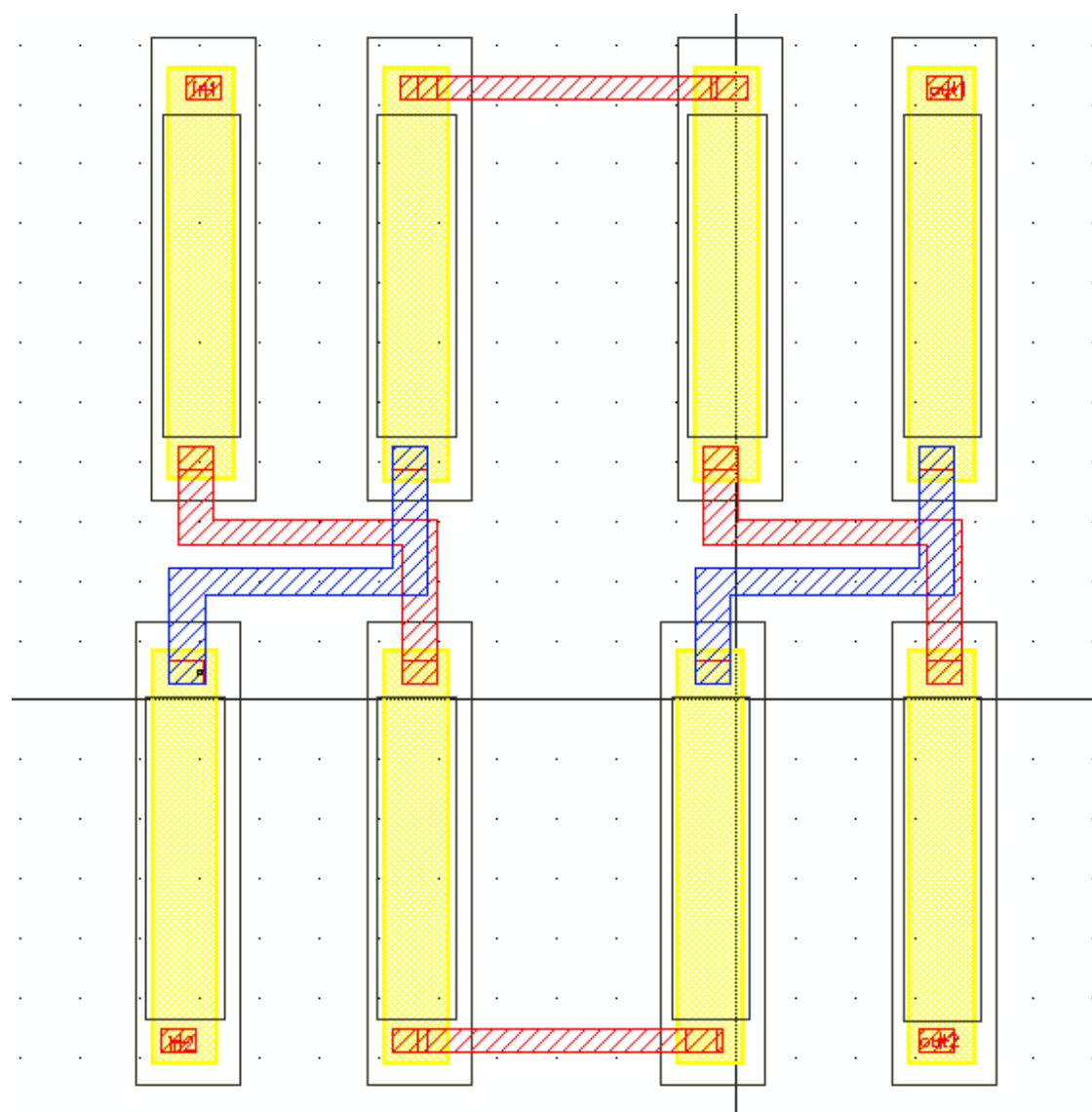
學號： 110510216

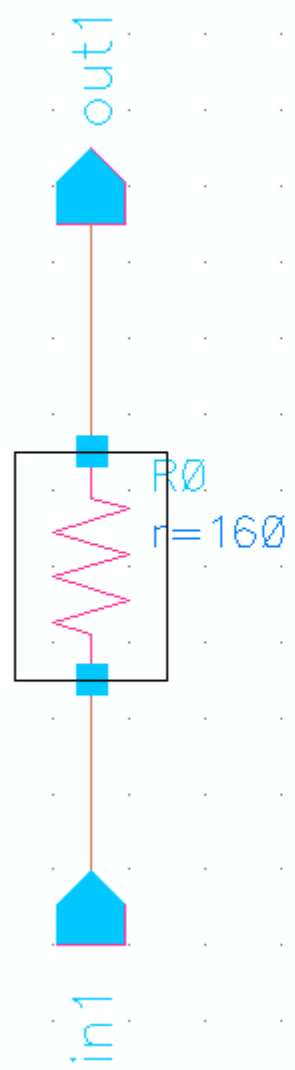
老師： 陳俊達











□

