

Processore sEP8

Contenuto di alcuni registri alla fine della fase di chiamata

(F0, F1, F2, F3, F4, F5, F6, F7 sono i formati delle istruzioni di detto processore)

	OPCODE	SOURCE	DEST_ADDR	
F0, F1	codice operativo	non significativo	non significativo	
F2, F4, F5	codice operativo	operando sorgente	non significativo ¹	Indirizzamento con registro puntatore per l'operando sorgente Indirizzamento immediato per l'operando operando sorgente Indirizzamento diretto per l'operando sorgente
F3, F6	codice operativo	non significativo ²	Indirizzo in memoria dell'operando destinatario	Indirizzamento con registro puntatore dell'operando destinatario Indirizzamento diretto per l'operando destinatario
F7	codice operativo	non significativo	Indirizzo in memoria dell'istruzione a cui saltare	Istruzioni di salto Istruzioni di chiamata dei sottoprogrammi

¹ l'operando destinatario sarà immesso nel registro AL o nel registro AH

² l'operando sorgente è nel registro AL o nel registro AH