

# 基本資料

考生編號	A10152		
姓名	鄭采玲		
學校	中正大學資工系		
系排名	2/91		
成績	93.66		
大專生科技部計畫	物理不可仿製功能研究及探討		
ICCCN 論文	Socially-aware Collaborative Defense System against Bit-Flip Attack in Social Internet of Things and Its Online Assignment Optimization		
實習	中研院高明達老師實驗室		
修課	數位積體電路設計	92	
	高等數位積體電路設計	96	
	超大型積體電路系統設計概論	96	

# 獲獎經歷

## 獲獎項目

## 獲獎名次

108 學年度 上學期書卷獎

第一名 平均 95.63

108 學年度 下學期書卷獎

第二名 平均 93.4

108 年\*CCPC中區程式競賽

佳作

109 年\*NCPC全國大專電腦軟體設計競賽

佳作

109 年 CCPC中區程式競賽

第一名

110 年 NCPC全國大專電腦軟體設計競賽

第四名(南區第一)

110 年\*ICPC 國際大學生程式競賽

銀牌

110 年 CCPC 中區程式競賽

第二名

110 學年度 上學期書卷獎

第二名 平均 95.69

\*CCPC = Central College Programming Competition

\*NCPC = National Collegiate Programming Contest

\*ICPC = International Collegiate Programming Contest

# 經歷

專案名稱	專案來源	專案工具
網頁維護	中正大學	HTML, JS, PHP, MySQL
Google Map 點擊系統	互聯科技的 Side Project	PHP, BeautifulSoup, Python, Selenium
ADPLL	高等數位積體電路	HSPICE, AMS, Ultrasim
CPU 設計 - 相鄰兩質數	計算機組織	FPGA, NEXYS4, Vivado
股價漲跌預測	大數據分析專題	Python
臺印人才媒合用聊天機器人	軟體工程	Vue, Flask, Python, bash
WePlay 遊戲的輔助程式	Side Project	Python (DFS, OpenCV, pyautogui)
64-bit 浮點數乘法器	數位積體電路	Synthesis (Genus) , APR (Innovus), Verilog, DRC & LVS

# 學習

DIC	RTL	ADIC	Spice
	Synthesis		UltraSim
	Netlist		AMS
	APR		LPE
	DRC		Post-Layout Simulation
VLSI	LVS	PUF	CustomSim
	Customized Layout		Monte Carlo Simulation