

Architecture des systèmes embarqués (ARE)

Professeur: Etienne Messerli Assistant: Anthony Convers

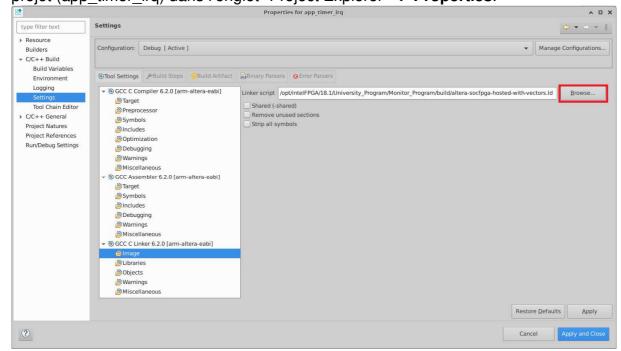
Utilisation d'un projet ARM-DS avec interruption

v1.1

Par rapport au projet normal, voici les modifications à apporter au projet pour utiliser les interruptions.

1) Changer le linker script et ajouter les flags liés au linker.

Avec les interruptions, il est nécessaire d'utiliser un linker qui interprète la table des vecteurs d'interruption. Pour cela, aller dans les propriétés du projet, clic droit sur le projet (app timer irq) dans l'onglet "Project Explorer" -> Properties.



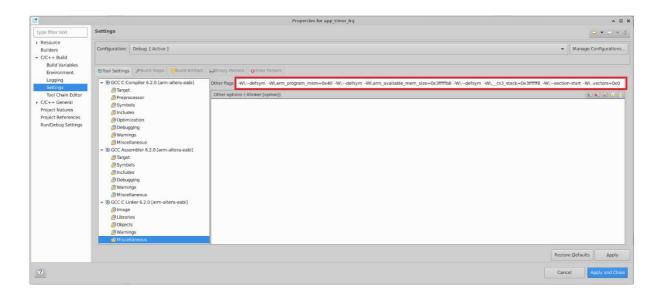
Dans C/C++ Build → Settings, puis dans l'onglet "Tool Settings" → GCC C Linker → Image. Cliquer sur Browse et aller chercher le fichier se trouvant dans le dossier d'installation d'Altera Monitor Program :

/opt/intelFPGA/18.1/University_Program/Monitor_Program/build/altera-socfpga-hosted-with-vectors.ld

Puis Apply

Dans le même onglet "Tool Settings" sélectionner → GCC C Linker → Miscellaneous.

HEIG-VD - 1 - 2024



Dans other flags, ajouter les flags suivant (tous sur la même ligne, donc attention au retour à la ligne et aux caractères '-' si vous faites un copier-coller depuis le pdf) :

```
-W1,--defsym -W1,arm_program_mem=0x40 -W1,--defsym
-W1,arm_available_mem_size=0x3fffffb8 -W1,--defsym
-W1,__cs3_stack=0x3fffff8 -W1,--section-start -W1,.vectors=0x0
```

Puis **Apply and Close**.

Vous pouvez maintenant compiler votre projet en cliquant sur le petit marteau en haut à gauche dans la partie "Project Explorer", OU clic droit sur le projet (app timer irq) dans l'onglet "Project Explorer" → **Build Project**.

2) Chargement du preloader avec en paramètre le fichier.axf

Après avoir programmé la fpga avec le script « pgm_fpga.py », comme utilisé habituellement.

Charger le preloader du HPS en exécutant le script python3 avec en paramètre le fichier compiler de l'application « xxx.axf » à l'aide de la commande suivante : \$python3 upld_hps.py -a=../../soft/proj/app_timer_irq/Debug/app_timer_irq.axf

A la fin du log vous devez obtenir les messages suivant :

- >> Program loaded. PC set to program entry (0x0120)
- >> Setting vector base address register to: 0x0
- >> Hard breakpoint set.

HEIG-VD - 2 - 2024