

	AF0	AF1	AF2	AF3	AF4	AF5	AF6	AF7	AF8	AF9	AF10	AF11	AF12	AF13	AF14	AF15
Pin	SYS_AF	TIM1/TIM2/ TIM5/TIM8/ LPTIM1	TIM1/TIM2/ TIM3/TIM4/ TIM5	TIM8	I2C1/I2C2/I2C3	SPI1/SPI2	SPI3/DFSDM	USART1/ USART2/ USART3	UART4, UART5, LPUART1	CAN1, TSC	OTG_FS, QUADSPI	LCD	SDMMC1, COMP1, COMP2, FMC, SWPMI1	SAI1, SAI2	TIM2, TIM15, TIM16, TIM17, LPTIM2	EVENTOUT
PA0		TIM2_CH1	TIM5_CH1	TIM8_ETR	-	-	-	USART2_CTS	UART4_TX	-	-	-	-	SAI1_EXTCLK	TIM2_ETR	EVENTOUT
PA1	-	TIM2_CH2	TIM5_CH2	-	-	-	-	USART2_RTS_DE	UART4_RX	-	-	LCD_SEG0	-	-	TIM15_CH1N	EVENTOUT
PA2	-	TIM2_CH3	TIM5_CH3	-	-	-	-	USART2_TX	-	-	-	LCD_SEG1	-	SAI2_EXTCLK	TIM15_CH1	EVENTOUT
PA3	-	TIM2_CH4	TIM5_CH4	-	-	-	-	USART2_RX	-	-	-	LCD_SEG2	-	-	TIM15_CH2	EVENTOUT
PA4	-	-	-	-	-	SPI1_NSS	SPI3_NSS	USART2_CK	-	-	-	-	-	SAI1_FS_B	LPTIM2_OUT	EVENTOUT
PA5	-	TIM2_CH1	TIM2_ETR	TIM8_CH1N	-	SPI1_SCK	-	-	-	-	-	-	-	-	LPTIM2_ETR	EVENTOUT
PA6	-	TIM1_BKIN	TIM3_CH1	TIM8_BKIN	-	SPI1_MISO	-	USART3_CTS	-	-	QUADSPI_BK1_IO3	LCD_SEG3	TIM1_BKIN_COMP2	TIM8_BKIN_COMP2	TIM16_CH1	EVENTOUT
PA7	-	TIM1_CH1N	TIM3_CH2	TIM8_CH1N	-	SPI1_MOSI	-	-	-	-	QUADSPI_BK1_IO2	LCD_SEG4	-	-	TIM17_CH1	EVENTOUT
PA8	MCO	TIM1_CH1	-	-	-	-	-	USART1_CK	-	-	OTG_FS_SOF	LCD_COM0	-	-	LPTIM2_OUT	EVENTOUT
PA9	-	TIM1_CH2	-	-	-	-	-	USART1_TX	-	-	-	LCD_COM1	-	-	TIM15_BKIN	EVENTOUT
PA10	-	TIM1_CH3	-	-	-	-	-	USART1_RX	-	-	OTG_FS_ID	LCD_COM2	-	-	TIM17_BKIN	EVENTOUT
PA11	-	TIM1_CH4	TIM1_BKIN2	-	-	-	-	USART1_CTS	-	CAN1_RX	OTG_FS_DM	-	TIM1_BKIN2_COMP1	-	-	EVENTOUT
PA12	-	TIM1_ETR	-	-	-	-	-	USART1_RTS_DE	-	CAN1_TX	OTG_FS_DP	-	-	-	-	EVENTOUT
PA13	JTMS/SWDIO	IR_OUT	-	-	-	-	-	-	-	-	OTG_FS_NOE	-	-	-	-	EVENTOUT
PA14	JTCK/SWCLK	-	-	-	-	-	-	-	-	-	-	-	-	-	-	EVENTOUT
PA15	JTDI	TIM2_CH1	TIM2_ETR	-	-	SPI1_NSS	SPI3_NSS	-	UART4_RTS_DE	TSC_G3_IO1	-	LCD_SEG17	-	SAI2_FS_B	-	EVENTOUT
PB0	-	TIM1_CH2N	TIM3_CH3	TIM8_CH2N	-	-	-	USART3_CK	-	-	QUADSPI_BK1_IO1	LCD_SEG5	COMP1_OUT	-	-	EVENTOUT
PB1	-	TIM1_CH3N	TIM3_CH4	TIM8_CH3N	-	-	DFSDM_DATIN0	USART3_RTS_DE	-	-	QUADSPI_BK1_IO0	LCD_SEG6	-	-	LPTIM2_IN1	EVENTOUT
PB2	RTC_OUT	LPTIM1_OUT	-	-	I2C3_SMBA	-	DFSDM_CKIN0	-	-	-	-	-	-	-	-	EVENTOUT
PB3	JTDO/TRACES WO	TIM2_CH2	-	-	-	SPI1_SCK	SPI3_SCK	USART1_RTS_DE	-	-	-	LCD_SEG7	-	SAI1_SCK_B	-	EVENTOUT
PB4	NJTRST	-	TIM3_CH1	-	-	SPI1_MISO	SPI3_MISO	USART1_CTS	UART5_RTS_DE	TSC_G2_IO1	-	LCD_SEG8	-	SAI1_MCLK_B	TIM17_BKIN	EVENTOUT
PB5	-	LPTIM1_IN1	TIM3_CH2	-	I2C1_SMBA	SPI1_MOSI	SPI3_MOSI	USART1_CK	UART5_CTS	TSC_G2_IO2	-	LCD_SEG9	COMP2_OUT	SAI1_SD_B	TIM16_BKIN	EVENTOUT
PB6	-	LPTIM1_ETR	TIM4_CH1	TIM8_BKIN2	I2C1_SCL	-	DFSDM_DATIN5	USART1_TX	-	TSC_G2_IO3	-	-	TIM8_BKIN2_COMP2	SAI1_FS_B	TIM16_CH1N	EVENTOUT
PB7	-	LPTIM1_IN2	TIM4_CH2	TIM8_BKIN	I2C1_SDA	-	DFSDM_CKIN5	USART1_RX	UART4_CTS	TSC_G2_IO4	-	LCD_SEG21	FMC_NL	TIM8_BKIN_COMP1	TIM17_CH1N	EVENTOUT
PB8	-	-	TIM4_CH3	-	I2C1_SCL	-	DFSDM_DATIN6	-	-	CAN1_RX	-	LCD_SEG16	SDMMC1_D4	SAI1_MCLK_A	TIM16_CH1	EVENTOUT
PB9	-	IR_OUT	TIM4_CH4	-	I2C1_SDA	SPI2_NSS	DFSDM_CKIN6	-	-	CAN1_TX	-	LCD_COM3	SDMMC1_D5	SAI1_FS_A	TIM17_CH1	EVENTOUT
PB10	-	TIM2_CH3	-	-	I2C2_SCL	SPI2_SCK	DFSDM_DATIN7	USART3_TX	LPUART1_RX	-	QUADSPI_CLK	LCD_SEG10	COMP1_OUT	SAI1_SCK_A	-	EVENTOUT
PB11	-	TIM2_CH4	-	-	I2C2_SDA	-	DFSDM_CKIN7	USART3_RX	LPUART1_TX	-	QUADSPI_NCS	LCD_SEG11	COMP2_OUT	-	-	EVENTOUT
PB12	-	TIM1_BKIN	-	TIM1_BKIN_COMP2	I2C2_SMBA	SPI2_NSS	DFSDM_DATIN1	USART3_CK	LPUART1_RTS_DE	TSC_G1_IO1	-	LCD_SEG12	SWPMI1_IO	SAI2_FS_A	TIM15_BKIN	EVENTOUT
PB13	-	TIM1_CH1N	-	-	I2C2_SCL	SPI2_SCK	DFSDM_CKIN1	USART3_CTS	LPUART1_CTS	TSC_G1_IO2	-	LCD_SEG13	SWPMI1_TX	SAI2_SCK_A	TIM15_CH1N	EVENTOUT
PB14	-	TIM1_CH2N	-	TIM8_CH2N	I2C2_SDA	SPI2_MISO	DFSDM_DATIN2	USART3_RTS_DE	-	TSC_G1_IO3	-	LCD_SEG14	SWPMI1_RX	SAI2_MCLK_A	TIM15_CH1	EVENTOUT
PB15	RTC_REFIN	TIM1_CH3N	-	TIM8_CH3N	-	SPI2_MOSI	DFSDM_CKIN2	-	-	TSC_G1_IO4	-	LCD_SEG15	SWPMI1_SUSPEND	SAI2_SD_A	TIM15_CH2	EVENTOUT
PC0	-	LPTIM1_IN1	-	-	I2C3_SCL	-	DFSDM_DATIN4	-	LPUART1_RX	-	-	LCD_SEG18	-	-	LPTIM2_IN1	EVENTOUT
PC1	-	LPTIM1_OUT	-	-	I2C3_SDA	-	DFSDM_CKIN4	-	LPUART1_TX	-	-	LCD_SEG19	-	-	-	EVENTOUT
PC2	-	LPTIM1_IN2	-	-	-	SPI2_MISO	DFSDM_CKOUT	-	-	-	-	LCD_SEG20	-	-	-	EVENTOUT
PC3	-	LPTIM1_ETR	-	-	-	SPI2_MOSI	-	-	-	-	-	LCD_VLCD	-	SAI1_SD_A	LPTIM2_ETR	EVENTOUT
PC4	-	-	-	-	-	-	-	USART3_TX	-	-	-	LCD_SEG22	-	-	-	EVENTOUT
PC5	-	-	-	-	-	-	-	USART3_RX	-	-	-	LCD_SEG23	-	-	-	EVENTOUT
PC6	-	-	TIM3_CH1	TIM8_CH1	-	-	DFSDM_CKIN3	-	-	TSC_G4_IO1	-	LCD_SEG24	SDMMC1_D6	SAI2_MCLK_A	-	EVENTOUT
PC7	-	-	TIM3_CH2	TIM8_CH2	-	-	DFSDM_DATIN3	-	-	TSC_G4_IO2	-	LCD_SEG25	SDMMC1_D7	SAI2_MCLK_B	-	EVENTOUT
PC8	-	-	TIM3_CH3	TIM8_CH3	-	-	-	-	-	TSC_G4_IO3	-	LCD_SEG26	SDMMC1_D0	-	-	EVENTOUT
PC9	-	TIM8_BKIN2	TIM3_CH4	TIM8_CH4	-	-	-	-	-	TSC_G4_IO4	OTG_FS_NOE	LCD_SEG27	SDMMC1_D1	SAI2_EXTCLK	TIM8_BKIN2_COMP1	EVENTOUT
PC10	-	-	-	-	-	-	SPI3_SCK	USART3_TX	UART4_TX	TSC_G3_IO2	-	LCD_COM4/ LCD_SEG28/ LCD_SEG40	SDMMC1_D2	SAI2_SCK_B	-	EVENTOUT
PC11	-	-	-	-	-	-	SPI3_MISO	USART3_RX	UART4_RX	TSC_G3_IO3	-	LCD_COM5/ LCD_SEG29/ LCD_SEG41	SDMMC1_D3	SAI2_MCLK_B	-	EVENTOUT
PC12	-	-	-	-	-	-	SPI3_MOSI	USART3_CK	UART5_TX	TSC_G3_IO4	-	LCD_COM6/ LCD_SEG30/ LCD_SEG42	SDMMC1_CK	SAI2_SD_B	-	EVENTOUT
PC13	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	EVENTOUT
PC14	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	EVENTOUT
PC15	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	EVENTOUT
PD3	-	-	-	-	-	SPI2_MISO	DFSDM_DATIN0	USART2_CTS	-	-	-	-	FMC_CLK	-	-	EVENTOUT
PH0	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	EVENTOUT
PH1	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	EVENTOUT