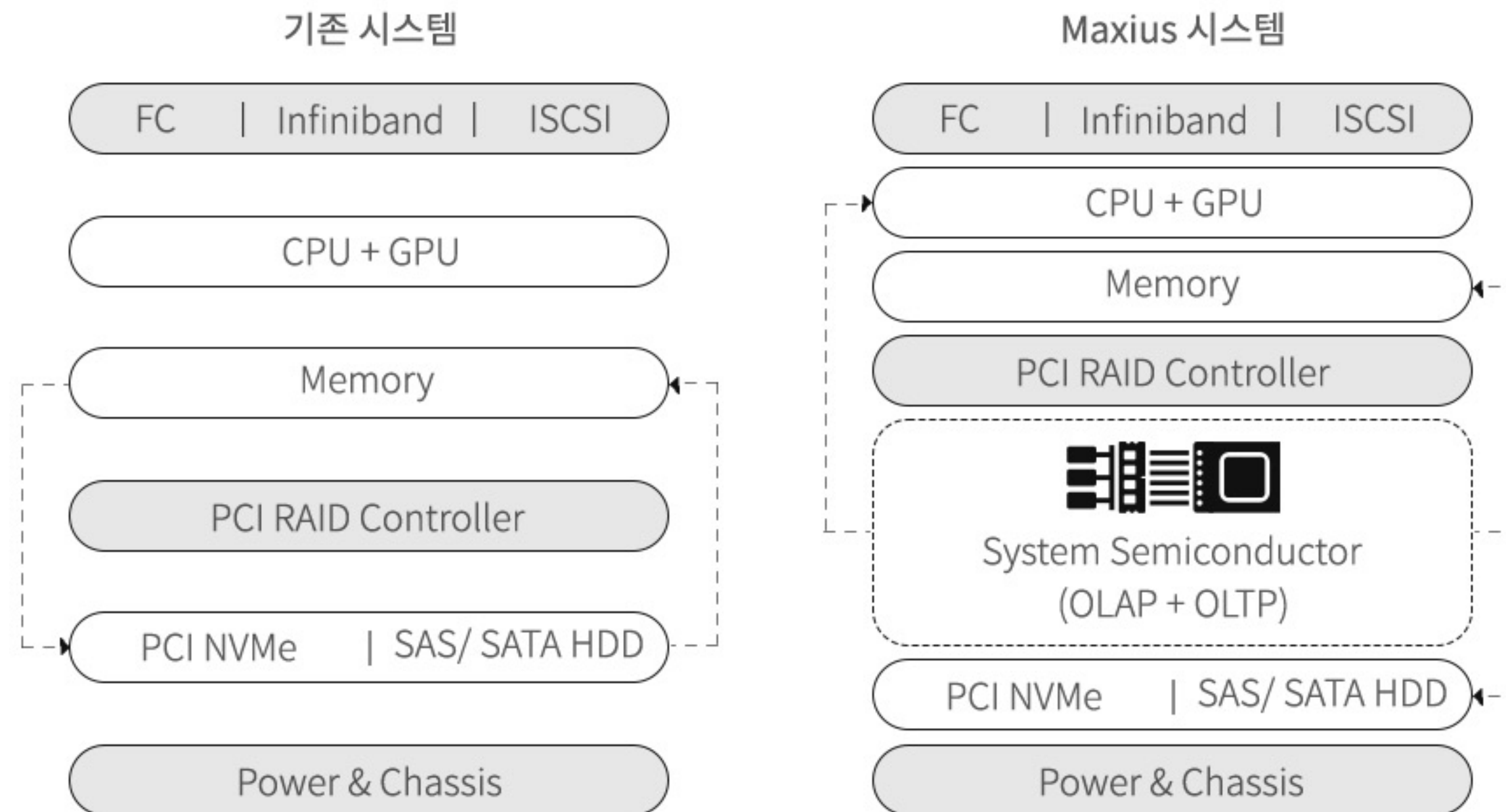


# MAXIUS

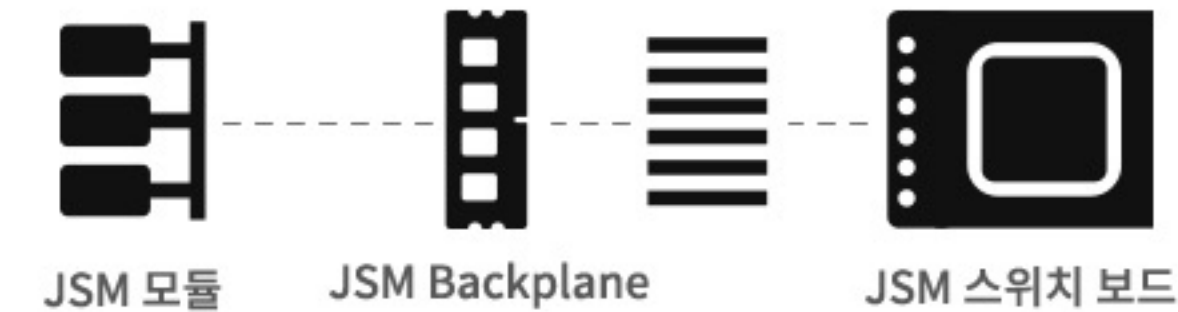
## Jet Speed Module Technology

### Maxius Server System Architecture



JSM의 Middle Tower 역할 수행 : 각 부문 성능 극대화  
 기존 시스템의 CPU, Memory, Disk 성능차이 문제 최소화  
 시스템 반도체 적용시 : 기존 서버, 스토리지 보다 3~10배 이상 성능 향상  
 대용량의 고속 데이터 처리, 제품 수명 연장  
 국내 특허 45건, 해외 특허 24건 등록, 관련 S/W 등록 8건 등

### JSM(System Semiconduct)과 적용기술



JSM(Jet Speed Module) : FPGA(Field Programmable Gate Array)로 제작된 시스템 반도체

### JSM(System 반도체) 적용 Technology

자체 개발 고효율 알고리즘 적용

: 실시간 데이터 분석/ CPU, GPU, NPU연계/ 고속 데이터 처리 / 이기종 저장장치 연계

연산 기능/ 메모리 기능/ 캐시 기능

### JSM(System 반도체) 적용 Technology

구분		KTC 측정값/ KBT2224P 모델		
		가속 미동작	가속 동작	가속 동작/ 가속 미동작
TpmC 성능 (트랜잭션 수/ min)	TPMC	265,397	432,048	163%
IOPS 성능 (Input/ Output Per Second)	Random Read	78,219	300,694	384%
	Random Write	17,321	253,037	1,461%
	Random Read와 Write의 측정값 비율 (Read값/ Write값)	4.52	1.19	26%