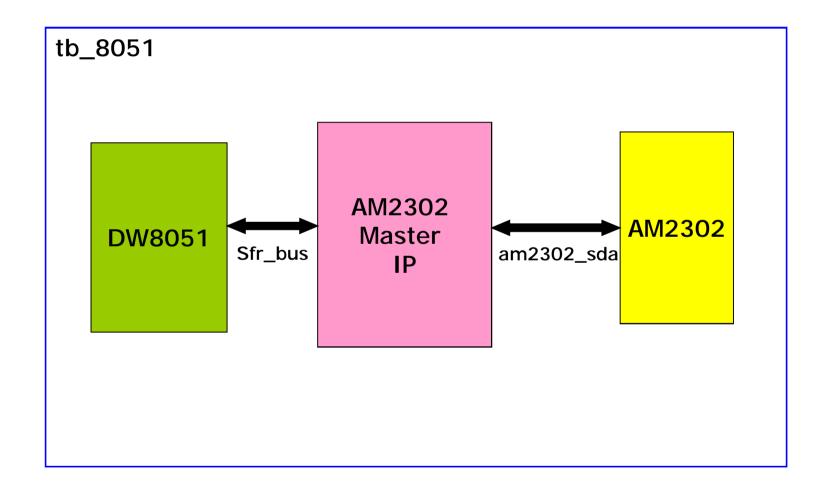
數位系統設計作業-4 DW8051 – AM2302 Master

温進坤 james wen@hotmail.com

作業題目

- 1. 設計一個DW8051的AM2302 Master IP 。
- 2. 在DW8051程式中透過AM2302 Master IP Register, 讀取AM2302中的溫溼度資料。
- 3. AM2302中的溫溼度資料: 0x12、0x34、0x56、0x78、0x14。
- 4. 使用同步式設計,只能使用clk_50M或reset當 clock,不能使用其他輸入信號當clock使用。

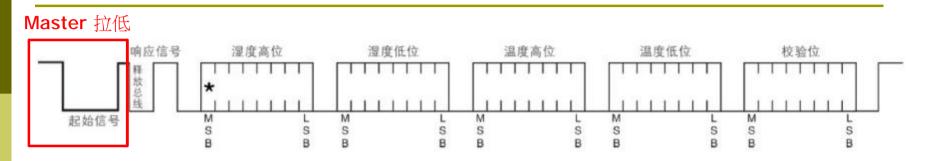
Block Diagram



AM2302 Master Register Map

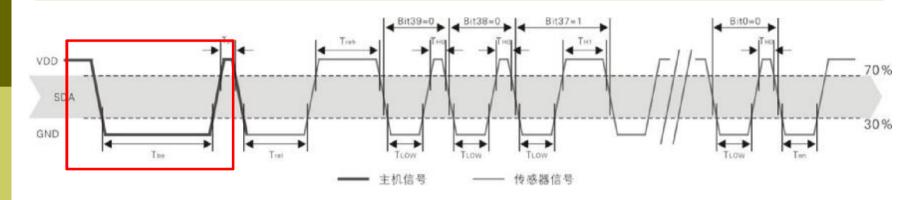
SFR Addr	Description	Note		
0xE1	AM2302 Master Control Byte	Bit0:Read Bit4:Complete		
0xE2	濕度高8位	濕度高8位		
0xE3	濕度低8位	濕度低8位		
0xE4	溫度高8位	溫度高8位		
0xE5	温度低8位	温度低8位		
0xE6	校驗位	校驗位		

AM2302 單總線通信協議



名 称	单总线格式定义			
起始信号	微处理器把数据总线(SDA)拉低一段时间(至少800以) ^[1] ,通知传感器准备数据。			
响应信号	传感器把数据总线(SDA)拉低 80 ks, 再接高 80 ks 以响应主机的起始信号。			
数据格式	收到主机起始信号后,传感器一次性从数据总线(SDA)串出 40 位数据,高位先出			
湿度	湿度分辨率是 16Bit, 高位在前; 传感器串出的湿度值是实际湿度值的 10 倍。			
温度	温度分辨率是 16Bit, 高位在前; 传感器串出的温度值是实际温度值的 10 倍; 温度最高位(Bit15)等于 1 表示负温度, 温度最高位(Bit15)等于 0 表示正温度; 温度除了最高位(Bit14~Bit0)表示温度值。			
校验位	校验位=湿度高位+湿度低位+温度高位+温度低位			

AM2302 單總線通信協議..



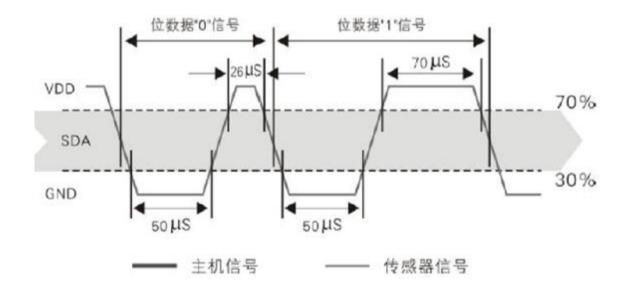
符号	参数	min	typ	max	单位
T_{be}	主机起始信号拉低时间	0.8	1	20	mS
T_{go}	主机释放总线时间	20	30	200	μ_S
$T_{\rm rel}$	响应低电平时间	75	80	85	μs
$T_{\rm reh}$	响应高电平时间	75	80	85	μs
TLOW	信号"0"、"1"低电平时间	48	50	55	μs
Тно	信号 "0" 高电平时间	22	26	30	μs
Тн1	信号"1"高电平时间	68	70	75	μs
Ten	传感器释放总线时间	45	50	55	μs

注:为保证传感器的准确通讯,用户在读取信号时,请严格按照表6和图6中的参数和时序进行设计

AM2302 – Data Bit Define

位數據 "0"的格式為: 50 微秒的低電平加26-28 微秒的高電平;

位數據"1"的格式為: 50 微秒的低電平加70 微秒的高電平;



AM2302 單總線通信協議..

示例一:接收到的40位数据为:

 0000 0010
 1001 0010
 0000 0001
 0000 1101
 1010 0010

 湿度高 8 位
 湿度低 8 位
 温度高 8 位
 温度低 8 位
 校验位

计算:

0000 0010+1001 0010 +0000 0001+0000 1101= 1010 0010 (校验位)

接收数据正确:

湿度: 0000 0010 1001 0010 = 0292H (十六进制)= 2×256 + 9×16 + 2 = 658

=> 湿度 = 65.8%RH

温度: 0000 0001 0000 1101 = 10DH(十六进制) = 1 × 256 + 0 × 16 + 13 = 269

=> 温度= 26.9℃

◎特殊说明:

当温度低于 0 ℃ 时温度数据的最高位置 1。

示例: -10.1 ℃ 表示为 1 000 0000 0110 0101

温度: 0000 0000 0110 0101 = 0065H(十六进制)= 6×16+5=101

=> 温度 = -10.1℃

示例二:接收到的40位数据为:

 0000 0010
 1001 0010
 0000 0001
 0000 1101
 1011 0010

 湿度高 8 位
 湿度低 8 位
 温度高 8 位
 温度低 8 位
 校验位

计算:

0000 0010+1001 0010 +0000 0001+0000 1101= 1010 0010 ≠ 1011 0010 (校验错误) 本次接收的数据不正确,放弃,重新接收数据。

文字輸出結果

```
Transcript
# time=4978130,sfr rd=0,sfr addr=0x00,sfr data in=0xzz
# time=4978265,sfr rd=0,sfr addr=0x11,sfr data in=0xzz
 time=4978563,sfr rd=0,sfr addr=0x01,sfr data in=0xzz
# time=4978699,sfr rd=1,sfr addr=0xe2,sfr data in=0x12
 time=4978726,sfr rd=0,sfr addr=0xe0,sfr data in=0xzz
    me=4978780.sfr rd=0.sfr addr=0x01.sfr data in=0x2z
# time=4978915,sfr rd=1,sfr addr=0xe3,sfr data in=0x34
  time=4978942,sfr rd=0,sfr addr=0xe0,sfr data in=0xzz
time=4979132,sfr rd=1,sfr addr=0xe4,sfr data in=0x56
# time=4979159,sfr rd=0,sfr addr=0xe0,sfr data in=0xzz
  time=4979213.sfr rd=0.sfr addr=0x01.sfr data in=0xzz
# time=4979349,sfr rd=1,sfr addr=0xe5,sfr data in=0x78
 time=4979376,sfr rd=0,sfr addr=0xe0,sfr data in=0xzz
 time=4979430,sfr rd=0,sfr addr=0x01,sfr data in=0xzz
# time=4979565,sfr rd=1,sfr addr=0xe6,sfr data in=0x14
  time=49/9592, sir rd=U, sir addr=UxeU, sir data in=Uxzz
# time=4979646,sfr rd=0,sfr addr=0x00,sfr data in=0xzz
# time=4980080,sfr rd=0,sfr addr=0x0X,sfr data in=0xzz
# ** Note: $finish : D:/work/NTUST/verilog/DW8051 AM2302/tb 8051.v(89)
    Time: 4980971380 ps Iteration: 0 Instance: /tb 8051
 Break in Module tb 8051 at D:/work/NTUST/verilog/DW8051 AM2302/tb 8051.v line 89
```

計分方式

- 1. 將全部Verilog程式及modelsim模擬結果、波形截 圖壓縮成ZIP檔,上傳至Moodle[繳交作業],並在 檔名依序寫上學號、作業號。
- 2. 上傳檔案名稱:學號_HW4. zip
- 3. 計分標準依完成順序及程式內容給分,<u>若發現程</u> 式或輸出畫面結果有複製狀況,該員此次作業分 數為0分。