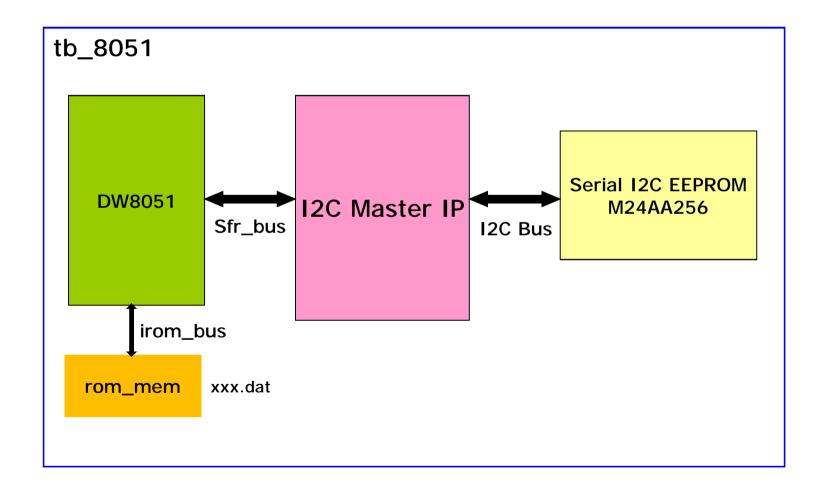
Verilog模擬DW8051步驟

溫進坤 james_wen@hotmail.com

系統方塊圖



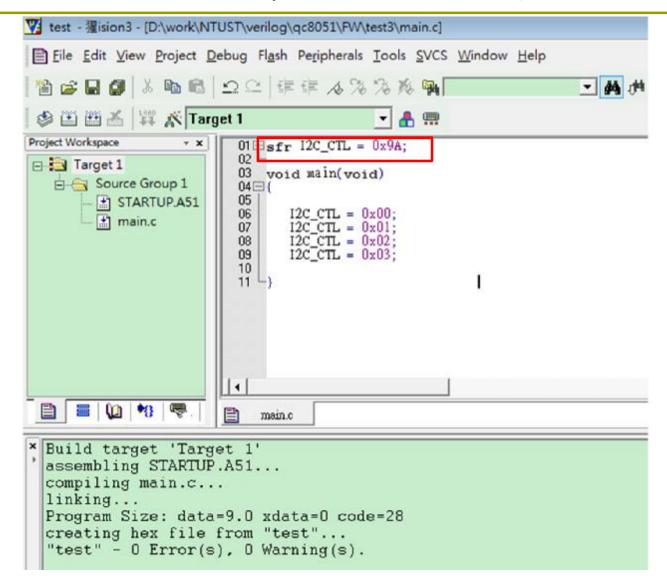
Verilog模擬8051步驟

- p撰寫8051程式(asm 或 C 皆可),完成後使用Keil C編譯成xxx.hex檔案。
- p使用hex2v程式,將xxx.hex轉成xxx.dat。
- p 修改rom_mem. v中\$readmemh("xxx. dat", mem)的 檔案名稱。
- p Modelsim執行tb_8051

使用組合語言撰寫8051程式

```
095 : <o> PPAGE number <0x0-0xFF>
    ; <i> uppermost 256-byte address of the page used for PDATA variables.
098 :
099 ; <o> SFR address which supplies uppermost address byte <0x0-0xFF>
100 ; <i>> most 8051 variants use P2 as uppermost address byte
101 PPAGE_SFR DATA 0A0H
102 :
103
    : </e>
104
105
106
    : Standard SFR Symbols
107 ACC
            DATA
108
                     OFOH
            DATA
109
            DATA
110
    DPL
                     82H
            DATA
111 DPH
                     83H
            DATA
112
    PO
            DATA
113 PI
                     90H
            DATA
114 P2
                     DAOH
            DATA
    D3
115
    12C_CTL
116
                DATA
117
118
119
                                     0
120
121
    loop:
122
123
                             A, #01H
                    MOV
                             P1,A
124
                    MOV
125
                    MOV
                             A. #02H
126
                             P2, A
                    MOV
127
                             A, #02H
128
                    MOV
                             Pl,A
129
                    MOV
130
                             A, #04H
                    MOV
                             P2, A
131
                    MOV
132
133
                             A, #04H
                    MOV
134
                              I2C_CTL, A
                    MOV
135
136
                    LJMP
                             loop
137
138
                    END
139
```

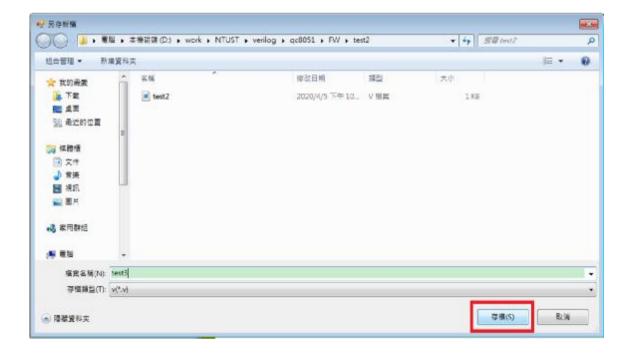
使用C語言撰寫8051程式



使用hex2v程式轉檔

- 1. 執行[開啟檔案] 後,點選想要轉 換的.hex檔。
- 執行[轉換]後, 輸入想要轉換的 .dat檔名, 然後 [存檔]進行轉檔。





修改rom_mem. v中讀取的檔名

```
1 module rom mem (
                          addr,
2 3 4
                         data out,
                         cs n,
                         rd n) ;
5 input [15:0]
                  addr;
6 output [7:0]
                 data out;
7 input
                 cs n;
8 input
                 rd n;
9 reg [7:0] mem [0:65535];
            $readmemh('test_io.dat", mem);
1 initial
3 //assign data out = rd n | cs n ? 8'hxx : mem[addr];
4 assign data out = mem[addr];
6
8 endmodule
```