

ĐẠI HỌC BÁCH KHOA THÀNH PHỐ HỒ CHÍ MINH
KHOA KHOA HỌC VÀ KỸ THUẬT MÁY TÍNH



HỆ ĐIỀU HÀNH

Assignment 2

Simple Operating System

Giáo viên hướng dẫn: Nguyễn Minh Trí
Sinh viên: 1412958 - Nguyễn Hồng Phúc
1610852 - Huỳnh Sâm Hà

Thành phố Hồ Chí Minh, 4/2018

Mục lục

1 Scheduler	3
1.1 Question - Priority Feedback Queue	3
1.2 Result - Gantt Diagrams	4
1.3 Implementation	4
1.3.1 Priority Queue	4
1.3.2 Scheduler	5
2 Memory Management	6
2.1 Question - Segmentation with Paging	6
2.2 Result - Status of RAM	6
2.3 Implementation	9
2.3.1 Tìm bảng phân trang từ segment	9
2.3.2 Ánh xạ địa chỉ ảo thành địa chỉ vật lý	9
2.3.3 Cấp phát memory	10
2.3.4 Thu hồi memory	11
3 Put it all together	13
Tài liệu tham khảo	14

Danh sách hình vẽ

1	Lược đồ Gantt CPU thực thi các processes - test 0	4
2	Lược đồ Gantt CPU thực thi các processes - test 1	4
3	Lược đồ Gantt CPU thực thi các processes cho make all	13
4	Lược đồ Gantt CPU thực thi các processes cho make all	13

1 Scheduler

1.1 Question - Priority Feedback Queue

QUESTION: What is the advantage of using priority feedback queue in comparison with other scheduling algorithms you have learned?

Giải thuật Priority Feedback Queue (PFQ) sử dụng tư tưởng của một số giải thuật khác gồm giải thuật Priority Scheduling - mỗi process mang một độ ưu tiên để thực thi, giải thuật Multilevel Queue - sử dụng nhiều mức hàng đợi các process, giải thuật Round Robin - sử dụng quantum time cho các process thực thi. Dưới đây là các giải thuật định thời khác đã học:

- First Come First Served (FCFS)
- Shortest Job First (SJF)
- Shortest Remaining Time First (SRTF)
- Priority Scheduling (PS)
- Round Robin (RR)
- Multilevel Queue Scheduling (MLQS)
- Multilevel Feedback Queue (MLFQ)

Cụ thể, giải thuật PFQ sử dụng 2 hàng đợi là *ready_queue* và *run_queue* với ý nghĩa như sau:

- *ready_queue*: hàng đợi chứa các process ở mức độ ưu tiên thực thi trước hơn so với hàng đợi *run_queue*. Khi CPU chuyển sang slot tiếp theo, nó sẽ tìm kiếm process trong hàng đợi này.
- *run_queue*: hàng đợi này chứa các process đang chờ để tiếp tục thực thi sau khi hết slot của nó mà chưa hoàn tất quá trình của mình. Các process ở hàng đợi này chỉ được tiếp tục slot tiếp theo khi *ready_queue* rỗng và được đưa sang hàng đợi *ready_queue* để xét slot tiếp theo.
- Cả hai hàng đợi đều là hàng đợi có độ ưu tiên, mức độ ưu tiên dựa trên mức độ ưu tiên của process trong hàng đợi.

Ưu điểm của giải thuật PFQ

- Sử dụng time slot, mang tư tưởng của giải thuật RR với 1 khoảng quantum time, tạo sự công bằng về thời gian thực thi giữa các process, tránh tình trạng chiếm CPU sử dụng, trì hoãn vô hạn định.
- Sử dụng hai hàng đợi, mang tư tưởng của giải thuật MLQS và MLFQ, trong đó hai hàng đợi được chuyển qua lại các process đến khi process được hoàn tất, tăng thời gian đáp ứng cho các process (các process có độ ưu tiên thấp đến sau vẫn có thể được thực thi trước các process có độ ưu tiên cao hơn sau khi đã xong slot của mình).
- Tính công bằng giữa các process là được đảm bảo, chỉ phụ thuộc vào độ ưu tiên có sẵn của các process. Cụ thể xét trong khoảng thời gian *t0* nào đó, nếu các process đang thực thi thì hoàn toàn phụ thuộc vào độ ưu tiên của chúng. Nếu có 1 process *p0* khác đến, giả sử *ready_queue* đang sẵn sàng, process *p0* này vào hàng đợi ưu tiên và phụ thuộc vào độ ưu tiên của nó, cho dù trước đó các process khác có độ ưu tiên cao hơn đã thực thi xong, chúng cũng không thể tranh chấp với process *p0* được vì chúng đang chờ trong *run_queue* cho đến khi *ready_queue* là rỗng, tức *p0* đã được thực thi slot của nó.

1.2 Result - Gantt Diagrams

REQUIREMENT: Draw Gantt diagram describing how processes are executed by the CPU.

Dưới đây là giản đồ Gantt cho trường hợp trong log/sched1.txt trong source code.

Test 0:

0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22

Hình 1: Lược đồ Gantt CPU thực thi các processes - test 0

Trong test này, CPU xử lý trên 2 process p1 và p2 trong 22 time slot như lược đồ Gantt ở trên.

Test 1:

	p1						p2		p4		p3		p4		p1		p2		p3		p4		
0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	
	p1						p2		p3		p4		p1		p3		p4		p1		p3		
22	23	24	25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	41	42	43	44	45

Hình 2: Lược đồ Gantt CPU thực thi các processes - test 1

Trong test này, CPU xử lý trên 4 process p1, p2, p3 và p4 trong 46 time slot như lược đồ Gantt ở trên.

1.3 Implementation

1.3.1 Priority Queue

Hàng đợi ưu tiên trong trường hợp này xử lý cho không quá 10 process, do đó, ta đơn giản chỉ cần dùng vòng lặp để xử lý chức năng mà một hàng đợi ưu tiên cần có.

Cụ thể với hàm `enqueue()`, ta chỉ cần đưa vào cuối hàng đợi nếu sẵn sàng (còn trống). Với hàm `dequeue()`, ta duyệt tìm process có độ ưu tiên cao nhất ra, đồng thời cập nhật lại trạng thái của queue khi xóa 1 phần tử.

Dưới đây là phần hiện thực hàng đợi ưu tiên cho Scheduler.

```

1 void enqueue(struct queue_t * q, struct pcb_t * proc) {
2     if (q->size == MAX_QUEUE_SIZE) return;
3     q->proc[q->size++] = proc;
4 }
5
6 struct pcb_t * dequeue(struct queue_t * q) {
7     if (q->size == 0) return NULL;
8     int i = 0, j;
9     for (j = 1; j < q->size; j++) {
10         if (q->proc[j]->priority < q->proc[i]->priority) {
11             i = j;
12         }
13     }
14     struct pcb_t * res = q->proc[i];
15     q->proc[i] = q->proc[--q->size];
16
17     return res;
18 }

```

1.3.2 Scheduler

Nhiệm vụ của scheduler là quản lý việc cập nhật các process sẽ được thực thi cho CPU. Cụ thể scheduler sẽ quản lý 2 hàng đợi ready và run như ở trên đã mô tả. Trong assignment này, ta chỉ cần hiện thực tiếp hàm tìm một process cho CPU thực thi.

Cụ thể, với hàm `oget_proc()`, trả về một process trong hàng đợi ready, nếu hàng đợi ready rỗng, ta cập nhật lại hàng đợi bằng các process đang chờ cho các slot tiếp theo trong hàng đợi run. Ngược lại, ta tìm ra process có độ ưu tiên cao từ hàng đợi này.

Dưới đây là phần hiện thực của chức năng nói trên.

```
1 struct pcb_t * get_proc(void) {
2     struct pcb_t * proc = NULL;
3
4     pthread_mutex_lock(&queue_lock);
5     if (empty(&ready_queue)) {
6         // move all process is waiting in run_queue back to ready_queue
7         while (!empty(&run_queue)) {
8             enqueue(&ready_queue, dequeue(&run_queue));
9         }
10    }
11
12    if (!empty(&ready_queue)) {
13        proc = dequeue(&ready_queue);
14    }
15    pthread_mutex_unlock(&queue_lock);
16
17    return proc;
18 }
```

2 Memory Management

2.1 Question - Segmentation with Paging

QUESTION: What is the advantage and disadvantage of segmentation with paging?

Ưu điểm của giải thuật

- Tiết kiệm bộ nhớ, sử dụng bộ nhớ hiệu quả.
- Mang các ưu điểm của giải thuật phân trang:
 - Đơn giản việc cấp phát vùng nhớ.
 - Khắc phục được phân mảnh ngoại.
- Giải quyết vấn đề phân mảnh ngoại của giải thuật phân đoạn bằng cách phân trang trong mỗi đoạn.

Nhược điểm của giải thuật

- Phân mảnh nội của giải thuật phân trang vẫn còn.

2.2 Result - Status of RAM

REQUIREMENT: Show the status of RAM after each memory allocation and deallocation function call.

Dưới đây là kết quả của quá trình ghi log sau mỗi lệnh allocation và deallocation trong chương trình, cụ thể ghi lại trạng thái của RAM trong chương trình ở mỗi bước.

Test 0:

```

1 ===== Allocation =====
2 000: 00000-003ff - PID: 01 (idx 000, nxt: 001)
3 001: 00400-007ff - PID: 01 (idx 001, nxt: 002)
4 002: 00800-00bff - PID: 01 (idx 002, nxt: 003)
5 003: 00c00-00fff - PID: 01 (idx 003, nxt: 004)
6 004: 01000-013ff - PID: 01 (idx 004, nxt: 005)
7 005: 01400-017ff - PID: 01 (idx 005, nxt: 006)
8 006: 01800-01bff - PID: 01 (idx 006, nxt: 007)
9 007: 01c00-01fff - PID: 01 (idx 007, nxt: 008)
10 008: 02000-023ff - PID: 01 (idx 008, nxt: 009)
11 009: 02400-027ff - PID: 01 (idx 009, nxt: 010)
12 010: 02800-02bff - PID: 01 (idx 010, nxt: 011)
13 011: 02c00-02fff - PID: 01 (idx 011, nxt: 012)
14 012: 03000-033ff - PID: 01 (idx 012, nxt: 013)
15 013: 03400-037ff - PID: 01 (idx 013, nxt: -01)
16 ===== Allocation =====
17 000: 00000-003ff - PID: 01 (idx 000, nxt: 001)
18 001: 00400-007ff - PID: 01 (idx 001, nxt: 002)
19 002: 00800-00bff - PID: 01 (idx 002, nxt: 003)
20 003: 00c00-00fff - PID: 01 (idx 003, nxt: 004)
21 004: 01000-013ff - PID: 01 (idx 004, nxt: 005)
22 005: 01400-017ff - PID: 01 (idx 005, nxt: 006)
23 006: 01800-01bff - PID: 01 (idx 006, nxt: 007)
24 007: 01c00-01fff - PID: 01 (idx 007, nxt: 008)
25 008: 02000-023ff - PID: 01 (idx 008, nxt: 009)
26 009: 02400-027ff - PID: 01 (idx 009, nxt: 010)
27 010: 02800-02bff - PID: 01 (idx 010, nxt: 011)
28 011: 02c00-02fff - PID: 01 (idx 011, nxt: 012)
29 012: 03000-033ff - PID: 01 (idx 012, nxt: 013)
30 013: 03400-037ff - PID: 01 (idx 013, nxt: -01)
31 014: 03800-03bff - PID: 01 (idx 000, nxt: 015)
32 015: 03c00-03fff - PID: 01 (idx 001, nxt: -01)
33 ===== Deallocation =====
34 014: 03800-03bff - PID: 01 (idx 000, nxt: 015)
35 015: 03c00-03fff - PID: 01 (idx 001, nxt: -01)
36 ===== Allocation =====
37 000: 00000-003ff - PID: 01 (idx 000, nxt: 001)
38 001: 00400-007ff - PID: 01 (idx 001, nxt: -01)
39 014: 03800-03bff - PID: 01 (idx 000, nxt: 015)
40 015: 03c00-03fff - PID: 01 (idx 001, nxt: -01)
41 ===== Allocation =====
42 000: 00000-003ff - PID: 01 (idx 000, nxt: 001)
43 001: 00400-007ff - PID: 01 (idx 001, nxt: -01)
44 002: 00800-00bff - PID: 01 (idx 000, nxt: 003)
45 003: 00c00-00fff - PID: 01 (idx 001, nxt: 004)
46 004: 01000-013ff - PID: 01 (idx 002, nxt: 005)
47 005: 01400-017ff - PID: 01 (idx 003, nxt: 006)
48 006: 01800-01bff - PID: 01 (idx 004, nxt: -01)
49 014: 03800-03bff - PID: 01 (idx 000, nxt: 015)
50 015: 03c00-03fff - PID: 01 (idx 001, nxt: -01)
51
52 ===== Final - dump() =====
53 000: 00000-003ff - PID: 01 (idx 000, nxt: 001)
54      003e8: 15
55 001: 00400-007ff - PID: 01 (idx 001, nxt: -01)
56 002: 00800-00bff - PID: 01 (idx 000, nxt: 003)
57 003: 00c00-00fff - PID: 01 (idx 001, nxt: 004)
58 004: 01000-013ff - PID: 01 (idx 002, nxt: 005)
59 005: 01400-017ff - PID: 01 (idx 003, nxt: 006)
60 006: 01800-01bff - PID: 01 (idx 004, nxt: -01)
61 014: 03800-03bff - PID: 01 (idx 000, nxt: 015)
62      03814: 66
63 015: 03c00-03fff - PID: 01 (idx 001, nxt: -01)

```


Test 1:

```

1 ===== Allocation =====
2 000: 00000-003ff - PID: 01 (idx 000, nxt: 001)
3 001: 00400-007ff - PID: 01 (idx 001, nxt: 002)
4 002: 00800-00bff - PID: 01 (idx 002, nxt: 003)
5 003: 00c00-00fff - PID: 01 (idx 003, nxt: 004)
6 004: 01000-013ff - PID: 01 (idx 004, nxt: 005)
7 005: 01400-017ff - PID: 01 (idx 005, nxt: 006)
8 006: 01800-01bff - PID: 01 (idx 006, nxt: 007)
9 007: 01c00-01fff - PID: 01 (idx 007, nxt: 008)
10 008: 02000-023ff - PID: 01 (idx 008, nxt: 009)
11 009: 02400-027ff - PID: 01 (idx 009, nxt: 010)
12 010: 02800-02bff - PID: 01 (idx 010, nxt: 011)
13 011: 02c00-02fff - PID: 01 (idx 011, nxt: 012)
14 012: 03000-033ff - PID: 01 (idx 012, nxt: 013)
15 013: 03400-037ff - PID: 01 (idx 013, nxt: -01)
16 ===== Allocation =====
17 000: 00000-003ff - PID: 01 (idx 000, nxt: 001)
18 001: 00400-007ff - PID: 01 (idx 001, nxt: 002)
19 002: 00800-00bff - PID: 01 (idx 002, nxt: 003)
20 003: 00c00-00fff - PID: 01 (idx 003, nxt: 004)
21 004: 01000-013ff - PID: 01 (idx 004, nxt: 005)
22 005: 01400-017ff - PID: 01 (idx 005, nxt: 006)
23 006: 01800-01bff - PID: 01 (idx 006, nxt: 007)
24 007: 01c00-01fff - PID: 01 (idx 007, nxt: 008)
25 008: 02000-023ff - PID: 01 (idx 008, nxt: 009)
26 009: 02400-027ff - PID: 01 (idx 009, nxt: 010)
27 010: 02800-02bff - PID: 01 (idx 010, nxt: 011)
28 011: 02c00-02fff - PID: 01 (idx 011, nxt: 012)
29 012: 03000-033ff - PID: 01 (idx 012, nxt: 013)
30 013: 03400-037ff - PID: 01 (idx 013, nxt: -01)
31 014: 03800-03bff - PID: 01 (idx 000, nxt: 015)
32 015: 03c00-03fff - PID: 01 (idx 001, nxt: -01)
33 ===== Deallocation =====
34 014: 03800-03bff - PID: 01 (idx 000, nxt: 015)
35 015: 03c00-03fff - PID: 01 (idx 001, nxt: -01)
36 ===== Allocation =====
37 000: 00000-003ff - PID: 01 (idx 000, nxt: 001)
38 001: 00400-007ff - PID: 01 (idx 001, nxt: -01)
39 014: 03800-03bff - PID: 01 (idx 000, nxt: 015)
40 015: 03c00-03fff - PID: 01 (idx 001, nxt: -01)
41 ===== Allocation =====
42 000: 00000-003ff - PID: 01 (idx 000, nxt: 001)
43 001: 00400-007ff - PID: 01 (idx 001, nxt: -01)
44 002: 00800-00bff - PID: 01 (idx 000, nxt: 003)
45 003: 00c00-00fff - PID: 01 (idx 001, nxt: 004)
46 004: 01000-013ff - PID: 01 (idx 002, nxt: 005)
47 005: 01400-017ff - PID: 01 (idx 003, nxt: 006)
48 006: 01800-01bff - PID: 01 (idx 004, nxt: -01)
49 014: 03800-03bff - PID: 01 (idx 000, nxt: 015)
50 015: 03c00-03fff - PID: 01 (idx 001, nxt: -01)
51 ===== Deallocation =====
52 002: 00800-00bff - PID: 01 (idx 000, nxt: 003)
53 003: 00c00-00fff - PID: 01 (idx 001, nxt: 004)
54 004: 01000-013ff - PID: 01 (idx 002, nxt: 005)
55 005: 01400-017ff - PID: 01 (idx 003, nxt: 006)
56 006: 01800-01bff - PID: 01 (idx 004, nxt: -01)
57 014: 03800-03bff - PID: 01 (idx 000, nxt: 015)
58 015: 03c00-03fff - PID: 01 (idx 001, nxt: -01)
59 ===== Deallocation =====
60 014: 03800-03bff - PID: 01 (idx 000, nxt: 015)
61 015: 03c00-03fff - PID: 01 (idx 001, nxt: -01)
62 ===== Deallocation =====
63
64 ===== Final - dump() =====

```

2.3 Implementation

2.3.1 Tìm bảng phân trang từ segment

Trong assignment này, mỗi địa chỉ được biểu diễn bởi 20 bits, trong đó 5 bits đầu tiên là segment, 5 bits tiếp theo là page, và 10 bits cuối là offset.

Chức năng này nhận vào 5 bits segment *index* và bảng phân đoạn *seg_table*, cần tìm ra bảng phân trang *res* của segment tương ứng trong bảng phân đoạn nói trên.

Do bảng phân đoạn *seg_table* là một danh sách gồm các phần tử *u* có cấu trúc (*v_index*, *page_table_t*), trong đó *v_index* là 5 bits segment của phần tử *u* và *page_table_t* là bảng phân trang tương ứng của segment đó. Vì vậy để tìm được *res*, ta chỉ cần duyệt trên bảng phân đoạn này, phần tử *u* nào có *v_index* bằng *index* cần tìm, ta trả về *page_table* tương ứng.

Dưới đây là phần hiện thực cho chức năng trên.

```

1 static struct page_table_t * get_page_table(addr_t index, struct seg_table_t * ←
    seg_table) {
2
3     if (seg_table == NULL) return NULL;
4
5     int i;
6     for (i = 0; i < seg_table->size; i++) {
7         if (seg_table->table[i].v_index == index) {
8             return seg_table->table[i].pages;
9         }
10    }
11    return NULL;
12 }

```

2.3.2 Ánh xạ địa chỉ ảo thành địa chỉ vật lý

Do mỗi địa chỉ gồm 20 bits với cách tổ chức như nói ở trên, do đó để tạo được địa chỉ vật lý, ta lấy 10 bits đầu (segment và page) nối với 10 bits cuối (offset). Mỗi *page_table_t* lưu các phần tử có *p_index* là 10 bits đầu đó. do đó để tạo được địa chỉ vật lý, ta chỉ cần dịch trái 10 bits đó đi 10 bits offset rồi or (|) hai chuỗi này lại.

Dưới đây là phần hiện thực của chức năng trên.

```

1 static int translate(addr_t virtual_addr, addr_t * physical_addr, struct pcb_t * proc) ←
    {
2     /* Offset of the virtual address */
3     addr_t offset = get_offset(virtual_addr);
4     /* The first layer index, find segment virtual */
5     addr_t first_lv = get_first_lv(virtual_addr);
6     /* The second layer index, find page virtual */
7     addr_t second_lv = get_second_lv(virtual_addr);
8
9     /* Search in the first level */
10    struct page_table_t * page_table = get_page_table(first_lv, proc->seg_table);
11    if (page_table == NULL) return false;
12    int i;
13    for (i = 0; i < page_table->size; i++) {
14        if (page_table->table[i].v_index == second_lv) {
15            addr_t p_index = page_table->table[i].p_index; // physical page index
16            * physical_addr = (p_index << OFFSET_LEN) | (offset);
17            return true;
18        }
19    }
20    return false;
21 }

```

2.3.3 Cấp phát memory

2.3.3.1 Kiểm tra memory sẵn sàng Bước này ta kiểm tra xem memory có sẵn sàng cả trên bộ nhớ vật lý và bộ nhớ luận lý hay không.

Trên vùng vật lý, ta duyệt kiểm tra số lượng trang còn trống, chưa được process nào sử dụng, nếu đủ số trang cần cấp phát thì vùng vật lý đã sẵn sàng. Ngoài ra để tối ưu thời gian tìm kiếm khi rơi vào trường hợp không đủ vùng nhớ, ta có thể tổ chức `_mem_stat` dưới dạng danh sách, trong đó có quản lý kích thước, vùng nhớ trống, ... để truy xuất các thông tin cần thiết nhanh chóng.

Trên vùng nhớ luận lý, ta kiểm tra dựa trên break point của process, không vượt quá vùng nhớ cho phép.

```

1 int memory_available_to_allocate(int num_pages, struct pcb_t * proc) {
2     // Check physical space
3     int i = 0;
4     int cnt_pages = 0; // count free pages
5     for (i = 0; i < NUM_PAGES; i++) {
6         if (_mem_stat[i].proc == 0) {
7             if (++cnt_pages == num_pages) break;
8         }
9     }
10    if (cnt_pages < num_pages) return false;
11
12    // Check virtual space
13    if (proc->bp + num_pages*PAGE_SIZE >= RAM_SIZE) return false;
14
15    return true;
16 }

```

2.3.3.2 Alloc memory Các bước thực hiện:

- Duyệt trên vùng nhớ vật lý, tìm các trang rỗi, gán trang này được process sử dụng.
- Tạo biến `last_allocated_page_index` để cập nhật giá trị `next` để dàng hơn.
- Trên vùng nhớ luận lý, dựa trên địa chỉ cấp phát, tính từ địa chỉ bắt đầu và vị trí thứ tự trang cấp phát, ta tìm được các segment, page của nó. Từ đó cập nhật các bảng phân trang, phân đoạn tương ứng.

Dưới đây là phần hiện thực chi tiết.

```

1 void allocate_memory_available(int ret_mem, int num_pages, struct pcb_t * proc) {
2
3     int cnt_pages = 0; // count allocated pages
4     int last_allocated_page_index = -1; // use for update field [next] of last allocated ←
5     page
6     int i;
7     for (i = 0; i < NUM_PAGES; i++){
8         if (_mem_stat[i].proc) continue; // page is used
9
10        _mem_stat[i].proc = proc->pid; // the page is used by process [proc]
11        _mem_stat[i].index = cnt_pages; // index in list of allocated pages
12
13        if (last_allocated_page_index > -1) { // not initial page, update last page
14            _mem_stat[last_allocated_page_index].next = i;
15        }
16        last_allocated_page_index = i; // update last page
17
18        // Find or Create virtual page table
19        addr_t v_address = ret_mem + cnt_pages * PAGE_SIZE; // virtual address of this page
20        addr_t v_segment = get_first_lv(v_address);
21
22        struct page_table_t * v_page_table = get_page_table(v_segment, proc->seg_table);
23        if (v_page_table == NULL) {
24            int idx = proc->seg_table->size;
25            proc->seg_table->table[idx].v_index = v_segment;
26            v_page_table
27                = proc->seg_table->table[idx].pages
28                = (struct page_table_t*) malloc(sizeof(struct page_table_t));
29            proc->seg_table->size++;
30        }
31    }
32 }

```

```

29     }
30     int idx = v_page_table->size++;
31     v_page_table->table[idx].v_index = get_second_lv(v_address);
32     v_page_table->table[idx].p_index = i; // format of i is 10 bit segment and page in ←
        address
33
34     if (++cnt_pages == num_pages) {
35         _mem_stat[i].next = -1; // last page in list
36         break;
37     }
38 }
39 }

```

2.3.4 Thu hồi memory

2.3.4.1 Thu hồi địa chỉ vật lý Chuyển địa chỉ luận lý từ process thành vật lý, sau đó dựa trên giá trị next của mem, ta cập nhật lại chuỗi địa chỉ tương ứng đó.

```

1 ...
2     addr_t v_address = address; // virtual address to free in process
3     addr_t p_address = 0; // physical address to free in memory
4
5     // Find physical page in memory
6     if (!translate(v_address, &p_address, proc)) return 1;
7
8     // Clear physical page in memory
9     addr_t p_segment_page_index = p_address >> OFFSET_LEN;
10    int num_pages = 0; // number of pages in list
11    int i;
12    for (i=p_segment_page_index; i!=-1; i=_mem_stat[i].next) {
13        num_pages++;
14        _mem_stat[i].proc = 0; // clear physical memory
15    }
16 ...

```

2.3.4.2 Cập nhật địa chỉ luận lý Dựa trên số trang đã xóa trên block của địa chỉ vật lý, ta tìm lần lượt các trang trên địa chỉ luận lý, dựa trên địa chỉ, ta tìm được segment, page tương ứng. Sau đó cập nhật lại bảng phân trang, sau quá trình cập nhật, nếu bảng trống thì xóa bảng này trong segment đi.

```

1 static int remove_page_table(addr_t v_segment, struct seg_table_t * seg_table) {
2     if (seg_table == NULL) return 0;
3     int i;
4     for (i = 0; i < seg_table->size; i++) {
5         if (seg_table->table[i].v_index == v_segment) {
6             int idx = seg_table->size-1;
7             seg_table->table[i] = seg_table->table[idx];
8             seg_table->table[idx].v_index = 0;
9             free(seg_table->table[idx].pages);
10            seg_table->size--;
11            return 1;
12        }
13    }
14    return 0;
15 }
16
17 ...
18 // Clear virtual page in process
19 for (i = 0; i < num_pages; i++) {
20     addr_t v_addr = v_address + i * PAGE_SIZE;
21     addr_t v_segment = get_first_lv(v_addr);
22     addr_t v_page = get_second_lv(v_addr);
23
24     struct page_table_t * page_table = get_page_table(v_segment, proc->seg_table);
25     if (page_table == NULL) {
26         puts("==== Error =====");
27         continue;
28     }

```

```

29     int j;
30     for (j = 0; j < page_table->size; j++) {
31         if (page_table->table[j].v_index == v_page) {
32             int last = --page_table->size;
33             page_table->table[j] = page_table->table[last];
34             break;
35         }
36     }
37     if (page_table->size == 0) {
38         remove_page_table(v_segment, proc->seg_table);
39     }
40 }
41 ...

```

2.3.4.3 Cập nhật break point Chỉ thực hiện khi block cuối cùng trên địa chỉ luận lý được xóa, sau đó từ đó duyệt lần lượt ngược lại các trang, đến khi đến trang đang được sử dụng thì dừng.

```

1 void free_mem_break_point(struct pcb_t * proc) {
2     while (proc->bp >= PAGE_SIZE) {
3         addr_t last_addr = proc->bp - PAGE_SIZE;
4         addr_t last_segment = get_first_lv(last_addr);
5         addr_t last_page = get_second_lv(last_addr);
6         struct page_table_t * page_table = get_page_table(last_segment, proc->seg_table);
7         if (page_table == NULL) return;
8         while (last_page >= 0) {
9             int i;
10            for (i = 0; i < page_table->size; i++) {
11                if (page_table->table[i].v_index == last_page) {
12                    proc->bp -= PAGE_SIZE;
13                    last_page--;
14                    break;
15                }
16            }
17            if (i == page_table->size) break;
18        }
19        if (last_page >= 0) break;
20    }
21 }
22
23 ...
24 // Update break pointer
25 addr_t v_segment_page = v_address >> OFFSET_LEN;
26 if (v_segment_page + num_pages * PAGE_SIZE == proc->bp) {
27     free_mem_break_point(proc);
28 }
29 ...

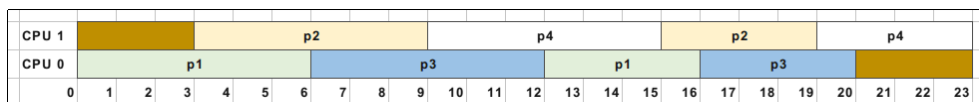
```

3 Put it all together

Sau khi kết hợp cả scheduling và memory, ta thực hiện make all và có kết quả như các file log trong thư mục log/os*.txt

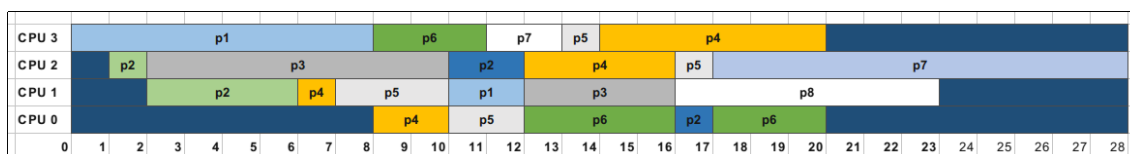
Dưới đây là giản đồ Gantt cho trường hợp trong log/all1.txt trong source code.

Test 0:



Hình 3: Lược đồ Gantt CPU thực thi các processes cho make all

Test 1:



Hình 4: Lược đồ Gantt CPU thực thi các processes cho make all

Tài liệu