Приложение Б Архитектура генератора импульсов в среде *Demis*

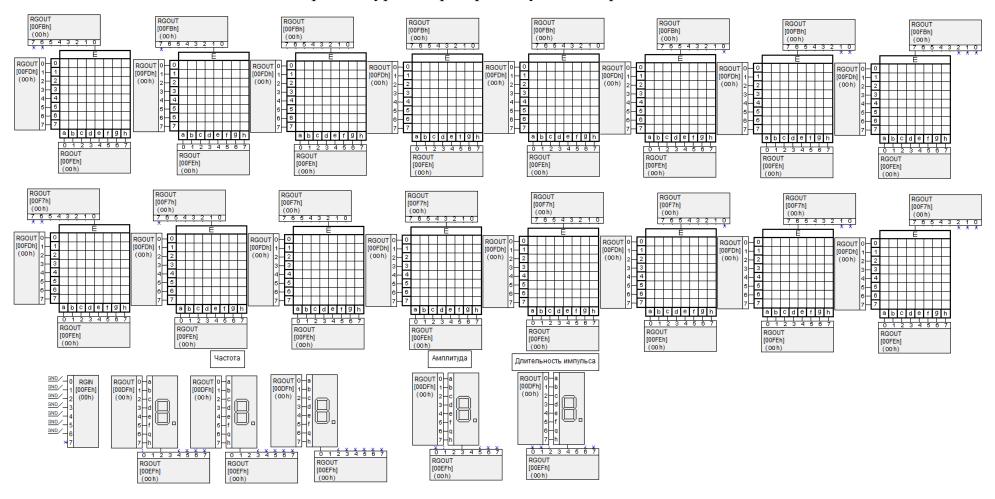


Рисунок Б.1 – Архитектура генератора импульсов в среде Design Microsystem

Приложение В

Лицевая панель генератора импульсов в среде *Demis*

Курсовой проект

по дисциплине «Микропроцессорные системы»
Тема «Генератор имигропь»
Студент группы ИВБ 1-20 Морозов В.В.
Преподаватель Комаров В.М.

Матричный индикатор, имитирующий осциплограф

Ногц - 10гц + 1 В - 1 В + 1 мс - 1 мс
Положительная/отрицательная полярность
импульса
Положительная/отрицательная полярность

Рисунок В.1 – Лицевая панель генератора импульсов в среде Design Microsystem