

Structures de la cache :

DM : Direct Mapped

2WA : Set-Associative avec 2 degrés d'associativité

4WA : Set-Associative avec 4 degrés d'associativité

FA : Fully Associative

Stratégie de remplacement :

LRU : Last Recently Used

FIFO : First In First Out

LFU : Least Frequently Used

RAND : Random (Aléatoire)

Exemple de fichier correct : (exo 2.6 Cache 2 du TP3 2021)

<i>DM</i>	signifie la structure de la cache
<i>16</i>	signifie l'architecture de la machine (ici architecture 16-bits)
<i>128</i>	signifie la taille de la cache (en octet !)
<i>16</i>	signifie le nombre de lignes disponible de la cache
<i>8</i>	signifie la taille de chaque ligne (en octet !)
<i>LRU</i>	signifie la stratégie de remplacement
<i>0xA3C9</i>	
<i>0xA3CB</i>	
<i>0xB5EA</i>	
<i>0xB5E1</i>	
<i>0xB7E5</i>	
<i>0xB9C9</i>	
<i>0xA3C9</i>	
<i>0xB5E1</i>	
<i>0xB5EA</i>	
<i>0xB5E1</i>	
<i>0x12AA</i>	
<i>0x122A</i>	

0xA3C8

0xA3CE