

Iniziato	lunedì, 17 giugno 2024, 08:39
Stato	Completato
Terminato	lunedì, 17 giugno 2024, 09:11
Tempo impiegato	32 min. 14 secondi
Valutazione	Non ancora valutato

Domanda **1**

Risposta corretta

Punteggio ottenuto 1,00 su 1,00

FAT è un'implementazione dell'approccio a lista concatenata per mantenere la sequenza dei blocchi dei file

Scegli una risposta:

☒ Vero ✓

☐ Falso

La risposta corretta è 'Vero'.

Domanda **2**

Risposta corretta

Punteggio ottenuto 1,00 su 1,00

Possesso e attesa è una condizione necessaria al deadlock

Scegli una risposta:

☒ Vero ✓

☐ Falso

La risposta corretta è 'Vero'.

Domanda **3**

Risposta corretta

Punteggio ottenuto 1,00 su 1,00

Il modello di comunicazione a **scambio di messaggi** permette ai processi comunicanti di non conoscere necessariamente l'uno l'identificatore dell'altro

Scegli una risposta:

☒ Vero ✓

☐ Falso

La risposta corretta è 'Vero'.

Domanda **4**

Risposta corretta

Punteggio ottenuto 1,00 su 1,00

I sistemi **RAID** rendono l'elaboratore più robusto rispetto a guasti inerenti la memoria

Scegli una risposta:

☒ Vero ✓

☐ Falso

La risposta corretta è 'Vero'.

Domanda **5**

Risposta corretta

Punteggio ottenuto 2,00 su 2,00

Associa i seguenti nomi di **algoritmi** alla loro **funzione**:

algoritmo del banchiere

evitare il deadlock



protocollo basato su timestamp

transazioni concorrenti asincrone



LOOK

scheduling del disco



algoritmo di seconda chance

ricerca della pagina vittima



Risposta corretta.

La risposta corretta è:

algoritmo del banchiere → evitare il deadlock,

protocollo basato su timestamp → transazioni concorrenti asincrone,

LOOK → scheduling del disco,

algoritmo di seconda chance → ricerca della pagina vittima

Domanda **6**

Risposta corretta

Punteggio ottenuto 2,00 su 2,00

Indica se le seguenti affermazioni inerenti la **memoria virtuale** sono vere o false:

il numero di frame assegnati a ciascun processo dipende anche dall'architettura

VERO  

La paginazione è alla base della memoria virtuale

VERO  

La memoria virtuale richiede la presenza di un algoritmo di sostituzione delle pagine

VERO  

la memoria virtuale richiede una gestione esplicita da parte dei programmatori dei sistemi che ne faranno uso

FALSO  

la memoria virtuale è impedita dalla rilocabilità

FALSO  

Risposta corretta.

La risposta corretta è:

il numero di frame assegnati a ciascun processo dipende anche dall'architettura → VERO,

La paginazione è alla base della memoria virtuale → VERO,

La memoria virtuale richiede la presenza di un algoritmo di sostituzione delle pagine → VERO,

la memoria virtuale richiede una gestione esplicita da parte dei programmatori dei sistemi che ne faranno uso → FALSO,

la memoria virtuale è impedita dalla rilocabilità → FALSO

Domanda **7**

Risposta corretta

Punteggio ottenuto 2,00 su 2,00

Si consideri un sistema con TLB, in cui ciascun accesso alla RAM richiede 150 unità di tempo, l'hit ratio è 95% e ciascun accesso al TLB richiede 50 unità di tempo. Dire se le seguenti affermazioni sono vere o false:

in caso di TLB hit l'accesso al dato richiede 300 unità di tempo

FALSO  



il TLB miss è pari al 10%

FALSO  

in caso di TLB miss l'accesso al dato richiede 200 unità di tempo

FALSO  

in caso di TLB hit l'accesso al dato richiede 200 unità di tempo

VERO  

in caso di TLB miss l'accesso al dato richiede 300 unità di tempo

VERO  

Risposta corretta.

La risposta corretta è:

in caso di TLB hit l'accesso al dato richiede 300 unità di tempo → FALSO,

il TLB miss è pari al 10% → FALSO,

in caso di TLB miss l'accesso al dato richiede 200 unità di tempo → FALSO,

in caso di TLB hit l'accesso al dato richiede 200 unità di tempo → VERO,

in caso di TLB miss l'accesso al dato richiede 300 unità di tempo → VERO

