L 6
(curs 1 - S1)

23.02.2024

Niveluri de abstractizare

Niveluri	Descriere	Componente structurale	Obiecte fizice
Tranzistor	Ec.diferențiale, diagrame U/I	Tranzistori, rezistori, cap.	Celule analogice și digitale
Logic	Ec.booleene, FSM	Porți, elem. De mem.	Module sau unități
Procesor	Algoritmi, set de instrucțiuni	Sumatoare, comp., registre	Microcipuri
Sistem	Programe, Specificări de executabile	Procesoare, controlere, memorii, IP	Printed-circuit boards, System-on-chip

Etapele de design