

Amplificadores Transistorizados

Eletrônica para Ciência da Computação

PROFESSOR: RUBENS T. HOCK JR.

UNIVERSIDADE DO ESTADO DE SANTA CATARINA - UDESC CENTRO DE CIÊNCIAS TECNOLÓGICAS - CCT DEPARTAMENTO DE ENGENHARIA ELÉTRICA - DEE



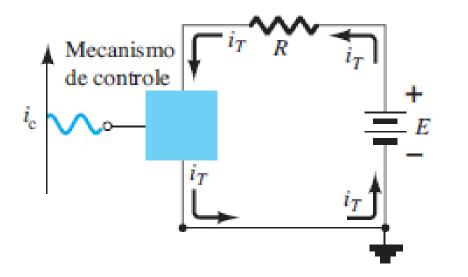
Amplificadores Transistorizados Introdução

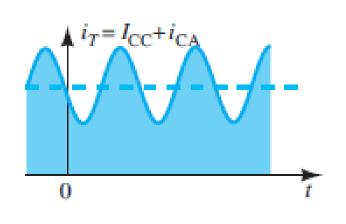


Introdução

Depois da polarização do transistor, a resposta CA do amplificador TBJ utiliza os modelos usados com mais frequência para representar o transistor no domínio CA senoidal.

O teorema da superposição é aplicável à análise e ao projeto das componentes CC e CA de um circuito TBJ, permitindo a separação da análise das respostas CC e CA do sistema.





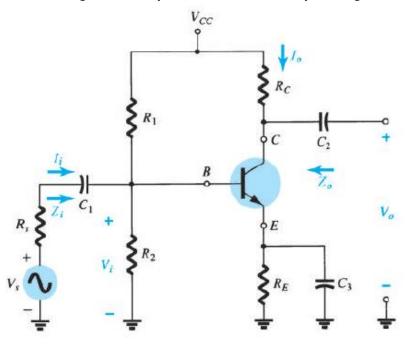


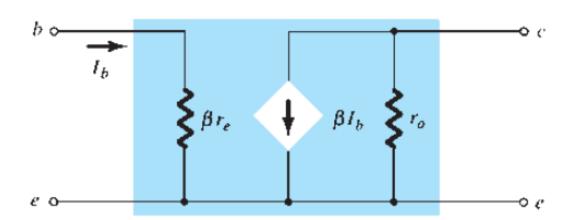
Amplificadores Transistorizados Modelos



Modelos

Um modelo é a combinação de elementos de circuito, apropriadamente selecionados, que se assemelham tanto quanto possível ao funcionamento real de um dispositivo semicondutor sob condições específicas de operação. O modelo analisado é o modelo $r_{\rm e}$.



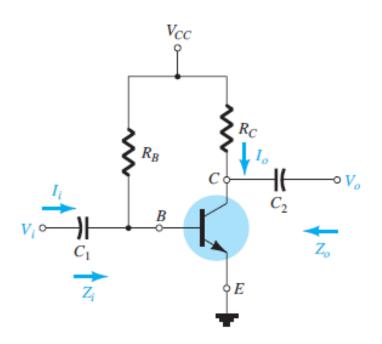


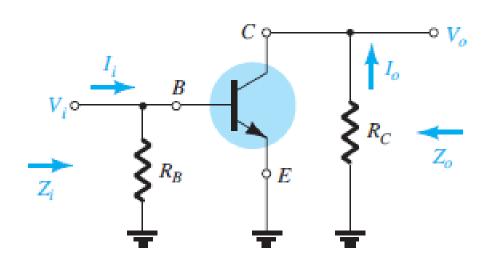


Transistores Configuração Emissor Comum



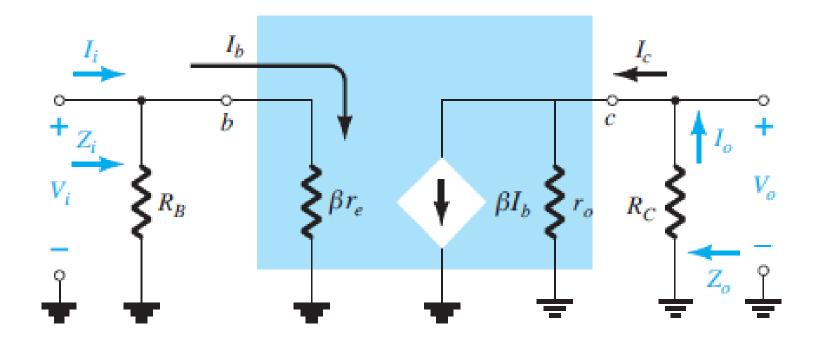
Considerando polarização fixa e considerando apenas a parcela CA do circuito, o circuito reduzido do amplificador é:







Substituindo o modelo do transistor no circuito:





Depois de redesenhar o circuito, é preciso determinar r_e , r_o e β .

- O valor de β normalmente é obtido a partir de uma folha de dados ou por medição direta
- O valor de r_e deve ser determinado por meio de uma análise CC do sistema
- O valor de r_o normalmente é obtido das folhas de dados ou a partir de curvas características.



A impedância de entrada é calculada por:

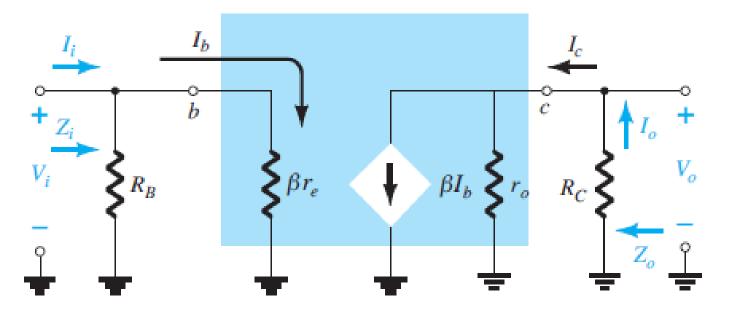
$$Z_i = R_B \|\beta r_e$$

A impedância de saída é calculada por:

$$Z_o = R_C \| r_o$$

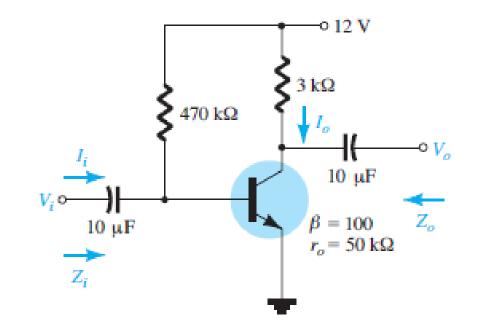
O ganho de tensão é calculado por:

$$A_v = \frac{V_o}{V_i} = -\frac{(R_C \| r_o)}{r_e}$$





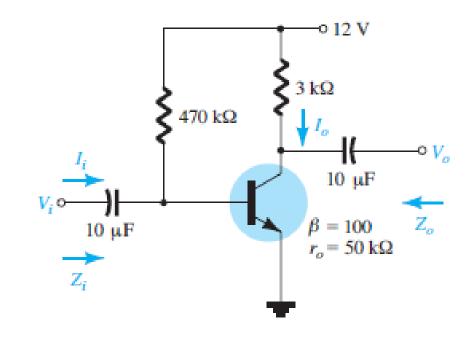
- a) Determine r_e.
- b) Determine Z_i (com $r_o = \infty \Omega$).
- c) Calcule Z_o (com $r_o = \infty \Omega$).
- d) Determine A_v (com $r_o = \infty \Omega$).
- e) Repita os itens (c) e (d) incluindo r_o





- a) Determine r_e.
- b) Determine Z_i (com $r_o = \infty \Omega$).
- c) Calcule Z_o (com $r_o = \infty \Omega$).
- d) Determine A_v (com $r_o = \infty \Omega$).
- $^{\circ}$ e) Repita os itens (c) e (d) incluindo r_{o}

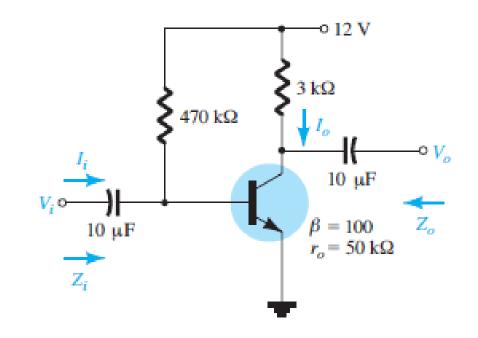
$$\begin{split} I_B &= V_{cc} - V_{BE} / R_B \\ I_B &= 12 - 0.7 / 470 k = 24.04 \ \mu A \\ I_E &= (\beta + 1) I_B = 101 \ . \ 24.04 \mu = 2.428 \ mA \\ r_e &= 26 mV / I_E = 26 mV / 2.428 mA = 10.71 \ \Omega \end{split}$$





- a) Determine r_e.
- b) Determine Z_i (com $r_0 = \infty \Omega$).
- c) Calcule Z_o (com $r_o = \infty \Omega$).
- d) Determine A_v (com $r_o = \infty \Omega$).
- $^{\circ}$ e) Repita os itens (c) e (d) incluindo r_{o}

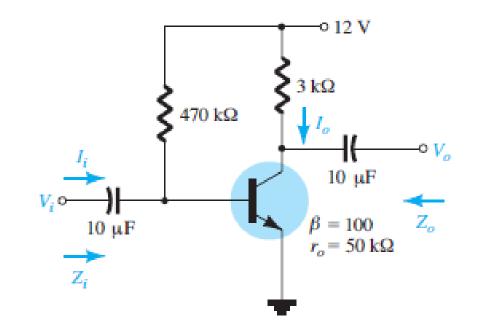
$$Z_i = R_B \mid | \beta r_e = 470k \cdot 1,071k / (471,071k) = 1,07 k\Omega$$





- a) Determine r_e.
- b) Determine Z_i (com $r_0 = \infty \Omega$).
- c) Calcule Z_o (com $r_o = \infty \Omega$).
- d) Determine A_v (com $r_o = \infty \Omega$).
- e) Repita os itens (c) e (d) incluindo r_o

$$Z_o = R_c = 3 k\Omega$$

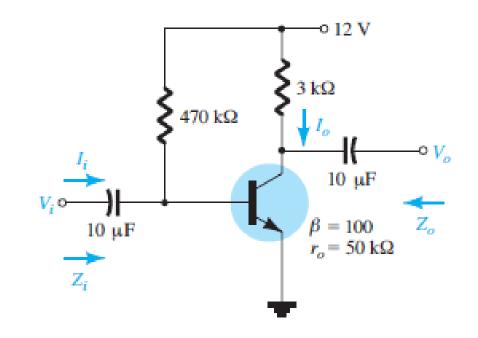




- a) Determine r_e.
- b) Determine Z_i (com $r_0 = \infty \Omega$).
- c) Calcule Z_o (com $r_o = \infty \Omega$).
- d) Determine A_v (com $r_o = \infty \Omega$).
- $^{\circ}$ e) Repita os itens (c) e (d) incluindo r_{o}

$$A_v = -R_c / r_e = -3k / 10,71 = -280,11$$

$$Z_0 = R_c \mid | r_0 = 3k . 50k / (53k) = 2,83 k\Omega$$

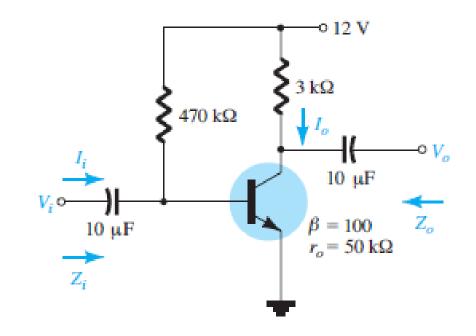




- a) Determine r_e.
- b) Determine Z_i (com $r_o = \infty \Omega$).
- c) Calcule Z_0 (com $r_0 = \infty \Omega$).
- d) Determine A_v (com $r_o = \infty \Omega$).
- $^{\circ}$ e) Repita os itens (c) e (d) incluindo r_{o}

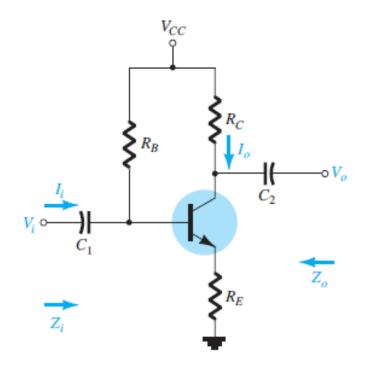
$$Z_{o} = R_{c} \mid \mid r_{o} = 3k . 50k / (53k) = 2,83 k\Omega$$

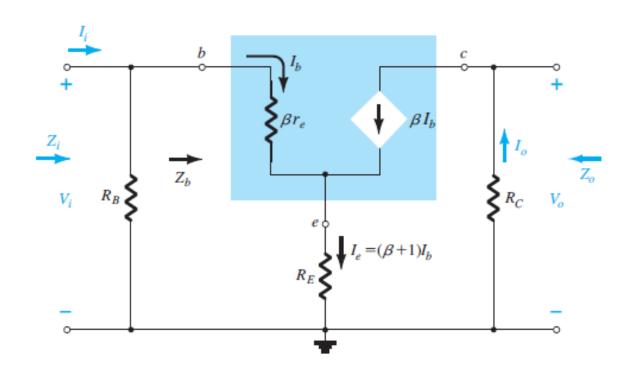
$$A_v = -(R_c \mid \mid r_o \mid r_e = -2.83k \mid 10.71 = -264.24$$





Considerando polarização de emissor e considerando apenas a parcela CA do circuito, o circuito reduzido do amplificador é:







A impedância de entrada é calculada por:

$$Z_i = R_B \| Z_b$$

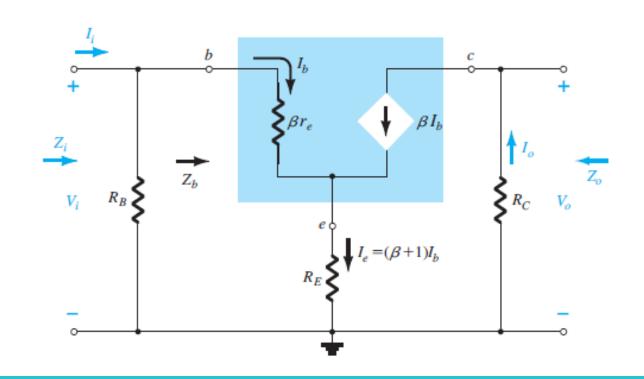
$$Z_b \cong \beta R_E$$

A impedância de saída é calculada por:

$$Z_o = R_C$$

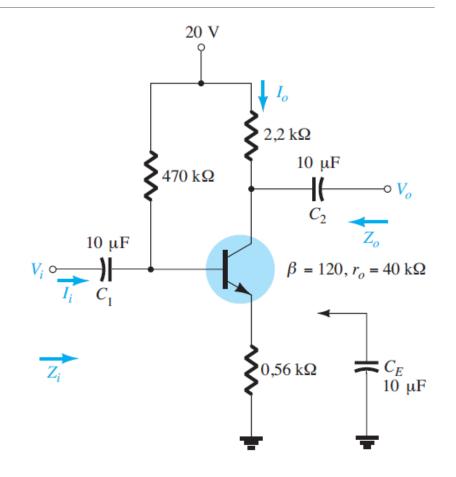
O ganho de tensão é calculado por:

$$A_v = \frac{V_o}{V_i} \cong -\frac{R_C}{R_E}$$





- a) r_e.
- b) Z_i.
- c) Z_o.
- d) A_v.





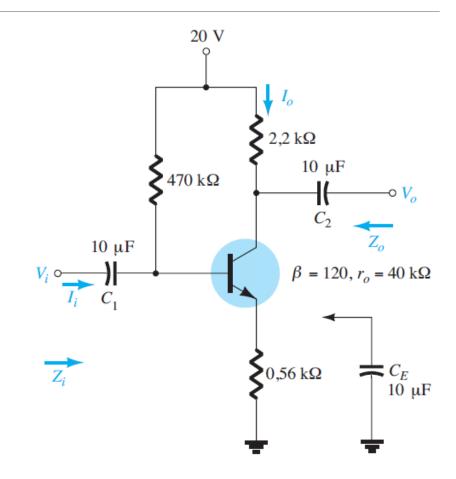
- a) r_e.
- b) Z_i.
- ° c) Z_o.
- d) A_v.

$$I_{B} = (V_{cc} - V_{BE}) / (R_{B} + (\beta+1) R_{E})$$

$$I_{B} = (20 - 0.7) / (470k + (121) 0.56k) = 35.89 \mu A$$

$$I_{E} = (\beta+1) I_{B} = 121 . 35.89 \mu = 4.34 mA$$

$$r_{e} = 26m / I_{E} = 26m / 4.34m = 5.99 \Omega$$

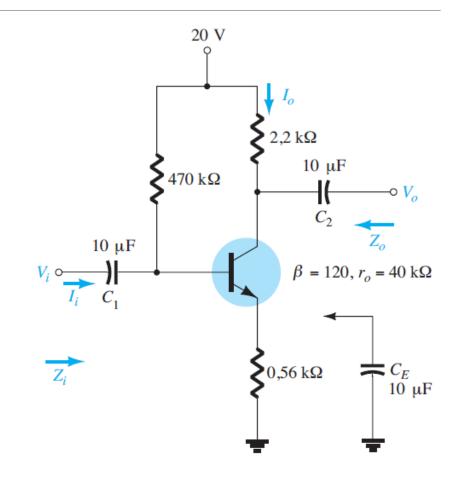




- a) r_e.
- b) Z_i.
- c) Z_o.
- d) A_v.

$$Z_b = \beta R_E = 120 . 0,56k = 67,2 k\Omega$$

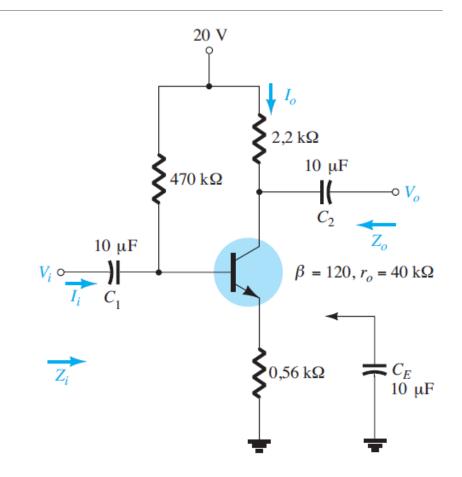
$$Z_i = R_B \mid Z_b = 470k \cdot 67,2k / (470k + 67,2k) = 58,8 k\Omega$$





- a) r_e.
- b) Z_i.
- ° c) Z_o.
- d) A_v.

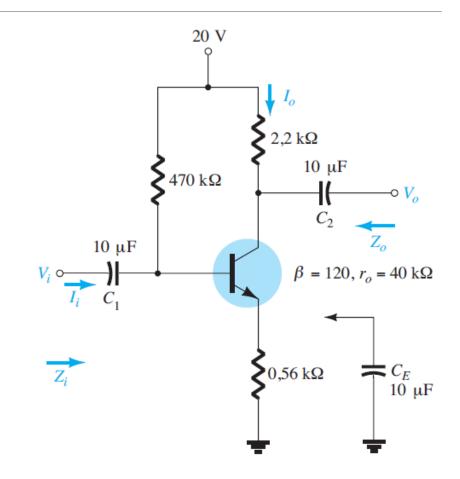
$$Z_0 = R_C = 2.2 \text{ k}\Omega$$





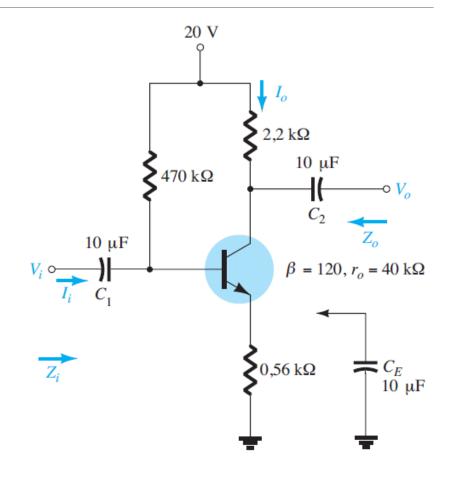
- a) r_e.
- b) Z_i.
- c) Z_o.
- d) A_v.

$$A_v = -R_C / R_F = -2.2k / 0.56k = -3.93$$





- a) r_e.
- b) Z_i.
- ° c) Z_o.
- d) A_v.





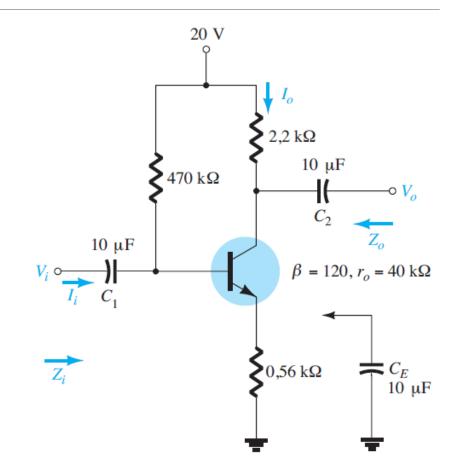
- a) r_e.
- b) Z_i.
- c) Z_o.
- d) A_v.

$$I_{B} = (V_{cc} - V_{BE}) / (R_{B} + (\beta+1) R_{E})$$

$$I_{B} = (20 - 0.7) / (470k + (121) 0.56k) = 35.89 \mu A$$

$$I_{E} = (\beta+1) I_{B} = 121 . 35.89 \mu = 4.34 mA$$

$$I_{E} = 26m / I_{E} = 26m / 4.34m = 5.99 \Omega$$

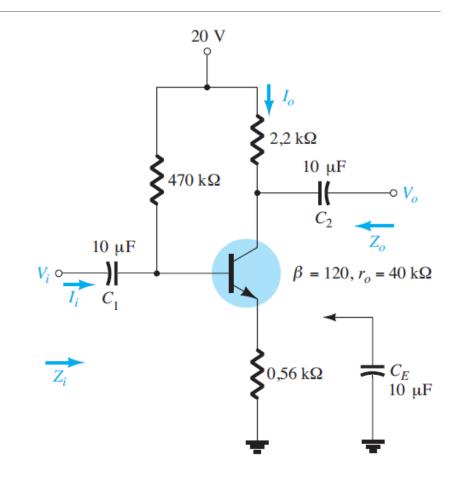




- a) r_e.
- b) Z_i.
- ° c) Z_o.
- d) A_v.

$$Z_b = \beta r_F = 120.5,99 = 718,8 \Omega$$

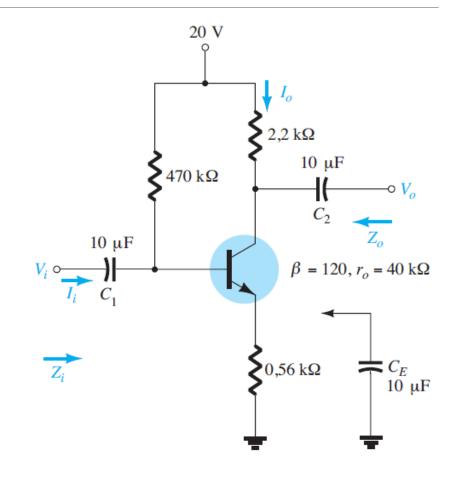
$$Z_i = R_B \mid I \mid Z_b = 470k \cdot 718,8 / (470k + 718,8) = 717,7 \Omega$$





- a) r_e.
- b) Z_i.
- ° c) Z_o.
- d) A_v.

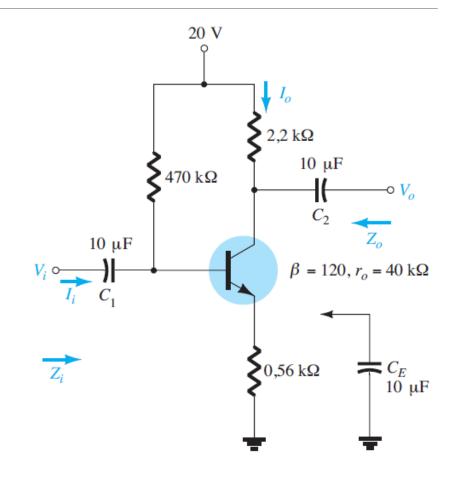
$$Z_0 = R_C = 2.2 \text{ k}\Omega$$





- a) r_e.
- b) Z_i.
- ° c) Z_o.
- d) A_v.

$$A_v = -R_C / r_F = -2.2k / 5.99 = -367.28$$

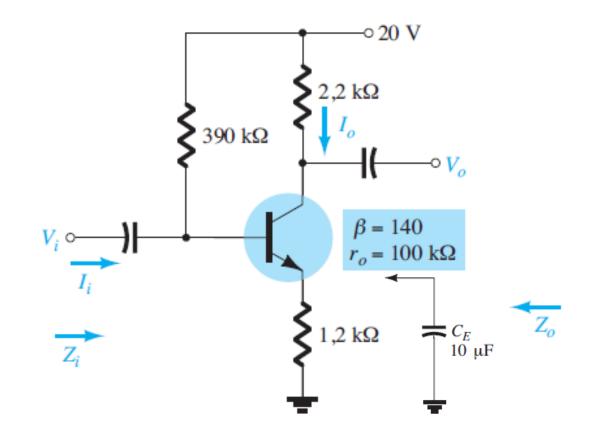




Exercício

Para o circuito com e sem C_E, determine

- a) Determine r_e.
- b) Calcule Z_i e Z_o.
- c) Calcule A_v.
- e) Repita os itens (a) (b) e (c) com a inclusão de C_E.





Bibliografia

BOYLESTAD, R. L. Introdução à Análise de Circuitos. Prentice-Hall. São Paulo, 2004.

BOYLESTAD, R.; NASHELSKY, L. Dispositivos Eletrônicos e Teoria de Circuitos. 6ª edição, Prentice Hall do Brasil, 1998.

CIPELLI, Antonio Marco Vicari; MARKUS, Otavio; SANDRINI, Waldir João. Teoria e desenvolvimento de projetos de circuitos eletrônicos. 18 ed. São Paulo: Livros Erica, 2001. 445 p. ISBN 8571947597.