

TAREA 09
SEGUNDO PARCIAL
ARQUITECTURA DE COMPUTADORAS

2.- Escribir en código máquina los ejercicios de las tareas 3, 4, y 5, segundo parcial desarrolladas en QtSpim

Como ejemplo véase el caso de una instrucción particular

Expresión en texto	ori rt, rs, imm			
Expresión en código simbólico de un caso articular	0xd \$16, \$17, 0x478			
Formato del registro	opcode	rs	rt	imm
	0xd	R17	R16	0x478
Código binario separado en campos	001101	10001	10000	0000000111011110
Código binario	001101100011000000000000111011110			
Código binario separado en campos	0011	0110	0011	0000 0000 0001 1101 1110
Código hexadecimal	3	6	3	0 0 1 d E

a).- Código máquina de la tarea 3

b).- Código máquina de la tarea 4

c).- Código máquina de la tarea 5

TAREA 10
SEGUNDO PARCIAL
ARQUITECTURA DE COMPUTADORAS

Conceptos Asociados a la arquitectura x86

1.- Significado de "Arquitectura x86"
ia-introduction-basics-paper.pdf

2.- La arquitectura AMD64 agrega categorías o clasificaciones a x86. Describir estas categorías.
amd_vol1.pdf
1.1.3 Instrction Set

3.- Categorías o clasificación del set de instrucciones de las arquitecturas Intel-64 e IA-32
64-ia-32-architectures-software-developer-vol-1-manual.pdf