

Práctica 3

Registros

1. Implementar la arquitectura para el registro genérico de 7 bits
2. Realizar la simulación con los siguientes estímulos, tanto en Galaxy como en Proteus
 - a. Reset
 - b. Retención durante 2 ciclos de reloj
 - c. Cargar el valor 0x18
 - d. Retener 2 ciclos de reloj
 - e. Hacer corrimiento a la izquierda de 4 bits con ES = 1
 - f. Reset
 - g. Hacer corrimiento a la derecha hasta que el registro quede lleno de 1's
3. Armar su reporte, el cual debe contener:
 - a. Código de implementación
 - b. Capturas de simulación en Galaxy
 - c. Capturas de simulación en Proteus
 - d. Respuesta al cuestionario de la práctica
4. Subir su documento con Classroom, deberá llevar por nombre n.pdf, donde n es su numero de lista

IMPORTANTE: Cualquier documento que no cumpla con las características arriba mencionadas o que sea recibido extemporáneamente, no será calificado.