

DISEÑO DE SISTEMAS DIGITALES



OBJETIVO

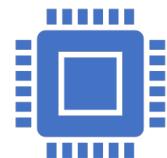
- Conocer y aplicar los elementos de diseño secuencial de los sistemas digitales usando los lenguajes de descripción de hardware en dispositivos lógicos programables

	1a	2a	3a
Examen	70 %	60 %	
Prácticas	30 %	40 %	100 %

EVALUACIÓN



EVALUACIÓN DE PRÁCTICAS



Reporte PDF (n.pdf)

Código de implementación

Simulación

Circuito funcionando en Proteus

Circuito funcionando en físico *



Exposición individual *

- Herramientas
 - Galaxy
 - Proteus
- Vivado *





BROWN, STEHHEN. FUNDAMENTOS DE LÓGICA
DIGITAL CON DISEÑO VHDL. MC GRAW HILL
INTERAMERICANA EDITORES. MÉXICO,
SEGUNDA EDICIÓN, 933 PAGS. ISBN 970-10-
5609-4.



MORRIS MANO, M. DISEÑO DIGITAL. PEARSON
PRENTICE HALL EDITORES. MÉXICO, 2003,
TERCERA EDICIÓN, 511 PAGS. ISBN 970-26-
0438-9.



PEDRONI, VOLNEI A. CIRCUIT DESING WITH
VHDL. MIT PRESS EDITION. CAMBRIDGE,
MASSACHUSETTS, 2004,363 PAGS. ISBN 0-262-
16224-5.

BIBLIOGRAFIA



CANALES DE COMUNICACIÓN

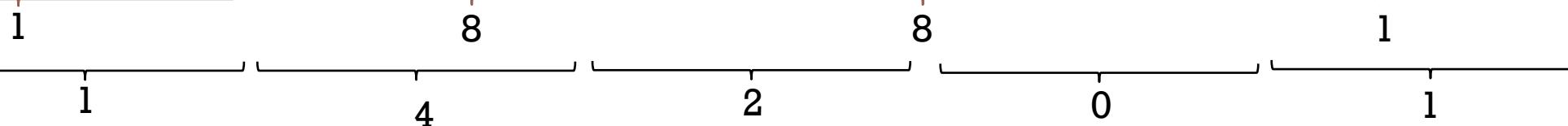
- Classroom
 - Asignación de tareas, actividades y exámenes
 - Publicación de calificaciones
- Discord
 - Mensajes y dudas “inmediatas”
 - Clases por streaming
 - <https://discord.gg/r58zMn>
- Drive
 - Repositorio de documentación
 - https://drive.google.com/drive/folders/1q-vRkfhiRTlnqofxfy_CE8Ddc4kHziq?usp=sharing



TAREA 1

Convertir 6273_{10} a binario, Hexadecimal, octal

2^{13}	2^{12}	2^{11}	2^{10}	2^9	2^8	2^7	2^6	2^5	2^4	2^3	2^2	2^1	2^0
8192	4096	2048	1024	512	256	128	64	32	16	8	4	2	1
0	1	1	0	0	0	1	0	0	0	0	0	0	1



$$6273_{10} = 4096_{10} + 2048_{10} + 128_{10} + 1_{10}$$

$$6273_{10} = 1100010000001_2$$

$$6273_{10} = 1881_{16}$$

$$6273_{10} = 14201_8$$

