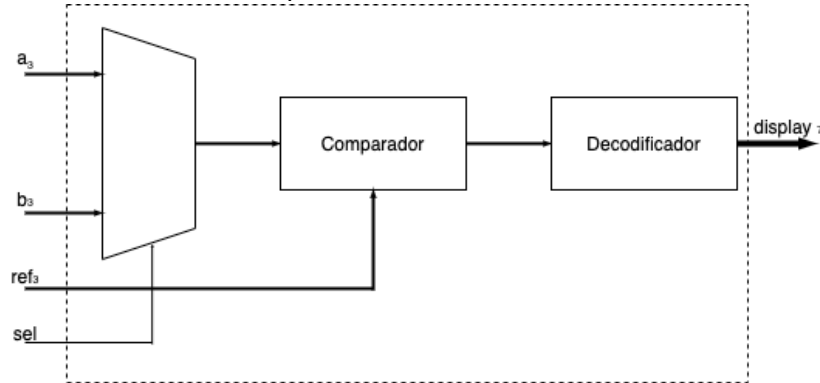


Practica 1

Repaso VHDL

1. Implementar en VHDL la arquitectura vista en clase



2. Realizar la simulación con los siguientes estímulos (tanto en VHDL como en circuito)

a	b	ref	sel
3	7	1	0
4	4	4	1
2	1	3	0
1	2	3	1
5	3	2	0
6	5	6	1

3. Entregar su reporte vía Classroom, con nombre PrimerapellidoSegundoapellido.pdf, ejemplo VegaGarcia.pdf