PRÁCTICA 12 “MARQUESINA CON ROM”

**Código VHDL**

**Simulación en Active HDL-Sim y en Proteus**

**Cuestionario**

1. ¿Cuántos dispositivos PLD 22V10 son necesarios para el desarrollo de esta práctica?

R=

1. ¿Cuántos dispositivos de la serie 74xx (TTL) ó 40xx (CMOS) hubieras necesitado para el desarrollo de esta práctica?

R=

1. ¿Cuántos pines de entrada/salida del PLD 22V10 se usan en el diseño?

R=

1. ¿Cuántos términos producto ocupan las ecuaciones para cada señal de salida y que porcentaje se usa en total del PLD 22V10?

R=

1. ¿Qué puedes concluir de esta práctica?

R=