

# 测试环境路径说明

## 实验环境目录

实验四的测试环境目录如下所示

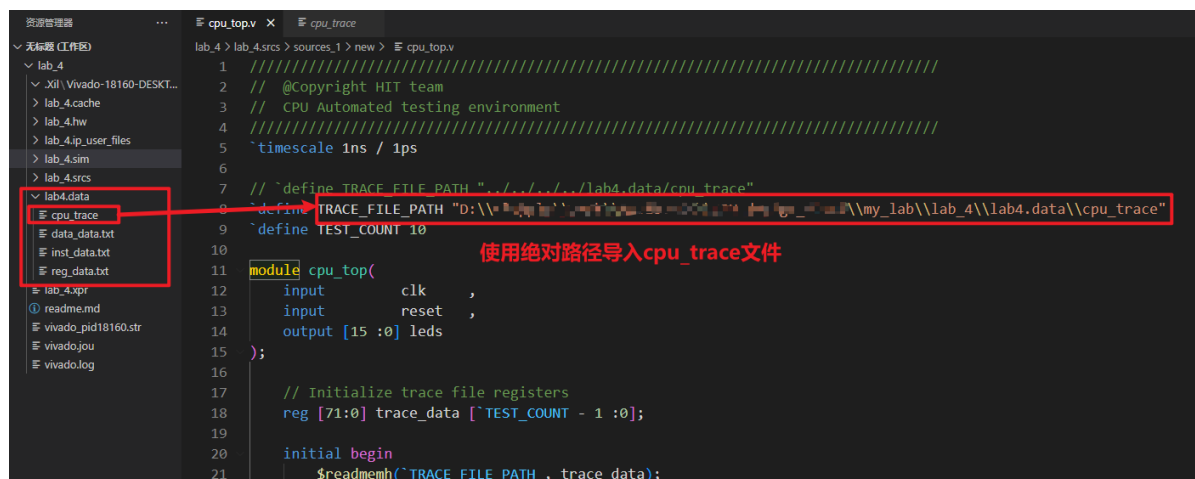
1	D:.	您放置实验四项目的路径
2	readme.md	说明文档
3	└lab_4	
4	lab_4.xpr	实验所用的项目，直接双击即可打开完整的实验 vivado
	工程	
5	└lab4.data	自动化测试所使用的trace文件的文件夹
6	cpu_trace	用于对比验证的的trace文件
7	data_data.txt	数据缓冲存储器的初始化文件
8	inst_data.txt	指令缓冲存储器的初始化文件
9	└lab_4.srscs	所有用户编写的源码、仿真文件与约束文件，你在项目中创
	建的文件可以在这里找到	
10	└constrs_1	
11	└new	
12		cpu.xdc 实验环境已经提供的约束文件
13	└sim_1	
14	└new	
15		cpu_tb.v 实验环境已经提供的仿真文件,需要在该文件中对源文件的顶
	层模块(即cpu_top.v)进行例化 (对被测模块进行端口映射)	
16	└sources_1	
17	└new	
18		cpu_top.v 实验环境已经提供的CPU自动测试环境，需要将自己设计的
	cpu的顶层模块(即cpu.v)在该模块中进行例化	

## 使用绝对路径导入文件

为方便使用测试环境进行仿真及上板验证，建议使用绝对路径导入文件。

实验四需要正确设置 cpu\_trace , data\_data.txt , inst\_data.txt 以及寄存器数据文件的路径。具体设置可参考下面两张图：

- 在 cpu\_top.v 文件中，需要导入 cpu\_trace 文件



- 导入 inst\_data.txt 、 data\_data.txt 等自己实现的存储器或寄存器文件，可以使用下图方法：

