FACULTAD DE INGENIERÍA, UNAM

LABORATORIO DE MICROCOMPUTADORASS

SEMESTRE 2023-2

GRUPO 11

PREVIO PRÁCTICA 4

PUERTOS PARALELOS E/S

NOMBRE DEL ALUMNO:

ARRIAGA MEJÍA JOSÉ CARLOS

PROFESOR

ING. ROMAN V. OSORIO COMPARAN

FECHA DE ENTREGA: 24 DE MARZO DE 2023 CALIFICACION

Objetivo

Emplear los puertos paralelos que contiene un microcontrolador para realizar funciones de control, configurando estos como entrada y salida.

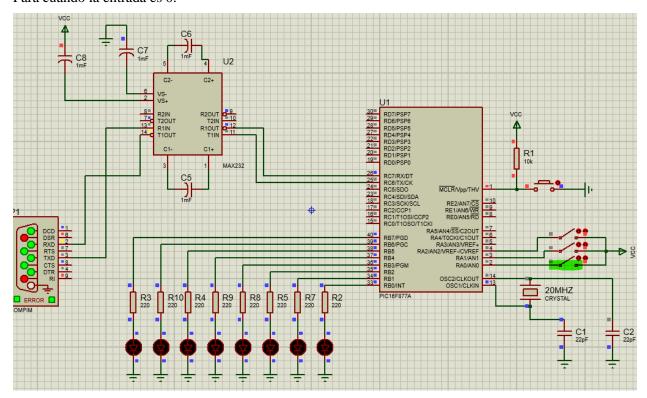
1.- Empleando dos puertos paralelos del microcontrolador PIC, uno de ellos configurado como entrada y el otro como salida; realizar un programa que de acuerdo al valor del bit menos significativo del puerto A, se genere la acción indicada en el puerto B.

Valor PA0	Acción puerto B	
0	00000000	
1	11111111	

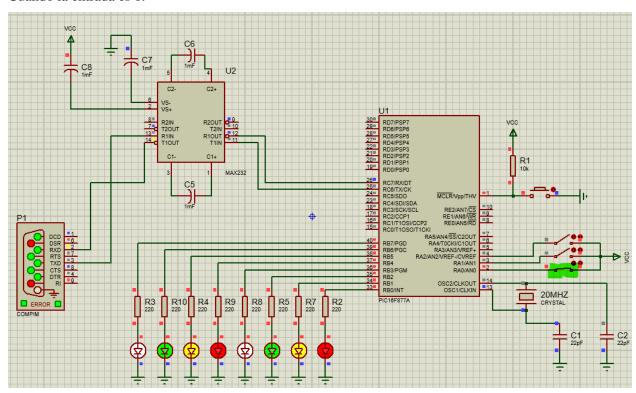
```
D:\Escuela\Semestre 23-2\LabMicros\Previos\P4\EJ1.asm
         processor 16f877A
         include <pl6f877a.inc>
             ORG 0
            GOTO INICIO
            ORG 5
         INICIO:
            CLRF PORTA ; Limpia PORTA
            BSF STATUS, RPO ; Cambia a banco 1
            BCF STATUS, RP1
            \mbox{MOVLW} 06H ; Define puertos A y E como digitales
            MOVWF ADCON1
            MOVLW H'3F' ; Configura puerto A como entrada
             MOVWF TRISA
             MOVLW H'00'; configura puerto B como salida
            MOVWE TRISB
            BCF STATUS, RPO ; Cambia al banco 0
            CLRF PORTB
         CICLO:
            MOVF PORTA,W ; se usan las entradas de A
            ADDWF PCL, F ; se le suma al contador la entrada
            GOTO CERO
            COTC UNO
         CERO:
             CLRF PORTB
             GOTO CICLO
         UNO:
            MOVLW 0xFF
            MOVWE PORTS
             GOTO CICLO ; regresa a checar entrada selección
         END
```

Lo que hace nuestro código es configurar el puerto A como entrada y el puerto B como salida, después lo que se hace es tomar el valor que tiene nuestra entrada y colocarlo en W, luego el valor de W se suma PCL que es el apuntador de la instrucción que se esta realizando. En este caso, suma 0 o 1, si es 0 realiza la instrucción siguiente, si es uno se salta una línea y realiza la otra instrucción. En la etiqueta CERO se mantiene los leds apagados y en la etiqueta UNO se prenden los leds.

Para cuando la entrada es 0.



Cuando la entrada es 1.



2.- Escribir un programa, el cuál realice las siguientes acciones de control indicadas, para lo cual requiere trabajar un puerto de entrada y otro puerto de salida, usar los sugeridos en el ejercicio anterior; generar retardos de ½ seg., en las secuencias que lo requieran.

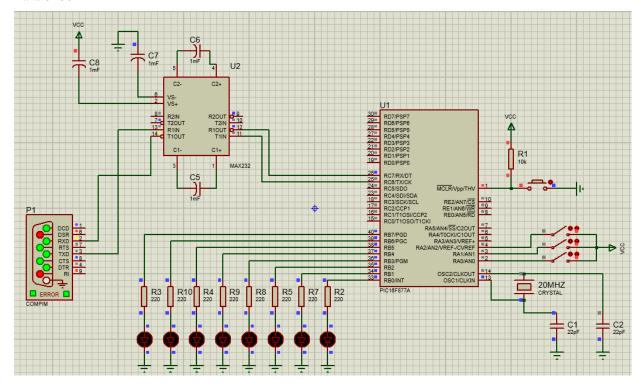
DATO	ACCION	Figuraión
21110		Ejecución
PUERTO A	PUERTO B	
0x00	Todos los leds apagados	00000000
0x01	Todos los leds encendidos	11111111
0x02	Corrimiento del bit más significativo hacia	10000000
	la derecha	01000000
		00100000
		00000001
0x03	Corrimiento del bit menos significativo	00000001
	hacia la izquierda	00000010
		00000100
		10000000
0x04	Corrimiento del bit más significativo hacia	10000000
	la derecha y a la izquierda	01000000
		00000001
		00000010
		10000000
0x05	Apagar y encender todos los bits.	00000000
		11111111

```
processor 16f877A
include <pl6f877a.inc>
valor1 equ h'21'
valor2 equ h'22'
valor3 equ h'23'
ctel equ 0x80
cte2 equ 50h
cte3 equ 60h
   ORG 0
   GOTO INICIO
   ORG 5
INICIO:
   CLRF PORTA ; Limpia PORTA
   BSF STATUS, RPO ; Cambia a banco 1
   BCF STATUS, RP1
   MOVLW 06H ; Define puertos A y E como digitales
   MOVWF ADCON1
                                                                     DOS: ; corrimiento derecha
   MOVLW H'3F' ; Configura puerto A como entrada
                                                                         BCF STATUS, C ; Limpia carry
   MOVWE TRISA
   MOVLW H'00'; configura puerto B como salida
                                                                          MOVLW 0x80 ; W <- 0x80
   MOVWF TRISB
                                                                          MOVWF PORTB
   BCF STATUS, RPO ; Cambia al banco 0
                                                                          CALL retardo
   CLRF PORTB
                                                                     DOS_CERO:
CICLO:
                                                                          BTFSC PORTE, 0 ; checa bit 0
   MOVF PORTA,W ; se usan las entradas de A
                                                                          GOTO CICLO ; regresa a checar entrada selección
   ADDWF PCL, F ; se le suma al contador la entrada
                                                                          RRF PORTB. 1
   goto CERO ; lo que nos lleva a una función.
   goto UNO
                                                                          CALL retardo
   goto DOS
                                                                          goto DOS CERO
   goto TRES
                                                                      TRES: ; corrimiento izquierda
   goto CUATRO
                                                                         BCF STATUS, C ; Limpia carry
   goto CINCO
                                                                          MOVLW 0x01 ; W <- 0x01
   goto CERO ; Se repite para evitar que se salte a otra instrucción
                                                                          MOVWF PORTB
   goto CERO ; y realice otro cosa que no queremos
                                                                          CALL retardo
CERO: ; todos apagados
                                                                      TRES_CERO:
   CLRF PORTB
                                                                         BTFSC PORTB, 7; checa bit 7
   goto CICLO ; regresa a checar entrada selección
                                                                          GOTO CICLO ; regresa a checar entrada selección
UNO: ; todos encendidos
   MOVLW 0xFF
                                                                          RLF PORTE, 1
   MOVWE PORTS
                                                                          CALL retardo
   goto CICLO ; regresa a checar entrada selección
                                                                          goto TRES_CERO
```

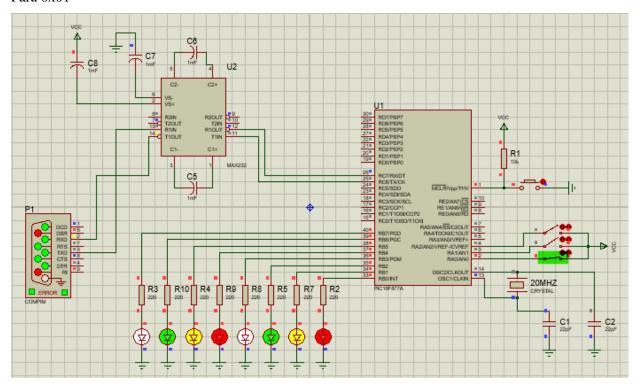
```
CUATRO: ; corrimiento derecha-izquierda
   BCF STATUS, C ; Limpia carry
   MOVLW 0x80 ; W <- 0x01
   MOVWE PORTE
   CALL retardo
CUATRO CERO: ; derecha
   BTFSC PORTE, 0 ; checa bit 0
   GOTC CUATRO REG ; cambia corrimiento
   RRF PORTE, 1
   CALL retardo
   goto CUATRO CERO
CUATRO REG: ; izquierda
   BTFSC PORTE, 7; checa bit 7
   GOTC CICLO ; regresa a checar entrada selección
   RLF PORTE, 1
   CALL retardo
   goto CUATRO REG
CINCO: ; apagado-encendido
   CLRF PORTE ; apagado
   call retardo
   MOVLW Oxff
   MOVWE PORTE ; encendido
   call retardo
   goto CICLO ; regresa a checar entrada selección
retardo ; subrutina de retardo
   MOVLW ctel
   MOVWF valor1
   MOVLW cte2
   MOVWF valor2
dos
   MOVLW cte3
   MOVWF valor3
uno
   DECFSZ valor3
   GOTC uno
   DECFSZ valor2
   COTC dos
   DECFSZ valor1
    GOTC tres
   RETURN
```

Para este ejercicio reusamos código de la practica anterior ya que los realizamos por separado, este ejercicio nos pide que hagamos un tipo de flujo de datos (CASE o SWITCH conocidos así en otros lenguajes), usamos el mismo concepto que el ejercicio, solamente que ahora usamos 3 bits del puerto A que nos ayudara a realizar las combinaciones de los valores del 0 al 5, pero tenemos que agregar 2 instrucciones que manda al 0x00 para evitar que se salte instrucciones de más y realice algo que no se solicitó.

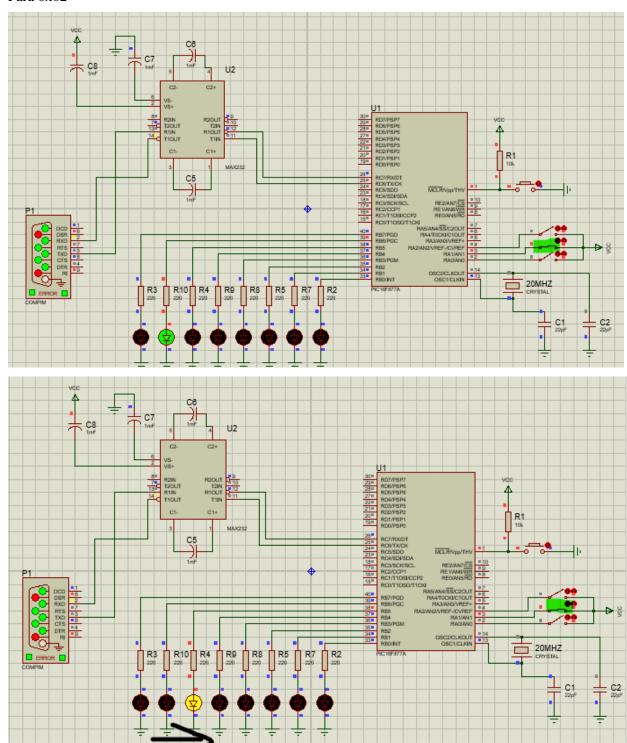
Para 0x00



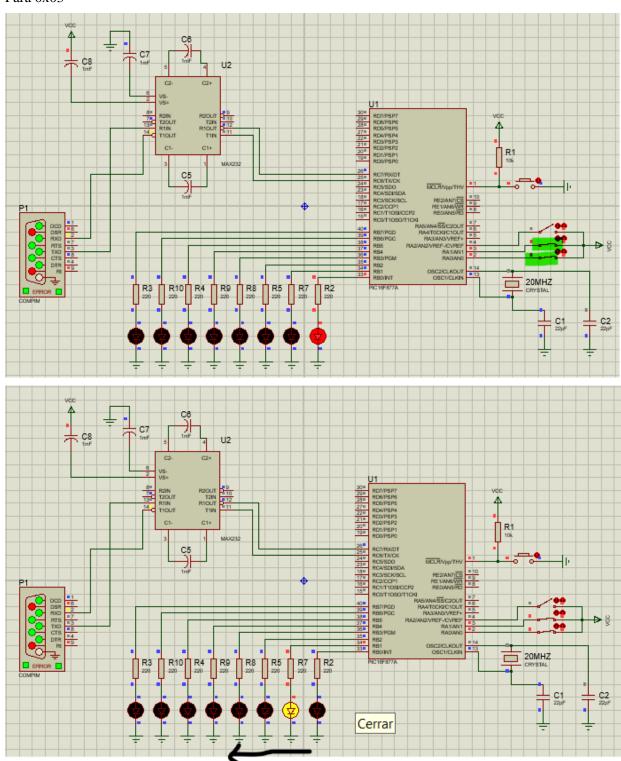
Para 0x01



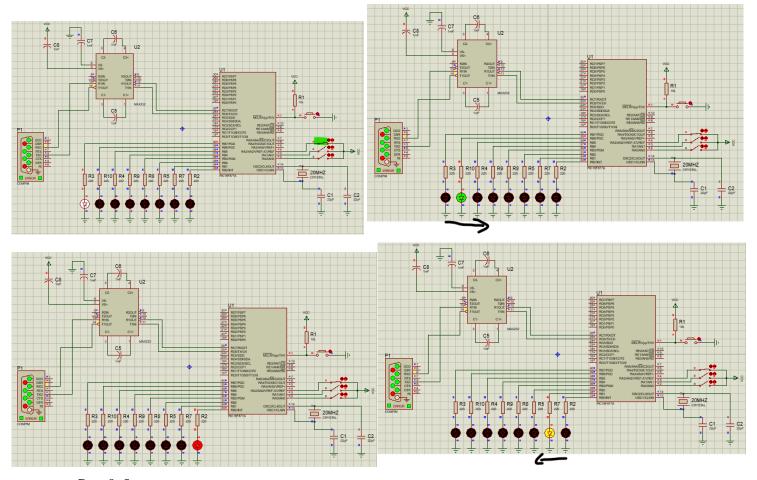
Para 0x02



Para 0x03



Para 0x04



Para 0x5

