

Esame di Architettura degli Elaboratori (A-E)

prof. Corrado Santoro

4 Dicembre 2023

Si realizzi un programma in assembly ARM che implementi le seguenti funzionalità.

Sia dato un **vettore v di interi a 32 bit**:

1. Generare un nuovo vettore v_1 in cui inserire gli elementi di v i cui bit 3 e 7 sono entrambi a 1
2. Determinare il minimo di v_1 .

Nota: nella stesura del programma indicare, con opportuni commenti, l'utilizzo dei registri.