



**ELÉCTRONICA Y SISTEMAS DIGITALES**

**ACTUACIÓN EN CLASE**

**MÓDULO II**

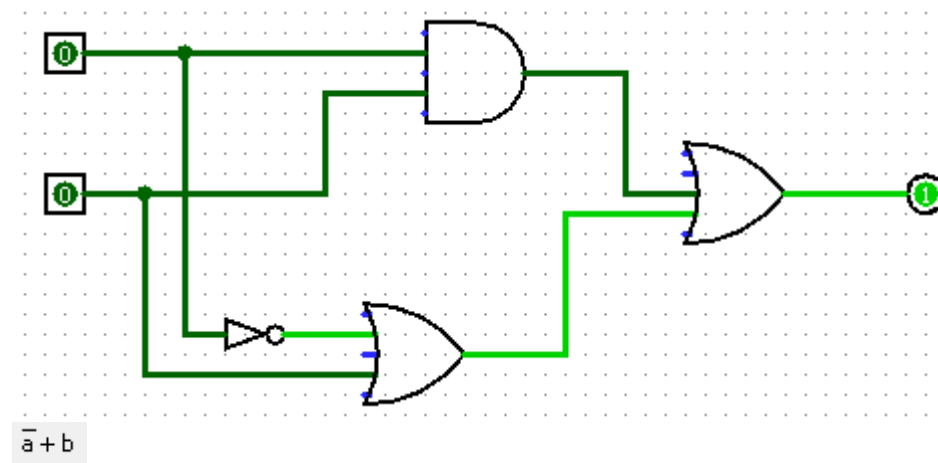
**28 DE AGOSTO DE 2024**

**PATRICIO SUÁREZ**

**DESARROLLO DE SOFTWARE, 2DO PERIODO.**

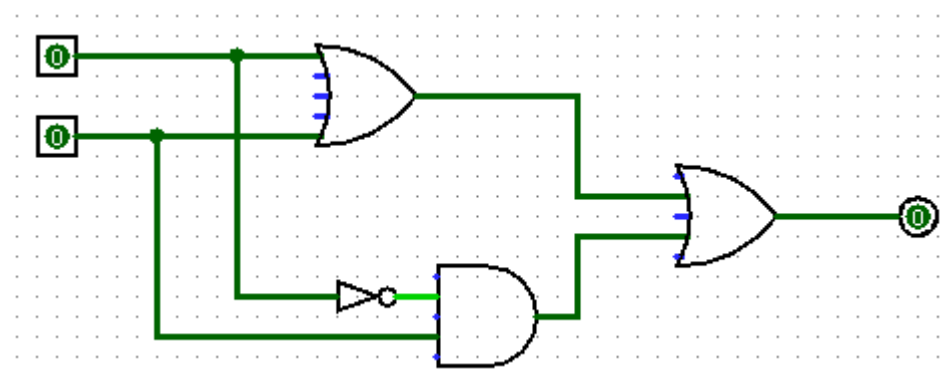
**LIC DARWIN CHAMBA**

Resolver los siguientes circuitos

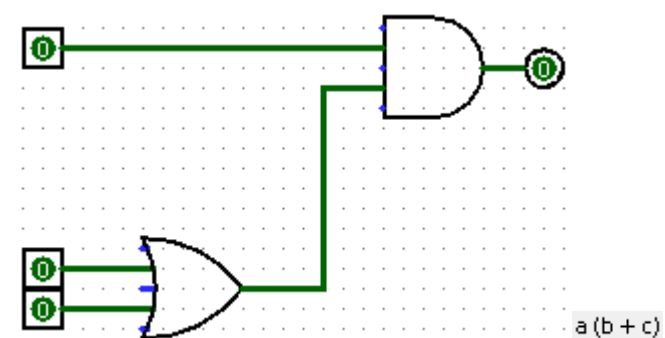


a	b	c	x
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

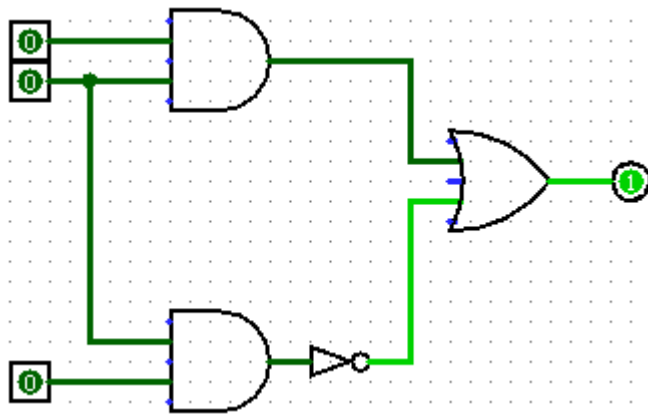
2 entradas, 1 salida.



2 entradas, 1 salida, por este número de dispositivos la tabla de verdad es la misma de arriba.



3 entradas y 1 salida



$\bar{b}c + a$

a	b	c	x
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

3 entradas y una salida, varios tipos de conector.

**Resolver las siguientes expresiones (opcional)**

---


$$(AB+C)(A+BC)$$

$$(AB+C)(A+BC)-AB*A+AB*BC+C*A+B*BC$$

$$AB+ABC+AC+BC$$

$$AB+AC+BC$$

$$(AB+AC+BC)'$$

$$(AB+AC+BC)'-AB'*AC'*BC'$$

$$(A'+B')*(A'+C')*(B'+C')$$

$$(W+WX'+YZ)'$$

$$WX'-W'+X'-W'+X'$$

$$(W+(W'+X')+YZ)'$$

$$W+W'+X'+YZ$$

$$W+W'-1$$

$$1+X'+YZ$$

$$1+X'+YZ-1$$

$$1$$

$$\overline{\overline{A+BC}} + D(\overline{E+F})$$

$$A+BC'+(D*(E+F))'$$

$$(A+(B'+C'))+(D'+E+F))'$$

$$A'*(B'+C')'*(D'+E'+F')'$$

$$A'*BC*DEF$$