16 INT I BIT 14 13 12 11 IN OUT VINT I BIT 14 13 12 11 In Out	16 NHÎBIT14 13 12 11 IN OUT VINHÎBIT14 13 12 11 In Out
Vcc CLOCK D3 D2 D1 D0 SERIAL CLOCK D3 D2 D1 D0 SERIAL	
74HC165 FREGISTER 74HC165 REGISTER	
SHETYLD D4 D5 D6 D7 PING CNDSETY C D4 D5 D6 D7 PING S	SHET/ID D4 D5 D6 D7 PING CND SET/IC D4 D5 D6 D7 PING S
16 NATION 14 13 12 11 IN OUT VINITION 14 13 12 11 In Out VICE CLOCK D3 D2 D1 D0 SERIAL CLOCK D3 D2 D1 D0 SERIAL	16milier14 13 12 11 IN OUT VINIERT14 13 12 11 In Out
74HC165 REGISTER 74HC165 REGISTER	
1 9 X 3 4 5 6 7 8 LD X 3 4 5 6 7 8	SHET/LD D4 D5 D6 D7 PIN9 GND SET/IC, D4 D5 D6 D7 PIN9 S 1 CLK 3 4 5 6 7 8 LD - K 3 4 5 6 7 B
16 NIFIBIT 14 13 12 11 IN OUT VINTIBIT 14 13 12 11 In OUT	
SHEVED D4 D5 D6 D7 PING CADSEVIC. D4 D5 D6 D7 PING CADSEVIC.	
SHETYLD D4 D5 D6 D7 PING CNDSFT C D4 D5 D6 D7 PING S	SHET/ID D4 D5 D6 D7 PIN9 GNDSET/C, D4 D5 D6 D7 PIN9 S
16 INT I 13 12 11 IN OUT VINT I 13 12 11 In Out	16 NH I 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1
Vcc CLOCK D3 D2 D1 D0 SERIAL CLOCK D3 D2 D1 D0 SERIAL	
74HC165 CONTREGISTER 74HC165 REGISTER	1/ 4L3 103 aman KEUISTERI/ 4L3 103 apak KEUISTER
SHFT/LD D4 D5 D6 D7 PING GND SFT/C, D4 D5 D6 D7 PING S	SHET/LIG D4 D5 D6 D7 PING CND/SET/CL D4 D5 D6 D7 PING S
16 NI-IBIT 14 13 12 11 IN OUT VINHIBIT 14 13 12 11 In Out VICE CLOCK D3 D2 D1 D0 SERIAL CLOCK D3 D2 D1 D0 SERIAL	16 NHIBIT 14 13 12 11 IN OUT VINHIBIT 15 12 12 12 12 12 12 12 12 12 12 12 12 12
74HC165 REGISTER 74HC165 REGISTER	74LS165 REGISTER 74LS165 REGISTER
	SHET/LD D4 D5 D6 D7 PIN9 GNDISFT/IC. D4 D5 D6 D7 PIN9 S
1 9 X 3 4 5 6 7 8 15 - X 3 4 5 6 7 8	SHFT/ID D4 D5 D6 D7 PIN9 GND SFT/IC D4 D5 D6 D7 PIN9 G
16 NHBIT14 13 12 11 IN OUT VINHBIT14 13 12 11 In Out	
Vcc CLOCK D3 D2 D1 D0 SERIAL CCIOCK D3 D2 D1 D0 SERIAL	VCCCLOCK D3 D2 D1 D0 SERIAL CLOCK D3 D2 D1 D0 SERIAL
V4HC 103 amain KEUISTERV4HC 103 alaa KEUISTER	1/ 4L3 03 απαπ κευί3 EK/ 4L3 03 αξώς κευί3 EK
SHET/ID D4 D5 D6 D7 PING CNDSET/C D4 D5 D6 D7 PING S	SHET/ID D4 D5 D6 D7 PING CND SET/IC D4 D5 D6 D7 PING S
16 NH BIT 14 13 12 11 IN OUT VINH BIT 14 13 12 11 In Out	
IVcc CLOCK D3 D2 D1 D0 SERIALIE CLOCK D3 D2 D1 D0 SERIAL	.lvcc clock D3 D2 D1 D0 SERIALIÈ CLOCK D3 D2 D1 D0 SERIAL
74HC165 端網 REGISTER 74HC165 総REGISTER	74LS165 端端 REGISTER 74LS165 総常REGISTER
SHFT/LD D4 D5 D6 D7 PIN9 GND/SFT/C, D4 D5 D6 D7 PIN9 S	SHF7(ID D4 D5 D6 D7 PIN9 CND SF7(IC D4 D5 D6 D7 PIN9 S
16 NHIBIT14 13 12 11 IN OUT VINHIBIT14 13 12 11 In Out	16 NHÎBIT14 13 12 11 IN OUT VINHÎBIT14 13 12 11 IN OUT VOC CLOCK D3 D2 D1 D0 SERIAL ECLOCK D3 D2 D1 D0 SERIAL
74HC165 REGISTER 74HC165 REGISTER	
SHETALD D4 D5 D6 D7 PING GNDISFT/IC, D4 D5 D6 D7 PING S	
1 CK 3 4 5 6 7 8 15 3 4 5 6 7 8	SHET/ID D4 D5 D6 D7 PING CND SET/IC D4 D5 D6 D7 PING S
16 NOTINET 14 13 12 11 IN OUT VINE 18 13 12 11 In Out	16 NH BIT 14 13 12 11 IN OUT VINH BIT 14 13 12 11 In Out
VCC CLOCK D3 D2 D1 D0 SERIAL CLOCK D3 D2 D1 D0 SERIAL	.lvcc clock D3 D2 D1 D0 SERIAL € clock D3 D2 D1 D0 SERIAL
74HC165 REGISTER 74HC165 REGISTER	
SHFT/ID D4 D5 D6 D7 PING CNDSFT/C, D4 D5 D6 D7 PING S	SHFT/LD D4 D5 D6 D7 PIN9 CND/SFT/C D4 D5 D6 D7 PIN9 S
	116 NHIBIT14 13 12 11 IN OUT VINHIBIT14 13 12 11 In OUT IVCC CLOCK D3 D2 D1 D0 SERIAL CLOCK D3 D2 D1 D0 SERIAL
74HC165 REGISTER 74HC165 REGISTER	74LS165 REGISTER 74LS165 REGISTER
SHFT/LD D4 D5 D6 D7 PIN9 GNDISFT/IC, D4 D5 D6 D7 PIN9 S	SHET/LD D4 D5 D6 D7 PIN9 GNDISFT/C, D4 D5 D6 D7 PIN9 S
1 CK 3 4 5 6 7 8 15 3 4 5 6 7 8	SHET/ID D4 D5 D6 D7 PING CNDSET/IC D4 D5 D6 D7 PING S