## **Table of Contents**

	2
- · חלק מעשי – כתיבת קוד מערכת פורטאבילי:	
ין בינס פרבים קר ביני פרים פרים ביני	
בורת הגשה דוח מסכם:	

## Basic and Advanced Timers דו"ח מכין מס' 5 – ניסוי

#### .A. חומר עזר:

#### :נושאי המעבדה

בניסוי מעבדה זה נעסוק בנושא Timer. בבקר אתו אנו עובדים KL25Z128VLK4 ישנם 4 מודולים שונים שנים רוביסוי מעבדה זה נעסוק בנושא PIT ו- TPM.

## Timer/PWM Module (TPM) - Chapter 31 .1

.input capture ,output compare ,PWM ,time interval interrupts משמש ליצירת

# Periodic Interrupt Timer (PIT) - Chapter 32 .2 time interval interrupts משמש ליצירת

- (בגדר העשרה לא כלול בניסוי) Low-Power Timer (LPTMR) Chapter 33 .3
  - (בגדר העשרה לא כלול בניסוי) Real Time Clock (RTC) Chapter 34 .4

#### חומר הכנה למעבדה: ❖

- 1. בקובץ כרטיס הבקר "FRDM-KL25Z User's Manual" לקרוא את מרקים 31,32 הרלוונטיים בספר
- 2. להפעיל את הקוד לדוגמא ולהבין אותו (הקוד הנתון אינו מחולק לשכבות אלא דוגמה פונקציונאלית).
  - .3 על בסיס הנ"ל לבצע את מטלת המעבדה.

## B. <u>שאלות הכנה תיאורטיות:</u>

## : <u>TPMx מודול</u>

- .) הסבר את ייעדו של טיימר זה ולאיזה אפליקציות הוא מיועד.
  - 2) פרט והסבר את אופני הפעולה של הטיימר.
- ומה הצורך בתכונה זו. input capture ומה הצורך בתכונה זו. (3
- ומה הצורך בתכונה זו. output compare ומה הצורך בתכונה זו. (4
  - 5) הסבר את סוגי הפסיקות במודול זה ומה מטרת כל סוג פסיקה
- 6) הסבר את סוגי אותות PWM אותם ניתן להפיק במוצא הבקר ומה ההבדל ביניהם.

## : <u>PIT מודול</u>

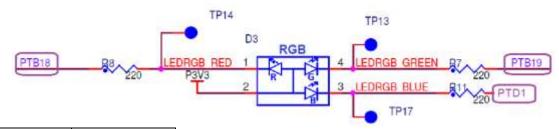
- .1) הסבר את ייעדו של טיימר זה ולאיזה אפליקציות הוא מיועד.
  - 2) פרט והסבר את אופני הפעולה של הטיימר.
  - 3) לצורך יצירת event כל 1msec מהם שלבי הקינפוג.

#### .C תיאור קוד לדוגמא:

<mark>הערה:</mark> קוד לדוגמה מכיל עבודה מול הרכיב הפריפריאלי בלבד (אינו מחולק לשכבות ואינו מבוסס פרדיגמת תכנון simple FSM כפי שנדרש מכם בביצוע המשימה).

נחבר לחצן לרגל הבקר PTD7 בצורת pull-up. בהתחלה הבקר נמצא במצב שינה והלד RGB כבוי. בלחיצה ראשונה לד RGB ידלוק ב-7 צבעים (לפי הסדר: כחול, אדום, ורוד, ירוק, תכלת, כתום, לבן) בבהירות מקסימאלית צבע אחר צבע בהפרש של 1sec. בכל לחיצה נוספת על הלחצן רמת בהירות הצבעים תעלה עד למקסימום ולאחר מכן תתחיל מההתחלה בצורה מחזורית, נחלק את בהירות ההארה ל-5 רמות, כך נוכל לשלוט על בהירות הלדים. מעבר לתחילת התוכנית ניתן ללחוץ על לחצן RESET.

עוצמת הבהירות נשלטת ע"י אות מתח PWM הנופל על הלד והנגד שבטור (נקנפג את כניסות RGB ל-PWM).  $V_{avg}=3.\,3v\cdot DutyCycle$  הלד והנגד מרגישים מתח DC ממוצע (ולא את המתח הרגעי) לפי הנוסחה DC מחשר  $RGB\ led$  בכרטיס הבקר. האיור הבא מתאר את חיבור  $DutyCycle\in [0\,,1]$ 



RGB LED	KL25Z128	Pin Alternation
Red Cathode	PTB18	ALT3 = <b>TPM2_CH0</b>
Green Cathode	PTB19	ALT3 = <b>TPM2_CH1</b>
Blue Cathode	PTD1	ALT4 = <b>TPM0_CH1</b>

#### הסבר למימוש התוכנית לדוגמא:

בעזרת מודול TPM, ניצור בכל אחד מרגלי הלדים PTD1, PTB18, PTB19 אות PWM עם PTD1, PTB18. PIT משתנה לצורך הדלקת לד RGB צבע אחר צבע. החלפת הצבעים תיעשה אחת לשנייה בשימוש מודול PIT. אחת לשנייה ניכנס לרוטינת PIT ונשנה את צבע לד RGB.

בכל לחיצה על לחצן PTD7 ניכנס לרוטינת פסיקת ה- I/O כדי לשנות את עצמת ההארה.

קובצי header ו- header של הקוד לדוגמא נמצאים במודל בתיקיית header של הקוד לדוגמא

#### <u>חלק מעשי – כתיבת קוד מערכת פורטאבילי:</u> .D

#### <u>להלן תיאור צורת החיבורים הנדרשת בכרטיס ההרחבה לבקר KL25Z</u>

- הלחצנים PB2 PB0 מחוברים לרגלי הבקר P1.0 − P1.2 בהתאמה P1.2 − P1.0 בהתאמה
  - כניסה אנלוגית נדרש לחבר לרגל הבקר P1.3 (כניסה &
- מסך LCD נדרש לחבר את D7-D4 לרגליים P1.7-P1.4 בהתאמה (אופן עבודה של ה- LCD בארבע סיביות של מידע) + שלושת קווי הבקרה של ה- LCD לרגליים P2.7, P2.6, P2.5 (קוד עבור LCD נתון במודל, עליכם לעדכנו לצרכיכם).
  - (Input capture) מחובר לרגל P2.4 מחובר לרגל Generator מוצא •
  - (במקביל) Buzzer מחוברת לערוץ הסקופ CH2 מחוברת לערוץ הסקופ PWM) Output compare רגל P2.2 במצב של
- ערcת הפיתוח במעבדה Vcc (בשונה מערכת הפיתוח האישית נע בין 3.5∨-3.65∨ (בשונה מערכת הפיתוח במעבדה Vcc (ערכת הפיתוח במעבדה Vcc (בשונה מערכת הפיתוח במעבדה Vcc
  - והוא תלוי לאיזה מחשב מחוברת ערכת הפיתוח (קיימת שונות של מתח ה- Vcc בחיבור בין מחשבים שונים). כדי לבדוק את ערך Vcc במדויק, זאת ניתן למדוד מהי רמת מתח המוצא של ה- '1' לוגי מאחד הפורטים.
  - ארכיטקטורת התוכנה של המערכת נדרשת להיות מבוססת *Simple FSM* (כמתואר בדו"ח מכין 1) המבצעת אחת מתוך ארבע פעולות בהינתן בקשת פסיקה חיצונית של לחיצת לחצן מתוך שלושת הלחצנים.
    - קוד המערכת נדרש להיות מחולק לשכבות כך שהוא יהיה נייד (portable) בקלות בין משפחות שונות של הבקר ע"י החלפת שכבת ה- BSP בלבד.
  - כתיבת פונקציות ה driver של ה LCD צריכות להיות ממוקמות ב HAL בעוד שפונקציה לכתיבת מחרוזת המבוססת עליהן צריכה להיות ממוקמת בשכבת ה API .
- טרם שלב כתיבת הקוד נדרש לשרטט גרף דיאגרמת FSM מפורטת של ארכיטקטורת התוכנה של המערכת ולצרפה לדו"ח מכין. המצבים אלו הצמתים והקשתות אלו המעברים ממצב למצב בגין בקשות פסיקה.
  - ברוטינת שירות של debounce משלב זה ואילך, אסור לבצע השהייה ע"י שימוש ב poling למעט עבור בקשות פסיקה בגין לחצנים.

#### • להלן דרישת מצבי המערכת:

:(state=idle=0)

בלחיצת RESET הבקר נמצא/חוזר למצב שינה (Sleep Mode).

בלחיצה על לחצן PB0 (state=1):

נדרש לבצע על גבי מסך LCD שעון עצר לאחור של דקה במניית שניות (המצב ההתחלתי בכניסה למצב הוא LCD באיור הבא: (01:00), הקפידו על רמת הדיוק המנייה ועל מיקום המנייה על מסך ה



המצב מוגדר להסתיים בהגעה לערך מנייה 00:00, מצב זה נדרש לאפשר לחתוך ע"י שאר הלחצנים, המנייה חייבת להתבצע בשימוש פסיקות PITx לבחירתכם מתוך שיקולי תכנון

#### בלחיצה על לחצן PB1):

נדרש לממש counter (מונה תדר) למדידת תדר אות שעון חיצוני המוזן ממחולל האותות לרגל הבקר P2.4). לפי הפירוט הבא: (ובערכת הפיתוח במעבדה P2.3) את ערך התדר הנמדד יש להציג על גבי מסך LCD, לפי הפירוט הבא:

הצגת התדר ביחידות של Hz בצורה <mark>דינאמית</mark> (ללא הצגת היסטוריית המדידות), כאשר ערך המדידה ✓ מתעדכן נדרש לכתוב רק לשדה value ולא לרענן את כל המסך.

LCD Measured frequency: value [Hz]

- $f \in [20Hz, 20kHz]$  ערך התדר של האות הנמדד יהיה בתחום של
  - ✓ מרחק ברמת דיוק של תדר שלם.
- סינון רעשים (כלומר, במידה והתדר לא משתנה המרחק הנמדד לא ישתנה). ✓

המצב מוגדר להסתיים בלחיצה על לחצן המשויך למצב אחר. המימוש נדרש להיות מבוסס אופן עבודה Input המצב מוגדר להסתיים בלחיצה על לחצן המשויך למצב אחר. המימוש נדרש להיות מבוסס אופן עבודה TPMx .

לפני חיבור המחולל לערכה, וודא שאות השעון במוצא המחולל הוא גל ריבועי עם ערכי קצוות 20-30. הקפד לחבר את המחולל בקוטביות נכונה, בננה שחורה ל- GND ובננה אדומה לפין הרצוי.

#### E. צורת הגשה דוח מכין:

- הגשת מטלת דוח מכין תיעשה ע"י העלאה למודל של תיקיית zip מהצורה id1\_id2.zip (כאשר id1 < id2), רק הסטודנט עם הת"ז id1 מעלה את הקבצים למודל.
  - התיקייה תכיל את שני הפרטים הבאים בלבד:
  - מכיל תשובות לחלק תיאורטי דו"ח מכין pre\_lab<sub>x</sub>.pdf קובץ ✓
- (\*.c מכילה שתי תיקיות, אחת בשם *Sources* של קובצי source מכילה שתי תיקיות, אחת בשם רעקייה בשם רעקייה בשם Project\_Headers של קובצי header (קבצים עם סיומת א.).

#### F. צורת הגשה דוח מסכם:

- הגשת מטלת דוח מכין תיעשה ע"י העלאה למודל של תיקיית zip מהצורה (כאשר id1\_id2.zip (כאשר id1 < id2), רק הסטודנט עם הת"ז id1 מעלה את הקבצים למודל.
  - התיקייה תכיל את שני הפרטים הבאים בלבד:
  - תיאור והסבר לדרך הפתרון של מטלת זמן אמת. final\_lab<sub>x</sub>.pdf קובץ √
- (\*.c מכילה שתי תיקיות, אחת בשם *Sources* של קובצי source מכילה שתי תיקיות, אחת בשם רעקייה בשם רעקייה בשם Project\_Headers של קובצי header (קבצים עם סיומת א.).

## בהצלחה