VIETNAM NATIONAL UNIVERSITY HO CHI MINH CITY HO CHI MINH UNIVERSITY OF TECHNOLOGY FACULTY OF COMPUTER SCIENCE & ENGINEERING



\hat{H} P \hat{E} D \hat{E} U \hat{H} ANH (CO2017)

Assignment 2 Simple operating system

Teacher: Nguyễn Quang Hùng Teacher Assistant: Hoàng Lê Hải Thanh

Class: L04, Group: 04

Members: Võ Hùng - 2013375

Trần Quốc Thái - 2010616 Đào Đức Thiện - 1713287 Bùi Hoàng Minh - 2010410



Mục lục

1	Sch	eduler	2
	1.1	Implementation	2
		1.1.1 Thêm PCB mới vào queue bằng hàm enqueue()	2
		1.1.2 Lấy PCB ra khỏi queue bằng hàm dequeue()	2
		1.1.3 Lấy PCB của process trong ready queue bằng hàm get proc()	2
	1.2	Kết quả kiểm thử và biểu đồ Gantt mô tả các quá trình được thực thi bởi CPU	3
		1.2.1 Kiểm thủ testcase sched 0	3
		1.2.2 Kiểm thử testcase sched 1	4
		1.2.3 Kiểm thử testcase sched 2	6
		1.2.4 Kiểm thử testcase sched 3	8
	1.3		10
2	Mer	mory management	10
_	2.1	v 0	10
		1	10
		2.1.2 Ánh xạ địa chỉ ảo thành địa chỉ vật lý bằng hàm translate()	10
			11
			13
	2.2		14
			14
			15
			15
		2.2.4 Kiểm thử process m3	16
	2.3	Trả lời câu hỏi	16
3	Kết	hợp Scheduler và Memory management	17
_	3.1	•••	 17
			17
			17
	3.2		18
	J		18
		3.2.2 Kiểm thử testcase os 1	19
		_	19 22



1 Scheduler

1.1 Implementation

1.1.1 Thêm PCB mới vào queue bằng hàm enqueue()

- Ý tưởng: Kiểm tra xem hàng đợi đã đầy hay chưa, nếu chưa thì thêm process vào hàng đợi và tăng size của hàng đợi lên 1.
- Code

```
void enqueue(struct queue_t * q, struct pcb_t * proc) {
    /* TODO: put a new process to queue [q] */
    if (q->size = MAX_QUEUE_SIZE)
    {
        printf("Queue is full \n");
        return;
    }
    q->proc[q->size++] = proc;
}
```

1.1.2 Lấy PCB ra khỏi queue bằng hàm dequeue()

• Ý tưởng

Bước 1: Kiểm tra xem hàng đợi có rỗng hay không, và in ra thông báo

Bước 2: Duyệt từng process trong queue và so sánh độ ưu tiên

Bước 3: Lấy ra process có độ ưu tiên cao nhất và dời các process phía sau nó lên trước 1 đơn vị.

• Code

```
struct pcb_t * dequeue(struct queue_t * q)
2 {
          /* TODO: return a pcb whose prioprity is the highest
        * in the queue [q] and remember to remove it from q
         if (q \rightarrow size = 0)
               printf("Queue is empty");
9
         return NULL;
10
11
      \begin{array}{lll} & \mbox{int} & i \, = \, 0 \, , \ j \, ; \\ & \mbox{for} & (j \, = \, 1; \ j \, < \, q \!\! - \!\! > \!\! size \, ; \ j \! + \!\! + \!\! ) \, \, \big\{ \end{array}
12
13
        if (q->proc[j]->priority < q->proc[i]->priority)
14
16
      struct pcb_t * res = q->proc[i];
17
      for (j = i+1; j < q->size; j++)
18
        q \rightarrow proc[j-1] = q \rightarrow proc[j];
19
20
      q \rightarrow size --
      return res;
21
22 }
```

1.1.3 Lấy PCB của process trong ready queue bằng hàm get proc()

- Ý tưởng: Kiểm tra hàng đợi ready_queue đã rỗng hay chưa, nếu rỗng ra sẽ push toàn bộ phần tử trong run_queue vào ready_queue, ngược lại ta sẽ lấy ra process có độ ưu tiên cao nhất và chuyển cho CPU để thực thi.
- Code

```
struct pcb_t * get_proc(void) {
   struct pcb_t * proc = NULL;
   /*TODO: get a process from [ready_queue]. If ready queue
   * is empty, push all processes in [run_queue] back to
```



```
* [ready_queue] and return the highest priority one.
     \ast Remember to use lock to protect the queue.
      pthread_mutex_lock(&queue_lock);
    if (empty(&ready_queue)) {
    // move all process is waiting in run_queue back to ready_queue
10
       while (!empty(&run_queue)) {
12
         enqueue(&ready_queue, dequeue(&run_queue));
13
14
    if (!empty(&ready_queue)) {
  proc = dequeue(&ready_queue);
16
17
18
    pthread_mutex_unlock(&queue_lock);
19
20
    return proc;
21
22 }
```

1.2 Kết quả kiểm thử và biểu đồ Gantt mô tả các quá trình được thực thi bởi CPU

1.2.1 Kiểm thử testcase sched 0

• Testcase sched 0

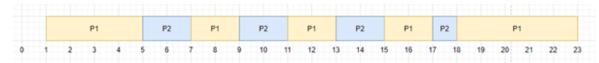
```
1 2 1 2
2 0 s0
3 4 s1
```

```
1 ./os sched_0
2 Time slot 0
    Loaded a process at input/proc/s0, PID: 1
4 Time slot
             1
   CPU 0: Dispatched process 1
6 Time slot
7 Time slot
    CPU 0: Put process 1 to run queue
    CPU 0: Dispatched process 1
Time slot 4
    Loaded a process at input/proc/s1, PID: 2
             5
12 Time slot
   CPU 0: Put process 1 to run queue
   CPU 0: Dispatched process 2
15 Time slot
              6
16 Time slot
17 CPU 0: Put process 2 to run queue
   CPU 0: Dispatched process 1
19 Time slot
20 Time slot
   CPU 0: Put process 1 to run queue
   CPU 0: Dispatched process 2
23 Time slot 10
24 Time slot 11
   CPU 0: Put process 2 to run queue
   CPU 0: Dispatched process 1
Time slot 12
28 Time slot
            13
   CPU 0: Put process 1 to run queue
   CPU 0: Dispatched process 2
Time slot 14
Time slot 15
CPU 0: Put process 2 to run queue
   CPU 0: Dispatched process 1
35 Time slot 16
36 Time slot 17
   CPU 0: Put process 1 to run queue
38 CPU 0: Dispatched process 2
```



```
39 Time slot 18
    CPU 0: Processed 2 has finished
    CPU 0: Dispatched process 1
Time slot 19
43 Time slot
            20
    CPU 0: Put process 1 to run queue
    CPU 0: Dispatched process 1
Time slot 21
47 Time slot
            22
   CPU 0: Put process 1 to run queue
48
    CPU 0: Dispatched process 1
50 Time slot 23
   CPU 0: Processed 1 has finished
5.1
   CPU 0 stopped
54 MEMORY CONTENT:
```

• Biểu đồ Gantt mô tả các quá trình được thực thi bởi CPU



Hình 1: Biểu đồ Gantt cho testcase sched 0

1.2.2 Kiểm thử testcase sched_1

• Testcase sched 1

```
1 2 1 4
2 0 s0
3 4 s1
4 6 s2
5 7 s3
```

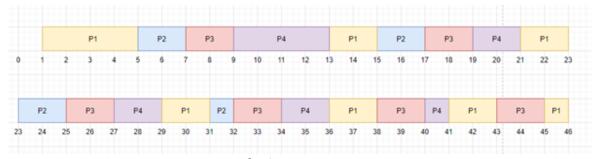
```
_{1} ./os sched _{1}
     Loaded a process at input/proc/s0, PID: 1
3 Time slot 0
4 Time slot
              1
    CPU 0: Dispatched process 1
6 Time slot
7 Time slot
              3
    CPU 0: Put process 1 to run queue
    CPU 0: Dispatched process 1
10 Time slot 4
    Loaded a process at input/proc/s1, PID: 2
11
12 Time slot
            5
   CPU 0: Put process 1 to run queue
    CPU 0: Dispatched process 2
14
Time slot 6
    Loaded a process at input/proc/s2, PID: 3
17 Time slot
    CPU 0: Put process 2 to run queue
    CPU 0: Dispatched process 3
19
    Loaded a process at input/proc/s3, PID: 4
20
21 Time slot
             8
22 Time slot
    CPU 0: Put process 3 to run queue
    CPU 0: Dispatched process 4
25 Time slot 10
26 Time slot 11
  CPU 0: Put process 4 to run queue
    CPU 0: Dispatched process 4
29 Time slot 12
30 Time slot 13
   CPU 0: Put process 4 to run queue
32 CPU 0: Dispatched process 1
```



```
33 Time slot 14
34 Time slot 15
    CPU 0: Put process 1 to run queue
     CPU 0: Dispatched process 2
Time slot 16
38 Time slot 17
CPU 0: Put process 2 to run queue
    CPU 0: Dispatched process 3
41 Time slot 18
Time slot 19
CPU 0: Put process 3 to run queue
    CPU 0: Dispatched process 4
44
Time slot 20
46 Time slot 21
47 CPU 0: Put process 4 to run queue
    CPU 0: Dispatched process 1
49 Time slot 22
50 Time slot 23
51 CPU 0: Put process 1 to run queue
   CPU 0: Dispatched process 2
53 Time slot 24
54 Time slot 25
55 CPU 0: Put process 2 to run queue
    CPU 0: Dispatched process 3
Time slot 26
58 Time slot 27
59 CPU 0: Put process 3 to run queue
    CPU 0: Dispatched process 4
Time slot 28
62 Time slot 29
63 CPU 0: Put process 4 to run queue
64 CPU 0: Dispatched process 1
65 Time slot 30
Time slot 31
CPU 0: Put process 1 to run queue
   CPU 0: Dispatched process 2
Time slot 32
CPU 0: Processed 2 has finished
   CPU 0: Dispatched process 3
71
72 Time slot 33
73 Time slot 34
74 CPU 0: Put process 3 to run queue
   CPU 0: Dispatched process 4
76 Time slot 35
77 Time slot 36
78 CPU 0: Put process 4 to run queue
    CPU 0: Dispatched process 1
80 Time slot 37
81 Time slot 38
CPU 0: Put process 1 to run queue CPU 0: Dispatched process 3
84 Time slot 39
Time slot 40
CPU 0: Put process 3 to run queue
     CPU 0: Dispatched process 4
88 \text{ Time slot} 41
    CPU 0: Processed 4 has finished
   CPU 0: Dispatched process 1
91 Time slot 42
92 Time slot 43
CPU 0: Put process 1 to run queue
   CPU 0: Dispatched process 3
95 Time slot 44
96 Time slot 45
97 CPU 0: Processed 3 has finished
     CPU 0: Dispatched process 1
99 Time slot 46
100 CPU 0: Processed 1 has finished
    CPU 0 stopped
101
103 MEMORY CONTENT:
```



• Biểu đồ Gantt mô tả các quá trình được thực thi bởi CPU



Hình 2: Biểu đồ Gantt cho testcase sched 1

1.2.3 Kiểm thử testcase sched 2

• Testcase schede 2

```
1 1 1 4
2 1 s1
3 3 s0
4 5 s3
5 7 s2
```

```
./os sched_2
  Time slot
3 Time slot
    Loaded a process at input/proc/s1, PID: 1
5 Time slot
   CPU 0: Dispatched process 1
7 Time slot
             3
    CPU 0: Put process 1 to run queue
    CPU 0: Dispatched process 1
    Loaded a process at input/proc/s0, PID: 2
11 Time slot
   CPU 0: Put process 1 to run queue
12
    CPU 0: Dispatched process 2
14 Time slot
             5
    CPU 0: Put process 2 to run queue
    CPU 0: Dispatched process 2
    Loaded a process at input/proc/s3, PID: 3
17
18 Time slot
             6
    CPU 0: Put process 2 to run queue
19
    CPU 0: Dispatched process 3
20
21 Time slot
    CPU 0: Put process 3 to run queue
    CPU 0: Dispatched process 1
    Loaded a process at input/proc/s2, PID: 4
25 Time slot
             8
    CPU 0: Put process 1 to run queue
    CPU 0: Dispatched process 4
27
28 Time slot 9
    CPU 0: Put process 4 to run queue
    CPU 0: Dispatched process 3
30
31 Time slot 10
    CPU 0: Put process 3 to run queue
    CPU 0: Dispatched process 2
33
34 Time slot 11
    CPU 0: Put process 2 to run queue
    CPU 0: Dispatched process 1
37 Time slot 12
    CPU 0: Put process 1 to run queue
38
    CPU 0: Dispatched process 4
40 Time slot 13
    CPU 0: Put process 4 to run queue
    CPU 0: Dispatched process 3
43 Time slot 14
```



```
CPU 0: Put process 3 to run queue
    CPU 0: Dispatched process 2
46 Time slot 15
    CPU 0: Put process 2 to run queue
47
    CPU 0: Dispatched process 1
49 Time slot 16
    CPU 0: Put process 1 to run queue
50
    CPU 0: Dispatched process 4
Time slot 17
   CPU 0: Put process 4 to run queue
53
    CPU 0: Dispatched process 3
55 Time slot 18
    CPU 0: Put process 3 to run queue
56
    CPU 0: Dispatched process 2
58 Time slot 19
    CPU 0: Put process 2 to run queue
    CPU 0: Dispatched process 1
Time slot 20
62 CPU 0: Put process 1 to run queue
    CPU 0: Dispatched process 4
64 Time slot 21
    CPU 0: Put process 4 to run queue
    CPU 0: Dispatched process 3
_{67} Time slot 22
    CPU 0: Put process 3 to run queue
    CPU 0: Dispatched process 2
69
70 Time slot 23
    CPU 0: Put process 2 to run queue
    CPU 0: Dispatched process 1
73 Time slot 24
    CPU 0: Processed 1 has finished
74
    CPU 0: Dispatched process 4
75
76 Time slot 25
    CPU 0: Dispatched process 3
79 Time slot 26
    CPU 0: Put process 3 to run queue
80
    CPU 0: Dispatched process 2
82 Time slot 27
     \begin{tabular}{lll} CPU & 0: & Put & process & 2 & to & run & queue \\ \end{tabular}
    CPU 0: Dispatched process 4
85 Time slot 28
    CPU 0: Put process 4 to run queue
    CPU 0: Dispatched process 3
87
88 Time slot 29
    CPU 0: Put process 3 to run queue
    CPU 0: Dispatched process 2
90
91 Time slot 30
    CPU 0: Put process 2 to run queue
    CPU 0: Dispatched process 4
93
94 Time slot 31
    CPU 0: Put process 4 to run queue
    CPU 0: Dispatched process 3
97 Time slot 32
OPU 0: Put process 3 to run queue
    CPU 0: Dispatched process 2
100 Time slot 33
   CPU 0: Put process 2 to run queue
    CPU 0: Dispatched process 4
Time slot 34
104 CPU 0: Put process 4 to run queue
    CPU 0: Dispatched process 3
106 Time slot 35
    CPU 0: Put process 3 to run queue
107
    CPU 0: Dispatched process 2
Time slot 36
   CPU 0: Put process 2 to run queue
110
    CPU 0: Dispatched process 4
Time slot 37
   CPU 0: Put process 4 to run queue
114 CPU 0: Dispatched process 3
```



```
Time slot 38
    CPU 0: Put process 3 to run queue
    CPU 0: Dispatched process 2
118 Time slot 39
CPU 0: Put process 2 to run queue
    CPU 0: Dispatched process 4
Time slot 40
122 CPU 0: Put process 4 to run queue
123
    CPU 0: Dispatched process 3
Time slot 41
125 CPU 0: Processed 3 has finished
    CPU 0: Dispatched process 2
126
Time slot 42
128 CPU 0: Put process 2 to run queue
    CPU 0: Dispatched process 4
129
Time slot 43
131 CPU 0: Put process 4 to run queue
    CPU 0: Dispatched process 2
132
133 Time slot 44
134 CPU 0: Put process 2 to run queue
    CPU 0: Dispatched process 4
Time slot 45
137 CPU 0: Processed 4 has finished
    CPU 0: Dispatched process 2
139 Time slot 46
140 CPU 0: Put process 2 to run queue
   CPU 0: Dispatched process 2
142 Time slot 47
143 CPU 0: Processed 2 has finished
   CPU 0 stopped
146 MEMORY CONTENT:
```

1.2.4 Kiểm thử testcase sched 3

• Testcase schede 3

```
1 ./os sched 3
    Loaded a process at input/proc/s1, PID: 1
Time slot 0
Time slot 1
   CPU 1: Dispatched process 1
6 Time slot 2
   CPU 1: Put process 1 to run queue
   CPU 1: Dispatched process 1
9 Time slot 3
CPU 1: Put process 1 to run queue
   CPU 1: Dispatched process 1
12 Time slot 4
CPU 1: Put process 1 to run queue CPU 1: Dispatched process 1
Time slot 5
   CPU 1: Put process 1 to run queue
   CPU 1: Dispatched process 1
    Loaded a process at input/proc/s0, PID: 2
19 Time slot 6
    CPU 0: Dispatched process 2
    CPU 1: Put process 1 to run queue
    CPU 1: Dispatched process 1
23 Time slot
CPU 0: Put process 2 to run queue
   CPU 0: Dispatched process 2
26 CPU 1: Put process 1 to run queue
```



```
27 CPU 1: Dispatched process 1
28 Time slot 8
    CPU 0: Put process 2 to run queue
    CPU 0: Dispatched process 2
    CPU 1: Processed 1 has finished
Time slot 9
    CPU 0: Put process 2 to run queue
33
    CPU 0: Dispatched process 2
35 Time slot 10
  CPU 0: Put process 2 to run queue
36
    CPU 0: Dispatched process 2
38 Time slot 11
    CPU 0: Put process 2 to run queue
39
    CPU 0: Dispatched process 2
Time slot 12
    CPU 0: Put process 2 to run queue
    CPU 0: Dispatched process 2
Time slot 13
CPU 0: Put process 2 to run queue
    CPU 0: Dispatched process 2
Time slot 14
    CPU 0: Put process 2 to run queue
    CPU 0: Dispatched process 2
49
50 Time slot 15
    CPU 0: Put process 2 to run queue
51
    CPU 0: Dispatched process 2
    Loaded a process at input/proc/s2, PID: 3
54 Time slot 16
    CPU 1: Dispatched process 3
55
    CPU 0: Put process 2 to run queue
    CPU 0: Dispatched process 2
58 Time slot 17
    CPU 1: Put process 3 to run queue
    CPU 1: Dispatched process 3
    CPU 0: Put process 2 to run queue
    CPU 0: Dispatched process 2
63 Time slot 18
    CPU 1: Put process 3 to run queue
    CPU 1: Dispatched process 3
65
    CPU 0: Put process 2 to run queue
    CPU 0: Dispatched process 2
68 Time slot 19
    CPU 1: Put process 3 to run queue
70
    CPU 1: Dispatched process 3
    CPU 0: Put process 2 to run queue
71
    CPU 0: Dispatched process 2
73 Time slot 20
    CPU 1: Put process 3 to run queue
74
    CPU 1: Dispatched process 3
    CPU 0: Put process 2 to run queue
76
    CPU 0: Dispatched process 2
77
78 Time slot 21
    CPU 1: Put process 3 to run queue
    CPU 1: Dispatched process 3
    CPU 0: Processed 2 has finished
81
    CPU 0 stopped
82
83 Time slot 22
    CPU 1: Put process 3 to run queue
84
    CPU 1: Dispatched process 3
86 Time slot 23
    CPU 1: Put process 3 to run queue
    CPU 1: Dispatched process 3
89 Time slot 24
    CPU 1: Put process 3 to run queue
    CPU 1: Dispatched process 3
92 Time slot 25
   CPU 1: Put process 3 to run queue
    CPU 1: Dispatched process 3
95 Time slot 26
  CPU 1: Put process 3 to run queue
97 CPU 1: Dispatched process 3
```



```
Time slot 27
CPU 1: Put process 3 to run queue
CPU 1: Dispatched process 3
Time slot 28
CPU 1: Processed 3 has finished
CPU 1 stopped

MEMORY CONTENT:
```

1.3 Trả lời câu hỏi

• Question: What is the advantage of using priority feedback queue in comparison with other scheduling algorithms you have learned?

• Trả lời:

- Tận dụng được ưu điểm của giải thuật RoundRobin sử dụng Quantum Time để giới hạn thời gian xử lý 1 process của CPU để thực hiện đồng đều giữa các process, không xảy ra tình trạng 1 process chiếm dụng CPU quá lâu.
- Vì chỉ có một hàng đợi nên linh hoạt chuyển giữa các process, không để một process nào không được xử lý như điểm bất lợi trong giải thuật MLQS.
- Sử dụng hàng chờ run_queue để vẫn có thể giữ lại đúng thứ tự ưu tiên của các process nếu các process đó vẫn chưa được xử lý xong trong khoảng Quantum Time đó và được đưa lại vào ready_queue để xử lý lần sau. Đảm bảo được các process có độ ưu tiên cao hơn không được ưu tiên xử lý khi mà các process có độ ưu tiên thấp hơn đứng trước trong hàng đợi ready_queue vẫn chưa được xử lý.

2 Memory management

2.1 Implementation

2.1.1 Tim page table từ segment index bằng hàm get page table()

- Ý tưởng: duyệt qua từng hàng của segment table để kiểm tra segment nào có v_index trùng với segment index của địa chỉ ảo thì trả về page table mà segment đó đang trỏ đến.
- Code

2.1.2 Ánh xạ địa chỉ ảo thành địa chỉ vật lý bằng hàm translate()

• Ý tưởng

Bước 1: Lần lượt tách 5 bits đầu, 5 bits giữa và 10 bits cuối của địa chỉ ảo tương ứng với segment index, page index và offset

Bước 2: Tìm được page table từ segment index

Bước 3: Từ page table, tìm được page có v index trùng page index



Bước 4: Tạo địa chỉ vật lý bằng cách thay 10 bits đầu trong địa chỉ ảo thành giá trị p_index của page vừa tìm được

• Code

```
static int translate (addr t virtual addr, addr t *physical addr, struct pcb t *proc)
2
    addr_t offset = get_offset(virtual_addr);
         t first_lv = get_first_lv(virtual_addr);
    addr_t second_lv = get_second_lv(virtual_addr);
    struct page_table_t *page_table = NULL;
    page_table = get_page_table(first_lv , proc->seg_table);
    if (page table == NULL)
10
      return 0;
12
    int i;
    for (i = 0; i < 1 \ll PAGE LEN; i++)
14
      if (page_table->table[i].v_index == second lv)
16
17
      {
18
19
        *physical_addr = page_table->table[i].p_index * PAGE_SIZE + offset;
20
        return 1;
      }
21
22
    return 0;
23
24 }
```

2.1.3 Cấp phát memory bằng hàm alloc mem()

- Ý tưởng
 - 1. Kiểm tra số pages trống trong vùng nhớ ảo và vùng nhớ vật lý, nếu đủ pages process yêu cầu thì cho giá trị mem avail là 1
 - 2. Cấp phát memory: khi giá trị mem avail là 1
 - Bước 1: Cập nhật giá trị breakpointer của process
 - **Bước 2:** Trong physical memory, tìm các page trống và thực hiện cập nhật giá trị proc, index, next cho các page này
 - Bước 3: Cập nhật segment table và page table
 - Bước 3: Quay lại bước 2 hoặc thoát nếu đã cập nhật đủ số pages process yêu càu

• Code

```
addr t alloc mem(uint32 t size, struct pcb t *proc)
2
    pthread_mutex_lock(&mem_lock);
3
    addr_t ret_mem = 0;
    uint32 t num pages = ((size % PAGE SIZE) == 0) ? size / PAGE SIZE : size /
    PAGE_SIZE + 1; // Number of pages we will use int mem_avail = 0; // We could allocate new memory region or not?
    //TODO
    //Kiem tra page trong trong vung nho ao va vung nho vat ly
     int i;
     int num_avail_pages = 0;
12
     for (i = 0; i < NUM PAGES; i++)
13
    { //Check if ram memory space is available
14
       if (_mem_stat[i].proc == 0)
16
         num_avail_pages++;
17
         if (num_avail_pages == num_pages && proc->bp + num_pages * PAGE_SIZE <=
      RAM SIZE)
19
           mem avail = 1;
20
```



```
break;
21
22
         }
       }
23
    }
24
     if (mem avail)
26
27
28
       ret\_mem = proc->bp;
29
       proc->bp += num_pages * PAGE_SIZE;
30
       //TODO
31
       //Cap nhat breakpointer, _mem_stat, segment table va page table
       int num_alloc_pages = 0;
33
       int pre_index; // index of the previous page in the list
34
       addr_t cur_vir_addr;
35
36
       int seg_idx , page_idx;
37
       for (i = 0; i < NUM_PAGES; i++)
38
         if (_mem_stat[i].proc == 0)
39
         {
40
           \_mem\_stat\,[\;i\;]\,.\;proc\;=\;proc-\!\!>\!pid\;;
41
42
            mem stat[i].index = num alloc pages;
43
44
           if (_mem_stat[i].index != 0)
              _mem_stat[pre_index].next = i;
45
           pre_index = i;
46
47
           int found = 0;
48
           struct seg_table_t *seg_table = proc->seg_table;
49
           if (seg table—>table [0].pages == NULL)
50
             seg_table \rightarrow size = 0;
51
           cur_vir_addr = ret_mem + (num_alloc_pages << OFFSET_LEN);</pre>
53
54
           seg idx = get first lv(cur vir addr);
55
           page_idx = get_second_lv(cur_vir_addr);
56
57
           int j;
            for (j = 0; j < seg_table -> size; j++)
58
59
           {
              if (seg_table->table[j].v_index == seg_idx)
60
61
              {
                struct page_table_t *cur_page_table = seg_table->table[j].pages;
62
63
                cur_page_table->table[cur_page_table->size].v_index = page_idx;
64
                cur_page_table->table [cur_page_table->size].p_index = i;
65
66
                cur_page_table \rightarrow size++;
67
68
                found = 1;
69
                break;
70
71
72
73
            if (!found)
74
           { //If not found, add new row into table
76
              seg_table->table[seg_table->size].v_index = seg_idx;
              seg_table->table[seg_table->size].pages = (struct_page_table_t *)malloc(
       sizeof(struct page_table_t);
78
              seg_table->table[seg_table->size].pages->table[0].v_index = page_idx;
79
              seg_table->table[seg_table->size].pages->table[0].p_index = i;
80
81
              seg_table->table[seg_table->size].pages->size = 1;
82
83
              seg_table \rightarrow size ++;
           }
85
86
87
           num_alloc_pages++;
           if (num_alloc_pages == num_pages)
88
89
              _{\text{mem\_stat}[i].next} = -1;
90
```



```
break;
91
            }
92
          }
93
       }
94
     }
95
96
     pthread mutex unlock(&mem lock);
97
98
     return ret_mem;
99
```

2.1.4 Thu hồi memory bằng hàm free mem()

- Ý tưởng
 - Bước 1: Tìm page table tương ứng với segment index trong địa chỉ ảo
 - **Bước 2:** Tìm vị trí page cần xóa trong physical pages bằng địa chỉ vật lý (được ánh xạ từ địa chỉ ảo) và lưu vào biến p index
 - **Bước 3:** Cập nhật page table bằng cách xóa page có v_index tương ứng với page index trong địa chỉ ảo
 - **Bước 4:** Nếu page table trống thì giải phóng page table và cập nhật segment table bằng cách xóa segment trỏ đến page table vừa giải phóng
 - **Bước 5:** Cập nhật p_index thành địa chỉ page tiếp theo trong physical pages và quay lại bước 3
- Code

```
int free_mem(addr_t address, struct pcb_t *proc)
2
  {
     pthread_mutex_lock(&mem_lock);
3
4
       //TODO
5
     struct page_table_t *page_table = get_page_table(get_first_lv(address), proc->
6
       seg_table);
     int valid = 0;
     if (page_table != NULL)
9
     {
11
       int i:
       for (i = 0; i < page table \rightarrow size; i++)
12
13
          if (page_table->table[i].v_index = get_second_lv(address))
14
16
            addr_t physical_addr;
            if (translate (address, &physical addr, proc))
17
18
              int p index = physical addr >> OFFSET LEN;
19
              int num free pages = 0;
20
              addr\_t \ \overline{cur\_vir\_addr} = (num\_free\_pages << OFFSET\_LEN) \ + \ address \, ;
21
              addr_t seg_idx, page_idx;
22
              do
23
              {
24
                  _{\text{mem\_stat}}[p_{\text{index}}].proc = 0;
25
                 \overline{int} found = 0;
26
                 int k;
27
                 seg idx = get first lv(cur vir addr);
28
                 page_idx = get_second_lv(cur_vir_addr);
29
                 for (k = 0; k < proc \rightarrow seg\_table \rightarrow size && !found; k++)
30
31
                    if (proc->seg_table->table[k].v_index == seg_idx)
                   {
33
                      int 1;
34
                      for (l = 0; l < proc \rightarrow seg table \rightarrow table[k].pages \rightarrow size; l++)
35
                      {
36
                        if \ (proc -> seg\_table -> table [k]. \ pages -> table [l]. \ v\_index == page\_idx)
37
38
                        {
                           for (m = 1; m < proc->seg_table->table[k].pages->size - 1; m++)
40
       //Rearrange page table
```



```
proc->seg_table->table[k].pages->table[m] = proc->seg_table->
41
         table\left[\,k\,\right].\;pages\!\rightarrow\! table\left[\,m\,+\,\,1\,\right];
42
                                proc -\!\!>\!\! seg\_table -\!\!>\!\! table \left[\begin{smallmatrix}k\end{smallmatrix}\right].\ pages -\!\!>\!\! size --\! ;
43
                                if (proc->seg_table->table[k].pages->size == 0)
44
                                { //If page empty
45
                                   free (proc->seg_table->table[k].pages);
46
                                   for (m = k; m < proc->seg_table->size - 1; m++) //Rearrange
47
         segment table
                                     proc -\!\!>\!\! seg\_table -\!\!> \!\! table \left[m\right] \ = \ proc -\!\!> \!\! seg\_table -\!\!> \!\! table \left[m+1\right];
48
                                   proc->seg_table->size--;
49
                                found = 1:
51
                                break;
53
                          }
54
55
                       }
                    }
56
57
                    p_index = _mem_stat[p_index].next;
58
                    num_free_pages++;
59
60
                 } while (p index != -1);
                 valid = 1;
61
62
               break;
63
64
65
66
67
      pthread mutex unlock(&mem lock);
68
69
70
      if (!valid)
        return 1;
71
      else
72
73
         return 0;
74 }
```

2.2 Kết quả kiểm thử và giải thích

2.2.1 Kiểm thử process m0

• Process m0

```
1 7
2 alloc 13535 0
3 alloc 1568 1
4 free 0
5 alloc 1386 2
6 alloc 4564 4
7 write 102 1 20
8 write 21 2 1000
```

```
1 000: 00000-003ff - PID: 01 (idx 000, nxt: 001)
2 003e8: 15
3 001: 00400-007ff - PID: 01 (idx 001, nxt: -01)
4 002: 00800-00bff - PID: 01 (idx 000, nxt: 003)
5 003: 00c00-00fff - PID: 01 (idx 001, nxt: 004)
6 004: 01000-013ff - PID: 01 (idx 002, nxt: 005)
7 005: 01400-017ff - PID: 01 (idx 003, nxt: 006)
8 006: 01800-01bff - PID: 01 (idx 004, nxt: -01)
9 014: 03800-03bff - PID: 01 (idx 000, nxt: 015)
10 03814: 66
11 015: 03c00-03fff - PID: 01 (idx 001, nxt: -01)
```

- Giải thích
 - Dòng lệnh 2 và 3 lần lượt cấp phát 14 pages trên bộ nhớ vật lý với địa chỉ page đầu tiên ở register 0 và 2 pages với địa chỉ page đầu tiên ở register 1



- Dòng lệnh 4 thu hồi các pages đã cấp phát có địa chỉ page đầu tiên ở register 0
- Dòng lệnh 5 và 6 tương tự dòng 2 và 3
- Dòng lệnh 7 ghi giá trị $66_{dec}(102_{hex})$ vào địa chỉ của register $1+14_{hex}(20_{dec})$, nghĩa là 0x03800+14
- Dòng lệnh 8 tương tự dòng lệnh 7, ghi giá trị $15_{dec}(21_{hex})$ vào địa chỉ của register 2 + $3E8_{hex}(1000_{dec})$, nghĩa là 0x00000+3E8

2.2.2 Kiểm thử process m1

• Process m1

```
1 1 8
2 alloc 13535 0
3 alloc 1568 1
4 free 0
5 alloc 1386 2
6 alloc 4564 4
7 free 2
8 free 4
9 free 1
```

- Kết quả kiểm thử: trống
- Giải thích: tương tự process m1 nhưng lần này thu hồi tất cả các pages đã cấp phát nên kết quả trống

2.2.3 Kiểm thử process m2

• Process m2

```
1 1 9
2 alloc 9000 0
3 alloc 5000 1
4 alloc 1500 2
5 alloc 1600 3
6 write 99 2 100
7 write 103 0 10
8 write 10 3 500
9 alloc 2500 4
10 write 1000 4 1
```

```
000: 00000-003ff - PID: 01 (idx 000, nxt: 001)
    0000a: 67
  001: 00400 - 007 \, \text{ff} - PID: 01 (idx 001, nxt: 002)
_{4} 002: 00800-00 bff - PID: 01
                               (idx 002, nxt: 003)
  003: 00c00-00fff - PID: 01
004: 01000-013ff - PID: 01
                               (idx 003, nxt: 004)
                                (idx 004, nxt:
  005: 01400 - 017 \, \text{ff} - PID: 01
                               (idx 005, nxt: 006)
  006: 01800 - 01 \, \text{bff} - PID: 01
                               (idx 006, nxt: 007)
  007: 01c00-01fff - PID: 01
                                (idx 007, nxt: 008)
10 008: 02000-023 ff - PID: 01
                               (idx 008, nxt:
11 009: 02400-027 \, ff - PID: 01
                               (idx 000, nxt: 010)
12 010: 02800-02 bff - PID: 01
                                (idx 001, nxt: 011)
011: 02c00-02fff - PID: 01
                               (idx 002, nxt: 012)
^{14} 012: 03000-033 ff - PID: 01
                               (idx 003, nxt: 013)
15 013: 03400-037 ff - PID: 01
                               (idx 004, nxt:
16 014: 03800-03 bff - PID: 01
                               (idx 000, nxt: 015)
     03864: 63
18 015: 03c00-03fff - PID: 01 (idx 001, nxt: -01)
19 016: 04000-043ff - PID: 01 (idx 000, nxt: 017)
    041 f4: 0a
04801: ffffffe8
```



• Giải thích

- Dòng lệnh 2, 3, 4 và 5 lần lượt cấp phát 8 pages với địa chỉ page đầu lưu vào register 0, 4 pages với địa chỉ page đầu lưu vào register 1, 2 pages với địa chỉ page đầu lưu vào register 2 và 2 pages với địa chỉ page đầu lưu vào register 3.
- Dòng lệnh 6, 7 và 8 lần lượt ghi giá trị $63_{hex}(99_{dec})$ vào địa chỉ $(0x03800 + 64_{hex}(100_{dec}), 67_{hex}(103_{dec})$ vào địa chỉ $(0x000000 + a_{hex}(10_{dec}), a_{hex}(10_{dec}))$ vào địa chỉ $(0x04000 + 500_{hex}(1f4_{dec}))$
- Dòng lệnh 9 và 10 giải thích tương tự.

2.2.4 Kiểm thử process m3

• Process m3

```
1 1 7
2 alloc 12345 0
3 alloc 500 1
4 alloc 1234 2
5 write 321 0 599
6 write 765 1 544
7 free 2
8 write 42 0 123
```

• Kết quả kiểm thử

```
000: 00000-003 ff - PID: 01 (idx 000, nxt: 001)
     0007b: 2a
     00257: 41
  001: 00400-007 ff - PID: 01 (idx 001, nxt: 002)
  002: 00800 - 00 \, \text{bff} - \text{PID}: 01
                                 (idx 002, nxt: 003)
  003: 00c00-00fff - PID: 01
                                 (idx 003, nxt:
  004: 01000-013 ff - PID: 01
005: 01400-017 ff - PID: 01
                                 (idx 004, nxt: 005)
                                 (idx 005, nxt:
  006: 01800 - 01 \, \text{bff} - PID: 01
                                 (idx 006, nxt: 007)
(idx 007, nxt: 008)
                                 (idx 008, nxt: 009)
12 009: 02400-027 ff - PID: 01
                                 (idx 009, nxt: 010)
^{13}\ 010 \colon\ 02800{-02}\,bff\ -\ PID \colon\ 01
                                 (idx 010, nxt: 011)
  011: 02c00-02fff - PID: 01
                                 (idx 011, nxt:
15 012: 03000-033 ff - PID: 01
                                 (idx 012, nxt:
16 013: 03400-037ff - PID: 01 (idx 000, nxt: -01)
    03620: fffffffd
```

2.3 Trả lời câu hỏi

- Question: What is the advantage and disadvantage of segmentation with paging?
- Trả lời:
 - Page
 - * Ưu điểm:
 - 1. Không có phân mảnh ngoại.
 - 2. Không có phân mảnh nội trên hệ điều hành được cập nhật.
 - 3. Các khung (frames) không nhất thiết phải liền nhau.
 - * Nhược điểm:
 - 1. Gây ra sự phân mảnh nội trên các hệ thống cũ.
 - 2. Thời gian tra cứu bộ nhớ lâu hơn so với Segmentation (khắc phục bằng bộ nhớ đệm TLB).

- Segmentation

- * Ưu điểm:
 - 1. Không có phân mảnh nội.



- 2. Segment table tiêu thụ ít không gian hơn so với page table.
- 3. Kích thước phân đoạn trung bình lớn hơn hầu hết các kích thước trang, điều này cho phép các phân đoạn lưu trữ nhiều dữ liệu của quá trình hơn.
- 4. Chi phí xử lý ít hơn.
- 5. Đơn giản hơn để chuyển vị trí các phân đoạn so với việc định vị lại các không gian địa chỉ liền kề trên đĩa.
- 6. Segment table nhỏ hơn page table và chiếm ít bộ nhớ hơn.
- * Nhược điểm:
 - 1. Kích thước các segment không bằng nhau gây bất lợi trong việc hoán đổi.
 - 2. Việc chuyển Linux sang các kiến trúc khác nhau rất khó xử lý vì nó hỗ trợ rất hạn chế cho việc phân đoạn.
 - 3. Đòi hỏi sự can thiệp của lập trình viên.
 - 4. Quản lý bộ nhớ tốn kém.
 - 5. Chịu sự phân mảnh ngoại nghiêm trọng.

- Segmentation with paging mechanism

- * Ưu điểm:
 - 1. Ít tốn bộ nhớ hơn. Không bị phân mảnh ngoại. Tuy nhiên ngày nay, một vài hệ thống có kích thước page table khác với kích thước segment table vẫn bị phân mảnh ngoại.
 - 2. Đơn giản hóa việc phân bổ bộ nhớ.
 - 3. Vì toàn bộ segment không cần phải được hoán đổi nên việc hoán đổi vào bộ nhớ ảo trở nên dễ dàng hơn.
- * Nhược điểm:
 - 1. Chưa giải quyết được phân mảnh nội vẫn còn tồn tại trong paging.
 - 2. Cần bổ sung thêm phần cứng.
 - 3. Việc translation trở nên tuần tự hơn làm tăng thời gian truy cập bộ nhớ.
 - 4. Độ phức tạp cao hơn nhiều so với paging.
 - 5. Page table cần được lưu trữ liên tục trong bộ nhớ.

3 Kết hợp Scheduler và Memory management

3.1 Mutex lock

3.1.1 Mutex lock trong Scheduler

CPU thực hiện tranh chấp trong 2 hàng đợi ready_queue và run_queue để lấy process ra từ 2 hàng đợi này và đưa vào thực thi

- Tranh chấp ở hàm get_proc(): Khi các CPU đồng thời gọi hàm này sẽ xảy ra tranh chấp process lấy ra để thực thi trên CPU, vì thế để bảo vệ ta dùng mutex lock ở đầu và cuối hàm get proc().
- Tranh chấp ở 2 hàm put_proc() và add_proc(): Hai hàm này đã được bao sẵn mutex lock ở phần định nghĩa hàm trong source code

3.1.2 Mutex lock trong Memory management

Các CPU sẽ thực hiện tranh cấp nhau chủ yếu ở các phần liên quan đến main memory. Các biến được chia sẻ đó là _mem_stat và _ram. Các hàm có sử dụng các biến trên là alloc_mem(), free|mem(), read _nem(), write _mem(). Cụ thể:

• Ở hàm alloc_mem() và free_mem(): Hai hàm này thực hiện cung cấp bộ nhớ và giải phóng bộ nhớ cho các process. Việc này phải xảy ra tách rời nhau giữa các CPU khi yêu cầu gọi các hàm này, nếu không sẽ xảy ra hiện tượng xung đột bộ nhớ. Ở hai hàm này sẽ sử dụng mutex lock [mem_lock] do file mem.c cung cấp để bao đầu và cuối hai hàm.



• Ở hàm read_mem() và write_mem(): Do việc ghi và đọc lên các memory được thực hiện bởi các CPU khác nhau với các process khác nhau, vì vậy các frame ở main memory mà các CPU truy xuất cũng sẽ khác nhau. Cho nên ở hai hàm này sẽ không xuất hiện hiện tượng xung đột bộ nhớ.

3.2 Kết quả kiểm thử và biểu đồ Gantt cho định thời CPU

3.2.1 Kiểm thử testcase os 0

```
• Testcase os 0
```

```
1 6 2 4
2 0 p0
3 2 p1
```

```
./os os_0
  Time slot
    Loaded a process at input/proc/p0, PID: 1
  Time slot
    CPU 1: Dispatched process 1
6 Time slot 2
    Loaded a process at input/proc/p1, PID: 2
8 Time slot
    CPU 1: Dispatched process 2
    Loaded a process at input/proc/p1, PID: 3
11 Time slot
               4
    Loaded a process at input/proc/p1, PID: 4
13 Time slot
               5
  Time slot
               6
15 Time slot
    CPU 0: Put process 1 to run queue
    CPU 0: Dispatched process 3
17
18 Time slot
19 Time slot
    CPU 1: Put process 2 to run queue
    CPU 1: Dispatched process 4
22 Time slot 10
23 Time slot
              11
24 Time slot
             12
25 Time slot 13
    CPU 0: Put process 3 to run queue
    CPU 0: Dispatched process 1
28 Time slot 14
29 Time slot
             15
    CPU 1: Put process 4 to run queue
    CPU 1: Dispatched process 2
31
32 Time slot 16
33 Time slot
              17
   CPU 0: Processed 1 has finished
    CPU 0: Dispatched process 3
36 Time slot 18
37 Time slot 19
    CPU 1: Processed 2 has finished
    CPU 1: Dispatched process 4
40 Time slot 20
41 Time slot
    CPU 0: Processed 3 has finished
42
    CPU 0 stopped
43
44 Time slot 22
              23
45 Time slot
    CPU 1: Processed 4 has finished
    CPU 1 stopped
47
49 MEMORY CONTENT:
50 000: 00000-003ff - PID: 02 (idx 000, nxt: 001)
51 001: 00400-007ff - PID: 02 (idx 001, nxt: 007)
52 002: 00800-00bff - PID: 02 (idx 000, nxt: 003)
53 003: 00c00-00fff - PID: 02 (idx 001, nxt: 004)
54 004: 01000-013\,\mathrm{ff} - \mathrm{PID}\colon 02\ (\mathrm{idx}\ 002\,,\ \mathrm{nxt}\colon\ 005)
```



```
55 005: 01400-017 \, \text{ff} - PID: 02 \, (idx \, 003, \, nxt: \, -01)
56 006: 01800-01bff - PID: 03 (idx 000, nxt: 011)
57 007: 01c00-01fff - PID: 02 (idx 002, nxt: 008)
     01de7: 0a
59 008: 02000-023 ff - PID: 02 (idx 003, nxt: 009)
60 009: 02400-027 ff - PID: 02 (idx 004, nxt: -01)
61 010: 02800-02\,\mathrm{bff} - \mathrm{PID}: 01 (idx 000, nxt: -01)
      02814: 64
63 011: 02c00-02fff - PID: 03 (idx 001, nxt: 012)
64 012: 03000-033ff - PID: 03 (idx 002, nxt: 013)
65 013: 03400-037ff - PID: 03 (idx 003, nxt: -01)
66 014: 03800-03bff - PID: 04 (idx 000, nxt: 025)
67 015: 03c00-03fff - PID: 03 (idx 000, nxt: 016)
68 016: 04000-043 ff - PID: 03 (idx 001, nxt: 017)
69 017: 04400-047ff - PID: 03 (idx 002, nxt: 018)
     045e7: 0a
71 018: 04800-04bff - PID: 03 (idx 003, nxt: 019)
72 019: 04c00-04fff - PID: 03 (idx 004, nxt: -01)
73 020: 05000-053ff - PID: 04 (idx 000, nxt: 021)
74 021: 05400-057ff - PID: 04 (idx 001, nxt: 022)
75 022: 05800-05\,\mathrm{bff} - PID: 04\ (\mathrm{idx}\ 002\,,\ \mathrm{nxt}\colon\ 023)
      059e7: 0a
77 023: 05c00-05fff - PID: 04 (idx 003, nxt: 024)
78 024: 06000-063ff - PID: 04 (idx 004, nxt: -01)
79 025: 06400-067ff - PID: 04 (idx 001, nxt: 026)
80 026: 06800-06 bff - PID: 04 (idx 002, nxt: 027)
81 027: 06c00-06fff - PID: 04 (idx 003, nxt: -01)
```

• Biểu đồ Gantt cho định thời CPU



Hình 3: Biểu đồ Gantt của testcase os 0

3.2.2 Kiểm thử testcase os 1

• Testcase os 1

```
1 2 4 8
2 1 p0
3 2 s3
4 4 m1
5 6 s2
6 7 m0
7 9 p1
8 11 s0
9 16 s1
```

```
1 \cdot / os os_1
2 Time slot
3 Time slot
              1
    Loaded a process at input/proc/p0, PID: 1
    CPU 2: Dispatched process 1
6 Time slot 2
    Loaded a process at input/proc/s3, PID: 2
  Time slot
             3
    CPU 1: Dispatched process 2
    CPU 2: Put process 1 to run queue
10
    CPU 2: Dispatched process 1
11
12 Time slot 4
   Loaded a process at input/proc/m1, PID: 3
13
14 Time slot
15 CPU 0: Dispatched process 3
```



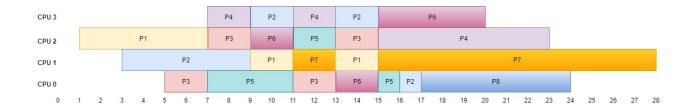
```
16 CPU 1: Put process 2 to run queue
    CPU 1: Dispatched process 2
    CPU 2: Put process 1 to run queue
    CPU 2: Dispatched process 1
Time slot 6
    Loaded a process at input/proc/s2, PID: 4
Time slot 7
    CPU 1: Put process 2 to run queue
    CPU 1: Dispatched process 2
24
    CPU 2: Put process 1 to run queue
    Loaded a process at input/proc/m0, PID: 5
    CPU 0: Put process 3 to run queue
27
    CPU 0: Dispatched process 5
    CPU 2: Dispatched process 3
    CPU 3: Dispatched process 4
30
Time slot 8
32 Time slot
    CPU 1: Dispatched process 1
    CPU 0: Put process 5 to run queue
    Loaded a process at input/proc/p1, PID: 6
    CPU 0: Put process 3 to run queue
    CPU 2: Dispatched process 6
38
    CPU 2: Put process 4 to run queue
    CPU 3: Dispatched process 2
Time slot 10
42 Time slot 11
    CPU 2: Put process 6 to run queue
CPU 0: Put process 5 to run queue
43
    CPU 0: Dispatched process 3
    Loaded a process at input/proc/s0, PID: 7
46
47
    CPU 2: Dispatched process 5
    CPU 1: Put process 1 to run queue
    CPU 1: Dispatched process 7
CPU 3: Put process 2 to run queue
    CPU 3: Dispatched process 4
52 Time slot 12
53 Time slot 13
    CPU 2: Put process 5 to run queue
    CPU 0: Put process 3 to run queue
    CPU 0: Dispatched process 6
    CPU 1: Put process 7 to run queue
    CPU 1: Dispatched process 1
CPU 2: Dispatched process 3
CPU 3: Processed 4 has finished
59
    CPU 3: Dispatched process 2
Time slot 14
Time slot 15
    CPU 0: Put process 6 to run queue
    CPU 0: Dispatched process 5
    CPU 1: Processed 1 has finished
    CPU 3: Put process 2 to run queue
    CPU 3: Dispatched process 6
CPU 1: Dispatched process 7
    CPU 2: Processed 3 has finished
70
    CPU 2: Dispatched process 4
72 Time slot 16
    CPU 0: Processed 5 has finished
73
    CPU 0: Dispatched process 2
    Loaded a process at input/proc/s1, PID: 8
76 Time slot 17
    CPU 0: Processed 2 has finished
    CPU 0: Dispatched process 8
    CPU 3: Put process 6 to run queue
79
    CPU 3: Dispatched process 6
    CPU 2: Put process 4 to run queue
81
    CPU 2: Dispatched process 4
    CPU 1: Put process 7 to run queue
    CPU 1: Dispatched process 7
85 Time slot 18
86 Time slot 19
```



```
CPU 0: Put process 8 to run queue
      CPU 0: Dispatched process 8
     CPU 1: Put process 7 to run queue
CPU 3: Put process 6 to run queue
 90
      CPU 3: Dispatched process 6
91
      CPU 2: Put process 4 to run queue
      CPU 2: Dispatched process 4
93
      CPU 1: Dispatched process 7
95 Time slot 20
     CPU 3: Processed 6 has finished
96
      CPU 3 stopped
98 Time slot 21
     CPU 0: Put process 8 to run queue
99
      CPU 0: Dispatched process 8
     CPU 1: Put process 7 to run queue
     CPU 1: Dispatched process 7
102
     CPU 2: Put process 4 to run queue
103
     CPU 2: Dispatched process 4
104
Time slot 22
Time slot 23
     CPU 0: Put process 8 to run queue
107
     CPU 0: Dispatched process 8
     CPU 1: Put process 7 to run queue
109
     CPU 1: Dispatched process 7
110
     CPU 2: Processed 4 has finished
     CPU 2 stopped
112
Time slot 24
     CPU 0: Processed 8 has finished
114
     CPU 0 stopped
115
Time slot 25
     CPU 1: Put process 7 to run queue
117
     CPU 1: Dispatched process 7
118
Time slot 26
CPU 1: Dispatched process 7
_{123} Time slot 28
    CPU 1: Processed 7 has finished
     CPU 1 stopped
125
126
127 MEMORY CONTENT:
000: 00000-003\,\mathrm{ff}-\mathrm{PID}\colon 06\ (\mathrm{idx}\ 000,\ \mathrm{nxt}\colon 001)
129 001: 00400-007ff - PID: 06 (idx 001, nxt: 031)
130 006: 01800-01bff - PID: 06 (idx 000, nxt: 009)
131 007: 01c00-01fff - PID: 05 (idx 000, nxt: 008)
01 \, \mathrm{fe} \, 8: \, 15
133 008: 02000-023 \, \text{ff} - \text{PID}: 05 (idx 001, nxt: -01)
134 009: 02400-027ff - PID: 06 (idx 001, nxt: 010)
135 010: 02800-02 bff - PID: 06 (idx 002, nxt: 011)
136 011: 02c00-02fff - PID: 06 (idx 003, nxt: -01)
137 021: 05400-057ff - PID: 01 (idx 000, nxt: -01)
     05414: 64
139 024: 06000-063 ff - PID: 05 (idx 000, nxt: 025)
     06014: 66
141 025: 06400-067ff - PID: 05 (idx 001, nxt: -01)
031: 07c00-07fff - PID: 06 (idx 002, nxt: 032)
    07de7: 0a
032: 08000-083\,\mathrm{ff}-\mathrm{PID}\colon 06\ (\mathrm{idx}\ 003,\ \mathrm{nxt}\colon 033)
147 050: 0c800-0cbff - PID: 05 (idx 001, nxt: 051)
148 051: 0cc00-0cfff - PID: 05 (idx 002, nxt: 052)
149 052: 0d000-0d3ff - PID: 05 (idx 003, nxt: 053)
150 053: 0d400-0d7ff - PID: 05 (idx 004, nxt: -01)
```

• Biểu đồ Gantt cho định thời CPU





Hình 4: Biểu đồ Gantt của testcase os 1

3.2.3 Kiểm thử testcase os 2

• Testcase os 2

```
1 4 3 7
2 1 s0
3 2 p0
4 4 m0
5 8 s1
6 16 m1
7 32 p1
8 34 s3
```

```
./os os 2
2 Time slot
               0
3 Time slot
    Loaded a process at input/proc/s0, PID: 1
5 Time slot
    CPU 2: Dispatched process 1
    Loaded a process at input/proc/p0, PID: 2
  Time slot
              3
    CPU 1: Dispatched process 2
Time slot 4
    Loaded a process at input/proc/m0, PID: 3
12 Time slot
    CPU 0: Dispatched process 3
14 Time slot
              6
   CPU 2: Put process 1 to run queue
15
    CPU 2: Dispatched process 1
17 Time slot
   CPU 1: Put process 2 to run queue
18
    CPU 1: Dispatched process 2
Time slot 8
    Loaded a process at input/proc/s1, PID: 4
21
22 Time slot
    CPU 0: Put process 3 to run queue
    CPU 0: Dispatched process 4
Time slot 10
    CPU 2: Put process 1 to run queue
    CPU 2: Dispatched process 3
28 Time slot 11
    CPU 1: Put process 2 to run queue
    CPU 1: Dispatched process 1
30
Time slot 12
32 Time slot 13
    \begin{array}{cccc} \text{CPU 2: Processed} & 3 \text{ has finished} \\ \text{CPU 2: Dispatched process} & 2 \end{array}
33
34
    CPU 0: Put process 4 to run queue
    CPU 0: Dispatched process 4
36
37 Time slot 14
38 Time slot 15
    CPU 2: Processed 2 has finished
39
    CPU 1: Put process 1 to run queue
    CPU 1: Dispatched process 1
41
Time slot 16
    CPU 0: Processed 4 has finished
Loaded a process at input/proc/m1, PID: 5
```



```
45 Time slot 17
46 CPU 2: Dispatched process 5
 47 Time slot 18
48 CPU 1: Processed 1 has finished
Time slot 19
Time slot 20
51 Time slot 21
CPU 2: Put process 5 to run queue
     CPU 2: Dispatched process 5
Time slot 22
 55 Time slot 23
56 Time slot
                24
57 Time slot 25
58 CPU 2: Processed 5 has finished
Time slot 26 Time slot 27
Time slot 28
Time slot 29
Time slot 30
64 Time slot 31
Loaded a process at input/proc/p1, PID: 6
    CPU 2: Dispatched process
67 Time slot 32
68 Time slot 33
     Loaded a process at input/proc/s3, PID: 7
    CPU 1: Dispatched process 7
71 Time slot 34
    CPU 0 stopped
73 Time slot 35
CPU 2: Put process 6 to run queue
     CPU 2: Dispatched process 6
76 Time slot 36
 77 Time slot 37
78 CPU 1: Put process 7 to run queue
     CPU 1: Dispatched process 7
80 Time slot 38
81 Time slot 39
    CPU 2: Put process 6 to run queue
    CPU 2: Dispatched process 6
83
84 Time slot 40
85 Time slot 41
   CPU 2: Processed 6 has finished
     CPU 2 stopped
     CPU 1: Put process 7 to run queue
     CPU 1: Dispatched process 7
90 Time slot 42
91 Time slot 43
92 Time slot 44
93 CPU 1: Processed 7 has finished
     CPU 1 stopped
94
96 MEMORY CONTENT:
97 000: 00000-003ff - PID: 03 (idx 000, nxt: 001)
   00014: 66
99 001: 00400-007ff - PID: 03 (idx 001, nxt: -01)
100 002: 00800-00 bff - PID: 06 (idx 000, nxt: 003)
101 003: 00c00-00 fff - PID: 06 (idx 001, nxt: 004)
102 004: 01000-013ff - PID: 06 (idx 002, nxt: 005)
103 011e7: 0a
104 005: 01400-017ff - PID: 06 (idx 003, nxt: 006)
006: 01800 - 01 \, \text{bff} - PID: 06 \, (idx \, 004, \, nxt: \, -01)
106 \ 007: \ 01c00-01fff - PID: \ 02 \ (idx \ 000, \ nxt: \ -01)
107 01c14: 64
108 008: 02000-023 ff - PID: 03 (idx 000, nxt: 009)
109 023e8: 15
110 009: 02400-027\,\mathrm{ff}-\mathrm{PID}\colon 03\ (\mathrm{idx}\ 001,\ \mathrm{nxt}\colon -01)
111 010: 02800-02 bff - PID: 03 (idx 000, nxt: 011)
112 011: 02c00-02fff - PID: 03 \text{ (idx } 001, \text{ nxt: } 012)
113 012: 03000-033 ff - PID: 03 (idx 002, nxt: 013)
114 013: 03400-037 ff - PID: 03 (idx 003, nxt: 014)
115 014: 03800-03\,\mathrm{bff} - \mathrm{PID}: 03 (idx 004, nxt: -01)
```



```
116 019: 04c00-04fff - PID: 06 (idx 000, nxt: 020)

117 020: 05000-053ff - PID: 06 (idx 001, nxt: 021)

118 021: 05400-057ff - PID: 06 (idx 002, nxt: 022)

119 022: 05800-05bff - PID: 06 (idx 003, nxt: -01)
```

3.2.4 Kiểm thử testcase os 3

• Testcase os 3

```
1 1 5 6
2 0 p1
3 3 s1
4 6 m1
5 9 s2
6 12 m0
7 15 p0
```

```
1 \cdot / \text{ os os } 3
    Loaded a process at input/proc/p1, PID: 1
Time slot 0
4 Time slot
             1
  CPU 4: Dispatched process 1
6 Time slot 2
   CPU 4: Put process 1 to run queue
    CPU 4: Dispatched process 1
9 Time slot 3
   CPU 4: Put process 1 to run queue
   CPU 4: Dispatched process 1
11
   Loaded a process at input/proc/s1, PID: 2
13 Time slot
             4
   CPU 3: Dispatched process 2
14
    CPU 4: Put process 1 to run queue
    CPU 4: Dispatched process 1
16
17 Time slot 5
    CPU 3: Put process 2 to run queue
    CPU 3: Dispatched process 2
19
    CPU 4: Put process 1 to run queue
20
    CPU 4: Dispatched process 1
Time slot 6
CPU 3: Put process 2 to run queue
    CPU 3: Dispatched process 2
24
    25
    CPU 4: Dispatched process 1
    Loaded a process at input/proc/m1, PID: 3
28 Time slot 7
29
    CPU 2: Dispatched process 3
    CPU 3: Put process 2 to run queue
30
    CPU 3: Dispatched process 2
    CPU 4: Put process 1 to run queue
32
    CPU 4: Dispatched process 1
33
34 Time slot 8
    CPU 2: Put process 3 to run queue
CPU 2: Dispatched process 3
35
36
    CPU 3: Put process 2 to run queue
    CPU 3: Dispatched process 2
    CPU 4: Put process 1 to run queue
    CPU 4: Dispatched process 1
40
Time slot 9
    CPU 2: Put process 3 to run queue
    CPU 2: Dispatched process 3
43
    CPU 3: Put process 2 to run queue
    CPU 3: Dispatched process 2
    CPU 4: Put process 1 to run queue
    CPU 4: Dispatched process 1
    Loaded a process at input/proc/s2, PID: 4
49 Time slot 10
    CPU 1: Dispatched process 4
CPU 2: Put process 3 to run queue
```



```
52 CPU 2: Dispatched process 3
    CPU 3: Put process 2 to run queue
     CPU 3: Dispatched process 2
     CPU 4: Put process 1 to run queue
     CPU 4: Dispatched process 1
57 Time slot 11
    CPU 1: Put process 4 to run queue
58
    CPU 1: Dispatched process 4
60
    CPU 2: Put process 3 to run queue
    CPU 2: Dispatched process 3
61
    CPU 3: Processed 2 has finished CPU 4: Processed 1 has finished
63
64 Time slot 12
     CPU 1: Put process 4 to run queue
    CPU 1: Dispatched process 4
66
    CPU 2: Put process 3 to run queue
67
    CPU 2: Dispatched process 3
    Loaded a process at input/proc/m0, PID: 5
69
70 Time slot 13
     CPU 1: Put process 4 to run queue
71
    CPU 1: Dispatched process 4
CPU 0: Dispatched process 5
72
    CPU 2: Put process 3 to run queue
74
    CPU 2: Dispatched process 3
76 Time slot 14
    CPU 1: Put process 4 to run queue
77
     CPU 1: Dispatched process 4
     CPU 0: Put process 5 to run queue
79
    CPU 0: Dispatched process 5
80
    CPU 2: Put process 3 to run queue
     CPU 2: Dispatched process 3
82
83 Time slot 15
    CPU 1: Put process 4 to run queue
    CPU 1: Dispatched process 4
85
    CPU 0: Put process 5 to run queue
     CPU 0: Dispatched process 5
    CPU 2: Processed 3 has finished
88
     Loaded a process at input/proc/p0, PID: 6
90 Time slot 16
     CPU 1: Put process 4 to run queue
     CPU 1: Dispatched process 4
    CPU 0: Put process 5 to run queue
93
     CPU 0: Dispatched process 5
     CPU 2: Dispatched process 6
95
96 Time slot 17
     CPU 1: Put process 4 to run queue
     CPU 1: Dispatched process 4
98
    CPU 0: Put process 5 to run queue
99
    CPU 0: Dispatched process 5
    CPU 2: Put process 6 to run queue
    CPU 2: Dispatched process 6
102
    CPU 3 stopped
103
    CPU 4 stopped
104
105 Time slot 18
    CPU 1: Put process 4 to run queue
106
     CPU 1: Dispatched process 4
107
    CPU 0: Put process 5 to run queue
    CPU 0: Dispatched process 5
109
    CPU 2: Put process 6 to run queue
110
     CPU 2: Dispatched process 6
111
Time slot 19
    CPU 1: Put process 4 to run queue
     CPU 1: Dispatched process 4
114
    CPU 0: Put process 5 to run queue
115
    CPU 0: Dispatched process 5
    CPU 2: Put process 6 to run queue
117
    CPU 2: Dispatched process 6
118
Time slot 20
    CPU 1: Put process 4 to run queue
120
    CPU 1: Dispatched process 4
122 CPU 0: Processed 5 has finished
```



```
123 CPU 0 stopped
     CPU 2: Put process 6 to run queue
124
     CPU 2: Dispatched process 6
125
126 Time slot 21
     CPU 1: Put process 4 to run queue
127
     CPU 1: Dispatched process 4
128
     CPU 2: Put process 6 to run queue
129
     CPU 2: Dispatched process 6
Time slot 22
     CPU 1: Processed 4 has finished
132
     CPU 1 stopped
     CPU 2: Put process 6 to run queue
134
     CPU 2: Dispatched process 6
135
Time slot 23
     CPU 2: Put process 6 to run queue
137
     CPU 2: Dispatched process 6
138
Time slot 24
CPU 2: Put process 6 to run queue
     CPU 2: Dispatched process 6
141
Time slot 25
143 CPU 2: Put process 6 to run queue
     CPU 2: Dispatched process 6
Time slot 26
146 CPU 2: Processed 6 has finished
     CPU 2 stopped
147
149 MEMORY CONTENT:
150 000: 00000-003 ff - PID: 01 (idx 000, nxt: 001)
151 001: 00400-007ff - PID: 01 (idx 001, nxt: 002)
152 002: 00800-00 bff - PID: 01 (idx 002, nxt: 003)
153 009e7: 0a
154 003: 00c00-00fff - PID: 01 (idx 003, nxt: 004)
155 004: 01000-013 ff - PID: 01 (idx 004, nxt: -01)
156 005: 01400-017ff - PID: 05 (idx 000, nxt: 006)
157 017e8: 15
158 006: 01800-01 bff - PID: 05 (idx 001, nxt: -01)
159 007: 01c00-01fff - PID: 05 (idx 000, nxt: 008)
160 01c14: 66
161 008: 02000-023 ff - PID: 05 (idx 001, nxt: -01)
162 009: 02400-027ff - PID: 05 (idx 000, nxt: 010)
163 010: 02800-02bff - PID: 05 (idx 001, nxt: 011)
164 011: 02c00-02fff - PID: 05 (idx 002, nxt: 012)
165 012: 03000-033 ff - PID: 05 (idx 003, nxt: 013)

166 013: 03400-037 ff - PID: 05 (idx 004, nxt: -01)

167 014: 03800-03 bff - PID: 06 (idx 000, nxt: -01)
168 03814: 64
169 025: 06400-067ff - PID: 01 (idx 000, nxt: 026)
170 026: 06800-06 bff - PID: 01 (idx 001, nxt: 027)
027: 06c00-06fff - PID: 01 (idx 002, nxt: 028)
172 028: 07000-073 ff - PID: 01 (idx 003, nxt: -01)
```