### 产品简介

ZDH1421 是一款高性能的发射/接收 (TX/RX) 前端模块, 它集成了一个功率放大器 (PA) 和一个低损耗单刀双掷开关 (SPDT), 所有的功能都可以通过一个两线制接口来控制。该模块可以处于深度 "睡眠 "模式, 电流小于 1μA。三个独立的 VCC 引脚实现了最大的射频隔离。

ZDH1421 采用绿色无铅标准 4x4-16 封装,具有很好的可靠性、经济性和极高的性价比。

#### 典型应用场景

- 自动读表
- 先进的计量基础设施
- ISM 系统

#### 极限最大额定值

参数	数值
存储温度	-55°C~+150°C
工作温度	-55°C~+125°C
电源电压(VCC)	+4.5V
数字输入电压(Vcsp/Vctx)	+4.5V
TX 射频输入功率	-2dBm
ANT 输入功率	+15dBm

### 工作状态控制逻辑表

状态	信号通道	CSD	CTX
Transmit	所有断开	1	1
Receive	ANT→RX	1	0
	TX→PA_OUT		
Sleep	and TX_IN →	0	Х
	ANT		

"1": 高电平 1.6V~VCC

"0": 低电平 0V~0.7V

"X": Don't care

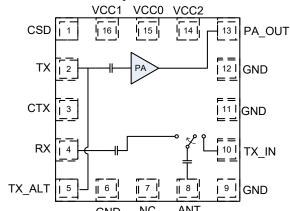
### 产品特点

2V~4V 单电压供电,典型工作电流 864mA @ 3.6V

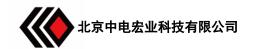


- TX 典型输出功率: 30dBm @ 3.6V
- RX 典型 IP1dB: 30dBm
- RX 典型插损: 0.5dB
- 输入/输出 50Ω 阻抗匹配
- - 绿色无铅 16 脚 4x4 封装本产品符合所有相关法规且不含卤素。

## 管脚示意图(Top View)



	GND	NC ANT
管脚	名称	描述
1	CSD	关断/睡眠控制
2	TX	射频信号输入
3	CTX	选择发射模式
4	RX	射频信号输出
5	TX_ALT	射频信号输入(备用引脚)
6,9,11,12	GND	接地
7	NC	空,悬空或接地
8	ANT	天线输入/输出
10	TX_IN	天线输入信号
13	PA_OUT	PA 输出
14	VCC2	PA 第二级供电电压
15	VCC0	逻辑/调节器/偏置电压
16	VCC1	PA 第一级供电电压
17	EPAD	底部接地



## 建议工作条件

参数	最小值	典型值	最大值	单位
工作频率(f)	169	-	170	MHz
电源电压(VCC0, VCC1, VCC2)	2.0	3.6	4.0	V
RX 输入功率	-	-	+15	dBm
TX 输入功率	-10	-6	-	dBm

# 直流电气参数

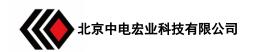
参数	条件	最小值	典型值	最大值	单位
lcq_TX	-	-	180	-	mA
Icq_RX	PIN=-20dBm	-	490	-	uA
IOP TX	VCC=3.6V,Pout=32dBm	-	846	-	mA
IOP_IX	VCC=3.0V,Pout=30dBm	-	695	-	mA
lcc_OFF	No RF,sleep mode	-	0.02	(注)	uA

注: 当所有控制引脚为 "0"时,关断电流最大值为 1uA; 当 CTX 为 "1"时,关断电流最大值为 80uA。

## TX 电气参数

测试条件: VCC =+3.6V,Temp= +25°C,PIN=-10dBm,169MHz~170MHz 应用电路,50Ω 测试系统。

参数	最小值	典型值	最大值	单位	条件	
於山西南( <b>Dout</b> )	29	30	32	dBm	VCC=3.6V	
输出功率(Pout) 	27	28	30	dBm	VCC=3.0V	
	-	-44	-36	dBm	2nd harmonic	
	-	-63	-54	dBm	3rd harmonic	
	-	-73	-54	dBm	4th harmonic	
	-	-100	-54	dBm	5th harmonic	
谐波	-	-	-54	dBm	6th harmonic	
	-	-	-54	dBm	7th harmonic	
	-	-	-54	dBm	8th harmonic	
	-	-	-54	dBm	9th harmonic	
	-	-	-54	dBm	10th harmonic	
输入回损(S11)	-	-15	-10	dB	PIN = -30 dBm	
输出回损(S22)	-	-14	-8	dB	PIN = -30 dBm	
隔离 (SRXTX)	-	-48	-	dB	-	
非谐波杂散功率	-	-	-40	dBm	VSWR = 6:1, all phases	
开启时间	-	1.2		us	Final mode = transmit	



## RX 电气参数

测试条件: VCC =+3.6V, Temp= +25°C, 169MHz~170MHz 应用电路, 50Ω 测试系统。

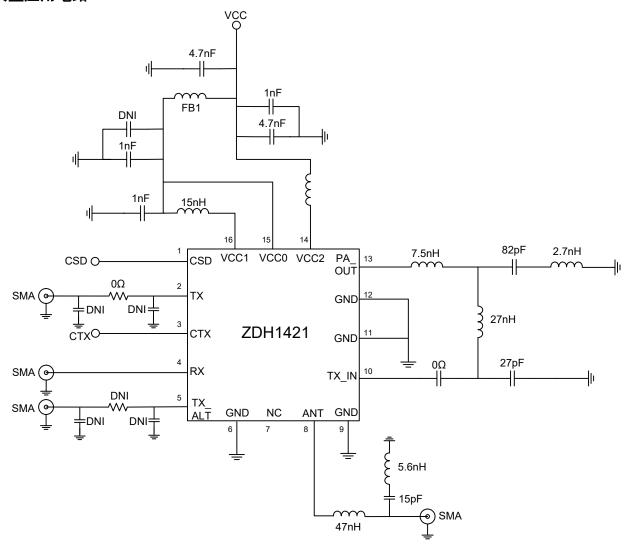
参数	最小值	典型值	最大值	单位	条件
插损	ı	-0.5	-	dB	-
输入回损	-	-15	-10	dB	RX port
IP1dB	30	-	-	dBm	-
IIP3	35	-	-	dBm	
开启时间	-	-	1	us	Final mode is RX

# 控制逻辑特性

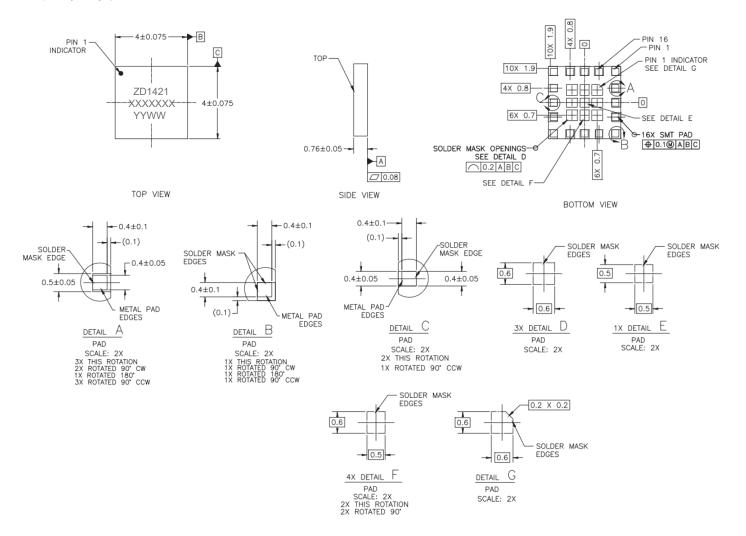
参数	最小值	典型值	最大值	单位
控制电压:				
High (VIH)	1.6	-	VCC	V
Low (VIL)	0	-	0.7	V
控制电流:				
High (IIH)				
CSD	-	24	-	uA
CTX	-	80	-	uA
Low (IIL)				
CSD	-	0	-	uA
CTX	-	0	-	uA

注: CSD和CTX控制引脚分别有100kΩ和50kΩ的下拉电阻。

## 典型应用电路



### 封装示意图



### 订单信息

型号/Part NO.	型号/Part NO. 丝印/Marking 對装/Packa	
ZDH1421	ZD1421	4x4-16pin