**Основы статического временного анализа.**

**Часть 4: Source Synchronous** **Output Delay Constraint.**

**Введение.**

где введены обозначения (*Tfco* – ***F****PGA* ***C****lock to* ***O****utput time*):

где *Tclk\_delay\_min* – задержка распространения тактового сигнала от генератора до входа защелкивающего триггера. Подставив этот результат в уравнение (1), получим

Hold

На следующем такте

На том же самом такте

Пересчет в skew

На том же такте