



Universidade de Brasília - UnB  
Faculdade UnB Gama - FGA  
Engenharia de Software

## **Trabalho Final - Verificação e Validação de Software**

Autor: Karine Valença e Murilo Duarte  
Wilton Rodrigues e Tiago Assunção  
Professor: Mestre Ricardo Ajax

Brasília, DF  
2016



Karine Valença e Murilo Duarte  
Wilton Rodrigues e Tiago Assunção

## **Trabalho Final - Verificação e Validação de Software**

Atividade submetida ao curso de graduação em (Engenharia de Software) da Universidade de Brasília, como requisito parcial para obtenção da aprovação em Verificação e Validação de Software.

Universidade de Brasília - UnB

Faculdade UnB Gama - FGA

Orientador: Mestre Ricardo Ajax

Brasília, DF

2016

# Lista de abreviaturas e siglas

FS	Fábrica de <i>Software</i>
GQM	<i>Goal Question Metric</i>
UnB	Universidade de Brasília
EVeV	Equipe de Verificação e Validação
VeV	Verificação e Validação

# Sumário

1	INTRODUÇÃO . . . . .	4
2	DESENVOLVIMENTO . . . . .	5
3	RESULTADOS OBTIDOS . . . . .	6
4	CONCLUSÃO E TRABALHOS FUTUROS . . . . .	7
	Referências . . . . .	8

# 1 Introdução

TO DO

## 2 Desenvolvimento

TO DO

## 3 Resultados Obtidos

TO DO

## 4 Conclusão e Trabalhos Futuros

TO DO



## Referências