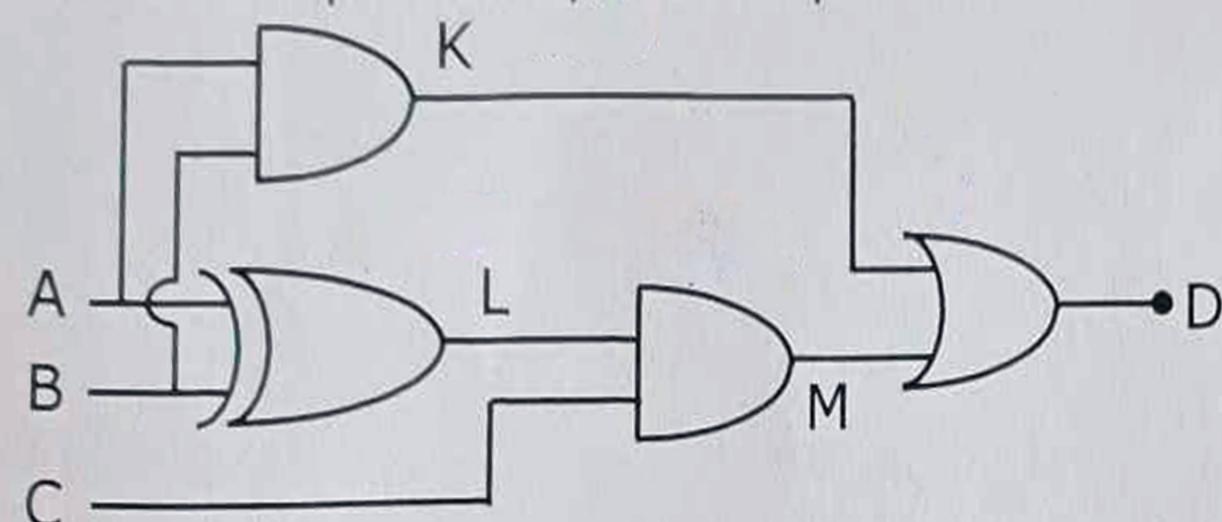
ΕΞΕΤΑΣΗ ΣΕΠΤΕΜΒΡΙΟΥ 2024 ΣΤΟ ΜΑΘΗΜΑ ΨΗΦΙΑΚΗ ΣΧΕΔΙΑΣΗ

ΘΕΜΑ 1° (2 μονάδες)

Δίνεται το παρακάτω λογικό κύκλωμα:



i) Να γραφεί η λογική συνάρτηση D του παραπάνω λογικού κυκλώματος ως άθροισμα γινομένων και σαν συνάρτηση των εισόδων A, B και C.
 (1 μονάδα)

ii) Να γραφεί ο πίνακας αληθείας του λογικού κυκλώματος, συμπεριλαμβάνοντας και τις ενδιάμεσες μεταβλητές Κ, L και Μ. (1 μονάδα)

ΘΕΜΑ 20 (4 μονάδες)

Χρησιμοποιώντας 3 D flip – flops, να σχεδιαστεί ένας δυαδικός μετρητής για την παρακάτω επαναλαμβανόμενη δυαδική ακολουθία καταστάσεων: 0, 1, 3, 5, 7. Οι αχρησιμοποίητες καταστάσεις να θεωρηθούν αδιάφοροι όροι. Επίσης, δίνεται ότι για ένα D flip – flop Q(t+1)=D. Πιο συγκεκριμένα για τον δυαδικό μετρητή να γίνουν τα εξής:

i) Να γραφεί ο αρχικός πίνακας καταστάσεων με τους αδιάφορους όρους.

(1 μονάδα)

ii) Να γίνει απλοποίηση των εξόδων των 3 flip – flops με χάρτη Karnaugh.

(2 μονάδες)

iii) Να γραφεί ο τελικός πίνακας καταστάσεων χωρίς αδιάφορους όρους με χρήση των ερωτημάτων i και ii.

(1 μονάδα)

ΘΕΜΑ 30 (4 μονάδες)

Η λογική συνάρτηση τεσσάρων μεταβλητών F_3 εκφράζεται σαν άθροισμα ελαχιστόρων ως εξής: $F_3(x,y,z,w) = \sum (2,3,5,7,8,11,12,13).$

i) Να υλοποιηθεί η F_3 με πολυπλέκτη 8×1 θεωρώντας εισόδους επιλογής του πολυπλέκτη τις μεταβλητές y,

(1.5 μονάδες)

z, w.
ii) Να υλοποιηθεί η F_3 με πολυπλέκτη 8×1 θεωρώντας εισόδους επιλογής του πολυπλέκτη τις μεταβλητές x,

z, w. (1.5 μονάδες)

iii) Να υλοποιηθεί η F_3 με πολυπλέκτη 8×1 θεωρώντας εισόδους επιλογής του πολυπλέκτη τις μεταβλητές x, y, w.