

2792:AS

```
new_adr = adr_r[SSRAM_HADR+2:0] + ((out_op && dma_en)? { { SSRAM_HADR + 2 - 10{ 1'b0 } }, max_pl_sz[10:0] } :  
(in_op)? { { SSRAM_HADR + 2 - 13{ 1'b0 } }, size_next_r[13:0] } : { { SSRAM_HADR + 2 - 10{ 1'b0 } }, siz_u_c[10:0] });
```