372:AS
adder_in_b = (!sub_AB && !inc_A && !cpl_A && !cpl_B)? (dec_A)? { ALU_WIDTH{ 1'b1 } } : Breg :
(sub_AB && !inc_A || cpl_B)? ~Breg :
(!sub_AB && inc_A && !cpl_B)? 'd0 :
(cpl_A)? 'd0 : adder_in_b;