

#### Licence informatique & vidéoludisme Semestre 5

# Interprétation et compilation



1 / 18

# Chapitre 3 Production d'assembleur MIPS depuis OCaml



Pablo Rauzy <pr@up8.edu>
pablo.rauzy.name/teaching/ic

# Production d'assembleur MIPS depuis OCaml

Chapitre 3

3 / 18

- Un programme assembleur est une suite d'instructions.
- ▶ Il n'y a pas de structure de contrôle, ni d'expression.
- Quelle structure de données permet de représenter cela ?

- Un programme assembleur est une suite d'instructions.
- ▶ Il n'y a pas de structure de contrôle, ni d'expression.
- Quelle structure de données permet de représenter cela ?
  - Une liste, tout simplement.

- ► En pratique on va avoir
  - une liste d'instructions dans le segment .text, et
  - une liste de déclarations dans le segment .data.

```
type asm = { text: instr list ; data: decl list }
```

▶ Il nous reste bien sûr à définir les types instr et decl.

Chapitre 3

#### Version assembleur :

```
1   .text
2   .globl main
3   # ...
4   .data
5   # ...
```

#### ► Version OCaml :

```
1 let asm = 2 { text = [ (* ... *) ] 3 ; data = [ (* ... *) ]
```

- Commençons par le segment de données.
- Dans ce segment on a des déclarations qui prennent la forme d'un label qui donne un nom à un espace mémoire réservé par une directive.
- Un label est une chaîne.
- Une directive est généralement un type de donnée qui prend en argument une valeur d'initialisation.

### Version assembleur :

```
1 .text
2 .globl main
3 # ...
4 .data
5 num: .asciiz "Please enter the value of n: "
6 sum: .asciiz "The sum of the numbers from 1 to n is: "
7 nl: .asciiz "\n"
```

#### ► Version OCaml :

- ▶ Dans le segment de code, on retrouve des déclarations de label et des *instructions* qui prennent en argument des *registres* et des *adresses*.
- Une adresse peut être un label, un registre, ou un emplacement mémoire.

```
type reg =
                                                             type instr =
       Zero
                                                                  Label of label
       SP
                                                                        of reg * int
       RA
                                                                        of reg * loc
      VΘ
                                                                        of reg * loc
                                                                        of reg * loc
      ΔΘ
                                                                 Lw
     I A1
                                                          24
                                                                 Sb
                                                                        of reg * loc
     I TO
                                                          25
                                                                 Lb
                                                                        of reg * loc
     I T1
                                                          26
                                                                        of reg * reg
                                                                 Move
     I T2
                                                                        of reg * reg * int
                                                                 Addi
                                                          28
                                                                 bbA
                                                                        of reg * reg * reg
                                                          29
   type label = string
                                                                  Svscall
                                                          30
                                                                        of label
14
   type loc =
                                                          31
                                                                        of reg * reg * label
15
       Lbl of label
                                                          32
                                                                  Bne
                                                                        of reg * reg * label
16
       Reg of reg
                                                                  lal
                                                                        of lahel
       Mem of reg * int
                                                          34
                                                                 Jr
                                                                        of reg
```

#### Version assembleur :

```
text
   .globl main
   main:
     li $v0. 4
     la $a0. num
     syscall
     # ...
   loop:
9
     beg $t0. $0. end loop
     add $t1, $t1, $t0
     addi $t0. $t0. -1
     b loop
   end loop:
     # ...
     ir $ra
   .data
   num: .asciiz "Please enter the value of n: "
18
   # ...
```

#### Version OCaml :

```
let asm =
     { text =
          [ Label "main"
          : Li (V0, Syscall.print_str)
          : La (A0. Lbl "num")
          ; Syscall
          : Label "loop"
          ; Beq (T0, Zero, Lbl "end_loop")
          : Add (T1, T1, T0)
          : Addi (T0, T0, -1)
          : B "loop"
          : Label "end loop"
          : Jr RA
      : data =
16
          [ "num". Asciiz "Please enter the value of n: "
18
```

- ▶ Dans l'extrait de code OCaml on a pu voir Syscall.print\_str.
- C'est tout simplement une valeur qu'on a défini en OCaml parce que c'est plus lisible que 4 et que ça nous évite d'avoir à retenir par cœur les numéros des appels systèmes.

```
1 module Syscall = struct
2 let print_int = 1
3 let print_str = 4
4 let read_int = 5
let read_str = 8
```

- ► Il suffit d'écrire des fonctions capables de transformer en chaîne de caractères les valeurs de chaque type de données OCaml que l'on a défini.
- On peut ensuite les utiliser dans une fonction print\_asm par exemple :

```
1 let print_asm oc asm =
2    Printf.fprintf oc ".text\n.globl main\n";
3    List.iter (fun i -> Printf.fprintf oc "%s\n" (fmt_instr i)) asm.text;
4    Printf.fprintf oc "\n.data\n";
5    List.iter (fun (l, d) -> Printf.fprintf oc "%s: %s\n" l (fmt_dir d)) asm.data
```

► La fonction fmt\_dir:

```
1 let ps = Printf.sprintf (* alias raccourci *)
2
3 let fmt_dir = function
4   | Asciiz (s) -> ps ".asciiz \"%s\"" s
```

# ► Les fonctions fmt\_reg et fmt\_loc :

```
let ps = Printf.sprintf (* alias raccourci *)
let fmt reg = function
   Zero -> "$zero"
        -> "$sp"
   SP
        -> "$ra"
   V0
        -> "$v0"
        -> "$a0"
   Α1
        -> "$a1"
  I T0
        -> "$t0"
  I T1
        -> "$t1"
  I T2
        -> "$t2"
let fmt loc = function
   Lbl (l) -> l
   Reg (r) -> fmt reg r
   Mem (r, o) -> ps "%d(%s)" o (fmt_reg r)
```

# ► La fonction fmt\_instr:

```
let ps = Printf.sprintf (* alias raccourci *)
   let fmt instr = function
       Lahel (1)
                  -> ps "%s:" l
                 -> ps " li %s, %d" (fmt_reg r) i
      Li (r. i)
     | La (r. a)
                 -> ps " la %s, %s" (fmt_reg r) (fmt_loc a)
       Sw (r. a)
                 -> ps " sw %s, %s" (fmt_reg r) (fmt_loc a)
8
     | Lw (r. a)
                 -> ps " lw %s, %s" (fmt_reg r) (fmt_loc a)
      Sb (r, a) -> ps " sb %s, %s" (fmt reg r) (fmt loc a)
10
     | Lb (r. a)
                 -> ps " lb %s. %s" (fmt_reg r) (fmt_loc a)
      Move (rd. rs) -> ps "
                               move %s, %s" (fmt reg rd) (fmt reg rs)
       Addi (rd. rs. i) -> ps "
                               addi %s, %s, %d" (fmt_reg rd) (fmt_reg rs) i
       Add (rd. rs. rt) -> ps "
                               add %s. %s. %s" (fmt reg rd) (fmt reg rs) (fmt reg rt)
14
       Svscall
                       -> ps "
                               svscall"
       B (1)
                     -> ns "
                               b %s" 1
16
       Beg (rs. rt. l) -> ps " beg %s. %s. %s" (fmt reg rs) (fmt reg rt) l
       Bne (rs. rt. l) -> ps " bne %s. %s. %s" (fmt reg rs) (fmt reg rt) l
       Jal (1)
                       -> ps " ial %s" l
19
       Jr (r)
                      -> ps " jr %s" (fmt_reg r)
```

Pourquoi ne pas manipuler directement des chaînes de caractères en OCaml?

- Pourquoi ne pas manipuler directement des chaînes de caractères en OCaml?
  - facilité de création par du code OCaml (utile dans nos futurs compilateurs),
  - souplesse de manipulation (optimisation),
  - bénéfice du typage!

15 / 18

- Notre prochain objectif va être de représenter en OCaml des programmes de plus haut niveau, puis d'apprendre à les *compiler*, c'est à dire à transformer les structures de contrôle de haut niveau en instructions assembleurs.
- ► En attendant, on peut déjà utiliser OCaml pour écrire des fonctions d'aide qui produisent des instructions assembleurs.

## Par exemple pour les appels systèmes :

```
let print_int r =
  [ Li (V0, Syscall.print_int)
  ; Move (A0, r)
  ; Syscall ]
let read int r =
  [ Li (V0. Syscall.read int)
  : Syscall
  : Move (r. V0) ]
```

#### ou pour définir une fonction :

```
let push r =
 [ Addi (SP. SP. -4)
  : Sw (r. Mem (SP. 0)) ]
let pop r =
 [ Lw (r. Mem (SP. 0))
  : Addi (SP. SP. 4) ]
let def name body =
 [ Label name ]
 ി push RA
 a body
 a pop RA
 a [ Jr RA ]
```

#### Codons ensemble ce programme en assembleur directement, puis en passant par OCaml :

```
#include <stdio.h>
   void countdown (int n)
4
     if (n != 0) {
       printf("%d\n", n);
       countdown(n - 1):
9
     else {
       printf("BOUM!\n");
   int main ()
15
     int n;
     printf("Count from? ");
     scanf("%d", &n);
     countdown(n):
     return 0;
21 }
```