**Логический анализатор (Logic Analyzer)** – устройство, предназначенное для диагностики цифровых схем. ЛА позволяет отслеживать и записывать состояния логических элементов цифровых электронных устройств, анализировать и визуализировать их.

[**ОR** (ИЛИ), **AND** (И) и **NOT** (НЕ)] и универсальных (базовых) [**NAND** (И-НЕ) и **NOR** (ИЛИ-НЕ)]

Задание 1:

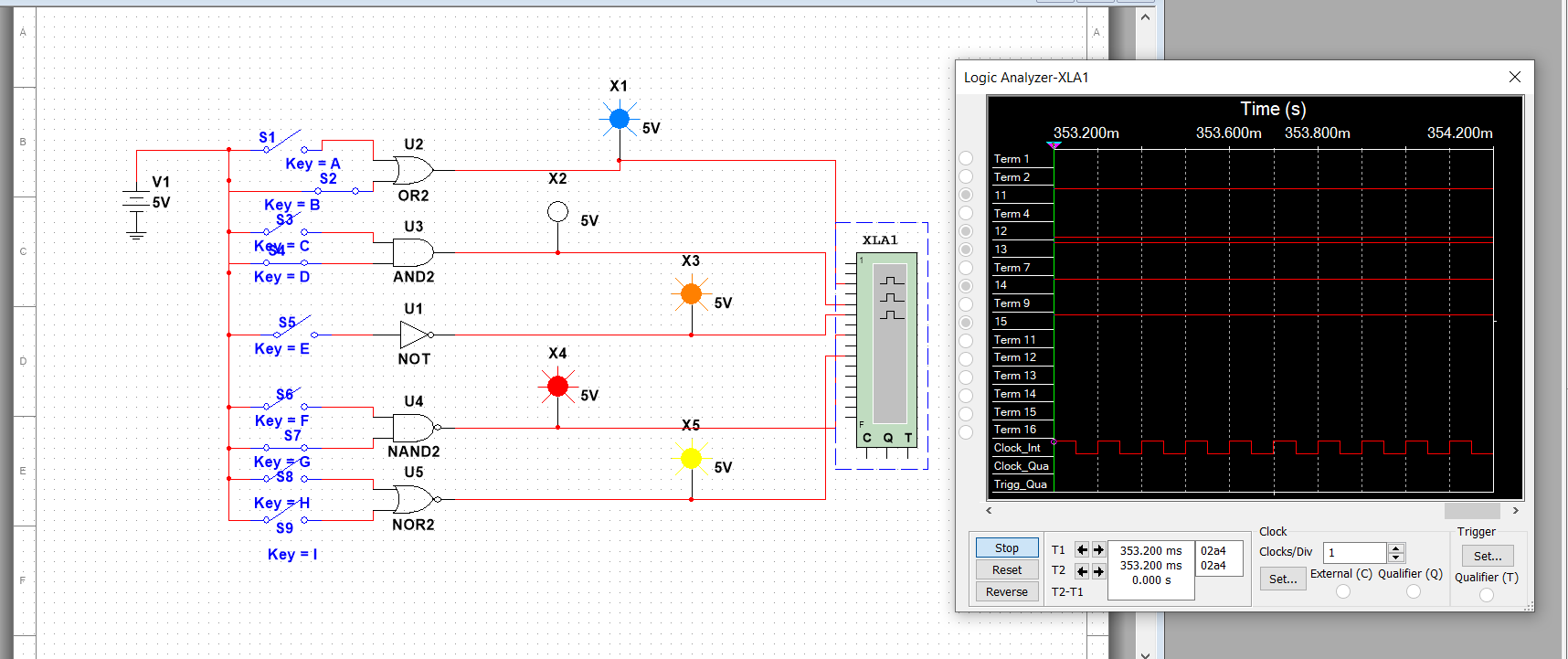


Таблица истинности:

|  |  |  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| Дизъюнктор [ИЛИ (**OR**)] | | | Конъюнктор  [И (**AND**)] | | | Инвертор  [НЕ (**NOT**)] | | Штрих Шеффера [И-НЕ (**NAND**)] | | | Стрелка Пирса  [ИЛИ-НЕ (**NOR**)] | | |
| *х*1 | *х*2 | *y* | *х*1 | *х*2 | *y* | *x* | *y* | *х*1 | *х*2 | *y* | *х*1 | *х*2 | *y* |
| 0 | 0 | 0 | 0 | 0 | 0 | 0 | 1 | 0 | 0 | 1 | 0 | 0 | 1 |
| 0 | 1 | 1 | 0 | 1 | 0 | 0 | 1 | 1 | 0 | 1 | 0 |
| 1 | 0 | 1 | 1 | 0 | 0 | 1 | 0 | 1 | 0 | 1 | 1 | 0 | 0 |
| 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 1 | 0 |

Задание 2 (10 вариант):

