

**Notice:** 1:由于本OJ建立在Linux平台下，而许多题的数据在Windows下制作，请注意输入、输出语句及数据类型及范围，避免无谓的RE出现。 2:本站即将推出针对初学者的试题系统(与目前OJ是分开的，互不影响)，内容覆盖从语法入门到NOI的所有知识点，敬请关注。

## 1826: [JSOI2010]缓存交换

Time Limit: 10 Sec Memory Limit: 64 MB

Submit: 627 Solved: 335

[\[Submit\]](#)[\[Status\]](#)[\[Discuss\]](#)

### Description

在计算机中，CPU只能和高速缓存Cache直接交换数据。当所需的内存单元不在Cache中时，则需要从主存里把数据调入Cache。此时，如果Cache容量已满，则必须先从中删除一个。例如，当前Cache容量为3，且已经有编号为10和20的主存单元。此时，CPU访问编号为10的主存单元，Cache命中。接着，CPU访问编号为21的主存单元，那么只需将该主存单元移入Cache中，造成一次缺失

(Cache Miss)。接着，CPU访问编号为31的主存单元，则必须从Cache中换出一块，才能将编号为31的主存单元移入Cache，假设我们移出了编号为10的主存单元。接着，CPU再次访问编号为10的主存单元，则又引起了一次缺失。我们看到，如果在上一次删除时，删除其他的单元，则可以避免本次访问的缺失。在现代计算机中，往往采用LRU(最近最少使用)的算法来进行Cache调度——可是，从上一个例子就能看出，这并不是最优的算法。对于一个固定容量的空Cache和连续的若干主存访问请求，聪聪想知道如何在每次Cache缺失时换出正确的主存单元，以达到最少的Cache缺失次数。

### Input

输入文件第一行包含两个整数N和M(1

### Output

输出一行，为Cache缺失次数的最小值。

## Sample Input

6 2

1 2 3 1 2 3

## Sample Output

4

## HINT

在第4次缺失时将3号单元换出Cache。

## Source

JSOI2010第二轮Contest2

[\[Submit\]](#)[\[Status\]](#)[\[Discuss\]](#)

[HOME](#) [Back](#)

[한국어](#) [中文](#) [فارسی](#) [English](#) [ไทย](#)

版权所有 ©2008-2012 大视野在线测评 | 湘ICP备13009380号 | 站长统计

Based on opensource project hustoj.