









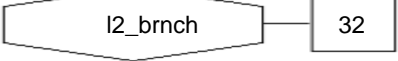
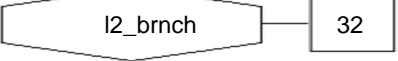



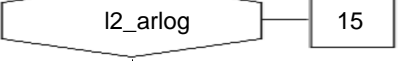




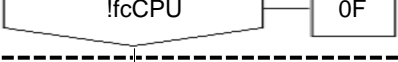



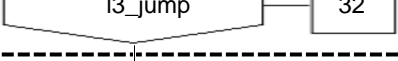
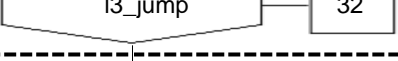


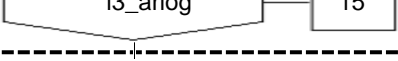
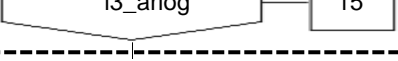

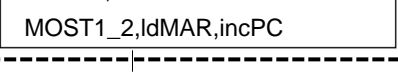






Дијаграм тока микрооперација	Дијаграм тока управљачких сигнала	Секвенца управљачких сигнала
		madr0A br(if !gradr then madr0C)
		
		madr0B stPRADR,br madr97
		
		madr0C br(if l2_brnch then madr32)
		
		madr0D br(if l2_arlog then madr15)
		
		madr0E PCout1 MOST1_2,ldMAR,incPC
		madr0F eMAR,rdCPU br(if !fcCPU then madr0F)
		
		madr10 MDRout1,ldlR2 br(if l3_jump then madr32)
		
		madr11 br(if l3_arlog then madr15)
		
		madr12 PCout1 MOST1_2,ldMAR,incPC
		



Универзитет у Београду  
Електротехнички факултет




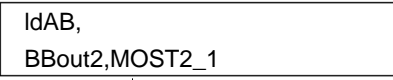
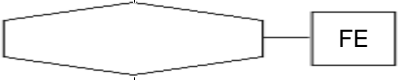




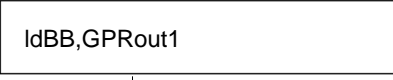

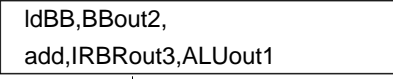


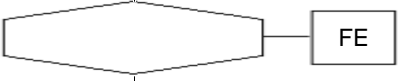






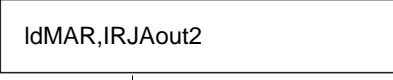


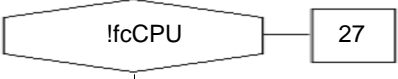





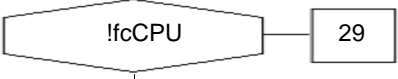



Име и презиме	Индекс	Потпис	Пројекат	
Назив Основи рачунарске технике 2			Датум	Страна

Дијаграм тока микрооперација	Дијаграм тока управљачких сигнала	Секвенца управљачких сигнала
		madr13 eMAR,rdCPU br(if !fcCPU then madr13)
		madr14 MDRout1,ldIR3
		madr15 bradr
		madr16 br(if store then madr32)
		madr17 ldBB,GPRout1,br madr32
		madr18 ldMAR GPRout1,MOST1_2,ldBW
		madr19 br madrFE
		madr1A ABout3 MOST3_2,MOST2_1,ldBB
		madr1B ldAB,GPRout1
		madr1C ldAB ABout3,inc,ALUout1
		madr1D ldAB ABout3,inc,ALUout1
		madr1E wrGPR,ABout



Универзитет у Београду  
Електротехнички факултет



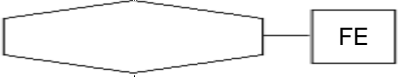
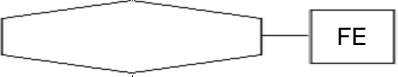

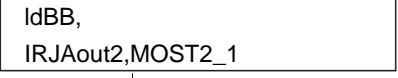




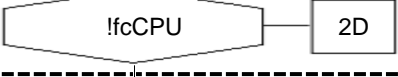
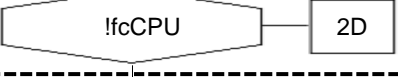




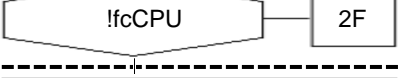
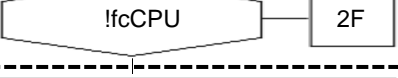

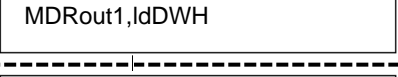

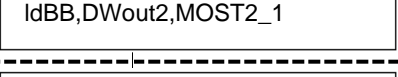





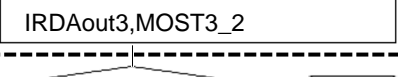





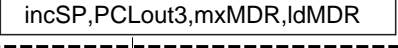
Име и презиме	Индекс	Потпис	Пројекат	
Назив Основи рачунарске технике 2			Датум	Страна

Дијаграм тока микрооперација	Дијаграм тока управљачких сигнала	Секвенца управљачких сигнала
		madr1F ldMAR ABout3,ldBW,MOST3_2
		madr20 ldAB BBout2,MOST2_1,br madrFE
		
		madr21 not,ALUout1,ldGPRAR
		madr22 ldBB,GPRout1
		madr23 ldBB,BBout2 add,IRBRout3,ALUout1
		madr24 BBout2,ldMAR,ldBW,br madrFE
		
		madr25 ldMAR IRJAout2,ldBW,br madrFE
		
		madr26 ldMAR,IRJAout2
		madr27 eMAR,rdCPU br(if !fcCPU then madr27)
		
		madr28 MDRout1 ldDWL,incMAR
		madr29 eMAR,rdCPU br(if !fcCPU then madr29)
		
		madr2A MDRout1,ldDWH



Универзитет у Београду  
Електротехнички факултет


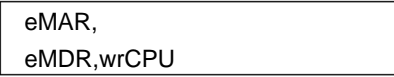
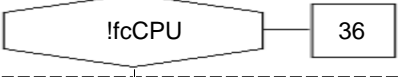
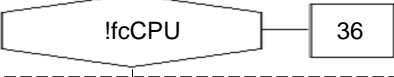



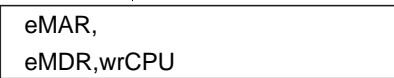
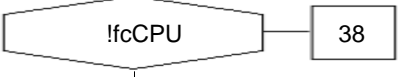
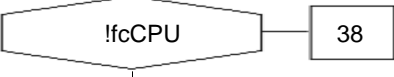

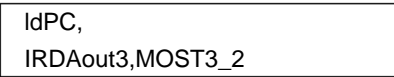












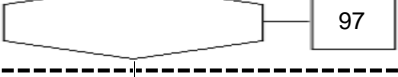
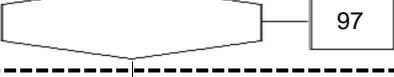


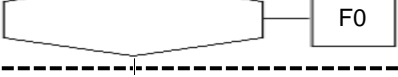
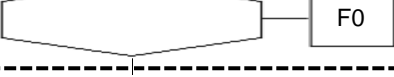


Име и презиме	Индекс	Потпис	Пројекат	
Назив Основи рачунарске технике 2			Датум	Страна

Дијаграм тока микрооперација	Дијаграм тока управљачких сигнала	Секвенца управљачких сигнала
		madr2B IdMAR, DWout2, IdBW, br madrFE
		
		madr2C IdBB IRJAout2, MOST2_1, br madr32
		
		madr2D eMAR, rdCPU br(if !fcCPU then madr2D)
		
		madr2E MDRout1 IdDWL, incMAR
		madr2F eMAR, rdCPU br(if !fcCPU then madr2F)
		
		madr30 MDRout1, IdDWH
		madr31 IdBB, DWout2, MOST2_1
		madr32 bropr
		
		madr33 IdPC IRDAout3, MOST3_2, br madr97
		
		madr34 incSP
		madr35 SPout2, IdMAR incSP, PCLout3, mxMDR, IdMDR



Универзитет у Београду  
Електротехнички факултет



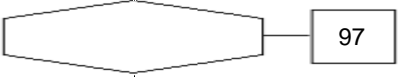












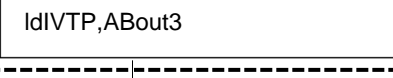



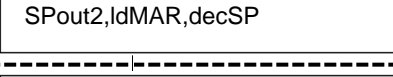


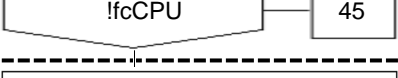
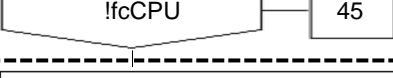

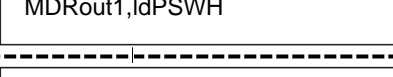

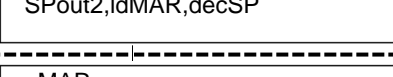


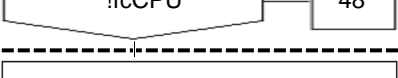
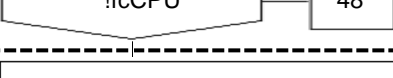

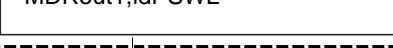
Име и презиме	Индекс	Потпис	Пројекат	
Назив Основи рачунарске технике 2			Датум	Страна

Дијаграм тока микрооперација	Дијаграм тока управљачких сигнала	Секвенца управљачких сигнала
		madr36 eMAR,eMDR,wrCPU br(if !fcCPU then madr36)
		
		madr37 SPout2 IdMAR,PCHout3,mxMDR,IdMDR
		madr38 eMAR,eMDR,wrCPU br(if !fcCPU then madr38)
		
		madr39 IdPC IRDAout3,MOST3_2,br madr97
		
		madr3A clSTART,br madr00
		
		madr3B clPSWI,br madr97
		
		madr3C stPSWI,br madr97
		
		madr3D br madrF0
		
		madr3E shl,IdC



Универзитет у Београду  
Електротехнички факултет


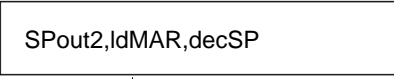


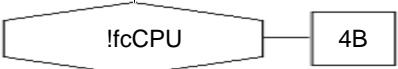
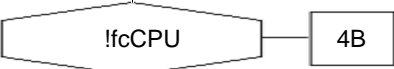

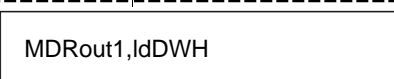

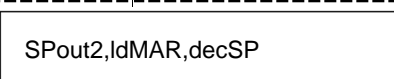


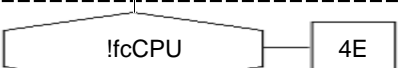
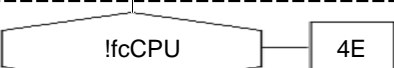
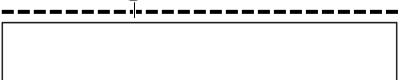
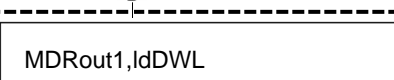
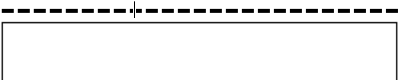
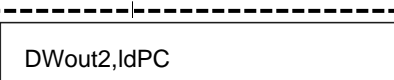


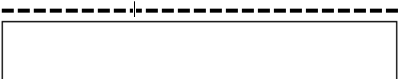
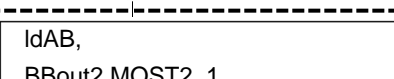
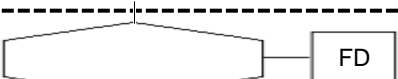
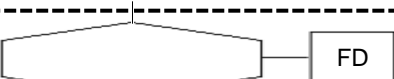
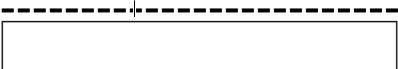
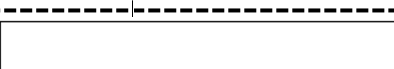
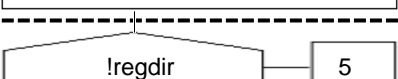
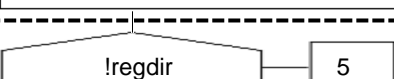

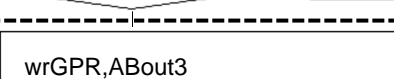


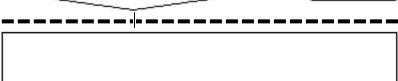
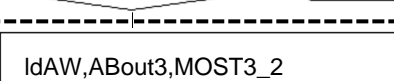
Име и презиме	Индекс	Потпис	Пројекат	
Назив Основи рачунарске технике 2			Датум	Страна

Дијаграм тока микрооперација	Дијаграм тока управљачких сигнала	Секвенца управљачких сигнала
		madr3F ldN,ldZ,ldV,br madr97
		
		madr40 shr,ldc
		madr41 ldN,ldZ,ldV,br madr97
		
		madr42 ldSP,ABout3,br madr97
		
		madr43 ldIVTP,ABout3,br madr97
		
		madr44 SPout2,ldMAR,decSP
		madr45 eMAR,rdCPU br(if !fcCPU then madr45)
		
		madr46 MDRout1,ldPSWH
		madr47 SPout2,ldMAR,decSP
		madr48 eMAR,rdCPU br(if !fcCPU then madr48)
		
		madr49 MDRout1,ldPSWL



Универзитет у Београду  
Електротехнички факултет

Име и презиме	Индекс	Потпис	Пројекат	
Назив Основи рачунарске технике 2			Датум	Страна

Дијаграм тока микрооперација	Дијаграм тока управљачких сигнала	Секвенца управљачких сигнала
		madr4A SPout2,ldMAR,decSP
		madr4B eMAR,rdCPU br(if !fcCPU then madr4B)
		
		madr4C MDRout1,ldDWH
		madr4D SPout2,ldMAR,decSP
		madr4E eMAR,rdCPU br(if !fcCPU then madr4E)
		
		madr4F MDRout1,ldDWL
		madr50 DWout2,ldPC,br madr97
		
		madr51 ldAB BBout2,MOST2_1,br madrFD
		
		madr52 br(if !regdir then madr54
		
		madr53 wrGPR,ABout3,br madr97
		
		madr54 ldAW,ABout3,MOST3_2



Универзитет у Београду  
Електротехнички факултет

Име и презиме	Индекс	Потпис	Пројекат	
Назив Основи рачунарске технике 2			Датум	Страна




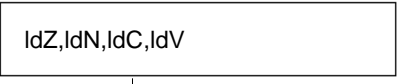



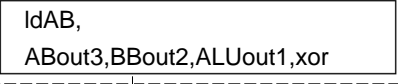

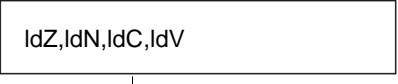



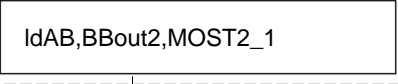

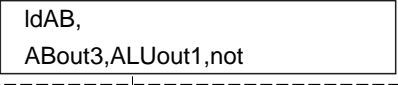

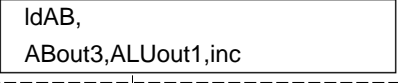




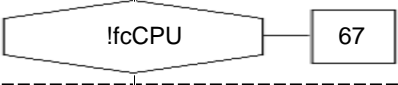
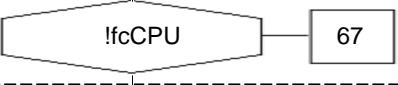

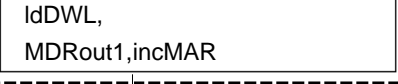


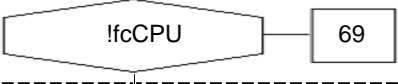
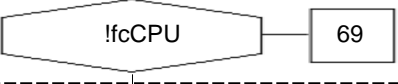

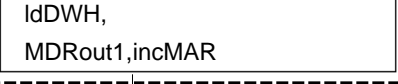

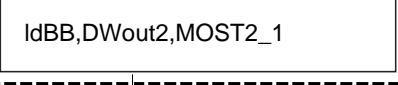


Дијаграм тока микрооперација	Дијаграм тока управљачких сигнала	Секвенца управљачких сигнала
	AWHout3,mxMDR,ldMDR	madr55 AWHout3,mxMDR,ldMDR
	eMAR, eMDR,wrCPU	madr56 eMAR,eMDR,wrCPU br(if !fcCPU then madr56)
	AWout3, mxMDR,ldMDR,incMAR	madr57 AWout3 mxMDR,ldMDR,incMAR
	eMAR, eMDR,wrCPU	madr58 eMAR,eMDR,wrCPU br(if !fcCPU then madr58)
		madr59 br madr97
	ldAB,ABout3,BBout2, ALUout1,add,ldC,ldV	madr5A ldAB,ABout3 BBout2,ALUout1,add,ldC,ldV
	ldZ,ldN	madr5B ldZ,ldN,br madr97
	ldAB,ABout3,BBout2, ALUout1,sub,ldC,ldV	madr5C ldAB,ABout3 BBout2,ALUout1,sub,ldC,ldV
	ldZ,ldN	madr5D ldZ,ldN,br madr97
	ldAB, ABout3,BBout2,ALUout1,and	madr5E ldAB ABout3,BBout2,ALUout1,and
	ldZ,ldN,ldC,ldV	madr5F ldZ,ldN,ldC,ldV,br madr97



Универзитет у Београду  
Електротехнички факултет

Име и презиме	Индекс	Потпис	Пројекат	
Назив Основи рачунарске технике 2			Датум	Страна

Дијаграм тока микрооперација	Дијаграм тока управљачких сигнала	Секвенца управљачких сигнала
		madr60 ldAB ABout3,BBout2,ALUout1,or
		madr61 ldZ,ldN,ldC,ldV,br madr97
		
		madr62 ldAB ABout3,BBout2,ALUout1,xor
		madr63 ldZ,ldN,ldC,ldV,br madr97
		
		madr64 ldAB,BBout2,MOST2_1
		madr65 ldAB ABout3,ALUout1,not
		madr66 ldAB ABout3,ALUout1,inc,br madr97
		
		madr67 eMAR,rdCPU br(if !fcCPU then madr67)
		
		madr68 ldDWL MDRout1,incMAR
		madr69 eMAR,rdCPU br(if !fcCPU then madr69)
		
		madr6A ldDWH MDRout1,incMAR
		madr6B ldBB,DWout2,MOST2_1



Универзитет у Београду  
Електротехнички факултет

Име и презиме	Индекс	Потпис	Пројекат	
Назив Основи рачунарске технике 2			Датум	Страна

Дијаграм тока микрооперација	Дијаграм тока управљачких сигнала	Секвенца управљачких сигнала
		madr6C eMAR,rdCPU br(if !fcCPU then madr6C)
		madr6D IdDWL MDRout1, incMAR
		madr6E eMAR,rdCPU br(if !fcCPU then madr6E)
		madr6F IdDWH MDRout1, incMAR
		madr70 IdAB DWout2, MOST2_1, IdAW
		madr71 IdMAR, BWout2
		madr72 IdMDR, AWout3, mxMDR
		madr73 eMAR, eMDR, wrCPU br(if !fcCPU then madr73)
		madr74 incMAR IdMDR, AWHout3, mxMDR
		madr75 eMAR, eMDR, wrCPU br(if !fcCPU then madr75)
		madr76 IdAW, BBout2
		madr77 IdMDR AWout3, mxMDR, incMAR



Универзитет у Београду  
Електротехнички факултет

Име и презиме	Индекс	Потпис	Пројекат	
Назив Основи рачунарске технике 2			Датум	Страна

Дијаграм тока микрооперација	Дијаграм тока управљачких сигнала	Секвенца управљачких сигнала
		madr78 eMAR,eMDR,wrCPU br(if !fcCPU then madr78)
		madr79 incMAR IdMDR,AWHout3,mxMDR
		madr7A eMAR,eMDR,wrCPU br(if !fcCPU then madr7A)
		madr7B br madr97
		madr7C IdAB BWout2,MOST2_1,br madr97
		madr7D IdAW,ABout3,MOST3_2
		madr7E IdDWH AWHout3,MOST3_2,MOST2_1
		madr7F IdAB DWout2,MOST2_1,br madr97
		madr80 IdBW,ABout3 IdBB,MOST3_2,MOST2_1
		madr81 IdAB,ABout3 BBout2,ALUout1,sub,decSP
		madr82 br(if AB6 then madr8A)



Универзитет у Београду  
Електротехнички факултет

Име и презиме	Индекс	Потпис	Пројекат	
Назив Основи рачунарске технике 2			Датум	Страна



Дијаграм тока микрооперација	Дијаграм тока управљачких сигнала	Секвенца управљачких сигнала
		<p>madr8D br(if !AB6 then madr96)</p> <p>madr8E ldMAR,SPout2,decSP</p> <p>madr8F eMAR,rdCPU br(if !fcCPU then madr8F)</p> <p>madr90 ldDWH,MDRout1</p> <p>madr91 ldMAR,SPout2,decSP</p> <p>madr92 eMAR,rdCPU br(if !fcCPU then madr92)</p> <p>madr93 ldDWL,MDRout1</p> <p>madr94 DWout2 MOST2_1,MOST1_3,wrGPR</p> <p>madr95 ldAB,ldGPRAR dec,ABout3,ALUout1,br madr8D</p> <p>madr96 ldAB,BWout2,MOST2_1</p> <p>madr97 br(if !prekid then madr00)</p>



Универзитет у Београду  
Електротехнички факултет



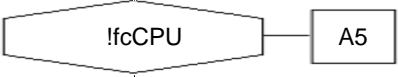



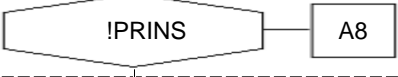
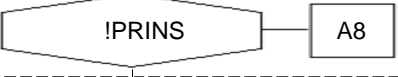

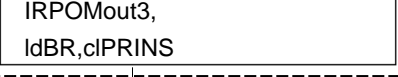
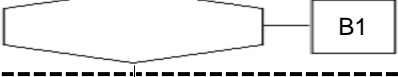



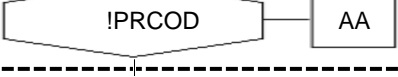
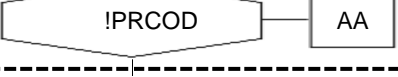


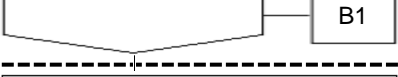
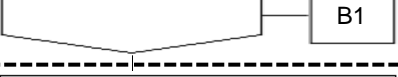

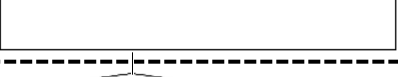
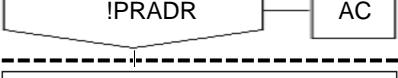


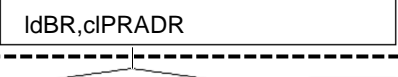




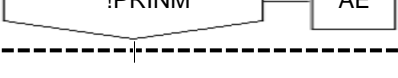
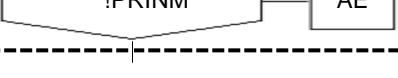
Име и презиме	Индекс	Потпис	Пројекат	
Назив Основи рачунарске технике 2			Датум	Страна

Дијаграм тока микрооперација	Дијаграм тока управљачких сигнала	Секвенца управљачких сигнала
		madr98 br madr99
		madr99 incSP
		madr9A SPout2 ldMAR, PCHout3, mxMDR, ldMDR
		madr9B eMAR, eMDR, wrCPU br(if !fcCPU then madr9B)
		madr9C incSP
		madr9D SPout2 ldMAR, PCLout3, mxMDR, ldMDR
		madr9F eMAR, eMDR, wrCPU br(if !fcCPU then madr9F)
		madrA0 incSP
		madrA1 SPout2 ldMAR, PSWHout3, mxMDR, ldMDR
		madrA2 eMAR, eMDR, wrCPU br(if !fcCPU then madrA1)
		madrA3 incSP
		madrA4 SPout2 ldMAR, PSWLout3, mxMDR, ldMDR



Универзитет у Београду  
Електротехнички факултет

Име и презиме	Индекс	Потпис	Пројекат	
Назив Основи рачунарске технике 2			Датум	Страна


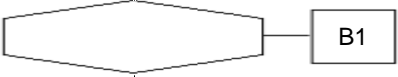
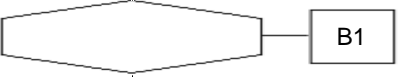

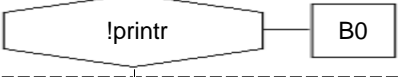
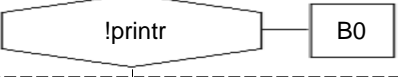

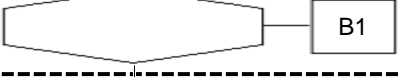




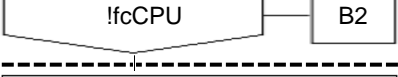
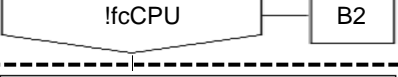


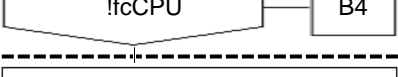
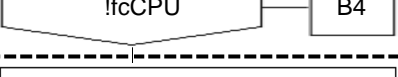




Дијаграм тока микрооперација	Дијаграм тока управљачких сигнала	Секвенца управљачких сигнала
		madrA5 eMAR,eMDR,wrCPU br(if !fcCPU then madrA5)
		
		madrA6 br(if !PRINS then madrA8)
		
		madrA7 IRPOMout3 ldBR,clPRINS,br madrB1
		
		madrA8 br(if !PRCOD then madrAA)
		
		madrA9 UINTout3 ldBR,clPRCOD,br madrB1
		
		madrAA br(if !PRADR then madrAC)
		
		madrAB UINTout3 ldBR,clPRADR,br madrB1
		
		madrAC br(if !PRINM then madrAE)
		



Универзитет у Београду  
Електротехнички факултет

Име и презиме	Индекс	Потпис	Пројекат	
Назив Основи рачунарске технике 2			Датум	Страна



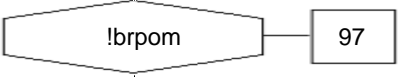
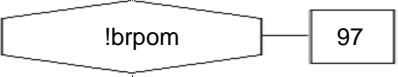

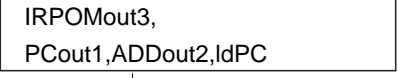



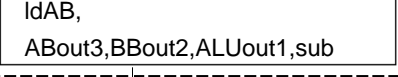
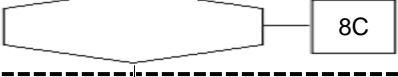



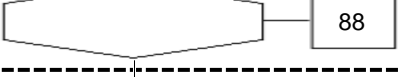
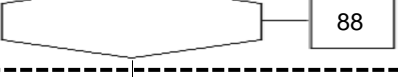


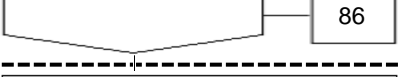
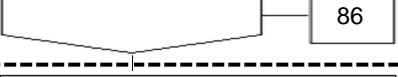

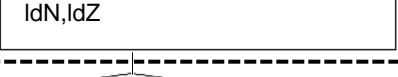
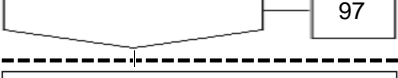











Дијаграм тока микрооперација	Дијаграм тока управљачких сигнала	Секвенца управљачких сигнала
	UINTout3, ldBR,clPRINM	madrAD UINTout3 ldBR,clPRINM,br madrB1
		
		madrAE br(if !printr then madrB0)
		
	UEXTout3, ldBR,clINTR,ldL	madrAF UEXTout3 ldBR,clINTR,ldL,br madrB1
		
	UINTout3,ldBR	madrB0 UINTout3,ldBR
	IVTPout1, IVTDSPout3,ADDout2,ldMAR	madrB1 IVTPout1 IVTDSPout3,ADDout2,ldMAR
	eMAR, rdCPU	madrB2 eMAR,rdCPU br(if !fcCPU then madrB2)
		
	MDRout1, ldDWH,incMAR	madrB3 MDRout1 ldDWH,incMAR
	eMAR, rdCPU	madrB4 eMAR,rdCPU br(if !fcCPU then madrB4)
		
	MDRout1,ldDWL	madrB5 MDRout1,ldDWL
	DWout2, clPSWI,clPSWT	madrB6 DWout2 clPSWI,clPSWT,br madr00
		



Универзитет у Београду  
Електротехнички факултет

Име и презиме	Индекс	Потпис	Пројекат	
Назив Основи рачунарске технике 2			Датум	Страна

Дијаграм тока микрооперација	Дијаграм тока управљачких сигнала	Секвенца управљачких сигнала
		madrF0 DWout2,MOST2_1,MOST1_3 br(if !brpom then madr97)
		
		madrF1 IRPOMout3 PCout1,ADDout2,IdPC ,br madr97
		
		madrFA IdAB,ABout3 BBout2,ALUout1,sub,br madr8C
		
		madrFB incMAR,br madr88
		
		madrFC incMAR,br madr86
		
		madrFD IdN,IdZ,br madr97
		
		madrFE br(if store then madr32)
		
		madrFF br madr2D
		



Универзитет у Београду  
Електротехнички факултет

Име и презиме	Индекс	Потпис	Пројекат	
Назив Основи рачунарске технике 2			Датум	Страна