

# Cheatsheet MVaP (version 3.2)

## Opérations sur la pile

Opcode	Pile	sp	pc	Condition
PUSHI $n$	$P[sp] := n$	sp+1	pc+2	
POP		sp-1	pc+1	$1 \leq sp$
DUP	$P[sp]:=P[sp-1]$	sp+1	pc+1	$1 \leq sp$
ADD (SUB, MUL, DIV, MOD)	$P[sp-2]:=P[sp-2] + P[sp-1]$	sp-1	pc+1	$2 \leq sp$
SUP (SUPEQ, INF, INFEQ, EQUAL, NEQ)	$P[sp-2]:=1 si P[sp-2] > P[sp-1], 0 sinon$	sp-1	pc+1	$2 \leq sp$

## Données

Opcode	Pile	sp	pc	Condition
PUSHG $n$	$P[sp] := P[n]$	sp+1	pc+2	$0 \leq n < sp$
PUSHL $n$	$P[sp] := P[fp+n]$	sp+1	pc+2	$0 \leq fp + n < sp$
STOREG $n$	$P[n] := P[sp-1]$	sp-1	pc+2	$1 \leq sp et 0 \leq n < sp$
STOREL $n$	$P[fp+n] := P[sp-1]$	sp-1	pc+2	$1 \leq sp et 0 \leq fp + n < sp$
READ	$P[sp] := entier lu$	sp+1	pc+1	un entier sur l'entrée standard
WRITE		sp	pc+1	$1 \leq sp$

## Contrôle de flot

Opcode	Pile	sp	pc	fp	Condition
JUMP $Label$		sp	instr( $Label$ )		
JUMPF $Label$		sp-1	instr( $Label$ ) si $P[sp-1]=0$ , pc+2 sinon		$1 \leq sp$
CALL $Label$	$P[sp] := pc+2, P[sp+1] := fp$	sp+2	instr( $Label$ )	sp+2	
RETURN		fp-2	$P[fp-2]$	$P[fp-1]$	$2 \leq sp$

**Note:** avant assemblage, les  $Label$  font référence à des marques **LABEL**  $Label$  présentes dans le code. Lors de l'assemblage, ils sont remplacés par l'adresse instr( $Label$ ) dans le code.

## Flottants

Opcode	Pile	sp	pc	Condition
PUSHF $f$	$(P[sp], P[sp+1]) := f$	sp+2	pc+3	
FADD (FSUB, FMUL, FDIV)	$(P[sp-4], P[sp-3]) :=$ $(P[sp-4], P[sp-3]) +$ $(P[sp-2], P[sp-1])$	sp-2	pc+1	$4 \leq sp$
FSUP	$P[sp-4]:=1 si (P[sp-4], P[sp-3])$	sp-3	pc+1	$4 \leq sp$

(FSUPEQ,FINF,FINFEQ,FEQUAL,FNEQ)	> (P[sp-2], P[sp-1]), 0 sinon			
READF	(P[sp], P[sp+1]) := réel lu	sp+2	pc+1	un nombre flottant sur l'entrée standard
WRITEF		sp	pc+1	2 ≤ sp
ITOF	(P[sp-1], P[sp]) := double(P[sp-1])	sp+1	pc+1	1 ≤ sp
FTOI	P[sp-2]:=int (P[sp-2], P[sp-1])	sp-1	pc+1	2 ≤ sp

**Note:** Les nombres flottants sont stockés sur deux mots mémoire.

## Opérations supplémentaires

Opcode	Pile	sp	pc	Condition
FREE <i>n</i>		sp- <i>n</i>	pc+2	<i>n</i> ≤ sp
ALLOC <i>n</i>	P[x] := 0 pour sp ≤ x < sp+ <i>n</i>	sp+ <i>n</i>	pc+2	
PUSHR <i>n</i>	P[sp-1] := P[P[sp-1] + <i>n</i> ]	sp	pc+2	1 ≤ sp et 0 < P[sp-1] + <i>n</i> < sp
STORER <i>n</i>	P[P[sp-2] + <i>n</i> ] := P[sp-1]	sp-2	pc+2	1 ≤ sp et 0 < P[sp-1] + <i>n</i> < sp
JUMPR <i>Label</i>		sp-1	instr( <i>Label</i> ) + P[sp-1]	1 ≤ sp
PUSHSP	P[sp] := sp	sp+1	pc+1	
PUSHFP	P[sp] := fp	sp+1	pc+1	