Thomas Venriès

Étudiant en dernière année d'ingénieur, Cherche stage: Ingénieur Embarqué/Software

Mobilité: Ile de France

Disponible de Février à Septembre

Né le 9 Mars 1992, 24 ans
☐ 06.60.37.91.07
☑ thomas@myvenries.com
in linkedin.com/in/Ventto
https://github.com/Ventto
Anglais: Avancé
Permis A & B, Véhiculé



Formation

- 2015-2017 Cycle ingénieur, majeure Systèmes Temps Réel et Embarqués, EPITA, France.
 - 2015 **Perfectionnement d'Anglais**, The Linguaviva Centre, Irlande.
 - 2014 Cycle ingénieur 1ère année, EPITA, France.
 - 2013 Semestre EPITA à l'international, UQAC, Canada.
- 2011-2013 Cycle préparatoire ingénieur intégré, EPITA, France.

Expériences Professionnelles

Sep - Jan 2015 **Développeur Full-Stack**, Laboratoire international REEDS de l'OVSQ, France.

Développeur Full-Stack au sein d'une équipe de doctorants. Développement d'une version produit d'un "BIY Serious Game" déployé sur la plateforme MIRE à l'Observatoire de Versailles Saint-Quentin-en-Yvelines et utilisé comme support de cours. Gestion de projet et documentation.

Compétences acquises: Travail collaboratif avec des enseignants chercheurs, doctorants et ingénieurs au sein d'un laboratoire international. Maîtrise de la mise en place d'architecture logicielle, End-to-end experience.

Mai - Juil 2013 **Développeur logiciel**, Laboratoire International REEDS de l'OVSQ, France.

Développeur logiciel au sein d'une équipe de doctorants. Correctifs et mise à jour fonctionnelle d'un très ancien projet innovant de "Serious Game". Recherches et améliorations en vue d'une nouvelle version utilisant des technologies modernes. Proof of Concept et documentation.

Compétences acquises : Autonomie et être force de proposition.

Projets

{Hardware} Développement sur plateformes embarquées, EPITA.

Cross-compile, RTOS et développement sur STM32F64, Beaglebone, Intel Galileo et Raspberry-Pi, Gestion de nombreux capteurs et autres modules low-energy.

{C} STOS (Kernel à trous), EPITA.

Gestion des tables de segmentation, des interruptions en mode protégé et du scheduler, Écriture du système de pagination pour la gestion mémoire.

{C} **C4C**, *EPITA*.

Réécriture de nombreuses fonctions de la bibliothèque standard C, Implémentation d'un Buddy-System-Malloc et GNU Make.

- {C} Paralull, EPITA, implémentation Wait-free pour files (tests, benchmarks).
- {C} 42sh, EPITA, Shell entièrement POSIX développé en C (tests, doc, coverage).

{OCAML} BCMV-OCR, EPITA, Programme de reconnaissance optique de caractères.

{Autre} https://github.com/Ventto.

Compétences

Avancée C, GDB/Valgrind, Git, Shell.

Intermédiaire Python, Javascript, Assembly, Unity/C#, SQL/noSQL, PHP.

Tests Intégration continue, Redmine.

Documents Documentation logicielle générée, LATEX, Plan de validation/tests.

Social Très bonne intégration dans des équipes internationales.

Langues

Français Maternelle.

Anglais Lu, parlé et écris, TOEIC: 870.

Portugais **Notions**.

Activités

Loisirs Piano, Jet à bras, Boxe, Cuisine, Cinéma, Randonnée, Voyages