# Thomas Venriès

Étudiant Ingénieur Logiciel en sortie d'école, Cherche CDD/CDI, Mobilité: France/Ile de France, Brasil/Santa Catarina Disponible à partir de fin Septembre 2017. Né le 9 Mars 1992, 24 ans
☐ 06.60.37.91.07
☑ thomas@myvenries.com
in linkedin.com/in/ventto
https://github.com/ventto
Anglais: Avancé
Permis A & B, Véhiculé



# **Formation**

- 2016-2017 Cycle ingénieur, majeure Systèmes Temps Réel et Embarqués, EPITA, France.
  - 2015 **Perfectionnement d'Anglais**, The Linguaviva Centre, Irlande.
  - 2014 Cycle ingénieur, première année, EPITA, France.
  - 2013 Semestre EPITA à l'international, UQAC, Canada.
- 2011-2013 Cycle préparatoire ingénieur intégré, EPITA, France.

# Expériences Professionnelles

- Fev Aout Ingénieur Logiciel Embarqué, Safran Electronics & Defense, France.
  - 2017 Stage ayant comme objectif l'enrichissement de l'émulateur QEMU par l'ajout d'une nouvelle cible matérielle, développement un de ses périphériques en SystemC/TLM, portage OS sur l'émulation (POC).
  - Sep Jan **Développeur Full-Stack**, Laboratoire international REEDS de l'OVSQ, France.
    - 2015 Stage au sein d'une équipe de doctorants. Développement d'une release d'un Serious Game déployé sur la plateforme multi-écrans MIRE à l'OVSQ et utilisé comme support de cours. Gestion de projet et documentation. Compétences acquises: Travail collaboratif avec des enseignants chercheurs, doctorants et ingénieurs au sein d'un laboratoire international. Architecture logicielle et End-to-end experience.
- Mai Juil **Développeur logiciel**, Laboratoire International REEDS de l'OVSQ, France.
  - 2013 Stage au sein d'une équipe de doctorants. Correctifs et mise à jour fonctionnelle d'un ancien projet innovant de Serious Game. Recherches, améliorations et modernisation en vue d'une nouvelle version. POC et documentation. Compétences acquises : Autonomie et être force de proposition.

## Projets

#### {Hardware} Développement sur plateformes embarquées, EPITA.

Développement sur STM32F64, Beaglebone, Intel Galileo et Raspberry-Pi, cross-compilation, expérience avec des architectures différentes, gestion de nombreux capteurs et modules sans-fil low-energy.

- {C} **STOS** Kernel, *EPITA*.
  - Initialisation des tables de segmentation et des interruptions en mode protégé, Ajout du système de pagination et PIT.
- {C} **C4C**, *EPITA*.
  - Réécriture de nombreuses fonctions de la bibliothèque standard C, Buddy-System-Malloc, GNU Make
- buddy-System-Manoc, GNO Make
- {C} Paralull, EPITA, Implémentation Wait-free Queue (google/benchmark).
- {C} 42sh, EPITA, Shell entièrement POSIX développé en C (tests, doc, coverage, portabilité).
- {OCAML} BCMV-OCR, EPITA, Programme de reconnaissance optique de caractères...
  - {Autre} https://github.com/Ventto.

### Compétences

- Langages C/ASM, Shell scripts et Python.
- Expérience Git/CI, GDB/Valgrind, développement Kernel et panic debugging, JS/Unity3D, PHP/SQL.
- Gestion Proj. Redmine, Gitlab, Documentation logicielle générée, LATEX, Plan de validation/tests.
  - Social Très bonne intégration dans des équipes internationales.

#### Langues

- Français Native.
- Anglais Lu, parlé et écris, TOEIC: 870.

#### Activités

Loisirs Piano, Jet à bras, Boxe, Cuisine, Cinéma, Randonnée, Voyages.