Accumulator: 0100

Program Counter: 1000

Βοηθητικός Καταχωρητής Χ: 1010

Βοηθητικός Καταχωρητής Y: 0000s

9

5Η ΑΣΚΗΣΗ ΕΡΓΑΣΤΗΡΙΟΥ ΣΥΓΧΡΟΝΩΝ ΘΕΜΑΤΩΝ ΑΡΧΙΤΕΚΤΟΝΙΚΗΣ ΥΠΟΛΟΓΙΣΤΩΝ

Συνεργάτες:

1)ΒΕΡΓΟΣ ΓΕΩΡΓΙΟΣ ,ΑΜ:1072604 2)ΤΣΟΥΛΟΣ ΒΑΣΙΛΕΙΟΣ,ΑΜ:1072605

Εργαστηριακό τμήμα: Α' Ημερομηνία: 25/05/2021 Emails συνεργατών: 1) up 1072604@upnet.gr 2) up 1072605@upnet.gr

ΜΕΡΟΣ 1⁰: ΨΕΥΔΟΚΩΔΙΚΑΣ ΜΙΚΡΟΠΡΟΓΡΑΜΜΑΤΩΝ

BOOTSTRAP:

1)Sw+0->PC,MAR

2)NEXT(PC)

LOAD R,\$K:

1)PC+1->PC,ΜΑR//Προσπέλαση της τιμής του R

2)MDR+0->X//Αποθήκευση της αριθμητικής τιμής του R στον βοηθητικό καταχωρητή X.

3)PC+1->PC,ΜΑR//Προσπέλαση του Κ

4)MDR+0->NOP,MAR//Διευθυνσιοδοτούμε τη κύρια μνήμη με τον αριθμό K

5)X+0->NOP, FEEDBACK//Περνάμε στον Feedback register την αριθμητική τιμή του R

6)MDR+0->R(SELB=0)//Αποθηκεύουμε τα δεδομένα της θέσης Κ στον καταχωρητή R επιλέγοντας τον ως καταχωρητή εγγραφής μέσω του selb=0

7)PC+1->PC,MAR//Πηγαίνουμε στο επόμενο opcode

8)NEXT(PC)//Ενεργοποιούμε την επόμενη εντολή με LDS~=0

STORE R,\$K:

1)PC+1->PC,ΜΑR//Προσπέλαση της τιμής του R

2)MDR+0->Χ //Αποθήκευση της αριθμητικής τιμής του R στον βοηθητικό καταχωρητή Χ

3)PC+1->PC,ΜΑR//Προσπέλαση του Κ

4)MDR+0->NOP,MAR//Διευθυνσιοδοτούμε τη κύρια μνήμη με τον αριθμό K

5)X+0->NOP,FEEDBACK//Περνάμε στον Feedback register την αριθμητική τιμή του R

6)B+0->NOP,MWE(SELB=0)

- 7)PC+1->PC,MAR//Πηγαίνουμε στο επόμενο opcode
- 8)NEXT(PC) //Ενεργοποιούμε την επόμενη εντολή με LDS~=0

ADD R1,\$K:

- 1)PC+1->PC,ΜΑR//Προσπέλαση της τιμής του R
- 2)MDR+0->X//Αποθήκευση της αριθμητικής τιμής του R στον βοηθητικό καταχωρητή X
- 3)PC+1->PC,ΜΑR//Προσπέλαση του Κ
- 4)MDR+0->NOP,MAR//Διευθυνσιοδοτούμε τη κύρια μνήμη με τον αριθμό K
- 5)ΜDR+0->Υ//Αποθηκεύουμε τα δεδομένα της θέσης Κ στον βοηθητικό καταχωρητή Υ
- 6)X+0->NOP,FEEDBACK//Περνάμε στον Feedback register την αριθμητική τιμή του R
- $7)R + Y > R(SELB = 0) / / \Pi \\ pos \theta \\ \acute{e}toume \ ta \ \delta \\ \epsilon \delta \\ o \\ m \\ \acute{e}va \ tou \ \\ \kappa \\ ataccepant \\ \acute{n}Y(\theta \\ \acute{e}s \\ n \\ c \\ K) \ \\ \mu \\ \epsilon \ ta \ \delta \\ \epsilon \delta \\ o \\ m \\ \acute{e}va \ tou \ \\ \kappa \\ ataccepant \\ \acute{n}R(\mu \\ \acute{e}s \\ o \\ SELB = 0 > Bport)$
- 8)PC+1->PC,MAR//Πηγαίνουμε στο επόμενο opcode
- 9)NEXT(PC) //Ενεργοποιούμε την επόμενη εντολή με LDS~=0

SUB R1,\$K:

- 1)PC+1->PC,ΜΑR//Προσπέλαση της τιμής του R
- 2)MDR+0->X//Αποθήκευση της αριθμητικής τιμής του R στον βοηθητικό καταχωρητή X
- 3)PC+1->PC,ΜΑR//Προσπέλαση του Κ
- 4)MDR+0->NOP,MAR//Διευθυνσιοδοτούμε τη κύρια μνήμη με τον αριθμό K
- 5)MDR+0->Υ//Αποθηκεύουμε τα δεδομένα της θέσης Κ στον βοηθητικό καταχωρητή Υ
- 6) X+0->NOP, FEEDBACK//Περνάμε στον Feedback register την αριθμητική τιμή του R
- 7)R-Y->R(SELB=0))//Αφαιρούμε τα δεδομένα του καταχωρητή Υ(θέσης Κ) από τα δεδομένα του καταχωρητή R(μέσω SELB=0->Bport)
- 8)PC+1->PC,MAR//Πηγαίνουμε στο επόμενο opcode
- 9)NEXT(PC) //Ενεργοποιούμε την επόμενη εντολή με LDS~=0

ADD R1,R2

- 1)PC+1->PC,MAR//Προσπελαύνουμε την αριθμητική τιμή του R1
- 2)MDR+0->X//Αποθηκεύουμε την αριθμητική τιμή του R1 στον X.
- 3)PC+1->PC,ΜΑR//Προσπελαύνουμε τον R2
- 4)MDR+0->Υ//Αποθηκεύουμε την αριθμητική τιμή του R2 στον R2 στον Υ
- 5)Y+0->NOP,FEEDBACK//Αποθηκεύουμε στον feedback register την τιμή του R2
- 6)Β+0->ΝΟΡ,ΜWΕ//Αποθηκεύουμε στη τρέχουσα θέση μνήμης το περιεχόμενο του καταχωρητή R2
- 7)MDR+0->Υ//Αποθηκεύουμε τα δεδομένα του R2 στον Υ
- 5)X+0->NOP,FEEDBACK//Αποθηκεύουμε την τιμή του X(τιμή του R1) στον feedback register
- 6)B+Y->B,SELB=0//Προσθέτουμε την τιμή του feedback register(περιεχόμενο του R1) με την τιμή του Υ(περιεχόμενο του R2) και αποθηκεύουμε το αποτέλεσμα στον R1.
- 7)PC+1->PC,ΜΑΚ//Πάμε στην επόμενη εντολή
- 8)NEXT(PC)//Την ενεργοποιούμε με LDS~=0

SHLR:

- 1)PC+1->PC,ΜΑR//Προσπέλαση της τιμής του R
- 2)MDR+0->NOP,FEEDBACK//Περνάμε στον feedback register την αριθμητική τιμή του καταχωρητή έντελου R
- 3)Β+0->Β, SELB=0, SΗ~=0, I(8:6)=111//Προσθέτουμε τα περιεχόμενα του R με το 0 για να μη αλλοιωθούν και στο αποτέλεσμα εκτελούμε αριστερή ολίσθηση.
- 4)PC+1->PC,MAR//Πηγαίνουμε στο επόμενο opcode
- 5)NEXT(PC) //Ενεργοποιούμε την επόμενη εντολή με LDS~=0

DEC R:

- 1)PC+1->PC,ΜΑR////Προσπέλαση της τιμής του R
- 2)0+1->ACC//Αποθηκεύουμε στον accumulator την τιμή 01(hex).
- 3)MDR+0->NOP,FEEDBACK// Περνάμε στον feedback register την αριθμητική τιμή του καταχωρητή έντελου R
- 4)B-ACC->B,SELB=0//Αφαιρούμε από τον R την τιμή του accumulator(πάντα 1) και αποθηκεύουμε το αποτέλεσμα σε αυτόν.
- 5)0+0->ACC//Μηδενίζουμε τον accumulator για μελλοντική χρήση
- 6) PC+1->PC, MAR//Πηγαίνουμε στο επόμενο opcode
- 7) NEXT(PC) //Ενεργοποιούμε την επόμενη εντολή με LDS~=0

HALT:

- 1)PC+0->PC,ΜΑR//Αφήνουμε αναλλοίωτο τους PC,ΜΑR
- 2)ΝΕΧΤ(PC))// Ενεργοποιούμε την εντολή που δείχνει τώρα ο MAR και αφού ο MAR δεν άλλαξε ο MAPPER θα ξαναπάει εκεί που αρχίζει το μικροπρόγραμμα της HALT και το πρόγραμμα θα ''κολλήσει'' εκεί.

ΜΕΡΟΣ 2⁰:40-ΑΔΕΣ ΜΙΚΡΟΕΝΤΟΛΩΝ

										SH	SEL	MWE	MARCL	MSTATU	LDS	PCE	CARRYE	MDE	DDATAE
BOOTSTRAP	BRA	BIN	CON	I	- 1	- 1	APORT	BPORT	DDATA	~	В	~	K	S	~	~	~	~	~
				(2:0	(5:3	(8:6													
	(4:0)	(2:0)	(2:0))))	(3:0)	(3:0)	(1:0)										
	XXXX				·														
SW+0->PC,MAR	Χ	000	XXX	111	000	011	XXXX	1000	XX	1	1	1	1	0	1	0	1	1	1
	XXXX																		
NEXT(PC)	Χ	000	XXX	XXX	XXX	001	XXXX	XXXX	XX	1	1	1	0	0	0	1	1	1	1

										SH	SEL	MWE	MARCL	MSTATU	LDS	PCE	CARRYE	MDE	DDATAE
LOAD R,\$K	BRA	BIN	CON	1	1	1	APORT	BPORT	DDATA	~	В	~	K	S	~	~	~	~	~
				(2:0	(5:3	(8:6													
	(4:0)	(2:0)	(2:0)	·)	()	()	(3:0)	(3:0)	(1:0)										
	XXXX																		
PC+1->PC,MAR	Χ	000	XXX	101	000	011	1000	1000	01	1	1	1	1	0	1	1	1	1	0
	XXXX																		
MDR+0->X	X	000	XXX	111	000	011	XXXX	1010	XX	1	1	1	0	0	1	1	1	0	1

	XXXX		1									1							
PC+1->PC,MAR	Χ	000	XXX	101	000	011	1000	1000	01	1	1	1	1	0	1	1	1	1	0
	XXXX																		
MDR+0->NOP,MAR	Χ	000	XXX	111	000	001	XXXX	XXXX	XX	1	1	1	1	0	1	1	1	0	1
X+0-	XXXX																		
>NOP,FEEDBACK	Х	000	XXX	100	000	001	1010	XXXX	XX	1	1	1	0	0	1	1	1	1	1
MDR+0-	XXXX			1															
>NOP,SELB=0	Х	000	XXX	111	000	011	XXXX	XXXX	XX	1	0	1	0	0	1	1	1	0	1
	XXXX																		
PC+1->PC,MAR	Х	000	XXX	101	000	011	1000	1000	01	1	1	1	1	0	1	1	1	1	0
	XXXX																		
NEXT(PC)	Χ	000	XXX	XXX	XXX	001	XXXX	XXXX	XX	1	1	1	0	0	0	1	1	1	1

										SH	SEL	MWE	MARCL	MSTATU	LDS	PCE	CARRYE	MDE	DDATAE
STORE R,\$K	BRA	BIN	CON	- 1		_	APORT	BPORT	DDATA	2	В	~	K	S	~	~	~	~	~
				(2:0	(5:3	(8:6													1
	(4:0)	(2:0)	(2:0))))	(3:0)	(3:0)	(1:0)										1
	XXXX																		ĺ
PC+1->PC,MAR	X	000	XXX	101	000	011	1000	1000	01	1	1	1	1	0	1	1	1	1	0
	XXXX																		1
MDR+0->X	X	000	XXX	111	000	011	XXXX	1010	XX	1	1	1	0	0	1	1	1	0	1 1
	XXXX																		
PC+1->PC,MAR	Х	000	XXX	101	000	011	1000	1000	01	1	1	1	1	0	1	1	1	1	0
·	XXXX																		
MDR+0->NOP,MAR	Х	000	XXX	111	000	001	XXXX	XXXX	XX	1	1	1	1	0	1	1	1	0	1
X+0-	XXXX																		
>NOP,FEEDBACK	Х	000	XXX	100	000	001	1010	XXXX	XX	1	1	1	0	0	1	1	1	1	1
·	XXXX																		
B+0->NOP,MWE	X	000	XXX	111	000	001	XXXX	XXXX	XX	1	0	0	0	0	1	1	1	1	1

PC+1->PC,MAR	XXXX	000	XXX	101	000	011	1000	1000	01	1	1	1	1	0	1	1	1	1	0	
	XXXX																			
NEXT(PC)	Х	000	XXX	XXX	XXX	001	XXXX	XXXX	XX	1	1	1	0	0	0	1	1	1	1	İ

										SH	SEL	MWE	MARCL	MSTATU	LDS	PCE	CARRYE	MDE	DDATAE
ADD R,\$K	BRA	BIN	CON	- 1			APORT	BPORT	DDATA	~	В	~	K	S	~	~	~	~	~
				(2:0	(5:3	(8:6													
	(4:0)	(2:0)	(2:0))))	(3:0)	(3:0)	(1:0)										
	XXXX																		
PC+1->PC,MAR	Х	000	XXX	101	000	011	1000	1000	01	1	1	1	1	0	1	1	1	1	0
	XXXX																		
MDR+0->X	Χ	000	XXX	111	000	011	XXXX	1010	XX	1	1	1	0	0	1	1	1	0	1
	XXXX																		
PC+1->PC,MAR	Χ	000	XXX	101	000	011	1000	1000	01	1	1	1	1	0	1	1	1	1	0
·	XXXX																		
MDR+0->NOP,MAR	Х	000	XXX	111	000	001	XXXX	XXXX	XX	1	1	1	1	0	1	1	1	0	1
	XXXX																		
MDR+0->Y	Χ	000	XXX	111	000	011	XXXX	0000	XX	1	1	1	0	0	1	1	1	0	1
X+0-	XXXX																		
>NOP,FEEDBACK	Х	000	XXX	100	000	001	1010	XXXX	XX	1	1	1	0	0	1	1	1	1	1
	XXXX																		
R+Y->R,SELB=0	Χ	000	XXX	001	000	011	0000	XXXX	XX	1	0	1	0	0	1	1	1	1	1
·	XXXX																		
PC+1->PC,MAR	X	000	XXX	101	000	011	1000	1000	01	1	1	1	1	0	1	1	1	1	0
·	XXXX																		
NEXT(PC)	Х	000	XXX	XXX	XXX	001	XXXX	XXXX	XX	1	1	1	0	0	0	1	1	1	1

										SH	SEL	MWE	MARCL	MSTATU	LDS	PCE	CARRYE	MDE	DDATAE
SUB R,\$K	BRA	BIN	CON	ı			APORT	BPORT	DDATA	~	В	~	K	S	~	~	~	~	~
				(2:0	(5:3	(8:6													
	(4:0)	(2:0)	(2:0))))	(3:0)	(3:0)	(1:0)										
	XXXX																		
PC+1->PC,MAR	Χ	000	XXX	101	000	011	1000	1000	01	1	1	1	1	0	1	1	1	1	0
	XXXX																		
MDR+0->X	Χ	000	XXX	111	000	011	XXXX	1010	XX	1	1	1	0	0	1	1	1	0	1
	XXXX																		
PC+1->PC,MAR	Х	000	XXX	101	000	011	1000	1000	01	1	1	1	1	0	1	1	1	1	0
	XXXX																		
MDR+0->NOP,MAR	Х	000	XXX	111	000	001	XXXX	XXXX	XX	1	1	1	1	0	1	1	1	0	1
	XXXX																		
MDR+0->Y	X	000	XXX	111	000	011	XXXX	0000	XX	1	1	1	0	0	1	1	1	0	1
X+0-	XXXX																		
>NOP,FEEDBACK	Х	000	XXX	100	000	001	1010	XXXX	XX	1	1	1	0	0	1	1	1	1	1
	XXXX																		
R-Y->R,SELB=0	Х	000	XXX	001	010	011	0000	XXXX	XX	1	0	1	0	0	1	1	1	1	1
	XXXX																		
PC+1->PC,MAR	Х	000	XXX	101	000	011	1000	1000	01	1	1	1	1	0	1	1	1	1	0
	XXXX																		
NEXT(PC)	Χ	000	XXX	XXX	XXX	001	XXXX	XXXX	XX	1	1	1	0	0	0	1	1	1	1

ADD R1,R2	BRA	BIN	CON	1	1	ı	APORT	BPORT	DDATA	SH ~	SEL B	MWE ~	MARCL K	MSTATU S	LDS ~	PCE ~	CARRYE ~	MDE ~	DDATAE ~
	(4:0)	(2:0)	(2:0)	(2:0	(5:3	(8:6	(3:0)	(3:0)	(1:0)										
	XXXX	(2.0)	(2.0)))		(3.0)	(3.0)	(1.0)										
PC+1->PC,MAR	Χ	000	XXX	101	000	011	1000	1000	01	1	1	1	1	0	1	1	1	1	0
	XXXX																		
MDR+0->X	Χ	000	XXX	111	000	011	XXXX	1010	XX	1	1	1	0	0	1	1	1	0	1
	XXXX																		
PC+1->PC,MAR	Χ	000	XXX	101	000	011	1000	1000	01	1	1	1	1	0	1	1	1	1	0
	XXXX																		
MDR+0->Y	Χ	000	XXX	111	000	011	XXXX	0000	XX	1	1	1	0	0	1	1	1	0	1
Y+0-	XXXX																		
>NOP,FEEDBACK	Χ	000	XXX	100	000	001	0000	XXXX	XX	1	1	1	0	0	1	1	1	1	1

B+0->NOP,MWE	XXXX	000	XXX	011	000	001	0000	XXXX	XX		0	_			1	1	1	1	1	
D+U->INOP,IVIVE	\ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \	000	^^^	UII	000	001	0000	^^^^	^^	ı	U	U	U	U	1	ı	ı	ı	I	4
MDR+0->Y	XXXX	000	XXX	111	000	011	XXXX	0000	XX	1	1	1	0	0	1	1	1	0	1	
X+0-	XXXX																			
>NOP,FEEDBACK	Х	000	XXX	100	000	001	1010	XXXX	XX	1	1	1	0	0	1	1	1	1	1	
	XXXX																			
B+Y->B,SELB=0	Х	000	XXX	001	000	011	0100	XXXX	XX	1	0	1	0	0	1	1	1	1	1	
	XXXX																			
PC+1->PC,MAR	X	000	XXX	101	000	011	1000	1000	01	1	1	1	1	0	1	1	1	1	0	
	XXXX																			
NEXT(PC)	Х	000	XXX	XXX	XXX	001	XXXX	XXXX	XX	1	1	1	0	0	0	1	1	1	1	

										SH	SEL	MWE	MARCL	MSTATU	LDS	PCE	CARRYE	MDE	DDATAE
DEC R	BRA	BIN	CON	- 1	- 1	- 1	APORT	BPORT	DDATA	~	В	~	K	S	~	~	~	~	~
				(2:0	(5:3	(8:6													
	(4:0)	(2:0)	(2:0))))	(3:0)	(3:0)	(1:0)										
	XXXX																		
PC+1->PC,MAR	X	000	XXX	101	000	011	1000	1000	01	1	1	1	1	0	1	1	1	1	0
	XXXX																		
0+1->ACC	X	000	XXX	111	000	011	XXXX	0100	01	1	1	1	0	0	1	1	1	1	0
MDR+0-	XXXX																		
>NOP,FEEDBACK	Χ	000	XXX	111	000	001	XXXX	XXXX	XX	1	1	1	0	0	1	1	1	0	1
	XXXX																		
B-ACC->B	Χ	000	XXX	001	001	011	0100	XXXX	XX	1	0	1	0	0	1	1	1	1	1
	XXXX																		
0+0->ACC	Χ	000	XXX	111	000	011	XXXX	0100	00	1	1	1	0	0	1	1	1	1	0
	XXXX																		
PC+1->PC,MAR	Χ	000	XXX	101	000	011	1000	1000	01	1	1	1	1	0	1	1	1	1	0
	XXXX			XX	XX														
NEXT(PC)	X	000	XXX	Χ	Χ	001	XXXX	XXXX	XX	1	1	1	0	0	0	1	1	1	1

										SH	SEL	MWE	MARCL	MSTATU	LDS	PCE	CARRYE	MDE	DDATAE
SHLR	BRA	BIN	CON	- 1	I	- 1	APORT	BPORT	DDATA	~	В	~	K	S	~	~	~	~	~
				(2:0	(5:3	(8:6													
	(4:0)	(2:0)	(2:0)	·)	())	(3:0)	(3:0)	(1:0)										
	XXXX				-														
PC+1->PC,MAR	Χ	000	XXX	101	000	011	1000	1000	01	1	1	1	1	0	1	1	1	1	0

MDR+0-	XXXX																		
>NOP,FEEDBACK	Χ	000	XXX	111	000	001	XXXX	XXXX	XX	1	1	1	0	0	1	1	1	0	1
	XXXX																		
B+0->B,SHIFT	Χ	000	XXX	011	000	111	XXXX	XXXX	XX	0	0	1	0	0	1	1	1	1	1
	XXXX																		
PC+1->PC,MAR	Χ	000	XXX	101	000	011	1000	1000	01	1	1	1	1	0	1	1	1	1	0
	XXXX																		
NEXT(PC)	Χ	000	XXX	XXX	XXX	001	XXXX	XXXX	XX	1	1	1	0	0	0	1	1	1	1

										SH	SEL	MWE	MARCL	MSTATU	LDS	PCE	CARRYE	MDE	DDATAE
HALT	BRA	BIN	CON	- 1	1	- 1	APORT	BPORT	DDATA	~	В	~	K	S	~	~	~	~	~
				(2:0	(5:3	(8:6													
	(4:0)	(2:0)	(2:0)	()	())	(3:0)	(3:0)	(1:0)										
	XXXX																		
PC+0->PC,MAR	X	000	XXX	100	000	011	1000	1000	XX	1	1	1	1	0	1	1	1	1	1
	XXXX																		
NEXT(PC)	Χ	000	XXX	XXX	XXX	001	XXXX	XXXX	XX	1	1	1	0	0	0	1	1	1	1

MEPOΣ 3^{0} : MIKPOKΩΔΙΚΑΣ-MAPPER-MAIN MEMORY-MICROMEMORY

MICRO

c BOOTSTRAP

 $m00\ 00000000001110010000001000001111010111\ /\!/Sw+0->\!PC,MAR$

m01 000000000000000000010000000001110001111 //NEXT(PC)

c LOAD R,\$K

m02 000000000010100001110001000011111011110 //PC+1->PC,MAR

m04 000000000010100001110001000011111011110 //PC+1->PC,MAR

m07 000000000011100001100000000001010011101 //MDR+0->SELB=0

 $m08\ 000000000010100001110001000011111011110\ //PC+1->PC, MAR$

 $m09\ 00000000000000000001000000001110001111\ //NEXT(PC)$

c STORE R.\$K

m0a 000000000010100001110001000011111011110 //PC+1->PC,MAR

m0b 000000000011100001100001010001110011101 //MDR+0->X

m0c 000000000010100001110001000011111011110 //PC+1->PC,MAR

m0e 000000000010000000110100000001110011111 //X+0->NOP,FEEDBACK

m0f 0000000000110000010000000001000011111 //B+0->NOP,MWE,SELB=0

```
m10 000000000010100001110001000011111011110 //PC+1->PC,MAR
m11 000000000000000000010000000001110001111 //NEXT(PC)
     c ADD R.$K
m12 000000000010100001110001000011111011110 //PC+1->PC,MAR
m13 000000000011100001100001010001110011101 //MDR+0->X
m14 000000000010100001110001000011111011110 //PC+1->PC,MAR
m16 000000000011100001100000000001110011101 //MDR+0->Y
m17 000000000010000000110100000001110011111 //X+0->NOP,FEEDBACK
m18 000000000000010000110000000001010011111 //R+Y->R.SELB=0
m19 000000000010100001110001000011111011110 //PC+1->PC,MAR
m1a 00000000000000000001000000001110001111 //NEXT(PC)
     c SUB R.$K
m1b 000000000010100001110001000011111011110 //PC+1->PC,MAR
m1c 000000000011100001100001010001110011101 //MDR+0->X
m1d 000000000010100001110001000011111011110 //PC+1->PC,MAR
m1f000000000011100001100000000001110011101 //MDR+0->Y
m20 000000000010000000110100000001110011111 //X+0->NOP.FEEDBACK
m22 000000000010100001110001000011111011110 //PC+1->PC.MAR
m23 000000000000000000010000000001110001111 //NEXT(PC)
     c SHL R
m24 000000000010100001110001000011111011110 //PC+1->PC.MAR
m25 00000000001110000010000000001010011101 //MDR+0->NOP.FEEDBACK
m26 000000000001100011100000000000010011111 //B+0->B,SELB=0,SHIFT
m27 000000000010100001110001000011111011110 //PC+1->PC.MAR
m28 0000000000000000001000000001110001111 //NEXT(PC)
     c DEC R
m29 000000000010100001110001000011111011110 //PC+1->PC,MAR
m2a 000000000011100001100000100011110011110//0+1->ACC
m2b 00000000001110000010000000001010011101 //MDR+0->NOP,FEEDBACK
m2c 000000000000100101101000000001010011111//B-ACC->B.SELB=0
m2e 000000000010100001110001000011111011110 //PC+1->PC,MAR
m2f 000000000000000000010000000001110001111 //NEXT(PC)
     c HALT
```

```
m30 000000000010000001101000000001111011111 //PC+0->PC,MAR
m31 000000000000000000010000000001110001111 //NEXT(PC)
    c ADD R1.R2
m32 000000000010100001110001000011111011110 //PC+1->PC,MAR
m33 000000000011100001100001010001110011101 //MDR+0->X
m34 000000000010100001110001000011111011110 //PC+1->PC,MAR
m36 00000000001000000110000000001110011111 //Y+0->NOP.FEEDBACK
m37 000000000011000001000000000001000011111 //B+0->NOP,MWE
m3b 000000000010100001110001000011111011110 //PC+1->PC,MAR
m3c 0000000000000000001000000001110001111 //NEXT(PC)
MAPPER
m00 02 LOAD R,$K
m01 0a STORE R.$K
m02 12 ADD R,$K
m03 1b SUB R,$K
m04 24 SHL R
m05 29 DEC R
m06 30 HALT
m07 32 ADD R1,R2
MAIN
m0000
m01 01
m02 20
m03 02
m04 01
m0521
m06 03
m07 01
m08 22
m09 05
m0a 01
m0b 04
m0c 01
```

m0d 04

m0e 01

m0f 00

m10 02

m11 20

m12 02

m13 02

m14 21

m15 05

m16 02

m17 04

m18 02

m19 07

m1a 01

m1b 02

m1c 01

m1d 01

m1e 23

m1f 06

Το μακροπρόγραμμα που περιγράφεται είναι:

LOAD 01 \$20

ADD 01 \$21

SUB 01 \$22

DEC 01

SHL 01

SHL 01

LOAD 02 \$20

ADD 02 \$21

DEC 02

SHL 02

ADD 01,02

STORE 01 \$23

HALT