

Estudiante: 🙎 Valentín

/ UGR / plataforma de apoyo a la docencia

Buscar...

noviembre

12:04



> España

> ugr.es

> ETSIIT

> Db.Gr.Ing.Inf./Matem.

EC



Estructura de Computadores





Asignatura



Evaluación



Archivos



Usuarios



Comunicación



Análisis



Perfil



https://swad.ugr.es/es 1/7

26 notificaciones

```
26 27 28 29 30 31 1
2 3 4 5 6 7 8
9 10 11 12 13 14 15
16 17 18 19 20 21 22
23 24 25 26 27 28 29
30 1 2 3 4 5 6
```

2020-11-06 13:03 Curso 2020-2021. Examen tipo test.

F...

Ignacio Rojas Ruiz

2020-10-22 12:46 CURSO 2020-2021. Practica 2.

La fech...

•••

Ignacio Rojas Ruiz

2020-01-28 11:12

NOTA IMPORTANTE: MODIFICACION HORA IN...

•••

Ignacio Rojas Ruiz

2020-01-09 13:15

Estimados estudiantes de EC,

Mañana,...

•••

Ignacio Rojas Ruiz

2019-12-09 23:13 Estimados estudiantes de

https://swad.ugr.es/es

EC,

Debido ...

•••

Ignacio Rojas Ruiz

2019-09-16

14:45

Ya estan abiertos los grupos de pract...

•••

Ignacio Rojas Ruiz

2019-01-24

14:18

Ya se han enviado las calificaciones ...

...

Ignacio Rojas Ruiz

2019-01-08

11:06

Mediante este correo quiero anunciar ...

•••

Ignacio Rojas Ruiz

2018-01-17

11:48

Nanoprogramació Informacion actuali...

•••

Ignacio Rojas Ruiz

2017-01-17

09:47

Desactivar el fichero Bomba_NBA_201

•••

Ignacio Rojas Ruiz 2014-12-15 13:17 // Versión SSSE3 (pshufb) web http:/w... Ignacio Rojas Ruiz

[y]

Guía del usuario

71 de EC		
	1 pr	ofesor
	Gustavo Romer	29'13"
		udiantes
	Valentín Guerrer	2'10"
	Alejandro Rubio …	2'31"
	Daniel Alconc	2'32"
	Alberto Martos	2'46"
9	Guillermo López	3'43"
	Álvaro Rodríg	3'44"
-	Cristóbal Jiméne…	4'35"
	Javier Garrue	5'07"
	Teresa Cabrer	5′13″
	233,0111	•••

Sistema Actividades Proyectos Convocatorias Test Exámenes Juegos Encuestas

Resultado



Universidad de Granada - Doble Grado en Ingeniería Informática y Matemáticas Estructura de Computadores



?

Test nº 7 que realiza usted en esta asignatura

1

[T1.2]

En la captación de la instrucción:

Elección única

Usuario Profesores

a) en MAR indicamos la dirección donde está la instrucción y en la

https://swad.ugr.es/es 4/7

ALU recogemos la instrucción.

Χ

- b) en MBR indicamos la dirección donde está la instrucción y en MAR recogemos la instrucción.
- c) en MAR indicamos la dirección donde está la instrucción y en MBR recogemos la instrucción.
 - d) en MBR indicamos la dirección donde está la instrucción y en la ALU recogemos la instrucción.

Puntuación: -0,33

2 ¿Qué arquitectura se caracteriza por presentar una gran variación en la longitud de las instrucciones?

Elección única

Usuario Profesores

- a) registro-registro
- b) registro-memoria
- c) memoria-memoria
 - d) ninguna de las anteriores es cierta

Puntuación: 1,00

3 Elección única El programa RISC

ld r4,(r2)

ld r5,(r3)

add r6,r4,r5

st (r1),r6

Usuario Profesores

- a) Almacena el contenido del registro r4 en la posición de memoria apuntada por el registro r2, almacena el contenido del registro r5 en la posición de memoria apuntada por el registro r3, suma los registros r4 y r5 y carga la suma finalmente en el registro r6 el contenido de la posición de memoria apuntada por r1.
- b) Suma los contenidos de los registros r2 y r3 y almacena el resultado en el registro r1.
- c) Guarda en la posición de memoria apuntada por r1 la suma de las posiciones de memoria apuntadas por los registros r4 y r5.

•

d) Almacena la suma de los contenidos de las posiciones de memoria direccionadas por los registros r2 y r3, y almacena el resultado en la posición de memoria direccionada por el registro r1.

Puntuación: 1,00

Elección única

En un procesador capaz de direccionar la memoria a nivel de bytes, con una longitud de palabra y tamaño del bus de datos de 32 bits, ¿cuántos accesos a memoria hacen falta para llevar de la memoria al procesador un objeto de tamaño doble palabra situado a partir del byte de dirección 4 (inclusive)?

Usuario Profesores

•

X

a) 2b) 1

c) 4

-, -

d) 3

Puntuación: -0,33

5 En una máquina con 32 registros direccionables e instrucciones de 16 bits es posible codificar:

Elección

https://swad.ugr.es/es 5/7

única

Usuario Profesores

 \checkmark

- a) 1 instrucción de tres registros, 31 instrucciones de dos registros, 31 instrucciones de un registro y 32 instrucciones de 0 direcciones.
- b) 63 instrucciones de dos registros, 32 instrucciones de un registro y 32 instrucciones de 0 direcciones.
- c) 2 instrucción de tres registros y 32 instrucciones de dos registros.
- d) 64 instrucciones de dos registros y 32 instrucciones de un registro.

Puntuación: 1,00

6

[T1.5]

Elección única ¿En qué generación, dentro de la historia de los computadores digitales, aparece la segmentación de cauce?

Usuario Profesores

- a) primera
- b) segunda
- /
- c) tercera
 - d) cuarta

Puntuación: 1,00

7

Elección

única

[T2.2.2]

En un microprocesador de 4 bits, una operación en la que el bit 0 de un registro se copia en el acarreo, después el bit 1 se copia en el bit 0, después el bit 2 se copia en el bit 1, y por último el bit 3 se copia en el bit 2, es:

Usuario Profesores

- a) Una rotación a la derecha a través de acarreo.
- b) Un desplazamiento lógico a la derecha.
- /
- c) Un desplazamiento aritmético a la derecha.
 - d) Una rotación a la derecha.

Puntuación: 1,00

Usuario Profesores

8

En las arquitecturas RISC:

Elección única

Χ

- a) la programación resulta más simple que en los CISC.
- b) se usan instrucciones muy simples que se pueden segmentar.
 - c) la UC suele ser más compleja que en CISC, al ser cableada.
 - d) realmente se usan pocas instrucciones de las disponibles en el conjunto de instrucciones.

Puntuación: -0,33

9

De las siguientes instrucciones, ¿cuál utiliza únicamente direccionamiento implícito? Usuario Profesores

Elección única

a) push

1

- b) popf
- c) mul
- d) cmp

Puntuación: 1,00

10

En 8086, los parámetros a las subrutinas se pueden pasar:

Usuario Profesores

https://swad.ugr.es/es 6/7

única

a) a traves de variables globales

b) a través de los registros

c) a través de la pila

d) todas las anteriores son ciertas

Puntuación: 1,00

Puntuación: 6,00 Nota: 6,00/10,00

Información DocumentacUGR

CommunitySoftware litAndroid

iOS

¿Qué es SWADManual breve [Condiciones leg:Twitter Source code SWADroid GoogliSWAD App Stown Swaddown S

Funcionalidad User guide [ENEstadísticas Google+ Database SWADroid Google- Difusión PresentacionesPóster YouTube Translation SWADroid GitHub Prensa Videotutoriales Servidor alternativeTo API SWADroid Open HUB

Logos Encuentro startupRANKI/Changelog
Capterra Roadmap

SourceForge Authors

GitHub Implementación

Open HUB



Universidad de Granada

Consultas y problemas: swad@ugr.es

Acerca de SWAD 20.2.2 (2020-09-27) Página generada en 50 ms y enviada en 426 µs

https://swad.ugr.es/es 7/7