



/ UGR / plataforma de
apoyo a la docencia

Estudiante:  Valentín

26 notificaciones

noviembre

9
12:14


Plataforma
> España
> ugr.es
> ETSIIT
> Db.Gr.Ing.Inf./Matem.
>

EC



Estructura de Computadores EC



Inicio



Asignatura



Evaluación



Archivos



Usuarios



Comunicación









Análisis



Perfil

Frecuentes

-  Test
-  Documentos
-  Timeline
-  Ficha
-  Cuenta
-  Notificaciones

NOVIEMBRE 2020

L M M J V S D

26	27	28	29	30	31	1
2	3	4	5	6	7	8
9	10	11	12	13	14	15
16	17	18	19	20	21	22
23	24	25	26	27	28	29
30	1	2	3	4	5	6

2020-11-06

13:03

Curso 2020-
2021.
Examen tipo test.
F...

...

Ignacio
Rojas Ruiz

2020-10-22

12:46

CURSO 2020-
2021. Practica 2.

La fech...

...

Ignacio
Rojas Ruiz

2020-01-28

11:12

NOTA
IMPORTANTE:
MODIFICACION
HORA IN...

...

Ignacio
Rojas Ruiz

2020-01-09

13:15

Estimados
estudiantes de
EC,

Mañana,...

...

Ignacio
Rojas Ruiz

2019-12-09

23:13

Estimados
estudiantes de
EC,

Debido ...

...

Ignacio
Rojas Ruiz

2019-09-16

14:45

Ya estan abiertos
los grupos de
pract...

...

Ignacio
Rojas Ruiz

2019-01-24

14:18

Ya se han
enviado las
calificaciones ...

...

Ignacio
Rojas Ruiz

2019-01-08

11:06

Mediante este
correo quiero
anunciar ...

...

Ignacio
Rojas Ruiz

2018-01-17

11:48

Nanoprogramació
Informacion
actuali...

...

Ignacio
Rojas Ruiz

2017-01-17

09:47

Desactivar el
fichero
Bomba_NBA_201

...

Ignacio
Rojas Ruiz

2014-12-15

13:17

// Versión SSSE3

(pshufb) web

<http://w...>

...

Ignacio
Rojas Ruiz



74 de EC

2 profesores

	Ignacio Rojas ...	4'28"
	Gustavo Romer...	38'51"
72 estudiantes		
	Valentín Guerrer...	1'20"
	Cristóbal Jiméne...	1'25"
	Maxim Samod...	1'37"
	Mario Rodríg...	1'46"
	Mario García ...	1'56"
	Guillermo López ...	2'09"
	Manuel Moya ...	3'08"
	Mónica Calzad...	3'11"

...

Sistema Actividades Proyectos Convocatorias **Test** Exámenes Juegos Encuestas



Resultado



Universidad de Granada - Doble Grado en Ingeniería Informática y
Matemáticas
Estructura de Computadores



Test nº 8 que realiza usted en esta asignatura

1

Elección
única

Un modo de direccionamiento en el que se especifica un registro y una dirección de memoria cuyo contenido se suma al contenido del registro base para obtener la dirección efectiva, se conoce como:

Usuario Profesores

- X
- a) base con autoincremento
 - b) directo o absoluto
 - c) indirecto a registro través de memoria
 - d) ninguno de los anteriores

Puntuación: -0,33

2

Al diseñar el formato de instrucción:

Elección
única

Usuario Profesores

- X
- a) se suele omitir el campo que indica la siguiente instrucción (la siguiente a ejecutar es la siguiente en memoria, salvo en caso de salto).
 - b) hay que indicar explícitamente todos los operandos y destinos.
 - c) sólo hay que saber el tipo de operación a realizar y los operandos necesarios.
 - d) el número de formatos de instrucción diferentes no afecta a la complejidad de la UC.

Puntuación: -0,33

3

Si AX = FA50h y ejecutamos AND AX, 00FFh

Elección
única

Usuario Profesores

- ✓
- a) El registro AH se pone a FF
 - b) El registro AL se pone a 0
 - c) El registro AL se pone a FF
 - d) El registro AH se pone a 0

Puntuación: 1,00

4

¿Qué dice la ley de Moore?

Elección
única

Usuario Profesores

- ✓
- a) Todas las respuestas son ciertas.
 - b) Que la memoria de los ordenadores se duplica cada 18 meses.
 - c) Que el tamaño de los transistores se duplica cada 18 meses.
 - d) Que el número de transistores de un chip se duplica cada 18 meses.

Puntuación: 1,00

5

En el 8086, la dirección efectiva de la cabecera de pila vendrá dada por:

Elección
única

Usuario Profesores

- ✓
- a) $SS * 10h + SP$
 - b) $SS * 10h + BP$
 - c) BP
 - d) SP

Puntuación: 1,00

6

¿En qué orden debería ejecutarse en una máquina de tipo pila la operación aritmética (a+b/c-d)?

Elección
única

Usuario Profesores

- ✓
- a) $a + b / c - d$
 - b) $a b + / c d -$
 - c) $a b c / + d -$
 - d) $a b + c d - /$

Puntuación: 1,00

7

Elección
única

[T2.1.1]

¿Cuál de los siguientes microprocesadores no es de 64 bits?

Usuario Profesores

✓

- a) Core 2
- b) Pentium III
- c) Itanium
- d) Core i7

Puntuación: 1,00

8

Elección
única

¿Cuál de los siguientes microprocesadores no es de 64 bits?

Usuario Profesores

✓

- a) Itanium
- b) Core i7
- c) Pentium III
- d) Core 2

Puntuación: 1,00

9

Elección
única

[T1.1]

Si queremos almacenar la palabra de 16 bits 0x9660 en una memoria de bytes según "little-endian", quedará almacenada a partir de la posición 0x1000 como:

Usuario Profesores

✓

- a) M[0x1000]=0x06 y M[0x1001]=0x69
- b) M[0x1000]=0x60 y M[0x1001]=0x96
- c) M[0x1000]=0x96 y M[0x1001]=0x60
- d) M[0x1000]=0x69 y M[0x1001]=0x06

Puntuación: 1,00

10

Elección
única

[T2.2.4]

Una instrucción de "salto si menor", para números sin signo, tiene que comprobar el valor de:

Usuario Profesores

✓

- a) los bits de signo y desbordamiento
- b) el bit de acarreo
- c) el bit de cero
- d) el bit de signo

Puntuación: 1,00

Puntuación: 7,33

Nota: 7,33/10,00

Información DocumentaUGR

CommunitySoftware lilAndroid

iOS

¿Qué es SWADManual breve [Condiciones legTwitter
What is SWAD?Brief manual [EProtección de dFacebook
Publicaciones Guía usuario [ETwitter SWAD UWikipedia

Source code SWADroid GoogliSWAD App Str
Download SWADroid Blog iSWAD Twitter
Install SWADroid TwitteiSWAD GitHub

Funcionalidad	User guide [EN	Estadísticas	Google+	Database	SWADroid	Google+
Difusión	Presentaciones	Póster	YouTube	Translation	SWADroid	GitHub
Prensa	Videotutoriales	Servidor	alternativeTo	API	SWADroid	Open HUB
	Logos	Encuentro	startupRANKI	Changelog		
			Capterra	Roadmap		
			SourceForge	Authors		
			GitHub	Implementación		
			Open HUB			



UNIVERSIDAD
DE GRANADA

Universidad de Granada

Consultas y problemas: swad@ugr.es

Acerca de SWAD 20.2.2 (2020-09-27)

Página generada en 67 ms y enviada en 432 µs