



/ UGR / plataforma de  
apoyo a la docencia

Estudiante:  Valentín

7 notificaciones

diciembre

**21**  
12:34

  
Plataforma  
> España  
> ugr.es  
> ETSIIT  
> Db.Gr.Ing.Inf./Matem.  
>

EC



# Estructura de Computadores EC



Inicio



Asignatura



Evaluación



Archivos



Usuarios



Comunicación









Análisis



Perfil

## Frecuentes

-  Test
-  Timeline
-  Documentos
-  Exámenes
-  Compartidos
-  Calificaciones

DICIEMBRE 2020

L M M J V S D

|    |    |    |    |    |    |    |
|----|----|----|----|----|----|----|
| 30 | 1  | 2  | 3  | 4  | 5  | 6  |
| 7  | 8  | 9  | 10 | 11 | 12 | 13 |
| 14 | 15 | 16 | 17 | 18 | 19 | 20 |
| 21 | 22 | 23 | 24 | 25 | 26 | 27 |
| 28 | 29 | 30 | 31 | 1  | 2  | 3  |
| 4  | 5  | 6  | 7  | 8  | 9  | 10 |

2020-12-17  
09:26

Curso 2020-  
2021.  
Examen tipo test.  
Fe...

...

Ignacio  
Rojas Ruiz

2020-12-10  
14:00

Curso 2020-  
2021.  
Examen tipo test.  
Fe...

...

Ignacio  
Rojas Ruiz

2020-11-24  
16:24

Ya se pueden ver  
los resultados del  
e...

...

Ignacio  
Rojas Ruiz

2020-11-12  
18:07

Curso 2020-  
2021.  
Examen tipo test.  
Re...

...

Ignacio  
Rojas Ruiz

2020-11-06  
13:03

Curso 2020-  
2021.  
Examen tipo test.  
F...

...

Ignacio  
Rojas Ruiz

2020-10-22  
12:46

CURSO 2020-  
2021. Practica 2.

La fech...

...

Ignacio  
Rojas Ruiz

2020-01-28  
11:12

NOTA  
IMPORTANTE:  
MODIFICACION  
HORA IN...

...

Ignacio  
Rojas Ruiz

2020-01-09  
13:15

Estimados  
estudiantes de  
EC,

Mañana,...

...

Ignacio  
Rojas Ruiz

2019-12-09  
23:13

Estimados  
estudiantes de  
EC,

Debido ...

...

Ignacio  
Rojas Ruiz

2019-09-16  
14:45

Ya estan abiertos  
los grupos de  
pract...

...

Ignacio  
Rojas Ruiz

2019-01-24  
14:18

Ya se han  
enviado las  
calificaciones ...

...

Ignacio  
Rojas Ruiz

2019-01-08  
11:06

Mediante este  
correo quiero  
anunciar ...

...

Ignacio  
Rojas Ruiz

2018-01-17  
11:48

Nanoprogramació  
Informacion  
actuali...

...

Ignacio  
Rojas Ruiz

2017-01-17  
09:47

Desactivar el  
fichero  
Bomba\_NBA\_201

...

Ignacio  
Rojas Ruiz

2014-12-15  
13:17

// Versión SSSE3  
(pshufb) web  
http://w...

...

Ignacio  
Rojas Ruiz



54 de EC

54 estudiantes

|   |                      |       |
|---|----------------------|-------|
|  | Valentín Guerrero... | 1'00" |
|  | Juan Fernán...       | 1'09" |
|  | Federico Cabrer...   | 2'03" |
|  | Rocío Barrag...      | 2'11" |
|  | Alvaro Luna R...     | 3'30" |
|  | Rubén García ...     | 3'58" |
|  | Cristóbal Jiménez... | 4'06" |
|  | Mario Rodríguez...   | 4'25" |
|  | María S. Pérez ...   | 4'55" |
|  | Álvaro Rodríguez...  | 8'09" |

...

Sistema Actividades Proyectos Convocatorias **Test** Exámenes Juegos Encuestas

## Resultado



Universidad de Granada - Doble Grado en Ingeniería Informática y Matemáticas  
Estructura de Computadores



Test nº 25 que realiza usted en esta asignatura

**1**

Elección única

[T6.2]

¿En qué tipo de ciclo de refresco se hace  $RAS\# = 0$ ?

Usuario Profesores

- a) Sólo  $RAS\#$
- b)  $CAS\#$  antes de  $RAS\#$
- c) Refresco transparente
- d) En todos los anteriores



Puntuación: **1,00**

**2**

Elección única

En los sistemas con una jerarquía de memoria dividida en varios niveles se da el problema de la consistencia o coherencia de los datos entre los distintos niveles. Si una palabra se modifica en un nivel, en algún momento habrá que traspasar ese cambio a los niveles inferiores. Para ello hay varias políticas:

Usuario Profesores



- a) Post-escritura: se retrasa la actualización en los niveles inferiores hasta que el bloque modificado tenga que ser reemplazado
- b) Escritura indirecta: si se modifica una palabra, inmediatamente se

modifican los niveles superiores

- c) Las respuestas a y b son ciertas
- d) Las respuestas a y b son falsas

Puntuación: **1,00**

**3**

¿Qué necesitamos para construir una memoria de 1K x 8 bits?

Elección  
única

Usuario Profesores

✓

•

- a) 64 memorias de 128 x 1 bits
- b) 8 memorias de 512 x 2 bits
- c) 8 memorias de 256 x 4 bits y un decodificador de 2 a 4
- d) Ninguna de las anteriores respuestas es cierta

Puntuación: **1,00**

**4**

Con respecto a la memoria virtual, ¿cómo deben ser las páginas para evitar tener tablas de páginas de gran tamaño?

Elección  
única

Usuario Profesores

✓

•

- a) Medianas
- b) Grandes
- c) Pequeñas
- d) Las tablas de páginas tiene un tamaño fijo e independiente del tamaño de las páginas

Puntuación: **1,00**

**5**

[T6.5]

En las políticas anticipativas de extracción de cache, ¿cuál de ellas se caracteriza por preextraer el bloque i+1 si se referencia al bloque i y se produce falta de bloque?

Elección  
única

Usuario Profesores

✓

•

- a) Preextracción siempre
- b) Preextracción indexada
- c) Preextracción marcada
- d) Preextracción por falta

Puntuación: **1,00**

**6**

¿Cuál de los siguientes métodos para incrementar el ancho de banda de memoria es más económico?

Elección  
única

Usuario Profesores

✓

•

- a) Utilizar memorias asociativas
- b) Duplicar el tamaño de la memoria
- c) Organizar la memoria jerárquicamente
- d) Utilizar memorias de alta velocidad

Puntuación: **1,00**

**7**

¿Cuántas entradas suele tener un TLB?

Elección  
única

Usuario Profesores

X

•

- a) Más que el número de páginas de la memoria virtual
- b) Tantas como número de páginas tenga la memoria física
- c) Muchas menos que el número de página de la memoria virtual
- d) Una única entrada correspondiente a la última página accedida

Puntuación: **-0.33**

**8**Elección  
única

[T6.3]

Con 8 circuitos de memoria RAM de 1K x 8 se puede crear un memoria de:

Usuario Profesores

- a) 1K x 64
- b) 8K x 8
- c) 2K x 32
- d) Todas las combinaciones anteriores son posibles

✓

Puntuación: **1,00****9**Elección  
única

[T6.5]

En un sistema con memoria de bytes y líneas de cache de 64 bytes, ¿dónde empieza el bloque de memoria que contiene la posición 0xBEE3DE72?

Usuario Profesores

- a) 0xBEE3DE6E
- b) 0xBEE3DE70
- c) 0xBEE3DE40
- d) 0x0EE3DE72

✓

Puntuación: **1,00****10**Elección  
única

[T6.1]

En una memoria organizada en forma jerárquica, ¿qué suele ocurrir con respecto al tamaño de las unidades de transferencia entre niveles, conforme se baja de nivel hacia el procesador?

Usuario Profesores

- a) Aumenta
- b) Disminuye
- c) Aumenta en algunos niveles y disminuye en otros
- d) Todas las posibilidades anteriores suelen darse

✓

Puntuación: **1,00****Puntuación: 8,67****Nota: 8,67/10,00****Información Documental****Community Software****iOS**

¿Qué es SWAD? Manual breve [Escribir aquí]  
 What is SWAD? Brief manual [Escribir aquí]  
 Publicaciones Guía usuario [Escribir aquí]  
 Funcionalidad User guide [Escribir aquí]  
 Difusión Presentaciones [Escribir aquí]  
 Prensa Videotutoriales [Escribir aquí]  
 Logos Encuentro

Source code  
 Download  
 Install  
 Database  
 Translation  
 API  
 Changelog  
 Roadmap  
 Authors  
 Implementación  
 Open HUB

SWADroid Google  
 SWADroid Blog  
 SWADroid Twitter  
 SWADroid GitHub  
 SWADroid Google  
 SWADroid GitHub  
 SWADroid Open HUB



UNIVERSIDAD  
DE GRANADA

Universidad de Granada

Consultas y problemas: [swad@ugr.es](mailto:swad@ugr.es)

Acerca de SWAD 20.8 (2020-12-15)    Página generada en 59 ms y enviada en 553  $\mu$ s