



/ UGR / plataforma de
apoyo a la docencia

Estudiante:  Valentín

26 notificaciones

noviembre

8
20:08


Plataforma
> España
> ugr.es
> ETSIIT
> Db.Gr.Ing.Inf./Matem.
>

EC



Estructura de Computadores EC



Inicio



Asignatura



Evaluación



Archivos



Usuarios



Comunicación



Análisis



Perfil

Frecuentes



Documentos



Ficha



Test



Cuenta



Timeline



Notificaciones

NOVIEMBRE 2020

L M M J V S D

26	27	28	29	30	31	1
2	3	4	5	6	7	8
9	10	11	12	13	14	15
16	17	18	19	20	21	22
23	24	25	26	27	28	29
30	1	2	3	4	5	6

2020-11-06
13:03

Curso 2020-
2021.
Examen tipo test.
F...

...

Ignacio
Rojas Ruiz

2020-10-22
12:46

CURSO 2020-
2021. Practica 2.

La fech...

...

Ignacio
Rojas Ruiz

2020-01-28
11:12

NOTA
IMPORTANTE:
MODIFICACION
HORA IN...

...

Ignacio
Rojas Ruiz

2020-01-09
13:15

Estimados
estudiantes de
EC,

Mañana,...

...

Ignacio
Rojas Ruiz

2019-12-09
23:13

Estimados
estudiantes de
EC,

Debido ...

...

Ignacio
Rojas Ruiz

2019-09-16

14:45

Ya estan abiertos
los grupos de
pract...

...

Ignacio
Rojas Ruiz

2019-01-24

14:18

Ya se han
enviado las
calificaciones ...

...

Ignacio
Rojas Ruiz

2019-01-08

11:06

Mediante este
correo quiero
anunciar ...

...

Ignacio
Rojas Ruiz

2018-01-17

11:48

Nanoprogramació
Informacion
actuali...

...

Ignacio
Rojas Ruiz

2017-01-17

09:47

Desactivar el
fichero
Bomba_NBA_201

...

Ignacio
Rojas Ruiz

2014-12-15

13:17

// Versión SSSE3

(pshufb) web

http://w...

...

Ignacio
Rojas Ruiz

Guía del usuario

55 de EC

1 profesor

	Gustavo Romer...	55'18"
54 estudiantes		
	Valentín Guerrer...	10"
	Juan A...	54"
	Ruiz Ar...	1'01"
	María Moreno...	1'01"
	Cristóbal Jiméne...	1'12"
	Daniel Alconc...	1'24"
	Nasr El Farissi	2'03"
	Julio Pérez ...	2'04"
	Juan M...	2'29"
	Rodríguez...	
	Álvaro Rodríguez...	

...

Sistema Actividades Proyectos Convocatorias **Test** Exámenes Juegos Encuestas



Resultado



Universidad de Granada - Doble Grado en Ingeniería Informática y
Matemáticas
Estructura de Computadores



Test nº 2 que realiza usted en esta asignatura

1Elección
única

Suponiendo que todos los registros inicialmente contienen el valor 0, ¿cuál es el valor de r1 tras la ejecución de la siguiente secuencia de instrucciones?

mov r1, #4

mov r2, #3

add r3, r1, r1

```
add r3, r1, r1
sub r1, r3, r2
mul r3, r1, r1
```

Usuario Profesores

- a) 25
- b) 4
- c) 0
- d) 5



Puntuación: 1,00

2Elección
única

[T2.2.1]

Siendo EDX=0xf000 y ECX=0x0100, ¿cuál de las siguientes instrucciones tiene como dirección efectiva 0xf400?

Usuario Profesores

- a) leal 0x80(, %edx, 2), %eax
- b) addl (%edx, %ecx), %eax
- c) movl 0x8(%edx), %eax
- d) xorl (%edx, %ecx, 4), %eax



Puntuación: 1,00

3Elección
única

[T1.2]

En el direccionamiento inmediato, tras captarse completamente la instrucción:

Usuario Profesores

- a) se accede al operando, que está contenido en una posición de memoria principal.
- b) se accede al operando, que es una constante contenida en la propia instrucción.
- c) el código de operación contiene el operando.
- d) se accede al operando, que se encuentra almacenado en uno de los registros programables.



Puntuación: 1,00

4Elección
única

¿Qué tipo de direccionamiento se usa para el registro destino en la instrucción mov bx, 5h?

Usuario Profesores



- a) Direccionamiento inmediato
- b) Direccionamiento relativo a registro base
- c) Direccionamiento directo a registro
- d) Direccionamiento implícito

Puntuación: -0,33

5Elección
única

[T2.1.1]

¿Cuál de los siguientes microprocesadores no es de 64 bits?

Usuario Profesores

- a) Core 2
- b) Itanium
- c) Pentium III
- d) Core i7



Puntuación: 1,00

6Elección
única

[T1.1]

Si queremos almacenar la palabra de 16 bits 0x8965 en una memoria de bytes según "little-endian", quedará almacenada a partir de la posición 0x8600 como:

Usuario Profesores

- ✓ •
- a) $M[0x8600]=0x69$ y $M[0x8601]=0x85$
 - b) $M[0x8600]=0x85$ y $M[0x8601]=0x69$
 - c) $M[0x8600]=0x65$ y $M[0x8601]=0x89$
 - d) $M[0x8600]=0x89$ y $M[0x8601]=0x65$

Puntuación: **1,00****7**Elección
única

Sobre el direccionamiento relativo al contador de programa:

Usuario Profesores

- ✓ •
- a) Favorece la implementación de código reubicable.
 - b) Su uso en los saltos reduce el tamaño de la instrucción.
 - c) Es adecuado para alcanzar instrucciones próximas a la que se está ejecutando.
 - d) Todas las respuestas son ciertas.

Puntuación: **1,00****8**Elección
única

[T1.2]

¿Qué arquitectura se caracteriza por presentar una gran variación en la longitud de las instrucciones?

Usuario Profesores

- ✓ •
- a) registro-registro
 - b) registro-memoria
 - c) memoria-memoria
 - d) ninguna de las anteriores es cierta

Puntuación: **1,00****9**Elección
única

En una máquina con 32 registros direccionables e instrucciones de 16 bits es posible codificar:

Usuario Profesores

- ✓ •
- a) 64 instrucciones de dos registros y 32 instrucciones de un registro.
 - b) 63 instrucciones de dos registros, 32 instrucciones de un registro y 32 instrucciones de 0 direcciones.
 - c) 1 instrucción de tres registros, 31 instrucciones de dos registros, 31 instrucciones de un registro y 32 instrucciones de 0 direcciones.
 - d) 2 instrucción de tres registros y 32 instrucciones de dos registros.

Puntuación: **1,00****10**Elección
única

Si d es un desplazamiento, r un registro índice e i una constante apropiada, el modo de direccionamiento indexado con postautoincremento realiza...

Usuario Profesores

- ✓ •
- a) $r = r + i$; dirección efectiva = $r + d$
 - b) $r = r - i$; dirección efectiva = $r + d$
 - c) dirección efectiva = $r + d$; $r = r + i$
 - d) dirección efectiva = $r + i$; $r = r + d$

Puntuación: **1,00**

Puntuación: 8,67**Nota: 8,67/10,00****Información Documentación UGR****Community Software iOS****iOS**

¿Qué es SWAD?	Manual breve [Condiciones leg	Twitter	Source code	SWADroid	Google	SWAD App Store
What is SWAD?	Brief manual [E	Protección de d	Facebook	Download	SWADroid Blog	iSWAD Twitter
Publicaciones	Guía usuario [E	Twitter	SWAD U	Wikipedia	Install	SWADroid Twitter
Funcionalidad	User guide [E	Estadísticas	Google+	Database	SWADroid	Google
Difusión	Presentaciones	Póster	YouTube	Translation	SWADroid	GitHub
Prensa	Videotutoriales	Servidor	alternativeTo	API	SWADroid	Open HUB
	Logos	Encuentro	startupRANKI	Changelog		
			Capterra	Roadmap		
			SourceForge	Authors		
			GitHub	Implementación		
			Open HUB			



Universidad de Granada

Consultas y problemas: swad@ugr.es

Acerca de SWAD 20.2.2 (2020-09-27)

Página generada en 53 ms y enviada en 443 µs