

Estudiante: 🙎 Valentín

7 notificaciones

/ UGR / plataforma de apoyo a la docencia

Buscar...

diciembre

11:18

Plataforma

> España

> ugr.es

> ETSIIT

> Db.Gr.Ing.Inf./Matem.

>

EC



Estructura de Computadores FC



Inicio



Asignatura



Evaluación



Archivos



Usuarios



Comunicación



Análisis



Perfil



https://swad.ugr.es/es

1/7

```
30 1 2 3 4 5 6
7 8 9 10 11 12 13
14 15 16 17 18 19 20
21 22 23 24 25 26 27
28 29 30 31 1 2 3
4 5 6 7 8 9 10
```

2020-12-17 09:26

Curso 2020-2021.

Examen tipo test. Fe...

Ignacio Rojas Ruiz

2020-12-10 14:00

Curso 2020-2021.

Examen tipo test. Fe...

Ignacio Rojas Ruiz

2020-11-24 16:24

Ya se pueden ver los resultados del e...

Ignacio Rojas Ruiz

2020-11-12 18:07

Curso 2020-2021.

Examen tipo test. Re...

Ignacio Rojas Ruiz

2020-11-06

13:03

Curso 2020-2021.

Examen tipo test. F...

Ignacio Rojas Ruiz

2020-10-22 12:46

CURSO 2020-2021. Practica 2.

La fech...

•••

Ignacio Rojas Ruiz

2020-01-28

11:12

NOTA IMPORTANTE: MODIFICACION HORA IN...

•••

Ignacio Rojas Ruiz

2020-01-09

13:15

Estimados estudiantes de EC,

Mañana,...

•••

Ignacio Rojas Ruiz

2019-12-09

23:13

Estimados estudiantes de EC,

Debido ...

•••

Ignacio Rojas Ruiz

2019-09-16

14:45

Ya estan abiertos los grupos de pract...

•••

https://swad.ugr.es/es

Ignacio Rojas Ruiz

2019-01-24

14:18

Ya se han enviado las calificaciones ...

•••

Ignacio Rojas Ruiz

2019-01-08

11:06

Mediante este correo quiero anunciar ...

•••

Ignacio Rojas Ruiz

2018-01-17

11:48

Nanoprogramació Informacion actuali...

•••

Ignacio Rojas Ruiz

2017-01-17

09:47

Desactivar el fichero Bomba_NBA_201

•••

Ignacio Rojas Ruiz

2014-12-15

13:17

// Versión SSSE3 (pshufb) web http:/w...

•••

Ignacio Rojas Ruiz





https://swad.ugr.es/es 4/7

		41 de EC	
		41 estudiantes	
	Valentín Guerrer		50"
	Álvaro Rodríg…		2′20″
3	David Gonzál		2'39"
	Ximo Sanz T		3′09″
	Teresa Cabrer		3′09″
	Juan Fernán		3′33″
	Alvaro Luna R…		4'55"
	Alejandro Rubio		5′08″
3	Julián Garrido		7'46"
	Ángel Olmedo		8′30″
	Olificao	•••	

Sistema Actividades Proyectos Convocatorias Test Exámenes Juegos Encuestas

Resultado



Universidad de Granada - Doble Grado en Ingeniería Informática y Matemáticas Estructura de Computadores



Test nº 17 que realiza usted en esta asignatura

Elección única

¿Cuál es el contenido de la pila al terminar de ejecutarse la siguiente secuencia de instrucciones de una arquitectura de pila: push #4; push #7; add; push #10; sub? Usuario Profesores



- a) 4, 11, 1
- b) 1
 - c) 4, 7, 10
 - d) 11, 1

Puntuación: -0,33

En una jerarquía de memoria, a medida que nos alejamos del procesador... Usuario Profesores

Elección única

a) El tamaño de la unidad de transferencia entre dos niveles aumenta.

- b) El coste por byte aumenta.
- c) La velocidad de transferencia aumenta.
- d) El tamaño de la memoria disminuye.

Puntuación: 1,00

5/7 https://swad.ugr.es/es

¿Cuál es la característica tecnológica principal de la segunda generación de computadores? Elección Usuario Profesores

única

- a) La gran integración de los circuitos (VLSI)
- b) Los transistores
 - c) Los circuitos integrados
 - d) Las válvulas

Puntuación: 1,00

Una placa madre de un 486 con un único SIMM de 30 contactos con 8 chips de 1M x 1... Usuario Profesores

Elección única

- a) tiene 8 M palabras de memoria principal
- b) no funciona correctamente
 - c) tiene 1 M palabras de memoria principal
 - d) tiene 256 K palabras de memoria principal

Puntuación: 1,00

De las siguientes instrucciones, ¿cuál utiliza un modo de direccionamiento no implícito? Usuario Profesores

Elección única

- a) push
 - b) enable
 - c) nop
 - d) halt

Puntuación: 1,00

En las políticas anticipativas de extracción de caché, ¿cuál de ellas se caracteriza por preextraer el bloque i+1 si se referencia al bloque i y se produce falta de bloque? Usuario Profesores

Elección única

a) Preextracción marcada

b) Preextracción siempre

- c) Preextracción por falta
- d) Preextracción indexada

Puntuación: 1,00

Respecto a registros salva-invocante y salva-invocado en GCC/Linux IA32, ¿cuál de éstos es de distinto tipo que el resto?

Elección única

Usuario Profesores

- a) ebx
- b) edi
- c) eax
 - d) esi

Puntuación: 1,00

El microprocesador de la familia x86 usado en los primeros IBM PC originales fue el: Usuario Profesores

Elección única

- a) 8088
 - b) 8085
 - c) 80486

6/7 https://swad.ugr.es/es

d) Pentium Puntuación: 1,00 En una estructura de computador de bus único (bus del sistema): Usuario Profesores Elección a) la UC concede el acceso al bus, por lo que éste funciona a la única velocidad de la CPU b) ninguna de las otras respuestas es cierta c) es la estructura más usada en los PC actuales d) sólo una unidad funcional puede tener el control del bus en cada momento Puntuación: 1.00 [T1.2] El direccionamiento relativo a registro base utiliza... Elección Usuario Profesores única a) dos registros. b) dos desplazamientos contenidos en la propia instrucción. c) un registro y un factor de escala X d) un registro y un desplazamiento. Puntuación: -0,33 Puntuación: 7,33 Nota: 7,33/10,00

Información DocumentacUGR

CommunitySoftware lilAndroid iOS

¿Qué es SWADManual breve [Condiciones legTwitter Source code SWADroid GoogliSWAD App Sto What is SWAD?Brief manual [EProtección de daFacebook Download SWADroid Blog iSWAD Twitter Publicaciones Guía usuario [ETwitter SWAD UWikipedia Install SWADroid TwitteiSWAD GitHub Funcionalidad User guide [ENEstadísticas Google+ Database SWADroid Google Presentaciones Póster Difusión YouTube Translation SWADroid GitHub Prensa Videotutoriales Servidor alternativeTo API SWADroid Open HUB Encuentro startupRANKI Changelog Logos Capterra Roadmap SourceForge Authors GitHub Implementación Open HUB



Universidad de Granada

Consultas y problemas: swad@ugr.es

Acerca de SWAD 20.8 (2020-12-15) Página generada en 48 ms y enviada en 490 µs

https://swad.ugr.es/es 7/7