



/ UGR / plataforma de
apoyo a la docencia

Estudiante:  Valentín

26 notificaciones

noviembre

9
11:44


Plataforma
> España
> ugr.es
> ETSIIT
> Db.Gr.Ing.Inf./Matem.
>

EC



Estructura de Computadores EC



Inicio



Asignatura



Evaluación



Archivos



Usuarios



Comunicación









Análisis



Perfil

Frecuentes

-  Documentos
-  Test
-  Timeline
-  Ficha
-  Cuenta
-  Notificaciones

NOVIEMBRE 2020

L M M J V S D

26	27	28	29	30	31	1
2	3	4	5	6	7	8
9	10	11	12	13	14	15
16	17	18	19	20	21	22
23	24	25	26	27	28	29
30	1	2	3	4	5	6

2020-11-06

13:03

Curso 2020-
2021.
Examen tipo test.
F...

...

Ignacio
Rojas Ruiz

2020-10-22

12:46

CURSO 2020-
2021. Practica 2.

La fech...

...

Ignacio
Rojas Ruiz

2020-01-28

11:12

NOTA
IMPORTANTE:
MODIFICACION
HORA IN...

...

Ignacio
Rojas Ruiz

2020-01-09

13:15

Estimados
estudiantes de
EC,

Mañana,...

...

Ignacio
Rojas Ruiz

2019-12-09

23:13

Estimados
estudiantes de
EC,

Debido ...

...

Ignacio
Rojas Ruiz

2019-09-16

14:45

Ya estan abiertos
los grupos de
pract...

...

Ignacio
Rojas Ruiz

2019-01-24

14:18

Ya se han
enviado las
calificaciones ...

...

Ignacio
Rojas Ruiz

2019-01-08

11:06

Mediante este
correo quiero
anunciar ...

...

Ignacio
Rojas Ruiz

2018-01-17

11:48

Nanoprogramació
Informacion
actuali...

...

Ignacio
Rojas Ruiz

2017-01-17

09:47

Desactivar el
fichero
Bomba_NBA_201

...

Ignacio
Rojas Ruiz

2014-12-15

13:17

// Versión SSSE3

(pshufb) web

http://w...

...

Ignacio

Rojas Ruiz



68 de EC

1 profesor

Gustavo
Romer...

8'25"

67 estudiantes

Valentín
Guerrer...

0"

Jesús
García ...

3"

Francisco
Matilla ...

17"

Jose A...
Marque...

25"

Manuel
Moya ...

36"

Carlos
Fernán...

41"

Rafael
Luque ...

56"

Alberto
Martos ...

1'05"

David
Gonzál...

1'14"

...

Sistema Actividades Proyectos Convocatorias **Test** Exámenes Juegos Encuestas



Resultado



Universidad de Granada - Doble Grado en Ingeniería Informática y
Matemáticas
Estructura de Computadores



Test nº 5 que realiza usted en esta asignatura

1

Elección
única

[T2.1.1]

El Intel 8086:

Usuario Profesores

a) Contaba con 29 millones de transistores.

✓

- b) Incluía instrucciones de multiplicación.
- c) Fue el primer microprocesador.
- d) Podía direccionar 1 GB.

Puntuación: 1,00

2Elección
única

En cdecl/x86, ¿cuál de los siguientes registros tiene que ser guardado por la función llamada si es alterado por ésta?

Usuario Profesores

✓

- a) eax
- b) ebx
- c) edx
- d) ecx

Puntuación: 1,00

3Elección
única

En el contexto del lenguaje máquina, el acrónimo ISA suele referirse a:

Usuario Profesores

✓

- a) Instruction Set Architecture
- b) Information Security Architecture
- c) Intel Standard Architecture
- d) Industry Standard Architecture

Puntuación: 1,00

4Elección
única

La primera generación de computadores se caracteriza por el uso de:

Usuario Profesores

✓

- a) Fibra óptica.
- b) Microprocesadores.
- c) Tubos de vacío.
- d) Transistores.

Puntuación: 1,00

5Elección
única

De las siguientes instrucciones, ¿cuál utiliza únicamente direccionamiento implícito?

Usuario Profesores

✓

- a) cmp
- b) push
- c) mul
- d) popf

Puntuación: 1,00

6Elección
única

En una resta de dos números en complemento a dos, se produce desbordamiento cuando...

Usuario Profesores

✗

- a) los dos operandos son negativos y el resultado es positivo.
- b) los dos operandos son positivos y el resultado es negativo.
- c) Las dos respuestas a y b son correctas.
- d) Ninguna de las anteriores es correcta.

Puntuación: -0,33

7

La codificación Huffman...

Elección
única

Usuario Profesores

- a) utiliza menos bits para las instrucciones más frecuentes y más bits para las menos utilizadas.
- b) es la más utilizada debido a que consigue resultados óptimos en cuanto a espacio.
- c) permite una decodificación directa empleando un único decodificador.
- d) emplea un campo de tamaño fijo para el código de operación de todas las instrucciones.

X

Puntuación: -0,33

8

En la arquitectura Von Neumann...

Elección
única

Usuario Profesores

- a) los bloques principales son la unidad de control, la ALU y la CPU.
- b) los registros se encuentran en la memoria principal.
- c) el programa se encuentra residente en memoria.
- d) Todas son ciertas.

X

Puntuación: -0,33

9

[T1.5]

Elección
única

¿En qué generación, dentro de la historia de los computadores digitales, se alcanzaron tiempos de conmutación del orden de nanosegundos?

Usuario Profesores

- a) primera
- b) segunda
- c) tercera
- d) cuarta

✓

Puntuación: 1,00

10

[T1.2]

Elección
única

Una CPU con bus de direcciones de 16 bits y bus de datos de 8 bits tiene un registro de 8 bits conectado al bus de datos y a la unidad de control. Puede tratarse del registro

Usuario Profesores

- a) De direcciones
- b) De instrucción
- c) Puntero de pila
- d) Contador de programa

X

Puntuación: -0,33

Puntuación: 4,67**Nota: 4,67/10,00****Información Documental****Community Software****iOS**

¿Qué es SWAD? Manual breve [E]Twitter
 What is SWAD? Brief manual [E]Facebook
 Publicaciones Guía usuario [E]Twitter SWAD U[Wikipedia
 Funcionalidad User guide [E]Estadísticas Google+

Source code SWADroid Google
 Download SWADroid Blog iSWAD Twitter
 Install SWADroid Twitter iSWAD GitHub
 Database SWADroid Google

[Difusión](#)[Prensa](#)[Presentaciones](#)[Póster](#)[Videotutoriales](#)[Servidor](#)[Logos](#)[Encuentro](#)[YouTube](#)[Translation](#)[SWADroid](#)[GitHub](#)[alternativeTo](#)[API](#)[SWADroid](#)[Open HUB](#)[startupRANKI](#)[Changelog](#)[Capterra](#)[Roadmap](#)[SourceForge](#)[Authors](#)[GitHub](#)[Implementación](#)[Open HUB](#)

UNIVERSIDAD
DE GRANADA

Universidad de Granada

Consultas y problemas: swad@ugr.es

Acerca de SWAD 20.2.2 (2020-09-27)

Página generada en 45 ms y enviada en 388 µs