



Estudiante:  Valentín

/ UGR / plataforma de apoyo a la docencia

junio

21

22:47



Plataforma

> España

> ugr.es

> ETSIIT

> Db.Gr.Ing.Inf./Matem.

>









AC 

2 notificaciones





Arquitectura de Computadores


AC


- 
Inicio
- 
Asignatura
- 
Evaluación
- 
Archivos
- 
Usuarios
- 
Comunicación
- 
Análisis
- 
Perfil


Frecuentes


 Exámenes

 Documentos

 Calificaciones

 Timeline

 Test

 Compartidos

JUNIO 2021

L	M	M	J	V	S	D
31	1	2	3	4	5	6
7	8	9	10	11	12	13
14	15	16	17	18	19	20
21	22	23	24	25	26	27
28	29	30	1	2	3	4

2021-06-15
17:48En
Archivos>Docume
se ha p...Mancia
Anguita López

41 de AC

1 profesor

	Juan Jo... Escoba...	3:29'37"
40 estudiantes		
	Valentín Guerrer...	0"
	Jesús García ...	43"
	Santiago Hernán...	1'38"
	Alberto Díaz C...	7'23"
	Federico Cabrer...	10'00"
	Germá... Padua ...	24'20"
	Juan A... Ruiz Ar...	44'33"
	José D... Barran...	45'34"
	Javier Garrue...	50'03"



Sistema Actividades Proyectos Convocatorias Test **Exámenes** Juegos Encuestas



Control Tema 1



Universidad de Granada - Doble Grado en Ingeniería Informática y Matemáticas
Arquitectura de Computadores





Desconocido: **45338112** Guerrero Cano, Valentín




Inicio: 2021-03-25, jueves, 10:40:09

Final: 2021-03-25, jueves, 10:59:54


Preguntas: 10

Respuestas
válidas: Puntuación: Nota: 

1 Elección única ¿Cuál de la siguientes clases de computadores no tiene repartidos los módulos de memoria (físicos) entre los procesadores?
Usuario Profesores

-  •
- a) UMA
 - b) NORMA
 - c) NUMA
 - d) Son todas

2 Elección única ¿Cuál de la siguientes clases de computadores está relacionada con multicomputadores?
Usuario Profesores

-  •
- a) UMA
 - b) NORMA
 - c) SMP
 - d) NUMA


3 Texto ¿Indique qué variable causa una dependencia RAW entre dos sentencias de este código (tenga en cuenta que una única sentencia no va a causar dependencias)?

```
x5 = x7 * x0
x2 = x2 + x6
x6 = x5 + x7
```

Usuario Profesores

 **x5** a) x5

4 Elección única Para calcular la ganancia en prestaciones que se obtiene en un procesador al que se aplica una mejora
Usuario Profesores

-  •
- a) se divide el tiempo de ejecución sin la mejora entre el tiempo de ejecución con la mejora
 - b) se multiplica el tiempo de ejecución sin la mejora y la productividad con la mejora
 - c) se divide la productividad sin la mejora entre la productividad con la mejora
 - d) se divide el tiempo de ejecución con la mejora entre el tiempo de ejecución sin la mejora

5 N.º real En un procesador superescalar a 2 GHz se han obtenido 1 GIPS para un programa de prueba. Esto supone un nº medio de instrucción por ciclo de
Usuario Profesores

 **2** [0,5; 0,5]

6 Elección única Para comparar dos procesadores usando un programa de prueba es más fiable calcular

Elección única

Usuario Profesores

- a) mips que mflops
- b) mips que tiempo de respuesta
- ✓ • c) mflops que mips
- d) Ninguna de las otras respuestas es correcta.

7
N.º real

¿Para evaluar un procesador no segmentado se está usando un programa de prueba con el que el 80% del tiempo de ejecución se corresponde con la ejecución de instrucciones que operan con enteros. Para mejorar prestaciones se ha reducido un cuarto el tiempo de ejecución de las instrucciones con enteros. ¿Qué ganancia en prestaciones se ha conseguido con esta mejora?

Usuario Profesores

2,5 [1,25; 1,25]

8
Elección única

Al añadir ALUS (o unidades funcionales) que operan con vectores a un procesador se ha conseguido mejorar el tiempo de ejecución, esto ha ocurrido porque se ha

Usuario Profesores

✗

- a) reducido el tiempo de ciclo
- b) reducido el número de instrucciones de los códigos
- c) reducido los ciclos por instrucción
- d) ninguna de las otras respuestas es correcta

9
Elección única

Replicar el cauce de un procesador (núcleo) para obtener un procesado (núcleo) superescalar puede llevar a

Usuario Profesores

✓

- a) reducir el tiempo de ciclo
- b) reducir el número de instrucciones de los códigos
- c) ninguna de las otras respuestas es correcta
- d) reducir los ciclos por instrucción

10
N.º real

En el código máquina generado por un compilador para un programa de prueba, el 60% del tiempo de ejecución se corresponde con la ejecución de instrucciones escalares que operan con componentes de vectores (suponga que todas las instrucciones escalares tardan el mismo tiempo en procesarse). Un segundo compilador logra generar para este código instrucciones máquina vectoriales que usan vectores de 6 componentes, consiguiendo transformar en estas instrucciones vectoriales la mitad de las instrucciones escalares que operan con componentes de vectores (suponga las instrucciones vectoriales de vectores tardan en ejecutarse el mismo tiempo que las instrucciones escalares a las que sustituyen). ¿Cuál es la ganancia en velocidad conseguida por el segundo compilador respecto al primero?

Usuario Profesores

1,428 [1,33; 1,34]

Información DocumentaUGR

¿Qué es SWADManual breve |Condiciones legTwitter
What is SWAD?Brief manual [EProtección de dFacebook
Publicaciones Guía usuario [ITwitter SWAD LWikipedia
Funcionalidad User guide [ENEestadísticas Google+

CommunitySoftware liAndroid

Source code SWADroid GoogSWAD App St
Download SWADroid Blog iSWAD Twitter
Install SWADroid TwitteSWAD GitHub
Database SWADroid Goog

iOS

[Difusión](#)[Presentaciones](#)[Póster](#)[YouTube](#)[Translation](#)[SWADroid](#)[GitHub](#)[Prensa](#)[Videotutoriales](#)[Servidor](#)[alternativeTo](#)[API](#)[SWADroid](#)[Open HUB](#)[Logos](#)[Encuentro](#)[startupRANKI](#)[Changelog](#)[Capterra](#)[Roadmap](#)[SourceForge](#)[Authors](#)[GitHub](#)[Implementación](#)[Open HUB](#)

UNIVERSIDAD
DE GRANADA

Universidad de Granada

Consultas y problemas: swad@ugr.es

Acerca de SWAD 20.88.2 (2021-06-02)

Página generada en 122 ms y enviada en 350 μ s