

ELECTRONIQUE, LABO

RAPPORT

Télécommande à 1 canal par infrarouge

Auteurs:

SPIELER Michael
ROUSSET Vianney

Professeur:

DÉCURNEX André

12 juin 2017

1 Introduction

Le but est de concevoir un système d'émission - réception infrarouge avec adressage permettant d'enclencher et déclencher un relais optique.

2 Structure générale et principe

On a divisé le système en 5 étages avec des interfaces définies :

Générateur de signal	Générateur de salves de N pulses de durée de $100\mu\text{s}$ avec une période de 1ms espacées de 100ms .
LED driver	Sortie de puissance qui drive la LED IR.
Récepteur	Récepteur IR avec amplification et filtrage. La sortie est le signal digital des pulses.
Décodeur	Circuit logique de décodage du nombre de pulses. La sortie est un pulse d'environ 5ms pour chaque salve correcte reçue.
Sortie	Circuit de détection d'interruption du signal avec commutation et du relais optique.

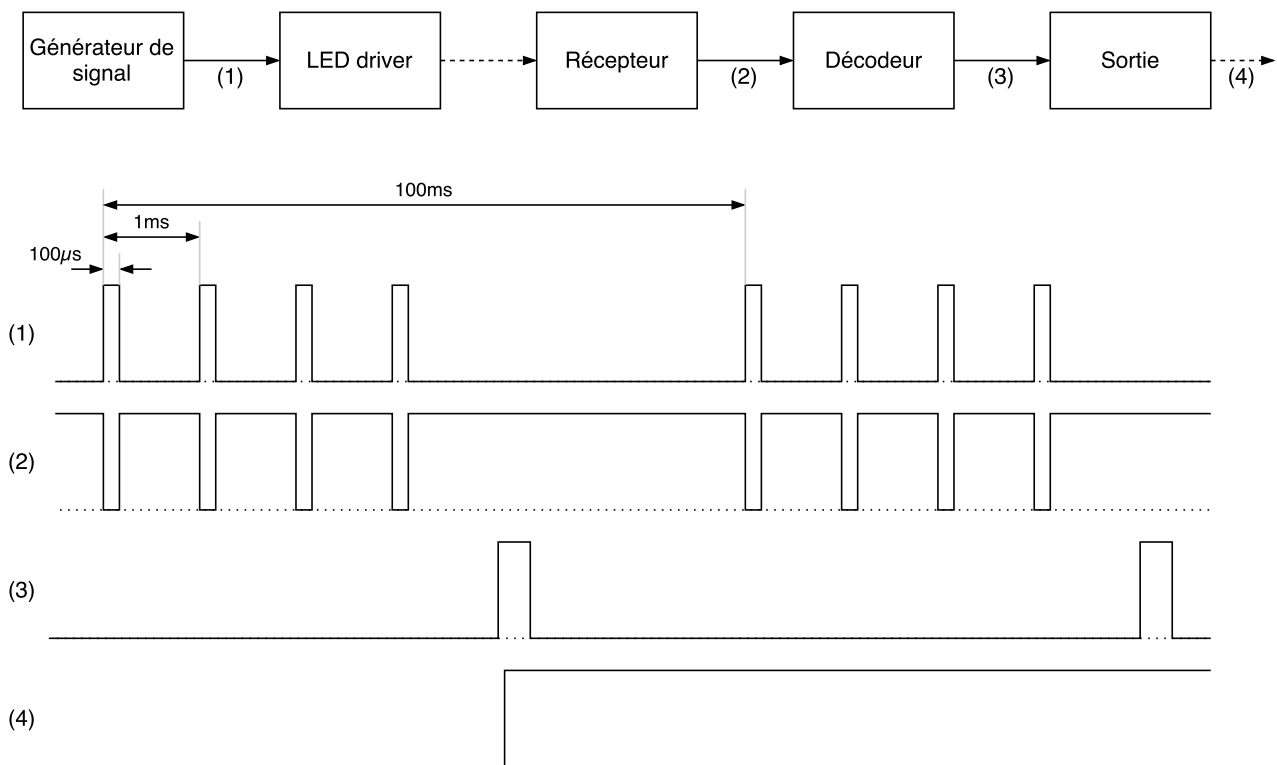


FIGURE 1 – Schéma bloc du système avec signaux

Le but de la structure choisie est de faciliter le développement et la testabilité du sous-système.

3 Notation et nomenclature

n_{pulse}	Nombre de pulses dans une salve (addressage)	13
t_0	Durée high d'un pulse	0.1 ms
T_0	Période des pulse	1.0 ms
D_0	Duty cycle dans une salve	10%
τ	Période des slaves	0.1 s
t_{miss}		
t_{true}	Durée du pulse signal une salve correcte	

4 Dimensionnements

4.1 Signal

Le nombre d'impulsions n_{pulse} a été choisi arbitrairement à 13. La période et le duty-cycle des impulsions sont dictés par ce que la LED infrarouge peut supporter (c.f. 4.3).

4.2 Générateur de signal

Le générateur de signal génère dans OUTPUT des salves de n_{pulses} à une période τ en active high tant que celui-ci est alimenté à 3V. Les pulses dans les salves ont une durée high t_0 et une période T_0 . Le nombre de pulses et les durées ne sont pas garanties lorsque l'alimentation est retirée.

Pulse timer Génère des impulsion à hautes fréquences tant qu'il n'est pas RESET. Il est formé d'un timer TLC555 en configuration bascule astable. Les dimensionnements sont fait selon le datasheet [3] avec une petite capacité pour la simplicité et la limitation de la consommation.

$$\begin{cases} t_0 = 0.693(R_{pa} + R_{pb})C_p \\ T_0 = 0.693(R_{pa} + 2R_{pb})C_p \\ R_{pl} = 1 \text{ k}\Omega \end{cases}$$

Decounter Compte le nombre de pulses reçu depuis son dernier RESET et maintient le RESET du pulse timer le bloquant ainsi lorsque n_{pulse} pulses ont été reçu. Il est formé d'un compter HEF4526B [4].

Burst timer Réinitialise le decounter à une période τ pour recommencer une salve. Il est formé d'un timer TLC555 en configuration bascule astable. Les dimensionnements sont fait selon le datasheet [3] avec une petite capacité pour la simplicité et la limitation de la consommation. La durée high doit être plus grand que la durée durée d'une salve.

$$\begin{cases} \tau = 0.693(R_{ba} + 2R_{bb})C_b \\ n_{pulse} * \frac{T_0}{\tau} < \frac{R_{ba} + R_{bb}}{R_{ba} + 2R_{bb}} \\ R_{bl} = 1 \text{ k}\Omega \end{cases}$$

Logic Assure les conditions logiques sur les signaux. Il est formée d'un quadruple 2-input NOR HEF4001 [5].

4.3 LED driver

Le LED driver allume la LED infrarouge lorsque LED_SIGNAL est high. Il assure une bonne émission de la LED sans l'endommager si le signal de 3V a une période T_0 avec un duty-cycle de 10%.

La LED est une LD271(H). Selon son datasheet, celle-ci accepte 1 A durant 0.1 ms toutes les 1.0 ms [1]. Ce sont ses valeurs qui ont dicté le choix du signal. Le courant est limité par la résistance $R14 = 1 \Omega$ et une grande capacité de découplage $C7 = 470 \mu\text{F}$ assure la puissance de l'émission.

check active high/low

4.4 Récepteur et filtrage

4.5 Décodeur

Le décodeur à 3 fonctions :

- Le comptage des pulses assuré par le *decouter*. Celui-ci signal en *active high* si n_{pulse} ont été reçus par la tension d'entrée depuis son dernier *reset*.
- La détection de pulse manquant assuré par le *missing pulse detector*. Celui-ci signal en *active low* si la tension d'entrée est maintenue *low* pendant au moins $t_{miss} = xxxms$ après la fin d'un pulse.
- La génération du signal sortant assuré par un délais et des portes logiques. Celui si génère en *active high* un pulse de $t_{true} = xxms$ si la salve est *correcte*.

Une salve est considéré correcte si le *missing pulse*

low	low	Nombre incorrect de pulses dans la salve	low
low	high	Salve correcte	high
high	low	Salve non finie	low
high	high	Salve non finie	low

4.6 Sortie

4.6.1 Détecteur de pause

pause = lâchement de bouton, comment on veut nommer cette partie ? -> Déclencheur ?

4.6.2 Commutation de la sortie

4.6.3 Relais

Le relais optique est simulé par une LED rouge standard avec un courant de 20mA et une tension directe d'environ 1.8V. Pour alimenter la LED on a choisi le transistor bipolaire NPN BC107 avec une résistance en série pour limiter le courant. Le BC107 a une tension V_{CEsat} de 0.25V pour un courant de 10mA. En estimant une V_{CEsat} de 0.30V pour un courant de 20mA :

$$R_{LED} = (5V - V_{CEsat} - V_{forward}) / 20mA = 145\Omega$$

On choisit donc 150 Ω .

4.7 Mesures

Dans figure 2 on voit le fonctionnement du détecteur avec différent nombres de pulses. Dans la mesure au milieu le décodeur détecté correctement les 13 pulses et la combinaison logique du signal du détecteur de pulse manquant et du compteur de pulses donne un signal de sortie (en vert). Dans le cas où le mauvais nombre de pulses (12 pulse dans la mesure à gauche et 14 pulse à droite) arrive à l'entrée il n'y a pas de signal à la sortie.

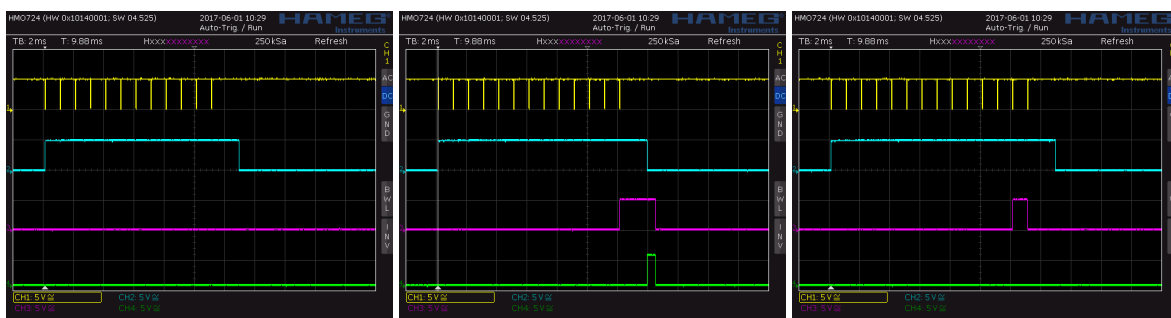


FIGURE 2 – ■ Signal d'entrée, ■ Détecteur de pulse manquant, ■ Compteur de pulse, ■ Sortie

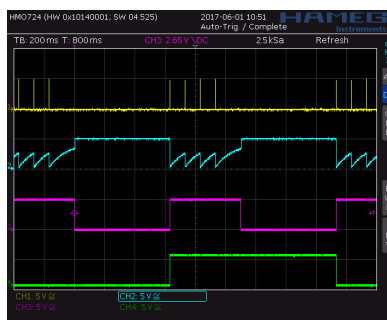


FIGURE 3 – ■ Signal d'entrée, ■ Capacité sur bascule monostable, ■ Sortie du détecteur de pause, ■ Sortie

5 Annexes

Références

- [1] OSRAM, *LD271 - HGaAs Infrared Emitter*, Version 1.0, 4 Avril 2007, [http://www.osram-os.com/Graphics/XPic5/00082753_0.pdf/LD%20271,%20Lead%20\(Pb\)%20Free%20Product%20-%20RoHS%20Compliant.pdf](http://www.osram-os.com/Graphics/XPic5/00082753_0.pdf/LD%20271,%20Lead%20(Pb)%20Free%20Product%20-%20RoHS%20Compliant.pdf)
- [2] VISHAY, *BP104 - Silicon PIN Photodiode*, Revision : 08-Feb-17, <http://www.vishay.com/docs/81500/81500.pdf>
- [3] TEXAS INSTRUMENTS, *TLC555 LinCMOSTM Timer*, REVISED AUGUST 2016, SEPTEMBER 1983, <http://www.ti.com/lit/ds/symlink/tlc555.pdf>
- [4] NXP, *HEF4526B - Programmable 4-bit binary down counter - Product data sheet*, Rev. 5, 22 November 2011, http://www.nxp.com/documents/data_sheet/HEF4526B.pdf.
- [5] NXP, *HEF4001B - Quad 2-input NOR gate - Product data sheet*, Rev. 10, 10 December 2015, <https://assets.nexperia.com/documents/data-sheet/HEF4001B.pdf>