

PRÁCTICA 1 – TAREA 2. SISTEMA ITERATIVO

Hernández Sánchez, Víctor

Escuela Politécnica Superior de Elche, Universidad Miguel Hernández

Grado en Ingeniería Informática en Tecnologías de la Información

Curso 2022-2023, Computación Paralela

25 de Noviembre de 2022



Sentencia de compilación: mpicc P1_t2_CP_UMH.c -o P1_T2_CP_UMH -lm

Sentencia de ejecución: mpirun -np 4 P1_T2_CP_UMH a.bin out.txt 8

PROCESOS	TIEMPO	SPEED-UP	EFICIENCIA (%)
1	8067,05	-	-
2	4918,23	1,64	82
3	3735,98	2,159	71,96
4	2975,62	2,71	67,75
5	2694,05	3	60
6	2543,22	3,17	52,83