

# PRÁCTICA 1 – TAREA 2. SISTEMA ITERATIVO

Hernández Sánchez, Víctor

Escuela Politécnica Superior de Elche, Universidad Miguel Hernández

Grado en Ingeniería Informática en Tecnologías de la Información

Curso 2022-2023, Computación Paralela

12 de Diciembre de 2022



**Sentencia de compilación:** gcc -fopenmp P2\_T2\_CP\_UMH.c -o P2\_T2\_CP\_UMH -lm

**Sentencia de ejecución:** ./P2\_T2\_CP\_UMH b.bin out.txt 8 5

HILOS	TIEMPO	SPEED-UP	EFICIENCIA (%)
1	5934	-	-
2	3006,73	1,97	98,5
3	2073,63	2,86	95,33
4	1568,792	3,78	94,5
5	1313,847	4,516	90,32
6	1087.91	5,45	90,83