



Universidade Federal do Ceará – UFC

LISTA 2 – Engenharia da Computação

Disciplina: Arquitetura e organização de computadores

Professor: Danilo Alves.

Escreva um relatório descrevendo o funcionamento dos circuitos lógicos listados abaixo. Simule os circuitos no software Proteus e apresente no relatório as imagens da simulação. Envie no SIGAA o relatório e os arquivos de simulação do Proteus. Essa lista pode ser feita com equipes de até 3 membros.

- Multiplexador de 8 entradas
- Codificador decima em binário
- Decodificador binário decimal
- Circuito comparador
- Circuito contador de 3 bits em binário
- Circuito deslocador de 8 bits
- Somador completo de 1 bits
- ULA de 1 bit
- Latch SR sem clock
- Latch D sem clock
- Circuito lógico para uma memória de 4 x 4