Teilnehmer:		Datum:	

Titel:

Aufgabenstellung

Benötigte Hardware

I/O-Portkonfiguration

Port	A			B			C			D		
	In	Out	PullUp	In	Out	PullUp	In	Out	PullUp	In	Out	PullUp
0	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐
1	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐
2	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐
3	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐
4	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐
5	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐
6	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐
7	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐	☐

Weitere Register/Flags

	7	6	5	4	3	2	1	0	

Skizze der Versuchsanordnung

2	4	6	8	10	12	14	16	18	20	22	24	26	28	30	32	34	36	38	40
PA1 (ADC1)	PA3 (ADC3)	PA5 (ADC5)	PA7 (ADC7)	PB1 (T1)	PB3 (OC0/AIN1)	PB5 (MOSI)	PB7 (SCK)	PC1 (SDA)	—	PC4 (TDO)	PC6 (TOSC1)	PD0 (RXD)	PD2 (INT0)	PD4 (OC1B)	PD6 (ICP1)	AREF	VCC, AVCC	VCC, AVCC	VCC, AVCC

IC-Connector

PA0 (ADC0)	PA2 (ADC2)	PA4 (ADC4)	PA6 (ADC6)	PB0 (XCK/T0)	PB2 (INT2/AIN0)	PB4 (SS)	PB6 (MISO)	PC0 (SCL)	PC2 (TCK)	PC3 (TMS)	PC5 (TDI)	PC7 (TOSC2)	PD1 (TXD)	PD3 (INT1)	PD5 (OC1A)	PD7 (OC2)	GND	GND	GND
1	3	5	7	9	11	13	15	17	19	21	23	25	27	29	31	33	35	37	39

Programmcode

Notizen / Auswertung