

Entrega Final Projeto Final Design de Computadores

Grupo:

- Vinicius Grando Eller
- Arthur Gomes Chieppe

No nosso MIPS de Ciclo Único, optamos por designar o KEY 0 para determinar o passo do *clock*. Além disso, com o SW 0, o usuário é capaz de alternar a visualização do conteúdo dos 7-segs e dos LEDs. Na posição desligada, o conteúdo do *Program Counter* é exibido, enquanto na posição ligada a saída da ULA é exibida.

Para a entrega final, nosso processador conta com dois programas de teste. O arquivo “ROMContent.mif” contém o programa de testes para o MIPS de Ciclo Único com o Subconjunto A e B de instruções, de forma a atingir Conceito C+. O outro arquivo, intitulado “ROMContentExtras.mif” contém o código de testes para as instruções extras implementadas, almejando-se atingir o Conceito A. As instruções extras implementadas são:

- NOR
- SLL
- SRL

Para alternar entre esses dois arquivos, é necessário alterar um sinal no arquivo “ROMMIPS.vhd”, referenciando corretamente o arquivo de testes desejado. Os valores iniciais para o banco de registradores e a memória RAM são os mesmos para ambos os testes.