Санкт-Петербургский политехнический университет Петра Великого Высшая школа интеллектуальных систем и суперкомпьютерных технологий

Отчёт по лабораторной работе № 4

Дисциплина: Низкоуровневое программирование

Тема: Раздельная компиляция

Выполнила студент гр.3530901/10005

Преподаватель

Вилисова Д. Д.

Коренев Д. А.

66 99

Санкт-Петербург

Содержание:

- 1. Формулировка задачи
- 2. Вариант задания
- 3. Текст программы
- 4. Сборка программ «по шагам», анализ промежуточных и результирующих файлов
- 5. Создание статической библиотеки
- 6. Вывод

1. Формулировка задачи

На языке C разработать функцию, реализующую определенную вариантом задания функциональность. Поместить определение функции в отдельный исходный файл, оформить заголовочный файл. Разработать тестовую программу на языке C.

Собрать программу «по шагам». Проанализировать выход препроцессора и компилятора. Проанализировать состав и содержимое секций, таблицы символов, таблицы перемещений и отладочную информацию, содержащуюся в объектных файлах и исполняемом файле.

Выделить разработанную функцию в статическую библиотеку. Разработать make-файлы для сборки библиотеки и использующей ее тестовой программы. Проанализировать ход сборки библиотеки и программы, созданные файлы зависимостей.

2. Вариант задания

Разработать программу, реализующую сортировку выбором массива чисел in-place.

3. Текст программы

```
#include <stdio.h>
#include "selectionsort.h"

int main(void) {
    unsigned int array[] = {9, 4, 3, 7, 6};
    size_t array_length = sizeof(array)/sizeof(array[0]);

    selectionSort(array, array_length);
    for (size_t i = 0; i < array_length; i++) {
        printf("%d, ", array[i]);
    }
    return 0;
}</pre>
```

Рис. 1. Реализация тестовой программы main.c

```
#include <stdio.h>
#include "selectionsort.h"

void selectionSort(unsigned int array[], size_t array_length) {
    size_t min = 0;
    for (size_t i = 0; i < array_length; i++) {
        min = i;
        for (size_t j = i+1; j < array_length; j++) {
            if (array[j] < array[min]) {
                min = j;
            }
            unsigned int temp = array[i];
            array[i] = array[min];
            array[min] = temp;
       }
}</pre>
```

Рис. 2. Реализация функциональной части программы selectionsort.c

```
#ifndef SELECTIONSORT_H
#define SELECTIONSORT_H

void selectionSort(unsigned int array[], size_t array_length);
#endif
```

Рис. 3. Заголовочный файл selectionsort.h

В файле selectionsort.c реализована функция:

selectionSort(int array[], int array_length), которая принимает два аргумента массив целых чисел и его длину.

В функции реализован алгоритм сортировки выбором массива чисел: за каждый проход по массиву выбирается минимальный элемент (для сортировки по возрастанию) и происходит обмен его местами с первым элементом в еще не отсортированном участке массива. Тем самым уменьшив длину этого участка на один, и так до тех пор, пока не будут отсортированы все элементы.

Заголовочный файл selectionsort.h содержит в себе определение функции selectionSort(). В дальнейшем для использования этой функции в другой программе, необходимо организовывать подключение этого заголовочного файла, а также компиляцию исходного файла selectionsort.c вместе с использующей ее программой.

4. Сборка программ «по шагам», анализ промежуточных и результирующих файлов

Начнем сборку созданных программ на языке С по шагам. Первым шагом является препроцессирование файлов исходного текста selectionsort.c и main.c в файлы main.i и selectionsort.i. Для препроцессирования применяются команды:

riscv64-unknown-elf-gcc.exe -march=rv32i -mabi=ilp32 -O1 -E main.c -o main.i riscv64-unknown-elf-gcc.exe -march=rv32i -mabi=ilp32 -O1 -E selectionsort.c -o selectionsort.i

Параметры:

- -march=rv32ic -mabi=ilp32 целевым является процессор с базовой архитектурой системы команд RV32I;
- -O1 выполнять простые оптимизации генерируемого кода (мы используем эту опцию в примерах, потому что обычно генерируемый код получается более простым);
 - -Е остановить процесс сборки после препроцессирования;
 - -о путь к выходному файлу.

Результаты работы препроцессора мало отличаются от исходных версий программ:

```
# 4 "selectionsort.h"
void selectionSort(unsigned int array[], size_t array_length);
# 3 "main.c" 2

int main(void) {
    unsigned int array[] = {9, 4, 3, 7, 6};
    size_t array_length = sizeof(array)/sizeof(array[0]);

    selectionSort(array, array_length);
    for (size_t i = 0; i < array_length; i++) {
        | printf("%d, ", array[i]);
     }
    return 0;
}</pre>
```

Результат препроцессирования main.i

Результат препроцессирования selectionsort.i

Компиляция

Далее необходимо выполнить компиляцию файлов main.i и selectionsort.i в код на языке ассемблера main.s и selectionsort.s. Для компилирования выполняются команды:

riscv64-unknown-elf-gcc.exe -march=rv32i -mabi=ilp32 -O1 -S main.i -o main.s riscv64-unknown-elf-gcc.exe -march=rv32i -mabi=ilp32 -O1 -S selectionsort.i -o selectionsort.s

Параметры:

- -S остановить процесс сборки после компиляции, не запуская ассемблер; -march=rv32ic -mabi=ilp32 целевым является процессор с базовой архитектурой системы команд RV32I;
- -O1 выполнять простые оптимизации генерируемого кода (мы используем эту опцию в примерах, потому что обычно генерируемый код получается более простым);

Результат компилирования main.s:

```
.file
        "main.c"
        .option nopic
        .attribute arch, "rv32i2p0"
        .attribute unaligned_access, 0
        .attribute stack_align, 16
        .text
                 2
        .align
        .globl
                 main
                 main, @function
        .type
main:
        addi
                 sp,sp,-48
        sw
                 ra,44(sp)
                 s0,40(sp)
        sw
                 s1,36(sp)
        sw
                 s2,32(sp)
        \mathbf{S}\mathbf{W}
                 a5,%hi(.LANCHOR0)
        lui
        addi
                 a5,a5,%lo(.LANCHOR0)
        lw
                 a1,0(a5)
                 a2,4(a5)
        lw
        lw
                 a3,8(a5)
                 a4,12(a5)
        lw
        lw
                 a5,16(a5)
        sw
                 a1,12(sp)
                 a2,16(sp)
        sw
                 a3,20(sp)
        sw
        SW
                 a4,24(sp)
        sw
                 a5,28(sp)
                 a1,5
        li
                 a0,sp,12
        addi
        call
                 selectionSort
        addi
                 s0,sp,12
        addi
                 s2,sp,32
        lui
                 s1,%hi(.LC1)
.L2:
        lw
                 a1,0(s0)
                 a0,s1,%lo(.LC1)
        addi
        call
                 printf
        addi
                 s0, s0, 4
        bne
                 s0,s2,.L2
        li
                 a0,0
        lw
                 ra,44(sp)
                 s0,40(sp)
        lw
        lw
                 s1,36(sp)
        lw
                 s2,32(sp)
        addi
                 sp,sp,48
        jr
        .size
                 main, .-main
        .section .rodata
        .align
                 .LANCHOR0,.+0
        .set
.LC0:
                 9
        .word
                 4
        .word
        .word
                 3
                 7
        .word
        .word
        .section .rodata.str1.4,"aMS",@progbits,1
        .align
.LC1:
```

```
.string "%d,"
.ident "GCC: (SiFive GCC 8.3.0-2020.04.1) 8.3.0"
```

Результат компилирования selectionsort.s:

```
.file
         "selectionsort.c"
         .option nopic
         .attribute arch, "rv32i2p0"
         .attribute unaligned_access, 0
         .attribute stack_align, 16
         .text
         .align
         .globl
                  selectionSort
                  selectionSort, @function
         .type
selectionSort:
                  a1,zero,.L1
         beq
                  a7,a0
         mv
         li
                  a2,0
         j
                  .L6
.L3:
         addi
                  a4,a4,1
                  a3,a3,4
         addi
         beq
                  a1,a4,.L8
.L4:
         slli
                  a5,a2,2
                  a5,a0,a5
         add
         lw
                  a6,4(a3)
         lw
                  a5,0(a5)
                  a6,a5,.L3
         bgeu
         mv
                  a2,a4
                  .L3
         j
.L8:
         lw
                  a5,0(a7)
                  a2,a2,2
         slli
                  a2,a0,a2
         add
                  a4,0(a2)
         lw
                  a4,0(a7)
         \mathbf{S}\mathbf{W}
         \mathbf{s}\mathbf{w}
                  a5,0(a2)
         addi
                  a7,a7,4
         mv
                  a2,t1
.L6:
         addi
                  t1,a2,1
                  a1,t1,.L1
         beq
         mv
                  a3,a7
                  a4,t1
         mv
                  .L4
.L1:
         ret
                  selectionSort, .-selectionSort
         .size
                  "GCC: (SiFive GCC 8.3.0-2020.04.1) 8.3.0"
         .ident
```

Ассемблирование

Ассемблирование файлов "main.s" и "adder.s" выполняется по следующим командам:

riscv64-unknown-elf-gcc.exe -march=rv32i -mabi=ilp32 -c main.s -o main.o riscv64-unknown-elf-gcc.exe -march=rv32i -mabi=ilp32 -c selectionsort.s -o selectionsort.o

Параметры:

-c – остановить процесс сборки после ассемблирования. Остальные параметры такие же, как и в прошлых пунктах.

В результате получили два объектных файла main.o и selectionsort.o, которые не являются текстовыми. Объектные файлы содержат коды инструкций, таблицу символов и таблицу перемещений. Для изучения содержимого используем утилиту objdump, отображающую содержимое бинарных файлов в текстовом виде. Содержательная часть объектных файлов разбита на разделы – секции (section), используем команды для отображения заголовков секций:

riscv64-unknown-elf-objdump.exe -h main.o riscv64-unknown-elf-objdump.exe -h selectionsort.o

Результаты main.o:

```
main.o:
           file format elf32-littleriscv
Sections:
Idx Name
                Size
                         VMA
                                   LMA
                                             File off
               00000094 00000000 00000000 00000034
 0 .text
                                                      2**2
                CONTENTS, ALLOC, LOAD, RELOC, READONLY, CODE
              00000000 00000000 00000000 0000000c8
 1 .data
                CONTENTS, ALLOC, LOAD, DATA
              00000000 00000000 00000000 000000c8 2**0
 2 .bss
                ALLOC
 3 .rodata
               00000014 00000000 00000000 000000c8 2**2
                CONTENTS, ALLOC, LOAD, READONLY, DATA
 4 .rodata.str1.4 00000005 00000000 00000000 000000dc 2**2
               CONTENTS, ALLOC, LOAD, READONLY, DATA
 5 .comment
                00000029 00000000 00000000 0000000e1
CONTENTS, READONLY
 6 .riscv.attributes 0000001c 00000000 00000000 0000010a 2**0
                CONTENTS, READONLY
```

Результаты selectionsort.o:

```
file format elf32-littleriscv
selectionsort.o:
Sections:
                                 LMA
                        VMA
Idx Name
               Size
                                           File off
              00000070 00000000 00000000 00000034
 0 .text
               CONTENTS, ALLOC, LOAD, RELOC, READONLY, CODE
             00000000 00000000 00000000 000000a4
 1 .data
               CONTENTS, ALLOC, LOAD, DATA
 2 .bss
               00000000 00000000 00000000 000000a4
               ALLOC
 3 .comment
               00000029 00000000 00000000 000000a4 2**0
               CONTENTS, READONLY
 4 .riscv.attributes 0000001c 00000000 00000000 000000cd 2**0
                CONTENTS, READONLY
```

Обозначение секций: .text – секция кода, в которой содержатся коды инструкций;

```
.data - секция инициализированных данных; .bss - секция неинициализированных статических переменных; .rodata - аналог .data для неизменяемых данных; .comment - секция данных о версиях размером 12 байт; .riscv.attributes - информация про RISC-V
```

Для получения таблицы символов используем команды: riscv64-unknown-elf-objdump.exe -t main.o riscv64-unknown-elf-objdump.exe -t selectionsort.o

Результаты main.o:

```
SYMBOL TABLE:
00000000 l df *ABS* 00000000 main.c
00000000 l d .text 00000000 .text
000000000 l d .bss 00000000 .bss
000000000 l d .rodata 00000000 .rodata
00000000 l d .rodata 00000000 .LANCHOR0
00000000 l d .rodata.str1.4 00000000 .rodata.str1.4
00000000 l d .rodata.str1.4 00000000 .LC1
00000000 l .text 00000000 .LC1
00000000 l .text 00000000 .Comment
00000000 l d .riscv.attributes 00000000 .riscv.attributes
00000000 g F .text 00000004 main
000000000 *UND* 00000000 printf
```

Результаты selectionsort.o:

В каждой таблице только один глобальный (флаг "g") символ типа «функция» ("F") – "main" и "selectionSort" соответственно.

Для получения таблицы перемещений используем команды: riscv64-unknown-elf-objdump.exe -d -M no-aliases -r main.o

riscv64-unknown-elf-objdump.exe -d -M no-aliases -r selectionsort.o **Результаты main.o:**

```
Disassembly of section .text:
00000000 <main>:
        fd010113
                                addi
  0:
                                         sp,sp,-48
   4:
        02112623
                                SW
                                         ra,44(sp)
                                         s0,40(sp)
  8:
        02812423
                                SW
       02912223
                                SW
                                         s1,36(sp)
  10:
        03212023
                                SW
                                         s2,32(sp)
  14:
        000007b7
                                lui
                                         a5,0x0
                        14: R_RISCV_HI20
                                                 .LANCHORØ
                                            *ABS*
                        14: R_RISCV_RELAX
                                 addī
  18:
        00078793
                                         a5,a5,0 # 0 <main>
                        18: R_RISCV_LO12_I
                                                 .LANCHORØ
                        18: R_RISCV_RELAX
                                                 *ABS*
  1c:
        0007a583
                                lw
                                         a1,0(a5)
  20:
        0047a603
                                lw
                                         a2,4(a5)
  24:
        0087a683
                                lw
                                         a3,8(a5)
  28:
        00c7a703
                                lw
                                         a4,12(a5)
  2c:
                                         a5,16(a5)
        0107a783
                                lw
  30:
        00b12623
                                SW
                                         a1,12(sp)
  34:
        00c12823
                                         a2,16(sp)
                                SW
  38:
        00d12a23
                                         a3,20(sp)
                                SW
  3c:
        00e12c23
                                         a4,24(sp)
                                SW
  40:
        00f12e23
                                SW
                                         a5,28(sp)
  44:
        00500593
                                addi
                                         a1, zero, 5
  48:
        00c10513
                                addi
                                         a0,sp,12
  4c:
        00000097
                                auipc
                                         ra,0x0
                        4c: R_RISCV_CALL
                                                 selectionSort
                                                 *ABS*
                        4c: R RISCV RELAX
  50:
        000080e7
                                jalr
                                         ra,0(ra) # 4c <main+0x4c>
  54:
        00c10413
                                addi
                                         s0,sp,12
  58:
        02010913
                                addi
                                         s2,sp,32
  5c:
        000004b7
                                lui
                                         51,0x0
                        5c: R_RISCV_HI20
                                                 .LC1
                        5c: R_RISCV_RELAX
                                                 *ABS*
00000060 <.L2>:
  60:
        00042583
                                lw
                                         a1,0(s0)
                                addi
  64:
        00048513
                                         a0,s1,0 # 0 <main>
                        64: R_RISCV_LO12_I
                                                 .LC1
                                                 *ABS*
                        64: R_RISCV_RELAX
  68:
        00000097
                                auipc
                                        ra,0x0
                        68: R_RISCV_CALL
                                                 printf
                        68: R RISCV RELAX
                                                 *ABS*
  6c:
        000080e7
                                 jalr
                                         ra,0(ra) # 68 <.L2+0x8>
  70:
        00440413
                                addi
                                         50,50,4
        ff2416e3
  74:
                                bne
                                         s0,s2,60 <.L2>
                        74: R RISCV BRANCH
                                                .L2
                                addi
  78:
        00000513
                                         a0,zero,0
        02c12083
                                lw
  7c:
                                         ra,44(sp)
                                lw
  80:
        02812403
                                         s0,40(sp)
                                         s1,36(sp)
  84:
        02412483
                                lw
  88:
        02012903
                                lw
                                         s2,32(sp)
  8c:
        03010113
                                addi
                                         sp, sp, 48
        00008067
                                         zero,0(ra)
  90:
                                jalr
```

Результаты selectionsort.o:

```
Disassembly of section .text:
00000000 <selectionSort>:
                                beq
        06058663
                                        a1,zero,6c <.L1>
                        0: R_RISCV_BRANCH
                                                 .L1
  4:
        00050893
                                addi a7,a0,0
  8:
        00000613
                                addi
                                         a2, zero, 0
        04c0006f
                                jal
                                         zero,58 <.L6>
   c:
                        c: R_RISCV_JAL
                                         .L6
00000010 <.L3>:
  10:
        00170713
                                addi
                                         a4,a4,1
  14:
        00468693
                                addi
                                         a3,a3,4
  18:
        02e58063
                                beq
                                         a1,a4,38 <.L8>
                        18: R RISCV BRANCH
                                                 .L8
0000001c <.L4>:
  1c:
                                slli
        00261793
                                         a5,a2,0x2
  20:
        00f507b3
                                add
                                         a5,a0,a5
                                lw
  24:
       0046a803
                                         a6,4(a3)
  28:
       0007a783
                                lw
                                         a5,0(a5)
  2c:
       fef872e3
                                bgeu
                                         a6,a5,10 <.L3>
                        2c: R_RISCV_BRANCH
                                                 .L3
  30:
        00070613
                                addi
                                         a2,a4,0
        fddff06f
                                 jal
                                         zero,10 <.L3>
  34:
                        34: R_RISCV_JAL .L3
00000038 <.L8>:
                                         a5,0(a7)
  38:
        0008a783
                                1w
       00261613
                                slli
                                         a2,a2,0x2
  3c:
                                         a2,a0,a2
  40:
        00c50633
                                add
        00062703
                                lw
                                         a4,0(a2)
  48:
       00e8a023
                                         a4,0(a7)
                                SW
       00f62023
                                         a5,0(a2)
  4c:
                                SW
  50:
       00488893
                                addi
                                         a7,a7,4
  54:
       00030613
                                addi
                                         a2,t1,0
00000058 <.L6>:
  58:
       00160313
                                addi
                                         t1,a2,1
                                beq
  5c:
        00658863
                                         a1,t1,6c <.L1>
                        5c: R RISCV BRANCH
                                                 .L1
  60: 00088693
                                addi
                                         a3,a7,0
       00030713
  64:
                                addi
                                         a4,t1,0
  68:
        fb5ff06f
                                         zero,1c <.L4>
                                 jal
                        68: R RISCV JAL .L4
0000006c <.L1>:
        00008067
                                jalr
  6c:
                                         zero,0(ra)
```

Компоновка

Компоновка программы выполняется командой: riscv64-unknown-elf-gcc -march=rv32ic -mabi=ilp32 main.o selectionsort.o

Результатом является исполняемый файл a.out (бинарный). Изучим содержимое секции .text полученного в результате компоновки исполняемого файла, используя команду:

riscv64-unknown-elf-objdump -j .text -d -M no-aliases a.out > a.ds

```
00010144 <main>:
  10144: fd010113
                           addi sp,sp,-48
  10148: 02112623
                           sw ra,44(sp)
                           sw s0,40(sp)
  1014c: 02812423
  10150: 02912223
                           sw s1,36(sp)
  10154: 03212023
                           sw s2,32(sp)
  10158: 000257b7
                           lui a5,0x25
  1015c: 96078793
                           addi a5,a5,-1696 # 24960 <__clzsi2+0x50>
  10160: 0007a583
                           lw a1,0(a5)
  10164: 0047a603
                           lw a2,4(a5)
  10168: 0087a683
                           lw a3,8(a5)
        00c7a703
                           lw a4,12(a5)
  1016c:
  10170: 0107a783
                           lw a5,16(a5)
  10174: 00b12623
                           sw a1,12(sp)
  10178: 00c12823
                           sw a2,16(sp)
  1017c: 00d12a23
                           sw a3,20(sp)
  10180: 00e12c23
                           sw a4,24(sp)
  10184: 00f12e23
                           sw a5,28(sp)
  10188: 00500593
                           addi a1,zero,5
  1018c: 00c10513
                           addi a0,sp,12
  10190: 040000ef
                          jal ra,101d0 <selectionSort>
                          addi s0,sp,12
  10194: 00c10413
  10198: 02010913
                          addi s2,sp,32
  1019c: 000254b7
                           lui s1,0x25
  101a0: 00042583
                           lw a1,0(s0)
  101a4: 97448513
                          addi a0,s1,-1676 # 24974 <__clzsi2+0x64>
                          jal ra,1049c <printf>
  101a8: 2f4000ef
                            addi s0,s0,4
        00440413
  101ac:
                          bne
         ff2418e3
  101b0:
                                 s0,s2,101a0 <main+0x5c>
                           addi a0,zero,0
  101b4: 00000513
  101b8: 02c12083
                          lw ra,44(sp)
  101bc: 02812403
                          lw s0,40(sp)
  101c0: 02412483
                           lw s1,36(sp)
  101c4: 02012903
                           lw s2,32(sp)
                           addi sp,sp,48
  101c8: 03010113
                            jalr zero,0(ra)
  101cc: 00008067
```

```
000101d0 <selectionSort>:
  101d0: 06058663
                            beq a1,zero,1023c <selectionSort+0x6c>
  101d4: 00050893
                            addi a7,a0,0
  101d8: 00000613
                            addi a2,zero,0
  101dc: 04c0006f
                           jal zero,10228 <selectionSort+0x58>
  101e0: 00170713
                           addi a4,a4,1
  101e4: 00468693
                           addi a3,a3,4
  101e8: 02e58063
                           beq a1,a4,10208 <selectionSort+0x38>
  101ec: 00261793
                           slli a5,a2,0x2
                           add a5,a0,a5
  101f0: 00f507b3
  101f4: 0046a803
                            4(a3), 1w a6
  101f8: 0007a783
                            lw a5,0(a5)
  101fc: fef872e3
                            bgeu a6,a5,101e0 <selectionSort+0x10>
  10200: 00070613
                           addi a2,a4,0
                           jal zero,101e0 <selectionSort+0x10>
  10204: fddff06f
  10208: 0008a783
                           lw a5,0(a7)
  1020c: 00261613
                           slli a2,a2,0x2
  10210: 00c50633
                           add a2,a0,a2
  10214: 00062703
                           lw a4,0(a2)
  10218: 00e8a023
                            sw a4,0(a7)
  1021c: 00f62023
                            sw a5,0(a2)
                            addi a7,a7,4
  10220: 00488893
  10224: 00030613
                           addi a2,t1,0 # 10138 <frame_dummy+0x18>
  10228: 00160313
                           addi t1,a2,1
  1022c: 00658863
                           beq a1,t1,1023c <selectionSort+0x6c>
  10230: 00088693
                           addi a3,a7,0
  10234: 00030713
                           addi a4,t1,0
  10238: fb5ff06f
                           jal zero,101ec <selectionSort+0x1c>
  1023c: 00008067
                            jalr zero,0(ra)
```

Итогом сборки программ на языке С по шагам является исполняемый на процессорах архитектуры RISC-V файл, решающий задачу сортировки выбором массива чисел и проверяющий корректность решения этой задачи на тестовом примере.

5. Создание статической библиотеки

Разработанная функция сортировки выбором массива чисел содержится в единственном исходном файле на языке С. Выделим этот файл selectionsort.о в статическую библиотеку sortlib.a:

riscv64-unknown-elf-ar -rsc sortlib.a selectionsort.o

Параметры:

- -r заменить старые файлы с такими названиями (adder.o), если они уже есть в архиве;
- -s записать «index» в архив. Index это список всех символов, объявленных во включенных в архив объектных файлах, и его присутствие ускоряет линковку;
 - -с создать архив, если его еще не было.

Напишем makefile для автоматической сборки проекта:

Запуск makefile и процесс сборки:

```
PS C:\Users\User\Desktop\lab4> mingw32-make.exe -f makefile gcc -c main.c gcc -c selectionsort.c ar -rsc sortlib.a selectionsort.o gcc main.o sortlib.a -o output
```

Результат работы ехе файла для массива {9, 4, 3, 7, 6}:

```
PS C:\Users\User\Desktop\lab4> .\output.exe 3, 4, 6, 7, 9,
```

Массив отсортирован.

6. Вывод

В ходе выполнения данной лабораторной работы была разработана функция на языке С, реализующая заданную вариантом задания функциональность: сортировка выбором массива чисел. Была проделана сборка программы: препроцессирование, компиляция, ассемблирование и компоновка. Была создана статическая библиотека и автоматизирована сборка программы с помощью makefile.