

虚拟机设计 报告

姓 名： 张绍磊
班 级： 2016211310
学 号： 2016211392
课程名称： 计算机组成原理课程设计
实验环境： C++ & QT

目录

一、任务描述	3
二、虚拟机原理	3
三、整体构架设计	4
四、显示界面设计（初步）	5
五、硬件框架	6
六、软件框架	7
◆ 寄存器实现	
◆ 存储器实现	
七、指令集设计	8
◆ 操作类指令	
◆ 运算类指令	
◆ 数据传送指令	
◆ 程序控制类指令	
◆ 中断指令	
◆ I/O 指令	
八、程序与指令流程图	12
◆ 程序运行流程	
◆ 指令执行流程	
九、代码框架	15
九、变量声明	16
十、函数调用	17
十一、加载程序	18
十二、读取指令	18
十三、执行指令	20
十四、检错与异常	21
十五、下一阶段任务	22

一、任务描述

利用高级语言实现硬件虚拟机。

设计模型机指令系统，小系统基本要求：64 位 CPU、1MB 内存、数据通路、IO。并设计测试程序，进行验收。对计算机的基本组成、部件的设计、部件间的软件连接、指令集设计、程序运行流程有更深入的了解，加深对理论课程的理解。

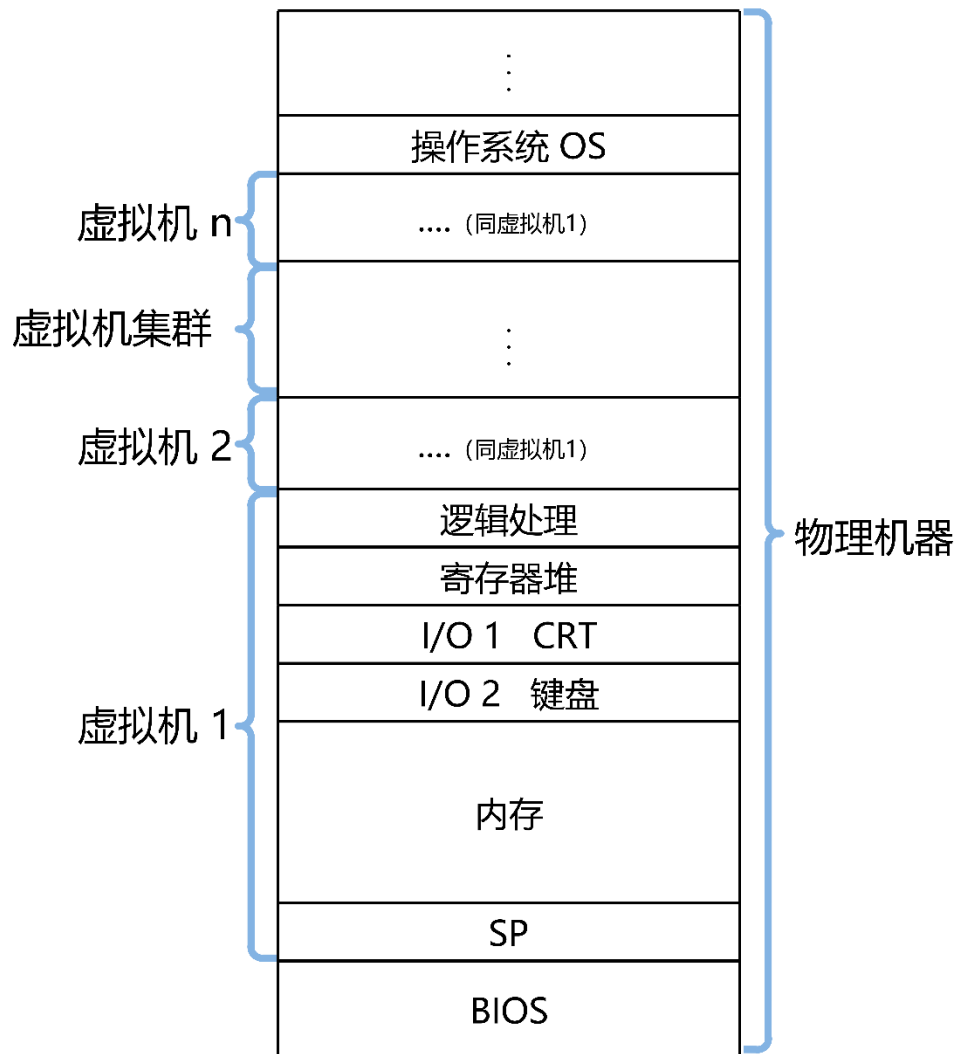
二、虚拟机原理

运行时系统是计算机程序的执行环境，它分为两种：一种是由处理器自身直接执行该处理器上的程序指令，处理器提供了一种执行程序指令的机制，计算机的操作系统和处理器就构成了程序中指令的运行时系统；另外一种运行系统中，程序的指令不是由处理器直接执行而是完全通过一个软件系统——虚拟机来执行，即指令是通过软件而不是硬件来执行。

虚拟机是仿真实现计算机体系结构的一个软件程序，它也会像处理器那样取出指令、执行指令，但二者的区别在于虚拟机的指令执行过程是发生在软件级而不是硬件级。虚拟机为上层的应用程序提供了一个运行环境，它向所有应用程序提供一致的接口来屏蔽了底层硬件结构的差异。虚拟机在系统中的位置如图所示：

应用程序
操作系统
虚拟机
硬件系统

三、整体构架设计

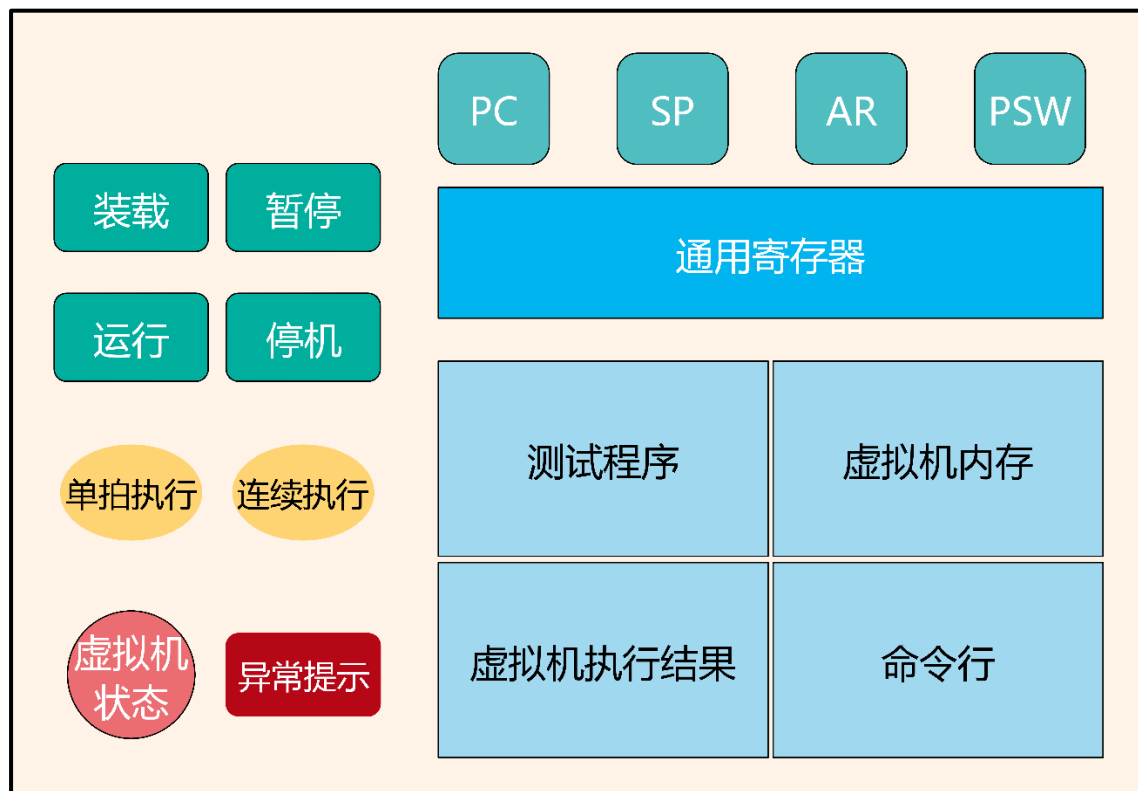


虚拟机指通过软件模拟的具有完整硬件系统功能的、运行在一个完全隔离环境中的完整计算机系统。虚拟机的软件从电脑资源中分出一部分的 CPU、内存、硬盘存储....等等，然后虚拟机软件把这些资源整合，组成了一台电脑。

虚拟机不包含物理机器中的 BIOS 和操作系统。虚拟机包括逻辑处理、寄存器堆、鼠标和键盘外部设备的 I/O、SP 和内存，其中内存包括虚拟机测试程序、数据区和 I/O 区。

一部物理机器中可以包含多个独立的虚拟机，构成虚拟机集群。各个虚拟机构造相似，公用同一个物理机器但独立工作，互不影响。

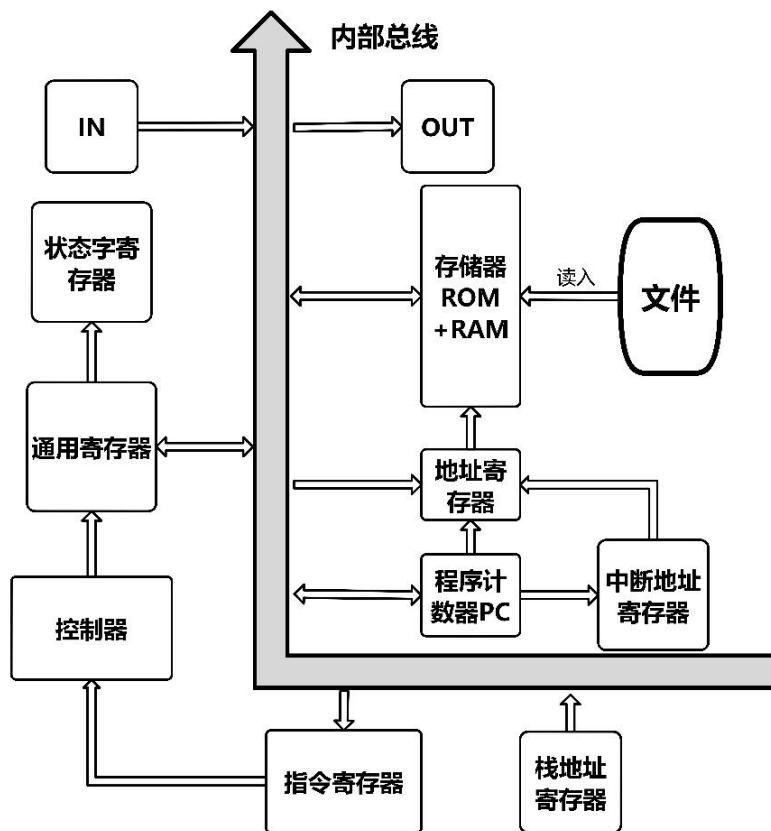
四、显示界面设计（初步）



显示界面包括：

- 1、装载、暂停、运行、停机四个操作按钮。
- 2、单排执行和连续执行两种模式的切换，方便调试和验证。
- 3、显示寄存器状态，如停机、正常运行、出现异常。方便掌握虚拟机当前运行状态。
- 4、PC、SP、AR、PSW 寄存器的值，及八个通用寄存器的值。
- 5、测试程序、虚拟机内存、当前指令虚拟机执行结果、命令行。

五、硬件框架



存储器 (ROM+RAM)	存储测试程序及数据
地址寄存器	用来记录即将访问的内存地址
程序计数器 PC	用来记录当前执行的程序地址
指令寄存器	记录当前执行的指令
控制器	通过识别指令，控制数据通路执行程序
通用寄存器	记录 64 位数据
状态字寄存器	记录上一次比较的结果
栈地址寄存器	记录当前栈顶地址
中断地址寄存器	记录中断前程序运行地址
IN/OUT	输入输出

六、软件框架

寄存器实现：

通用寄存器：共 8 个通用寄存器。AX、BX、CX、DX……HX，其中 AX 为累加器。每个通用寄存器通过 int 型整数实现，其中数据为 64 位，用 16 位 16 进制数表示。

数据缓冲寄存器：通过一维数组 DR[16]实现，其中数据为 64 位，用 16 位 16 进制数表示。

程序计数器、地址寄存器、中断地址寄存器、栈地址寄存器：通过 int 型整数实现，大小为 0x0000-0xFFFF。

指令寄存器：

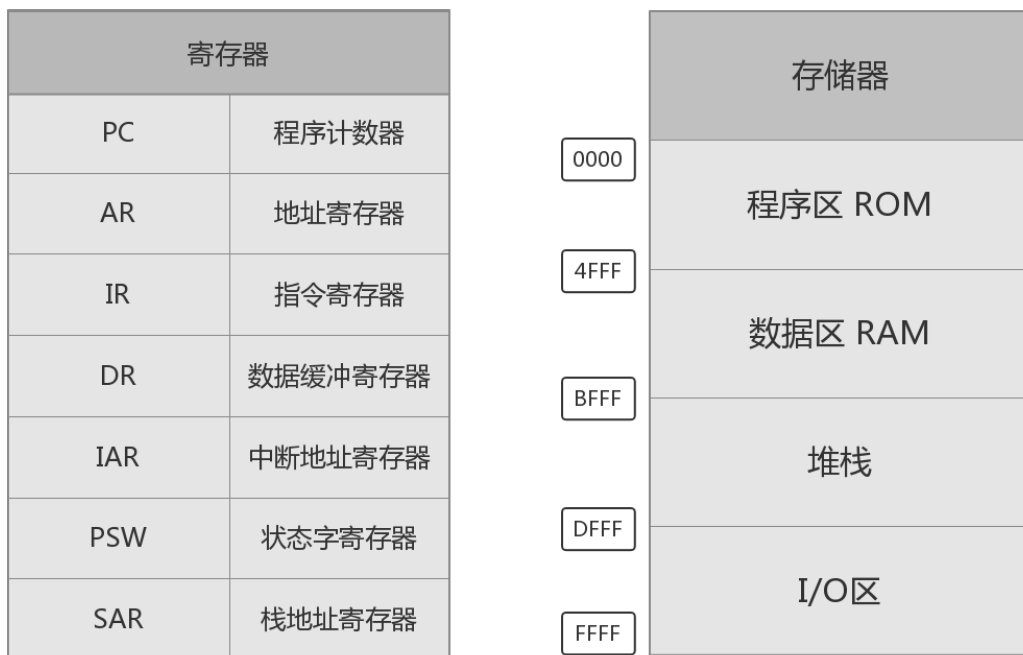
状态字寄存器：通过 int 型整数实现，数值为 1、2、3。

存储器实现：

存储器：通过二维数组 memory[0xFFFF][16] 实现。其中地址为 0x0000-0xFFFF，数据为 64 位，用 16 位 16 进制数表示。

存储器地址划分成 4 个部分：

- 程序区 ROM：地址为 0000-4FFFF。通过文件导入测试程序，只读。
- 数据区 RAM：地址为 5000-BFFF。存储数据，可读可写。
- 堆栈区：地址为 C000-DFFF。存放堆栈中的数据。
- I/O 区：地址为 E000-FFFF。存放通过 DMA 外围设备输入的数据。



七、指令集设计

指令集使用 RISC 精简指令。参考 x86 汇编指令，在其基础上做了一些简化，有所改动。

指令集包含了开机指令、停机指令、显示指令、算术运算指令、逻辑运算指令、移位指令、数据传送指令、程序控制类指令、中断指令、I/O 指令，能完成计算机基本操作。

每一条指令不超过 12 位，前 3 位（4 位）表示操作数，后面是参与操作的寄存器或者内存地址。立即数、寄存器、内存地址表示方法如下：

- **立即数**：一个 16 位的 16 进制常数，XXXXXXXXXXXXXXXX。不会省略前导零，字母使用大写，如 000002C002C002C0；

- **寄存器**：共 8 个通用寄存器。用 AX、BX、CX、DX……HX 表示，字母皆为大写。其中 AX、BX、CX 为累加器，中断时需要保护累加器中的数据。
- **内存地址**：采用“立即数直接寻址”。通过 4 位 16 进制数 XXXX 表示，如 02C0，表示内存地址 02C0。

操作指令：

开机	RUN	标识着程序的开始。如无特殊说明，内存和寄存器均已初始化为 0。
停机	STOP	标识着程序的正常结束。
显示	ECHO AX	将寄存器 AX 中的值输出。

算术运算指令：

加法	ADD AX BX	将操作数 AX 中的值与 BX 中的值相加，结果存回 AX。相加产生溢出时，直接将溢出部分丢弃即可（截断）
减法	SUB AX BX	将操作数 AX 中的值减去 BX 中的值，结果存回 AX。
乘法	MUL AX BX	将操作数 AX 中的值与 BX 中的值相乘，结果存回 AX。相乘产生溢出时，直接将溢出部分丢弃即可（截断）
除法	DIV AX BX	将操作数 AX 中的值除以 BX 中的值，结果整数部分存回 AX。

模	MOL AX BX	将操作数 AX 中的值对 BX 中的值取模，结果存回 AX。
加 1	INC AX	将操作数 AX 中的值加 1，结果存回 AX。同样忽略溢出。
减 1	DEC AX	将操作数 AX 中的值减 1，结果存回 AX。
比较	CMP AX BX	比较操作数 AX 和 BX 中的值的大小，结果将存入 PSW，作为条件跳转指令的依据。

逻辑运算指令：

逻辑与	AND AX BX	将寄存器 AX 中的值与寄存器 BX 中的值按字节相与，结果存回寄存器 AX。
逻辑或	OR AX BX	将寄存器 AX 中的值与寄存器 BX 中的值按字节相或，结果存回寄存器 AX。
逻辑非	NOT AX	将寄存器 AX 中的值按字节取反，结果存回寄存器 AX。

移位指令：

左移	SAL AX	算术左移。把寄存器 AX 中数据的低位向高位移，空出的低位补 0，再存回 AX。
右移	SAR AX	算术右移。把寄存器 AX 中数据的高位

向低位移，空出的高位用最高位（符号位）填补，再存回 AX。

数据传送类指令：

转移	MOV AX BX	将寄存器 BX 中的值写入寄存器 AX。
取数	LAD AX XXXX	将地址 XXXX 中的值写入寄存器 AX。
存数	STO XXXX AX	将寄存器 AX 中的值写入地址 XXXX。
置入存储器	SET XXXX XXXX	将立即数 XXXX 中的值置入内存地址 XXXX。
置入寄存器	SAVE AX XXXX	将立即数 XXXX 中的值置入寄存器 AX。
压栈	PUSH AX	将寄存器 AX 中的值压入堆栈顶。
弹栈	POP AX	将栈顶数据弹出，存进寄存器 AX 中。

程序控制类指令：

无条件跳转	JMP XXXX	直接跳转。该指令执行完后，将去执行第 XXXX 条指令。
大于时跳转	JG XXXX	a 大于 b 时跳转 (PSW=1)。
小于时跳转	JL XXXX	a 小于 b 时跳转 (PSW=2)。
等于时跳转	JE XXXX	a 等于 b 时跳转 (PSW=3)。

中断指令：

中断允许	EI	中断允许。
------	----	-------

中断返回	IRET	中断返回。
------	------	-------

I/O 指令：

输入	IN XXXX	从输入区直接输入数据到地址 XXXX 中。
----	---------	-----------------------

输出	OUT XXXX	直接输出 XXXX 中数据到显示区。
----	----------	--------------------

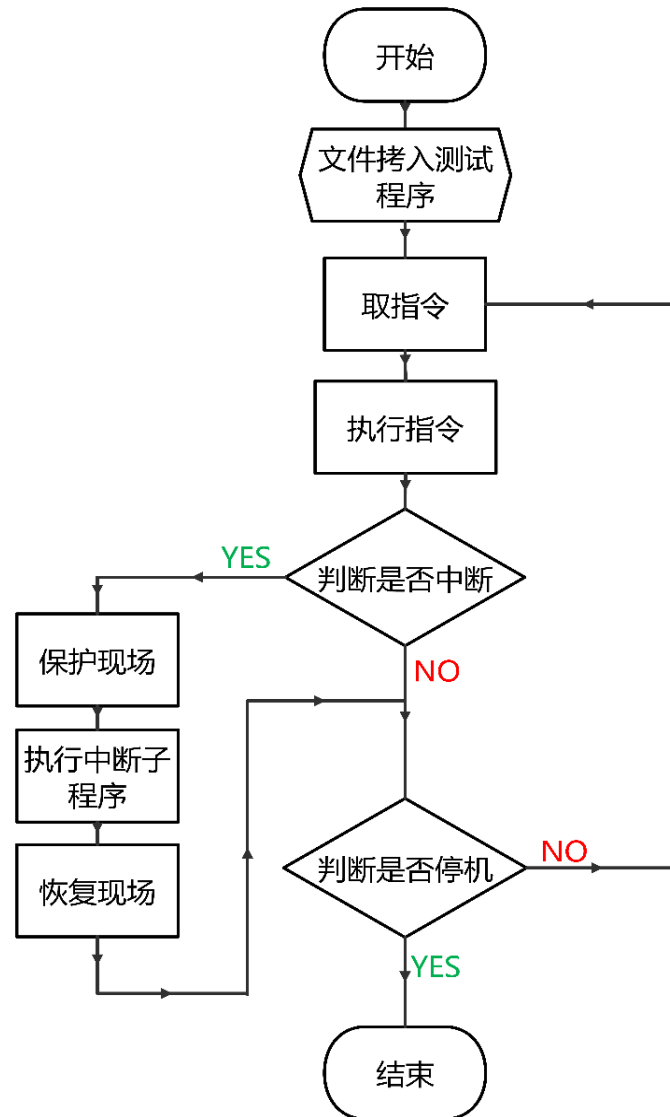
其他指令：

空指令	EMP	空操作
-----	-----	-----

清零	CLR AX	将寄存器 AX 中数据清零
----	--------	---------------

八、程序与指令流程图

- 程序运行流程：



通过文件读入测试程序。当收到开机 RUN 指令时，程序开始运行。

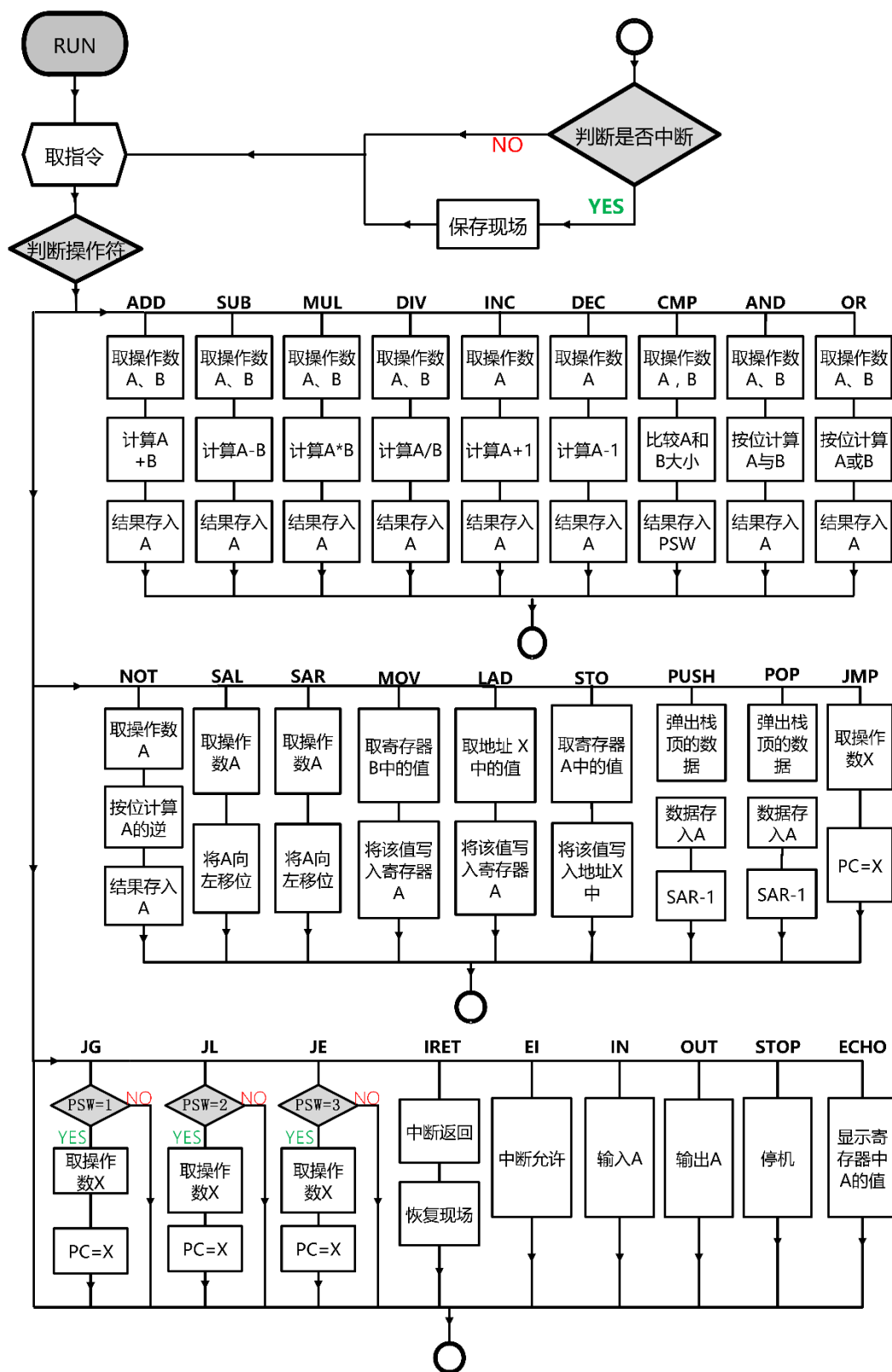
程序执行时在取指令、执行指令两个状态间转移。

每一条指令执行后，判断缓冲区是否存在中断信号。若存在中断信号，则保护现场，执行中断子程序，执行到中断返回指令时，恢复现场。继续取主程序下一条指令。

当收到停机 STOP 指令时，程序停止运行。

指令执行流程：

共 28 条指令，指令流程图如下：



九、代码框架

将虚拟机封装成一个 VM 类，主函数中负责文件读取、图形化界面显示、中断接收。

```
struct VM
{

    char memory[0xFFFF][16];    //64 位存储器 0000-FFFF
    unsigned long long reg[8];    //8 个 64 位通用寄存器

    void init();    //初始化
    void load();    //装载测试程序
    void read();    //读一条指令
    bool operate();    //执行一条指令
    int check_error();    //检查是否出错或存在异常

}vm;

int main()
{
    vm.fp=fopen("测试程序.txt", "r"); //通过文件读取测试程序
    vm.read();
    fclose(vm.fp);

    while(!vm.terminated) //未结束
    {
        do();    // 虚拟机运行
        show();    //图形化显示
        is_interrupt();    //判断是否中断
    }
    return 0;
}
```

九、变量声明

1. 指令集合

```
//指令操作名称
const char *CMD[28] = { "RUN", "STOP", "ECHO", "ADD", "SUB", "MUL", "DIV", "INC", "DEC", "CMP",
                        "AND", "OR", "NOT", "SAL", "SAR", "MOV", "LAD", "STO", "PUSH", "POP", "JMP", "JG",
                        "JL", "JE", "EI", "IRET", "IN", "OUT"
};
```

2. 汇编程序

```
//测试程序指令条数
int lines;
//程序（汇编代码）存储区
char code[105][20];
```

3. 64 位存储器（地址 0x0000-0xFFFF）

```
//64位存储器 0x0000-0xFFFF
char memory[0xFFFF][16];
```

4. 8 个 64 位通用寄存器

```
//8个64位通用寄存器
unsigned long long int reg[8];
```

5. 专用寄存器

```
//程序计数器PC
int PC;
//地址寄存器
int AR;
//指令寄存器
char IR[20];
//中断地址寄存器
int IAR;
//栈地址寄存器
int SP;
//状态字寄存器 记录上一次CMP结果，1：大于 2：小于 3：等于
int PSW;//运行前初始化为0表示从未执行过CMP
```

6. 其他变量

cmd：指令操作嘛

X[10]、Y[10]：两个地址码

terminated：表示程序是否终止。为 1 时表示停机。

count：标志程序总共执行的条数，防止程序陷入死循环。count 最大为 1000000。

```
//指令编号
int cmd;
char X[10], Y[10];
//是否终止
int terminated = 0;
//程序执行条数
int count = 0;
```

十、函数调用

```
void Run(); //运行程序
void init(); //初始化
void load(); //加载测试程序
void read(); //读取指令
int operate(); //执行指令
int check_error(); //检错和异常显示
void interrupt(); //中断
void show(); //图形化显示
int HEX_DEC(char *s, int n); //16进制转10进制
void DEC_HEX(unsigned long long n, char res[]); //10进制转16进制
void DEC_BIN(unsigned long long n, int res[]); //10进制转2进制
unsigned long long int BIN_DEC(int res[]); //2进制转16进制
```

1. 虚拟机通过 Run()进入。
2. 进行 init()初始化。
3. 通过 load(), 加载测试程序。
4. while()循环中，不断执行 read()、operate()、check_error()。
5. 当接收到中断信号时，执行 interrupt(), 保护现场，进行中断。
6. 将存储器和寄存器的数据实时通过 show()图形化显示。

十一、加载程序

```
void MainWindow::Load()
{
    //初始化总行数，程序计数器为0
    lines = PC = 0;
    QFile file("D:/Virtual Machine/VM/test.txt");
    if(!file.open(QIODevice::ReadOnly | QIODevice::Text))
    {
        //QDebug()<<"Can't open the file!"<<endl;
        ui->textEdit->append("Can't open the file!");
    }
    while(!file.atEnd())
    {
        QString line = file.readLine();
        QByteArray ba = line.toLatin1();
        char* ch;
        ch = ba.data();
        for(int i=0;i<20;i++)
        {
            code[lines][i]=ch[i];
        }
        //ui->textEdit->append(QString(QLatin1String(code[lines])));
        //QDebug()<< str;
        lines++;
    }
}
```

测试程序使用汇编指令格式。一条指令占一行，编号从 0 开始。

通过<QFile>库中的 `file.open(QIODevice::ReadOnly | QIODevice::Text)`打开 .txt 类型的测试程序，加载至 `code[105][20]`中。

十二、读取指令

指令格式：

指令操作码	地址码 1	地址码 2
-------	-------	-------

指令操作码：3 位或 4 位。

地址码：寄存器（iX）或内存地址（0xXXXX）。

指令操作码、地址码 1、地址码 2 之间，通过‘空格’连接。（如‘ADD AX BX’）

```

void MainWindow::read()
{
    strcpy(IR, code[PC]);
    ui->textEdit->append(QString(QLatin1String(IR)));
    int len = strlen(IR);
    int blank = 0;
    int j = 0, k = len;

    for (int i = 0; i < len; i++)
    {
        if (IR[i] == ' ' && blank == 0)
        {
            j = i;
            blank++;
        }
        else if (IR[i] == ' ' && blank == 1)
        {
            k = i;
            blank++;
        }
    }
    for (int i = 0; i < 26; i++)
    {
        if (strstr(IR, CMD[i]) != NULL)
        {
            cmd = i;
            break;
        }
    }
    for (int i = 0; i < k - j - 1; i++)
    {
        X[i] = IR[j + i + 1];
        //printf("*****\n");
    }
    for (int i = 0; i < len - k - 1; i++)
    {
        Y[i] = IR[k + i + 1];
    }
    //ui->textEdit->append(QString::number(cmd));
    //ui->textEdit->append(QString(QLatin1String(X)));
    //ui->textEdit->append(QString(QLatin1String(Y)));
}

```

通过 read()取一条汇编指令，通过统一的指令格式，将指令拆分为操作码、地址码 1、地址码 2。将操作码与指令集中指令通过 strstr()进行比较，获得指令编号。

cmd：指令编号。

X[4]：地址码 1。

Y[4]：地址码 2。

十三、执行指令

```
▼ int MainWindow::operate()  
{  
  
    int ta, tb; //两个操作数  
    unsigned long long int a,b,c;  
  
    int aa[64], bb[64], cc[64];  
    char dd[16];  
  
>    switch (cmd) {  
        PC++;  
        check_error();  
  
        return 0;  
    }  
}
```

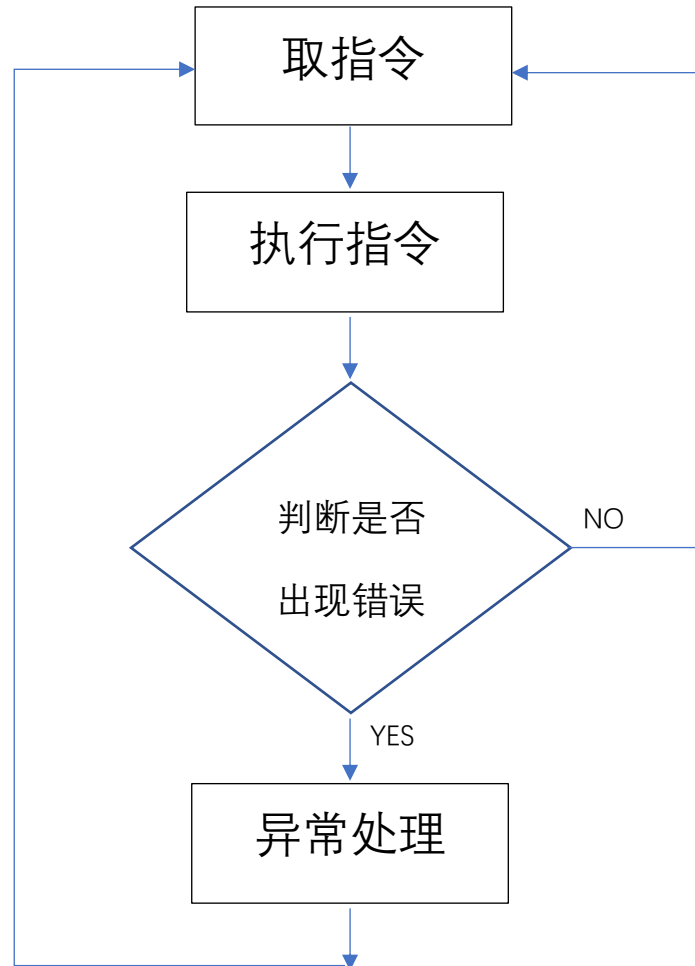
通过 operate()函数，将地址码 1 X[4]和地址码 2 Y[4]，转化成寄存器编号或者内存地址，存入 ta、tb。

a、b、c、aa[64]、bb[64]、cc[64]、dd[16]为执行指令时的中间变量。

通过 switch-case，判断指令编号 cmd，然后执行相应指令，并且输出到屏幕。

十四、检错与异常

增加如下的流程，每次执行指令之后检查是否出现异常：



异常包括：

1. 测试程序中指令包含非法操作数。
2. 指令中地址不存在或寄存器超出规定数量。
3. 条件跳转时，未比较，但尝试跳转。
4. 在存储器中寻址时超出预设范围。
5. 弹栈时，堆栈里无数据。
5. 符合跳转条件，但目标地址有误。例如，跳转到第一条指令“RUN”，或跳

转目标地址>指令总行数

十五、下一阶段任务

- 1、完成代码的编写
- 2、设计测试程序
- 3、测试程序是否正确
- 4、完成整体报告