Лабораторная работа №3	M3138	2023					
ISA	Попович Виталий						
	Сергеевич						

#### Цель работы

Знакомство с архитектурой набора команд RISC-V.

## Инструментарий и требования к работе

Языка программирования – С++

Компилятор - x86 64-12.2.0-release-posix-seh-msvcrt-rt v10-rev2.7z

#### Описание RISC-V

В данной работе мы используем 32 битный RISC-V(также существуют 64 и 128 битные).

Обычный набор RV32I содержит 32 битные целочисленные операции. Также входят: служебные инструкции, мин. кол-во арифметических и битовых операций(также операции с памятью и переходы, безусловные так и условные)

Существует расширение RV32-M, где добавляются инструкции для умножения и деления(всё целочисленное).

Также существуют ещё некоторые расширения:

- F операции чисел с плавающей точкой (одинарная точность)
- D операции чисел с плавающей точкой (двойная точность)
- Q операции чисел с плавающей точкой (четверная точность

## Регистры RISC-V

Стандартный набор содержит 32 регистра. Описание каждого из них можно увидеть ниже(см. Рисунок 1)

Имена регистров в системе команд и соглашения о псевдонимах в EABI и psABI

Имя регистра	ВМИ	RMN	Описание	Кто сохраняет							
в RISC-V	в ЕАВІ	в psABI	в psABI	в psABI							
32 целочисленных регистра											
x0	zero	zero	Всегда ноль								
x1	ra	ra	Адрес возврата (return address)	Вызывающий							
x2	sp	sp	Указатель стека (stack pointer)	Вызываемый							
х3	gp	gp	Глобальный указатель (global pointer)								
x4	tp	tp	Потоковый указатель (thread pointer)								
x5	t0	t0	Temporary / альтернативный адрес возврата	Вызывающий							
x6	s3	t1	Temporary	Вызывающий							
х7	s4	t2	Temporary	Вызывающий							
x8	s0/fp	s0/fp	Saved register / frame pointer	Вызываемый							
x9	s1	s1	Saved register	Вызываемый							
x10	a0	a0	Аргумент (argument) / возвращаемое значение	Вызывающий							
x11	a1	a1	Аргумент (argument) / возвращаемое значение	Вызывающий							
x12	a2	a2	Аргумент (argument)	Вызывающий							
x13	a3	a3	Аргумент (argument)	Вызывающий							
x14	s2	a4	Аргумент (argument)	Вызывающий							
x15	t1	a5	Аргумент (argument)	Вызывающий							
x16	s5	a6	Аргумент (argument)	Вызывающий							
x17	s6	a7	Аргумент (argument)	Вызывающий							
x18-27	s7-16	s2-11	Saved register	Вызываемый							
x28-31	s17-31	t3-6	Temporary	Вызывающий							
32 дополнительных регистра с плавающей точкой											
f0-7		ft0-7	Floating-point temporaries	Вызывающий							
f8-9		fs0-1	Floating-point saved registers	Вызываемый							
f10-11		fa0-1	Floating-point arguments/return values	Вызывающий							
f12-17		fa2-7	Floating-point arguments	Вызывающий							
f18-27		fs2-11	Floating-point saved registers	Вызываемый							
f28-31		ft8-11	Floating-point temporaries	Вызывающий							

Рисунок – 1

## Инструкции RISC-V

Каждая инструкция в RISC-V состоит из размера ровно 4 байта(см. Рисунок 2)

32-bit RISC-V instruction formats

Format		Bit																											
Format	31 30 29 28 27 26 25 24 23 22 21 20 19 18 17 16 15 14 13 12 11										11	10	9	8	7	6	5	4 3	2	1 0									
Register/register			fu	unct7	,					rs2			rs1 funct3						3	rd					opcode				
Immediate	imm[11:0] rs1 funct3									3	rd						opcode												
Upper immediate	imm[31:12]										rd						opcode												
Store		imm[11:5] rs2 rs1 funct3								3	imm[4:0]						opcode												
Branch	[12]		i	imm[	10:5	]		rs2					rs1				f	unct	3	imm[4:1] [11]					opcode				
Jump	[20] imm[10:1] [11]						imm[19:12] rd						opcode																

## Рисунок – 2

Все инструкции можно разбить на 6 типов, каждый из которых мы рассмотрим:

**Register** — на вход подаётся два регистра(rs1, rs2), результат же записывается в один регистр rd. Используется для арифметических и побитовых операций(Стоит заметить, что в данном наборе инструкций все Register инструкции имеют одинаковый орсоde)

**Immediate** — на вход подаётся один регистр(rs1) и некоторая константа, результат же записывается в один регистр rd(константа может использоваться как число, так и как значение сдвига)

**Upper immediate** – аналогично Immediate, но работает как со старшими битами 32-ух битных значений.

**Store** — на вход подаётся два регистра rs1(адрес, относительно которого offset) и rs2(данные для записи). Используется для записи из данных из регистров прямо в память(как раз они использует immediate в качестве offset)

**Branch** – на вход подаётся два регистра rs1 и rs2.Используется для условного(некоторого условия между rs1 и rs2) перехода(также использует immediate в качестве offset)

**Jump** – используется для безусловного перехода(также использует immediate в качестве offset)

## Описание структуры файла ELF

Каждый такой файл начинается с ELF заголовка, который содержит необходимую информацию о версии, разрядности(а также для идентификации), указатели на части файла(массивы Program Header и Section Header). Ещё заголовок хранит байты(свободные), которые

используются для "подгонки" следующих (так как существует соглашение о том, что все поля размера n начиаются с адресов кратных n)

Массив Program Header-ов состоит из заголовков, содержащие информацию для операционной системы (информация для запуска, такая как: кол-во памяти, виртуальный адрес памяти, место, куда загрузить)

Далее располагаются сами данные (информация о них находится в массиве Section Header-ов, адрес, которых находится в указателях из Elf Header) (Таким образом файл возможно читать последовательно)

Maccub Section Header'ов хранит информацию о секциях (адрес нахождения, название, содержание)

Названия секций, меток располагаются в таблицах строк.

Все названия, как секций, так и меток (например функций) хранятся в таблицах строк(Названия – в shStrTab – таблице строк Section Header'ов, Меток - в strTab – таблице строк). Адресация происходит за счёт того, что элементы содержат ссылку на начало необходимой строки.

#### Основные секции ELF:

#### .text

Хранение исполняемого кода(см. Рисунок 3)

## Рисунок – 3

```
Pассмотрим Elf32_Shdr:
Sh_name – имя раздела, задает индекс в .strtab
sh_offset – смещение секции в файле
sh_size – размер секции в файле
```

sh\_info – дополнительная информация о файле. Данная структура подходит не только для .text, но и для всех остальных секций.

#### .strtab

Хранение имён "символов" из .symtab

#### .symtab

Хранят "символы" — имена функций и переменных. Имена существуют для представления определенного места в фазйле или в памяти(В данном случае "символ" может занимать более 1 места)(см. Рисунок 4)

## Рисунок – 4

### Paccмотрим Elf32\_Sym:

st\_name – хранение позиции, с которой в strtab можно определить имя

st\_info – хранение тип "символа", и его связи.

st\_shndx - хранение индекса таблица заголовка раздела.

## Описание работы написанного кода

Пути входного и выходного файлов содержатся в аргументах командной строки.

Чтобы было проще разбирать файл, нужно добиться расположения в памяти 1 к 1.Для этого будем использовать typedef(из оригинальных источников), повторим все структуры файла в виде классов C++.

Разбором файла занимается класс "ParserOfElf", он создаст нужные структуры, заполняющие поля из входного потока(так будет проще "ориентироваться" в какой части файла мы находимся, так как мы читаем последовательно)

Также существует одна проблема: Section Header'ы находятся в конце файла. Для решения будем действовать так: всё, что находится "между" сохраняется в некоторый буфер, из которого позже берём информацию для заполнения оставшихся структур.

Заметим, что RISC-V, имеет особенность: по орсоdе можно однозначно определить тип инструкции(реализуем определение типа при помощи ассоциативного контейнера)

# Результат работы написанной программы .text

			.tex	Xl
00010074	<mail< td=""><td>1&gt;:</td><td></td><td></td></mail<>	1>:		
1007	4:	ff010113	addi	sp, sp, -16
1007	8:	00112623	$\mathbf{S}\mathbf{W}$	ra, 12(sp)
1007	c:	030000ef	jal	ra, 000100ac <mmul></mmul>
1008	0:	00c12083	lw	ra, 12(sp)
1008	4:	00000513	addi	a0, zero, 0
1008		01010113	addi	T, T,
1008		00008067	jalr	
1009		00000013	addi	, ,
1009		00100137	lui	Τ,
1009		fddff0ef	jal	
1009		00050593	addi	a1, a0, 0
100a		00a00893		a7, zero, 10
100a		0ff0000f		own_instruction
100a	8:	00000073	ecall	
000100ac <	(mmul>	<b>:</b>		
100a	c:	00011f37	lui	t5, 0x00011
100b	0:	124f0513	addi	a0, t5, 292
100b	4:	65450513	addi	a0, a0, 1620
100b	8:	124f0f13	addi	t5, t5, 292
100b	c:	e4018293	addi	t0, gp, -448
100c	0:	fd018f93	addi	t6, gp, -48
100c	4:	02800e93	addi	t4, zero, 40

000100c8 <L2>:

```
100c8:
                  fec50e13
                              addi t3, a0, -20
      100cc:
                  000f0313
                              addi
                                    t1, t5, 0
                              addi
      100d0:
                  000f8893
                                    a7, t6, 0
      100d4:
                  00000813
                              addi
                                    a6, zero, 0
000100d8 <L1>:
      100d8:
                  00088693
                                    a3, a7, 0
                              addi
      100dc:
                  000e0793
                              addi
                                    a5, t3, 0
                  00000613
      100e0:
                              addi
                                    a2, zero, 0
000100e4 <L0>:
      100e4:
                  00078703
                              lb
                                    a4, 0(a5)
      100e8:
                  00069583
                              lh
                                    a1, 0(a3)
      100ec:
                  00178793
                              addi
                                    a5, a5, 1
      100f0:
                  02868693
                               addi a3, a3, 40
      100f4:
                  02b70733
                               mul
                                    a4, a4, a1
      100f8:
                  00e60633
                               add
                                    a2, a2, a4
      100fc:
                  fea794e3
                               bne
                                    a5, a0, 000100e4 <L0>
      10100:
                  00c32023
                                    a2, 0(t1)
                              SW
      10104:
                  00280813
                                    a6, a6, 2
                              addi
      10108:
                  00430313
                              addi t1, t1, 4
      1010c:
                  00288893
                              addi
                                    a7, a7, 2
      10110:
                  fdd814e3
                              bne
                                    a6, t4, 000100d8 <L1>
      10114:
                  050f0f13
                              addi
                                    t5, t5, 80
      10118:
                  01478513
                               addi a0, a5, 20
      1011c:
                  fa5f16e3
                              bne
                                    t5, t0, 000100c8 <L2>
```

10120:

00008067

jalr

zero, 0(ra)

## .symtab

Value	Size	Bind	Vis	Index Name
[0] 0x0	0 NOTYPE	LOCAL	DEFAULT	UNDEF
[1] 0x10074	0 SECTION	LOCAL	DEFAULT	1 .text
[2] 0x11124	0 SECTION	LOCAL	DEFAULT	2 .bss
[3] 0x0	0 SECTION	LOCAL	DEFAULT	3 .comment
[4] 0x0	0 SECTION	LOCAL	DEFAULT	4 .riscv.attributes
[5] 0x0	0 FILE	LOCAL	DEFAULT	ABS test.c
[6] 0x11924	0 NOTYPE	GLOBAL	DEFAULT	ABSglobal_pointer\$
[7] 0x118F4	800 OBJECT	GLOBAL	DEFAULT	2 b
[8] 0x11124	0 NOTYPE	GLOBAL	DEFAULT	1SDATA_BEGIN
[9] 0x100AC	120 FUNC	GLOBAL	DEFAULT	1 mmul
[10] 0x0	0 NOTYPE	GLOBAL	DEFAULT	UNDEF _start
[11] 0x11124	1600 OBJECT	GLOBAL	DEFAULT	2 c
[12] 0x11C14	0 NOTYPE	GLOBAL	DEFAULT	2BSS_END
[13] 0x11124	0 NOTYPE	GLOBAL	DEFAULT	2bss_start
[14] 0x10074	28 FUNC	GLOBAL	DEFAULT	1 main
[15] 0x11124	0 NOTYPE	GLOBAL	DEFAULT	1DATA_BEGIN
[16] 0x11124	0 NOTYPE	GLOBAL	DEFAULT	1 _edata
[17] 0x11C14	0 NOTYPE	GLOBAL	DEFAULT	2 _end
[18] 0x11764	400 OBJECT	GLOBAL	DEFAULT	2 a

## Список источников

- 1. Создаем ELF-файл с отладочной информацией
  - 2. Создание исполняемого файла ELF вручную

## 3. Введение в ELF-файлы в Linux: понимание и анализ

4. Устройство ELF-файлов

**5**.Структуры ELF

6.RISC-V

- 7. Список кодов Elf Header
- 8. Typedef типов в структурах

## Листинг кода

## Type.h

```
#pragma once
enum Type : char {
    R,
    I,
    IAddr,
    S,
    B,
    U,
    J,
    UNKNOWN,
    E,
};

SymTabInfo.h
#pragma once
#include <string>
```

```
using namespace std;
enum STT : char {
  NOTYPE = 0,
  OBJECT = 1,
  FUNC = 2,
  SECTION = 3,
  FILE_TYPE = 4,
  COMMON = 5,
  LOOS = 10,
  HIOS = 12,
  LOPROC = 13,
  HIPROC = 15,
};
inline string toStringSTT(const STT type) {
  if (type == NOTYPE) {
    return "NOTYPE";
  } else if (type == SECTION) {
    return "SECTION";
  } else if (type == OBJECT) {
    return "OBJECT";
  } else if (type == FUNC) {
    return "FUNC";
  } else if (type == FILE_TYPE) {
    return "FILE";
```

```
} else if (type == COMMON) {
    return "COMMON";
  } else if (type == LOOS) {
    return "LOOS";
  } else if (type == HIOS) {
    return "HIOS";
  } else if (type == LOPROC) {
    return "LOPROC";
  } else if (type == HIPROC) {
    return "HIPROC";
  } else {
    return "Unnknown STT "" + to_string(type) + """;
  }
}
enum STB : char {
  LOCAL = 0,
  GLOBAL = 1,
  WEAK = 2,
  STB\_LOOS = 10,
  STB_HIOS = 12,
  STB\_LOPROC = 13,
  STB_HIPROC = 13,
};
```

```
inline string toStringSTB(const STB type) {
  if (type == LOCAL) {
    return "LOCAL";
  } else if (type == GLOBAL) {
    return "GLOBAL";
  } else if (type == WEAK) {
    return "WEAK";
  } else if (type == STB_LOOS) {
    return "LOOS";
  } else if (type == STB_HIOS) {
    return "HIOS";
  } else if (type == STB_LOPROC) {
    return "LOPROC";
  } else if (type == STB_HIPROC) {
    return "HIPROC";
  } else {
    return "Unnknown STB "" + to_string(type) + """;
  }
}
enum STV : char {
  DEFAULT = 0,
  INTERNAL = 1,
  HIDDEN = 2,
  PROTECTED = 3,
```

```
inline string toStringSTV(const STV type) {
  if (type == DEFAULT) {
    return "DEFAULT";
  } else if (type == INTERNAL) {
    return "INTERNAL";
  } else if (type == HIDDEN) {
    return "HIDDEN";
  } else if (type == PROTECTED) {
    return "PROTECTED";
  } else {
    return "Unnknown STV "" + to_string(type) + """;
  }
}
enum SHN : int {
  UNDEF = 0,
  LORESERVE = 0xff00,
  ABS = 0xfff1,
  SHN_COMMON = 0xfff2,
  HIRESERVE = 0xffff,
};
inline string toStringSHN(const SHN type) {
```

**}**;

```
if (type == UNDEF) {
    return "UNDEF";
  } else if (type == LORESERVE) {
    return "LORESERVE";
  } else if (type == ABS) {
    return "ABS";
  } else if (type == SHN_COMMON) {
    return "COMMON";
  } else if (type == HIRESERVE) {
    return "HIRESERVE";
  } else if (0xff00 <= type && type <= 0xff1f) {
    return "SPEC: " + to_string(type);
  } else {
    return to_string(type);
  }
}
                                     Storage.h
#pragma once
#include <Type.h>
using namespace std;
#include <string>
#include <unordered_map>
class Storage {
 private:
```

```
Storage() = delete;
static unordered_map<uint8_t, Type> typesMap;
public:
static Type getType(const uint8_t opcode) {
   if (typesMap.count(opcode) > 0) {
     return typesMap[opcode];
   } else {
     return Type::UNKNOWN;
   }
}
static string getRegisterName(const uint8_t index) {
   if (index == 0) {
     return "zero";
   } else if (index == 1) {
     return "ra";
   } else if (index == 2) {
     return "sp";
   } else if (index == 3) {
     return "gp";
   } else if (index == 4) {
     return "tp";
```

```
} else if (5 <= index && index <= 7) {
       return "t" + to_string(index - 5);
     } else if (index == 8) {
       return "s0";
     } else if (index == 9) {
       return "s1";
     } else if (10 <= index && index <= 17) {
       return "a" + to_string(index - 10);
     } else if (18 <= index && index <= 27) {
       return "s" + to_string(index - 18 + 2);
     } else if (28 <= index && index <= 31) {
       return "t" + to_string(index - 28 + 3);
     } else {
       return "invalid reg index: " + to_string(index);
     }
  }
};
                                       Storage.cpp
#include <Storage.h>
using namespace std;
unordered_map<uint8_t, Type> Storage::typesMap = {
  {0b0110111, Type::U},
  {0b0010111, Type::U},
  {0b1101111, Type::J},
  {0b1100111, Type::IAddr},
```

```
{0b0000011, Type::IAddr},
  {0b1100011, Type::B},
  {0b0100011, Type::S},
  {0b0010011, Type::I},
  {0b0110011, Type::R},
  {0b1110011, Type::E},
};
                                  ParserOfElf.h
#pragma once
#include <ElfHeader.h>
#include <InstructionFab.h>
#include <ProgrammHeader.h>
#include <SectionHeader.h>
#include <SymTabEntry.h>
#include <SymTabInfo.h>
#include <fstream>
#include <sstream>
#include <vector>
using namespace std;
class ParserOfElf {
  static constexpr uint8_t SYM_TAB = 2;
  static constexpr uint8_t STR_TAB = 3;
```

```
public:
explicit ParserOfElf(ifstream& f);
~ParserOfElf();
void parse();
void printDotText(ostream& out);
void printSymtab(ostream& out) const;
private:
ifstream& file;
ElfHeader elfHeader;
ProgrammHeader* programHeaders;
int bufferOffset; // offset of address in buff relative to file
SectionHeader* sectionHeaders;
// SYM_TAB
uint32_t symTabAddress;
uint32_t symTabEntrySize;
uint32_t symTabEntriesCount;
SymTabEntry* symTableEntries;
// STR_TAB
uint32_t strTabAddress;
uint32_t strTabSize;
```

```
void fillStrTab(const char* buff);
  char* strTab;
  // SH_STR_TAB
  uint32_t shStrTabAddress;
  uint32_t shStrTabSize;
  void fillShStrTab(const char* buff);
  char* shStrTab;
  string getStringFromStrTab(uint32_t offset) const;
  string getStringFromShStrTab(uint32_t offset) const;
  // .text
  uint32_t textAddress;
  uint32_t textVirtualAddress;
  uint32_t textSize;
  vector<Instruction*> instructions;
  unordered_map<uint32_t, string> labels;
};
                                   ParserOfElf.cpp
#include "ParserOfElf.h"
using namespace std;
ParserOfElf::ParserOfElf(ifstream& f) : file(f) {}
void ParserOfElf::parse() {
```

```
// ELF HEADER
elfHeader.fill(file);
// PROGREMM HEADERS
programHeaders = new ProgrammHeader[elfHeader.phnum];
for (int i = 0; i < elfHeader.phnum; i++) {
  programHeaders[i].fill(file);
}
// SECTION HEADERS
bufferOffset = elfHeader.phoff + elfHeader.phnum * elfHeader.phentsize;
const int bufferSize = elfHeader.shoff - bufferOffset;
const auto buff = new char[bufferSize];
for (int i = 0; i < bufferSize; i++) {
  file.read(&buff[i], sizeof(char));
}
sectionHeaders = new SectionHeader[elfHeader.shnum];
for (int i = 0; i < elfHeader.shnum; i++) {
  sectionHeaders[i].fill(file);
  if (sectionHeaders[i].type == STR_TAB) {
     if (i == elfHeader.shstrndx) {
       shStrTabAddress = sectionHeaders[i].offset;
       shStrTabSize = sectionHeaders[i].size;
```

```
} else {
         strTabAddress = sectionHeaders[i].offset;
         strTabSize = sectionHeaders[i].size;
       }
    } else if (sectionHeaders[i].type == SYM_TAB) {
       symTabAddress = sectionHeaders[i].offset;
       symTabEntrySize = sectionHeaders[i].entsize;
       symTabEntriesCount = sectionHeaders[i].size / symTabEntrySize; // by default ent
size is 0x10
    }
  }
  fillStrTab(buff);
  fillShStrTab(buff);
  // SYMBOL TABLE
  symTableEntries = new SymTabEntry[symTabEntriesCount];
  stringstream bufferStream;
  bufferStream.write(buff + symTabAddress - bufferOffset, bufferSize - (symTabAddress -
bufferOffset));
  bufferStream.seekg(0);
  for (int i = 0; i < symTabEntriesCount; i++) {
    symTableEntries[i].fill(bufferStream);
    if (symTableEntries[i].info % 0b00010000 == STT::FUNC) {
       labels[symTableEntries[i].value] = getStringFromStrTab(symTableEntries[i].name);
    }
```

```
}
  // INSTRUCTIONS
  for (int i = 1; i < elfHeader.shnum; i++) {
    if (getStringFromShStrTab(sectionHeaders[i].name) == ".text") {
       textAddress = sectionHeaders[i].offset;
       textVirtualAddress = sectionHeaders[i].addr;
       textSize = sectionHeaders[i].size;
       SectionHeader::validateTextSize(textSize);
       break;
    }
  }
  int labelsCounter = 0;
  for (uint32_t curAddress = 0; curAddress < textSize; curAddress += 4) {
    Instruction* newInstr =
InstructionFab::createInstruction(*reinterpret_cast<uint32_t*>(&buff[curAddress]));
    newInstr->setAddress(textVirtualAddress + curAddress);
    if (newInstr->needLabel()) {
       uint32_t address = newInstr->getImmAddr();
       if (labels.count(address) <= 0) {
         labels[address] = "L" + to_string(labelsCounter++);
       }
     }
    instructions.push_back(newInstr);
  }
```

```
for (auto& inst: instructions) {
     if (inst->needLabel()) {
       uint32_t address = inst->getImmAddr();
       inst->setLabel(labels[address]);
     }
  }
  delete[] buff;
}
void ParserOfElf::printDotText(ostream& out) {
  out << ".text\n";
  int curAddress = textVirtualAddress;
  for (int i = 0; i < instructions.size(); i++, curAddress += 4) {
     if (labels.count(curAddress) > 0) {
       constexpr int buffSize = 128;
       char buff[buffSize];
       snprintf(buff, buffSize, "%08x <%s>:\n", curAddress, labels[curAddress].c_str());
       out << buff;
     }
     instructions.at(i)->toString(out);
  }
}
```

```
void ParserOfElf::printSymtab(ostream& out) const {
  out << ".symtab\n"
    << "Symbol Value
                               Size Type
                                           Bind Vis
                                                          Index Name\n";
  for (int i = 0; i < symTabEntriesCount; i++) {
    SymTabEntry curEntry = symTableEntries[i];
    string name;
    if (curEntry.info % 0b00010000 == STT::SECTION) {
       name = getStringFromShStrTab(sectionHeaders[curEntry.shndx].name);
    } else {
       name = getStringFromStrTab(curEntry.name);
    }
    constexpr int buffSize = 128;
    char buff[buffSize];
    snprintf(buff, buffSize, "[%4i] 0x%-15X %5i %-8s %-8s %-8s %6s %s", i,
curEntry.value, curEntry.size,
          toStringSTT(static_cast<STT>(curEntry.info % 0b10000)).c_str(),
          toStringSTB(static_cast<STB>(curEntry.info >> 4)).c_str(),
          toStringSTV(static_cast<STV>(curEntry.other)).c_str(),
          toStringSHN(static_cast<SHN>(curEntry.shndx)).c_str(),
          name.c_str());
    out \ll buff \ll "\n";
  }
}
```

```
void ParserOfElf::fillStrTab(const char* buff) {
  strTab = new char[strTabSize];
  for (int j = 0; j < strTabSize; j++) {
     strTab[j] = buff[strTabAddress + j - bufferOffset];
  }
}
void ParserOfElf::fillShStrTab(const char* buff) {
  shStrTab = new char[shStrTabSize];
  for (int j = 0; j < shStrTabSize; j++) {
     shStrTab[j] = buff[shStrTabAddress + j - bufferOffset];
  }
}
string ParserOfElf::getStringFromStrTab(const uint32_t offset) const {
  if (offset > strTabSize) {
     throw runtime_error("strTab index "" + to_string(offset) + "" is out of bound for size "" +
to_string(strTabSize) + "'");
  }
  stringstream ss;
  int charsRead = 0;
  while (strTab[offset + charsRead] != '\0') {
     ss << strTab[offset + charsRead];</pre>
     ++charsRead;
  }
```

```
return ss.str();
}
string ParserOfElf::getStringFromShStrTab(const uint32_t offset) const {
  if (offset > shStrTabSize) {
     throw runtime_error("shStrTab index "" + to_string(offset) + "' is out of bound for size ""
+ to_string(shStrTabSize) + "'");
  }
  stringstream ss;
  int charsRead = 0;
  while (shStrTab[offset + charsRead] != '\0') {
     ss << shStrTab[offset + charsRead];</pre>
     ++charsRead;
  }
  return ss.str();
}
ParserOfElf::~ParserOfElf() {
  for (const auto& instruction: instructions) {
     delete instruction;
  }
  delete[] programHeaders;
  delete[] sectionHeaders;
```

```
delete[] symTableEntries;
  delete[] strTab;
  delete[] shStrTab;
}
                                       main.cpp
#include <ParserOfElf.h>
#include <InstructionFab.h>
using namespace std;
#include <fstream>
#include <iomanip>
#include <iostream>
#include <vector>
ParserOfElf* parseFile(ifstream& input, const char* path) {
  input.open(path, ios_base::binary);
  if (!input.is_open()) {
    throw ios_base::failure("Can`t open input file");
  }
  const auto parser = new ParserOfElf(input);
  parser->parse();
  return parser;
};
void openOutFile(ofstream& output, const char* path) {
```

```
output.open(path, ios_base::binary);
  if (!output.is_open()) {
     throw ios_base::failure("Can`t open output file");
  }
}
int main(const int argc, char const* argv[]) {
  if (argc < 3) {
     cout << "2 arguments expected, " + to_string(argc - 1) + " found\n";
     return 0;
  }
  try {
     ifstream input;
     ParserOfElf* parser = parseFile(input, argv[1]);
     try {
       ofstream output;
       openOutFile(output, argv[2]);
       parser->printDotText(output);
       output << "\n";
       parser->printSymtab(output);
     } catch (const ios_base::failure& e) {
       cout << e.what() << endl;</pre>
     }
     delete parser;
```

```
} catch (ios_base::failure& e) {
    cout << e.what() << endl;</pre>
  } catch (runtime_error& e) {
    cout << e.what() << endl;</pre>
  }
  return 0;
}
                                   InstructionFab.h
#pragma once
#include <BType.h>
#include <EType.h>
#include <IAddrType.h>
#include <IType.h>
#include <JType.h>
#include <RType.h>
#include <SType.h>
#include <UType.h>
#include <UnknownType.h>
class InstructionFab {
 public:
  static Instruction* createInstruction(const uint32_t bits) {
    const Type type = Storage::getType(
```

```
Instruction::parseOpcodeBits(bits));
    if (type == Type::R) {
       return new RType(bits);
     } else if (type == Type::I) {
       return new IType(bits);
     } else if (type == Type::IAddr) {
       return new IAddrType(bits);
     } else if (type == Type::S) {
       return new SType(bits);
     } else if (type == Type::B) {
       return new BType(bits);
     } else if (type == Type::U) {
       return new UType(bits);
     } else if (type == Type::J) {
       return new JType(bits);
     } else if (type == Type::E) {
       return new EType(bits);
     } else {
       return new UnknownType(bits);
     }
  }
};
                                      Instruction.h
#pragma once
#include <Storage.h>
```

```
using namespace std;
#include <fstream>
#include <iomanip>
class Instruction {
 protected:
  uint32_t bits;
  uint32_t address{};
  string label{};
  explicit Instruction(uint32_t bits);
  string addressString() const;
  virtual string instructionString() const = 0;
 public:
  virtual void toString(ostream& out) const;
  virtual ~Instruction();
  void setAddress(uint32_t givenAddress);
  void setLabel(string givenLabel);
  virtual bool needLabel() const {
     return false;
```

```
}
  virtual uint32_t getImmAddr() const {
     return 0;
  }
  static uint8_t parseOpcodeBits(uint32_t bits);
  static uint8_t parseFunct3(uint32_t bits);
  static uint8_t parseFunct7(uint32_t bits);
  static uint8_t parseRegIndex(uint32_t bits, int startAddress);
  static string parseRd(uint32_t bits);
  static string parseRs1(uint32_t bits);
  static string parseRs2(uint32_t bits);
  static bool isBitSet(uint32_t bits, int index);
  template <typename T>
  static string toHexString(T number);
};
```

```
template <typename T>
string Instruction::toHexString(T number) {
  ostringstream ss;
  ss << setfill('0') << setw(sizeof(T) * 2) << hex << number;
  return ss.str();
}
                                     Instruction.cpp
#include <Instruction.h>
Instruction::Instruction(const uint32_t bits) : bits(bits){};
using namespace std;
string Instruction::addressString() const {
  return toHexString(address);
}
void Instruction::toString(ostream& out) const {
  string instrStr = instructionString();
  if (label.size() > 0) {
     instrStr += " <" + label + ">";
  }
  constexpr int buffSize = 128;
  char buff[buffSize];
  snprintf(buff, buffSize, " %05x:\t%08x\t%7s\n", address, bits, instrStr.c_str());
  out << buff;
}
```

```
Instruction::~Instruction() = default;
void Instruction::setAddress(const uint32_t givenAddress) {
  address = givenAddress;
}
void Instruction::setLabel(const string givenLabel) {
  label = givenLabel;
}
uint8_t Instruction::parseOpcodeBits(uint32_t bits) {
  uint16_t opcode = 0;
  for (size_t i = 0; i < 7; i++) {
     opcode += bits & (1 << i);
  }
  return opcode;
}
uint8_t Instruction::parseFunct3(const uint32_t bits) {
  uint8_t funct3 = 0;
  for (size_t i = 0; i < 3; i++) {
     funct3 += isBitSet(bits, i + 12) > 0 ? (1 << i) : 0;
```

```
}
  return funct3;
}
uint8_t Instruction::parseFunct7(const uint32_t bits) {
  uint8_t funct7 = 0;
  for (int i = 0; i < 7; i++) {
     funct7 += isBitSet(bits, i + 25) > 0 ? (1 << i) : 0;
  }
  return funct7;
}
uint8_t Instruction::parseRegIndex(const uint32_t bits, const int startAddress) {
  uint8_{t} index = 0;
  for (int i = 0; i < 5; i++) {
     index += isBitSet(bits, i + startAddress) > 0? (1 << i) : 0;
  }
  return index;
}
string Instruction::parseRd(const uint32_t bits) {
  return\ Storage::getRegisterName(parseRegIndex(bits,\ 7));
```

```
}
string Instruction::parseRs1(const uint32_t bits) {
  return Storage::getRegisterName(parseRegIndex(bits, 15));
}
string Instruction::parseRs2(const uint32_t bits) {
  return Storage::getRegisterName(parseRegIndex(bits, 20));
}
bool Instruction::isBitSet(const uint32_t bits, const int index) {
  return (bits & (1 << index)) > 0;
}
                                    AbstractStruct.h
#pragma once
#include "typedef.h"
class AbstractStruct {
 protected:
  template <typename T>
  static void read(T& place, const int bytes, std::istream& f) {
    f.read((char*)(&place), bytes);
  }
```

```
public:
  virtual ~AbstractStruct() = default;
  virtual void fill(std::istream& f) = 0;
};
                                     ElfHeader.h
#pragma once
#include "AbstractStruct.h"
class ElfHeader : AbstractStruct {
 public:
  static const int EI_NIDENT = 16;
  unsigned char name[EI_NIDENT];
  Elf32_Half type;
  Elf32_Half machine;
  Elf32_Word version;
  Elf32_Addr entry;
  Elf32_Off phoff;
  Elf32_Off shoff;
  Elf32_Word flags;
  Elf32_Half ehsize;
  Elf32_Half phentsize;
```

```
Elf32_Half phnum;
Elf32_Half shentsize;
Elf32_Half shnum;
Elf32_Half shstrndx;
void fill(std::istream& f) override {
  read(name, EI_NIDENT, f);
  validateName();
  read(type, sizeof(type), f);
  read(machine, sizeof(machine), f);
  validateMachine();
  read(version, sizeof(version), f);
  validateVersion();
  read(entry, sizeof(entry), f);
  read(phoff, sizeof(phoff), f);
  read(shoff, sizeof(shoff), f);
  read(flags, sizeof(flags), f);
  read(ehsize, sizeof(ehsize), f);
  read(phentsize, sizeof(phentsize), f);
  read(phnum, sizeof(phnum), f);
  read(shentsize, sizeof(shentsize), f);
  read(shnum, sizeof(shnum), f);
  read(shstrndx, sizeof(shstrndx), f);
  validateShstrndx();
}
```

```
void validateName() {
    // ID
     const char id[] = \{0x7f, 'E', 'L', 'F'\};
     for (int i = 0; i < 4; i++) {
       if (name[i] != id[i]) {
          throw std::runtime_error("Invalid file identification");
       }
     }
    // CLASS
    if (name[4] != 1) {
       const std::string classStr = (name[4] == 2) ? "64-bit" : "Invalid class";
       throw std::runtime_error("Invalid class. Expected: 32-bit, Found: " + classStr);
     }
    // DATA ENCODING
    if (name[5] != 1) {
       const std::string encodingStr = (name[5] == 2) ? "ELFDATA2MSB (most
significant)": "Invalid data encoding";
       throw std::runtime_error("Invalid data encoding. Expected: ELFDATA2LSB (least
significant), Found: " + encodingStr);
     }
    // VERSION
    if (name[6] != 1) {
       throw std::runtime_error("Invalid version. Expected: Current version, Found: Invalid
version");
     }
  }
```

```
void validateMachine() {
    if (machine != 243) {
       throw std::runtime_error("Invalid class. Expected: RISC-V");
     }
  }
  void validateVersion() {
    if (version != 1) {
       throw std::runtime_error("Invalid version. Expected: Current version");
     }
  }
  void validateShstrndx() {
    if (shstrndx >= shnum) {
       throw std::runtime_error("Invalid shstrndx. In should be less than shnum");
    }
  }
};
                                 ProgrammHeader.h
#pragma once
#include "AbstractStruct.h"
class ProgrammHeader : AbstractStruct {
 public:
  Elf32_Word type{};
```

```
Elf32_Off offset{};
  Elf32_Addr vaddr{};
  Elf32_Addr paddr{};
  Elf32_Word filesz{};
  Elf32_Word memsz{};
  Elf32_Word flags{};
  Elf32_Word align{};
  void fill(std::istream& f) override {
    read(type, sizeof(type), f);
    read(offset, sizeof(offset), f);
    read(vaddr, sizeof(vaddr), f);
    read(paddr, sizeof(paddr), f);
    read(filesz, sizeof(filesz), f);
    read(memsz, sizeof(memsz), f);
    read(flags, sizeof(flags), f);
    read(align, sizeof(align), f);
  }
};
                                    SectionHeader.h
#pragma once
#include "AbstractStruct.h"
```

```
class SectionHeader : AbstractStruct {
 public:
  Elf32_Word name;
  Elf32_Word type;
  Elf32_Word flags;
  Elf32_Addr addr;
  Elf32_Off offset;
  Elf32_Word size;
  Elf32_Word link;
  Elf32_Word info;
  Elf32_Word addralign;
  Elf32_Word entsize;
  void fill(std::istream& f) override {
     read(name, sizeof(name), f);
     read(type, sizeof(type), f);
     read(flags, sizeof(flags), f);
     read(addr, sizeof(addr), f);
     read(offset, sizeof(offset), f);
     read(size, sizeof(size), f);
     read(link, sizeof(link), f);
     read(info, sizeof(info), f);
     read(addralign, sizeof(addralign), f);
     read(entsize, sizeof(entsize), f);
  }
```

```
static void validateTextSize(uint32_t size) {
    if (size % 4 != 0) {
       throw std::runtime_error("Invalid .text size: " + std::to_string(size));
    }
  }
};
                                    SymTabEntry.h
#pragma once
#include "AbstractStruct.h"
class SymTabEntry : AbstractStruct {
 public:
  Elf32_Word name;
  Elf32_Addr value;
  Elf32_Word size;
  unsigned char info;
  unsigned char other;
  Elf32_Half shndx;
  void fill(std::istream& f) override {
    read(name, sizeof(name), f);
    read(value, sizeof(value), f);
```

```
read(size, sizeof(size), f);
    read(info, sizeof(info), f);
    read(other, sizeof(other), f);
    read(shndx, sizeof(shndx), f);
  }
};
                                       typedef.h
#include <iostream>
typedef uint16_t Elf32_Half;
typedef int16_t Elf32_SHalf;
typedef uint32_t Elf32_Word;
typedef int32_t Elf32_Sword;
typedef uint64_t Elf32_Xword;
typedef int64_t Elf32_Sxword;
typedef uint32_t Elf32_Off;
typedef uint32_t Elf32_Addr;
typedef uint16_t Elf32_Section;
                                      BType.cpp
#include "BType.h"
using namespace std;
unordered_map<uint8_t, string> BType::mnemonics{
  {0b000, "beq"},
```

```
{0b001, "bne"},
  {0b100, "blt"},
  {0b101, "bge"},
  {0b110, "bltu"},
  {0b111, "bgeu"},
};
                                        BType.h
#include <Instruction.h>
using namespace std;
class BType : public Instruction {
 private:
  static unordered_map<uint8_t, string> mnemonics;
 public:
  explicit BType(uint32_t bits) : Instruction(bits) {}
  ~BType() override = default;
  bool needLabel() const override {
    return true;
  }
  uint32_t getImmAddr() const override {
    return address + getImm();
  }
```

```
private:
string instructionString() const override {
   return getMnemonic() + '\t' + parseRs1(bits) + ", " + parseRs2(bits) + ", " + parseImm();
}
int16_t getImm() const {
   int16_t imm = 0;
   imm += isBitSet(bits, 7) ? (1 << 11) : 0;
   for (size_t i = 0; i < 4; i++) {
     imm += isBitSet(bits, i + 7 + 1) ? (1 << (i + 1)) : 0;
   }
   for (size_t i = 0; i < 6; i++) {
     imm += isBitSet(bits, i + 25) ? (1 << (i + 5)) : 0;
   }
   imm -= (bits & (1 << (25 + 6))) > 0? (1 << 12) : 0;
   return imm;
}
string parseImm() const {
   return toHexString(address + getImm());
}
```

```
string getMnemonic() const {
     return mnemonics[parseFunct3(bits)];
  }
};
                                         EType.h
#pragma once
#include <Instruction.h>
using namespace std;
class EType : public Instruction {
 public:
  explicit EType(uint32_t bits) : Instruction(bits) {}
  ~EType() override = default;
 private:
  string instructionString() const override {
     return getMnemonic() + "\t\t";
  }
  string getMnemonic() const {
     if ((bits >> 20) == 0) {
       return "ecall";
     \} else if ((bits >> 20) == 1) {
       return "ebreak";
     } else {
```

```
return "unknown EType";
    }
  }
};
                                   IAddrType.cpp
#include "IAddrType.h"
using namespace std;
// [funct3 | opcode[6]]
unordered_map<uint8_t, string> IAddrType::mnemonics{
  {0b0001, "jalr"},
  {0b0000, "lb"},
  {0b0010, "lh"},
  {0b0100, "lw"},
  {0b1000, "lbu"},
  {0b1010, "lhu"},
};
                                    IAddrType.h
#include <Instruction.h>
using namespace std;
class IAddrType : public Instruction {
 private:
  static unordered_map<uint8_t, string> mnemonics;
 public:
  explicit IAddrType(uint32_t bits) : Instruction(bits) {}
```

```
~IAddrType() override = default;
           string instructionString() const override {
                       return\ getMnemonic() + "\ 't" + parseRd(bits) + ", " + parseImm12() + '(' + parseRs1(bits)) + " + parseImm12() + " + parseRs1(bits) + " + parseImm12() + pa
+ ')';
            }
        private:
           string parseImm12() const {
                       int16_t imm12 = 0;
                       for (size_t i = 0; i < 11; i++) {
                                   imm12 += isBitSet(bits, i + 20) > 0 ? (1 << i) : 0;
                        }
                       imm12 = isBitSet(bits, 11 + 20) > 0 ? (1 << 11) : 0;
                       return to_string(imm12);
            }
           string getMnemonic() const {
                       uint8_t key = (parseFunct3(bits) << 1) + (isBitSet(bits, 6) ? 1 : 0);
                       return mnemonics[key];
           }
};
```

## IType.cpp

```
using namespace std;
unordered_map<uint8_t, string> IType::mnemonics{
  {0b000, "addi"},
  {0b010, "slti"},
  {0b011, "sltiu"},
  {0b100, "xori"},
  {0b110, "ori"},
  {0b111, "andi"},
  // shamt [funct7 >> 5 | funct3]
  {0b0001, "slli"},
  {0b0101, "srli"},
  {0b1101, "srai"},
};
                                         IType.h
#include <Instruction.h>
using namespace std;
class IType : public Instruction {
 private:
  bool isShamt;
  static unordered_map<uint8_t, string> mnemonics;
 public:
  IType(uint32_t bits) : Instruction(bits) {
    uint8_t funct3 = parseFunct3(bits);
```

```
isShamt = funct3 == 0b001 || funct3 == 0b101;
  }
  ~IType() = default;
  string instructionString() const override {
     return getMnemonic() + "\t' + parseRd(bits) + ", " + parseRs1(bits) + ", " +
parseImm12();
  }
 private:
  string parseImm12() const {
     int16_t imm12 = 0;
     for (size_t i = 0; i < 11; i++) {
       imm12 += isBitSet(bits, i + 20) > 0 ? (1 << i) : 0;
     }
     imm12 = isBitSet(bits, 11 + 20) > 0? (1 << 11): 0;
     return to_string(imm12);
  }
  string getMnemonic() const {
     uint8_t key = parseFunct3(bits);
     if (isShamt) {
       key += isBitSet(parseFunct7(bits), 5) ? 0b1000 : 0;
     }
```

```
return mnemonics[key];
  }
};
                                         JType.h
#pragma once
#include <Instruction.h>
using namespace std;
class JType : public Instruction {
 public:
  explicit JType(uint32_t bits) : Instruction(bits) {}
  ~JType() override = default;
  bool needLabel() const override {
    return true;
  }
  uint32_t getImmAddr() const override {
    return address + getImm();
  }
 private:
  string instructionString() const override {
    return getMnemonic() + '\t' + parseRd(bits) + ", " + parseImm();
  }
```

```
int32_t getImm() const {
  int32\_t imm = 0;
  for (size_t i = 12; i < 20; i++) {
     imm += isBitSet(bits, i) ? (1 << i) : 0;
  }
  imm += isBitSet(bits, 20) ? (1 << 11) : 0;
  for (size_t i = 0; i < 10; i++) {
     imm += isBitSet(bits, i + 21) ? (1 << (i + 1)) : 0;
  }
  imm -= isBitSet(bits, 31) ? (1 << 20) : 0;
  return imm;
}
string parseImm() const {
  return toHexString(address + getImm());
}
static string getMnemonic() {
  return "jal";
}
```

## RType.cpp

```
#include "RType.h"
using namespace std;
unordered_map<uint16_t, string> RType::mnemonics{
  // RV32I
  {0b0000000000, "add"},
  \{0b0100000000, "sub"\},\
  \{0b0000000001, "sll"\},\
  {0b0000000010, "slt"},
  \{0b0000000011, "sltu"\},\
  {0b0000000100, "xor"},
  {0b0000000101, "srl"},
  {0b0100000101, "sra"},
  \{0b0000000110, "or"\},\
  \{0b0000000111, "and"\},\
  // RV32M
  \{0b0000001000, "mul"\},\
  \{0b0000001001, "mulh"\},\
  \{0b0000001010, "mulhsu"\},
  \{0b0000001011, "mulhu"\},
  {0b0000001100, "div"},
  {0b0000001101, "divu"},
  {0b0000001110, "rem"},
```

```
{0b0000001111, "remu"},
};
                                         RType.h
#include <Instruction.h>
using namespace std;
class RType : public Instruction {
 private:
  static unordered_map<uint16_t, string> mnemonics;
 public:
  explicit RType(uint32_t bits) : Instruction(bits) {}
  ~RType() override = default;
  string instructionString() const override {
    return getMnemonic() + "\t' + parseRd(bits) + ", " + parseRs1(bits) + ", " +
parseRs2(bits);
  }
 private:
  string getMnemonic() const {
    uint16_t key = (parseFunct7(bits) << 3) + parseFunct3(bits);</pre>
    return mnemonics[key];
  }
};
```

```
#include "SType.h"
using namespace std;
unordered_map<uint8_t, string> SType::mnemonics{
  \{0b000, "sb"\},\
  \{0b001, "sh"\},\
  {0b010, "sw"},
};
                                         SType.h
#include <Instruction.h>
using namespace std;
class SType : public Instruction {
 private:
  static unordered_map<uint8_t, string> mnemonics;
 public:
  explicit SType(uint32_t bits) : Instruction(bits) {}
  ~SType() override = default;
 private:
  string instructionString() const override {
    return getMnemonic() + "\t' + parseRs2(bits) + ", " + parseImm() + '(' + parseRs1(bits) +
')';
  }
  string parseImm() const {
    int16_t imm = 0;
```

```
for (size_t i = 0; i < 5; i++) {
       imm += isBitSet(bits, i + 7) ? (1 << i) : 0;
     }
     for (size_t i = 0; i < 6; i++) {
       imm += isBitSet(bits, i + 25) ? (1 << (i + 5)) : 0;
     }
     imm = (bits & (1 << (25 + 6))) > 0 ? <math>(1 << 11) : 0;
     return to_string(imm);
  }
  string getMnemonic() const {
     return mnemonics[parseFunct3(bits)];
  }
};
                                    UnknownType.h
#include <Instruction.h>
using namespace std;
class UnknownType : public Instruction {
 public:
  explicit UnknownType(uint32_t bits) : Instruction(bits) {}
  ~UnknownType() override = default;
```

```
private:
  string instructionString() const override {
     return "unknown_instruction";
  }
};
                                          UType.h
#include <Instruction.h>
using namespace std;
class UType : public Instruction {
 public:
  explicit UType(uint32_t bits) : Instruction(bits) {}
  ~UType() override = default;
 private:
  string instructionString() const override {
     return getMnemonic() + '\t' + parseRd(bits) + ", 0x" + parseImm();
  }
  string parseImm() const {
     int32\_t imm = 0;
     for (size_t i = 12; i < 32; i++) {
       imm += isBitSet(bits, i) ? (1 << i) : 0;
     }
```

```
const string s = toHexString(imm);
return s.substr(0, s.length() - 3);
}

string getMnemonic() const {
   const uint8_t opcode = parseOpcodeBits(bits);
   if (opcode == 0b0110111) {
      return "lui";
    } else if (opcode == 0b0010111) {
      return "auipc";
    } else {
      throw runtime_error("Opcode "" + to_string(opcode) + "" doesn't match UType instruction");
    }
};
```