

## Politecnico di Milano Dipartimento di Elettronica, Informazione e Bioingegneria

prof. Luca Breveglieri prof. Gerardo Pelosi

prof.ssa Donatella Sciuto prof.ssa Cristina Silvano

# **AXO** – Architettura dei Calcolatori e Sistemi Operativi SECONDA PARTE – giovedì 17 giugno 2021

Cognome_	Nome
Matricola_	Firma

#### **Istruzioni**

- Si scriva solo negli spazi previsti nel testo della prova e non si separino i fogli.
- Per la minuta si utilizzino le pagine bianche inserite in fondo al fascicolo distribuito con il testo della prova. I fogli di minuta se staccati vanno consegnati intestandoli con nome e cognome.
- È vietato portare con sé libri, eserciziari e appunti, nonché cellulari e altri dispositivi mobili di calcolo o comunicazione. Chiunque fosse trovato in possesso di documentazione relativa al corso anche se non strettamente attinente alle domande proposte vedrà annullata la propria prova.
- Non è possibile lasciare l'aula conservando il tema della prova in corso.
- Tempo a disposizione 1 h: 30 m

#### Valore indicativo di domande ed esercizi, voti parziali e voto finale:

esercizio	1	<b>(4</b>	punti)	
esercizio	2	<b>(6</b>	punti)	
esercizio	3	(4		
esercizio	4	<b>(2</b>	punti)	
	. ,			
voto fina	ıle: (	16	puntı)	

#### esercizio n. 1 – programmazione concorrente

Si consideri il programma C seguente (gli "#include" e le inizializzazioni dei *mutex* sono omessi, come anche il prefisso pthread delle funzioni di libreria NPTL):

```
pthread mutex t deep, shallow
sem t water
int global = 0
void * boat (void * arg) {
   mutex lock (&deep)
   sem post (&water)
   qlobal = 1
                                                   /* statement A */
   mutex unlock (&deep)
   mutex lock (&shallow)
   qlobal = 2
   sem wait(&water)
   mutex unlock (&shallow)
   sem post (&water)
   return NULL
} /* end boat */
void * ship (void * arg) {
   mutex lock (&deep)
   sem wait (&water)
   mutex lock (&shallow)
                                                   /* statement B */
   global = 3
   mutex unlock (&shallow)
   sem post(&water)
   mutex unlock (&deep)
                                                   /* statement C */
   sem wait (&water)
   return (void *) 4
void main ( ) {
   pthread t th 1, th 2
   sem init (&water, 0, 0)
   create (&th 1, NULL, boat, NULL)
   create (&th 2, NULL, ship, NULL)
   join (th 2, &global)
                                                   /* statement D */
   join (th 1, NULL)
   return
} /* end main */
```

**Si completi** la tabella qui sotto **indicando lo stato di esistenza del** *thread* nell'istante di tempo specificato da ciascuna condizione, così: se il *thread* **esiste**, si scriva ESISTE; se **non esiste**, si scriva NON ESISTE; e se può essere **esistente** o **inesistente**, si scriva PUÒ ESISTERE. Ogni casella della tabella va riempita in uno dei tre modi (non va lasciata vuota).

Si badi bene alla colonna "condizione": con "subito dopo statement X" si chiede lo stato che il *thread* assume tra lo statement X e lo statement immediatamente successivo del *thread* indicato.

condizione	th	read
Contaizione	th_1 – <i>boat</i>	th_2 - <i>ship</i>
subito dopo stat. <b>A</b>		
subito dopo stat. <b>B</b>		
subito dopo stat. <b>C</b>		
subito dopo stat. <b>D</b>		

**Si completi** la tabella qui sotto, **indicando i valori delle variabili globali** (sempre esistenti) nell'istante di tempo specificato da ciascuna condizione. Il **valore** della variabile va indicato così:

- intero, carattere, stringa, quando la variabile ha un valore definito; oppure X quando è indefinita
- se la variabile può avere due o più valori, li si riporti tutti quanti
- il semaforo può avere valore positivo o nullo (non valore negativo)
- si supponga che il mutex valga 1 se occupato, e valga 0 se libero

Si badi bene alla colonna "condizione": con "subito dopo statement X" si chiede il valore (o i valori) che la variabile ha tra lo statement X e lo statement immediatamente successivo del *thread* indicato.

condizione		variabil	i globali	
condizione	deep	shallow	water	global
subito dopo stat. <b>A</b>				
subito dopo stat. <b>B</b>				
subito dopo stat. <b>C</b>				
subito dopo stat. <b>D</b>				

Il sistema può andare in stallo (deadlock), con uno o più thread che si bloccano, in (almeno) due casi diversi. Si chiede di precisare il comportamento dei thread in due casi, indicando gli statement dove avvengono i blocchi e i possibili valori della variabile global:

caso	th_1 - <i>boat</i>	th_2 - <i>ship</i>	global
1			
2			
3			

# esercizio n. 2 – processi e nucleo prima parte – gestione dei processi

```
// programma schiaccia tre.c
// dichiarazione e inizializzazione dei mutex presenti nel codice
// dichiarazione dei semafori presenti nel codice
void * player1 (void * arg) {
                                               void * player2 (void * arg)
   sem_wait (&player1_has_ball)
                                                  sem_wait (&player2_has_ball)
   sem post (&player2 has ball)
                                                  sem post (&player3 has ball)
   write (stdout, "One", 3)
                                                  write (stdout, "Two", 3)
  // end player1
                                                  // end player2
void * player3 (void * arg) {
                                               void * player4 (void * arg) {
   sem wait (&player3 has ball)
                                                  mutex lock (&trick)
  mutex lock (&trick)
                                                  sem wait (&player4 has ball)
   sem_post (&player4_has_ball)
                                                  write ("ouch...", 7)
  write (stdout, "THREE!", 6)
                                                  mutex unlock (&trick)
  mutex unlock (&trick)
                                                  // end palyer4
  // end player3
main ( ) { // codice eseguito da {\bf Q}
   pthread t p1, p2, p3, p4
   sem init (&player1 has ball ,
                                    0)
                                 0,
   sem init (&player2 has ball ,
                                    0)
   sem_init (&player3_has_ball , 0,
   sem init (&player4 has ball , 0,
   create (&p4, NULL, player4, NULL)
   create (&p3, NULL, player3, NULL)
   create (&p1, NULL, player1, NULL)
   create (&p2, NULL, player2, NULL)
   write (stdout, "Ready, set, go!", 15)
   sem_post (&player1 has ball)
   join (p3, NULL)
   join (p2, NULL)
   join (p1, NULL)
   join (p4, NULL)
   exit (0)
  // main
```

Un processo **Q** esegue il programma **schiaccia\_tre** e crea ordinatamente i thread **p4**, **p3**, **p1** e **p2**.

Si simuli l'esecuzione dei processi completando tutte le righe presenti nella tabella così come risulta dal codice dato, dallo stato iniziale, dagli eventi indicati, e nell'ipotesi che il processo *Q* non abbia creato nessun thread. Si completi la tabella riportando quanto segue:

- 〈 PID, TGID 〉 di ciascun processo che viene creato
- 〈 *identificativo del processo-chiamata di sistema / libreria* 〉 nella prima colonna, dove necessario e in funzione del codice proposto
- in ciascuna riga lo stato dei processi al termine dell'evento o della chiamata associata alla riga stessa;
   si noti che la prima riga della tabella potrebbe essere solo parzialmente completata

## TABELLA DA COMPILARE (numero di colonne non significativo)

identificativo simbolico del pro	cesso	IDLE	Q	p4	рЗ	p1	p2	
	PID	1	2					
evento oppure processo-chiamata	TGID	1	2					
Q – create (p4)	0	pronto	esec	pronto				
Q – create (p3)			esec					
Q – create (p1)			esec					
Q – create (p2)			esec					
	4							
	5							
	6							
	7							
	8	pronto	esec	A (sem)	pronto	pronto	pronto	
interrupt da real-time clock e scadenza del quanto di tempo	9							
	10							
	11							
	12							
	13							
	14							
	15							
	16							

#### seconda parte - scheduling

Si consideri uno scheduler CFS con **tre task** caratterizzato da queste condizioni iniziali (già complete):

	C	CONDIZIO	NI INIZIA	LI (già co	mplete)		
	NRT	PER	RQL	CURR	VMIN		
RUNQUEUE	3	6	6	t1	100		
TASK	ID	LOAD	LC	Q	VRTC	SUM	VRT
CURRENT	t1	2	0,33	2	0,50	10	100
DD	t2	3	0,50	3	0,33	20	101
RB	t3	1	0,17	1	1,00	30	101,50

Durante l'esecuzione dei task si verificano i seguenti eventi:

Events of task t1: EXIT at 4.0;

Events of task t2: WAIT at 1.0; WAKEUP after 1.5;

**Simulare** l'evoluzione del sistema per **quattro eventi** riempiendo le seguenti tabelle (per indicare la condizione di rescheduling della *clone*, e altri calcoli eventualmente richiesti, utilizzare le tabelle finali):

	-0.4	TIME	TYPE	CONTEXT	RESCHED		
EVENT	01						
	NRT	PER	RQL	CURR	VMIN		
RUNQUEUE		6					
TASK	ID	LOAD	LC	Q	VRTC	SUM	VRT
CURRENT							
RB							
WAITING							

=>/=>		TIME	TYPE	CONTEXT	RESCHED		
EVENT	02						
	NRT	PER	RQL	CURR	VMIN		
RUNQUEUE		6					
TASK	ID	LOAD	LC	Q	VRTC	SUM	VRT
CURRENT							
RB							
WAITING							

EVENIT	· 0 2	TIME	TYPE	CONTEXT	RESCHED		
EVENT	03						
	NRT	PER	RQL	CURR	VMIN		
RUNQUEUE		6					
TASK	ID	LOAD	LC	Q	VRTC	SUM	VRT
CURRENT							
RB							
WAITING							
WAITING							
E\/ENIT	·	TIME	TYPE	CONTEXT	RESCHED		
EVENT	04						
	NRT	PER	RQL	CURR	VMIN		
RUNQUEUE		6					
TASK	ID	LOAD	LC	Q	VRTC	SUM	VRT
CURRENT							
RB							
RB							

#### esercizio n. 3 – memoria

È dato un sistema di memoria caratterizzato dai seguenti parametri generali:

#### MAXFREE = 2 MINFREE = 1

**situazione iniziale** (esiste un solo processo P)

```
VMA : C 000000400, 2 , R , P , M , \langle X, 0 \rangle
       S 000000600, 2 , W , P , M , < X, 2 >
       P 7FFFFFFC, 3 , W , P , A , <-1,0>
   PT: <c0 :1 R> <c1 :- -> <s0 :- -> <s1 :- -> <p0 :2 W>
      <p1 :- -> <p2 :- ->
   process P - NPV of PC and SP: c0, p0
  MEMORIA FISICA____(pagine libere: 5)__
    00 : <ZP>
                        | | 01 : Pc0 / < X, 0 >
    02 : Pp0
                        | | 03 : ----
                                                || 05 : ----
    04: ----
                                                06: ----
                        || 07 : ----
```

SWAP FILE: ----, ----, ----, ----, ----,

LRU ACTIVE: PP0, PC0

LRU INACTIVE:

### evento 1: read (Pc0, Ps0), write (Pp0, Pp1)

		PT del processo: P		
c0:	c1:	s0:	s1:	p0:
p1:	p2:			

process P NPV of PC: NPV of SP:
---------------------------------

MEMORIA FISICA		
00: <zp></zp>	<b>01:</b> Pc0 / <x, 0=""></x,>	
<b>02:</b> Pp0	03:	
04:	05:	
06:	07:	

LRU ACTIVE:

LRU INACTIVE:

## evento 2: read (Pc0, Ps1) - write (Pp1) - 4 kswapd

		PT del processo: P		
c0:	c1:	s0:	s1:	p0:
p1:	p2:			

MEMORIA FISICA		
00: <zp></zp>	01:	
02:	03:	
04:	05:	
06:	07:	

LRU ACTIVE:	
LRU INACTIVE:	

## 

	VMA del processo P (è da compilare solo la riga relativa alla VMA M0)						
AREA	REA NPV iniziale dimensione R/W P/S M/A nome file offset						
MO							

## evento 4: read (Pc0, Pm00)

PT del processo: P				
p1:	p2:	m00:	m01:	

MEMORIA FISICA		
00: <zp></zp>	01:	
02:	03:	
04:	05:	
06:	07:	

LRU ACTIVE:

LRU INACTIVE: \_\_\_\_\_

evento 5: *clone* (R, c1)

		PT del processo: P		
t00:	t01:	m00:	m01:	

process R	NPV of <b>PC</b> :	NPV of <b>SP</b> :
-----------	--------------------	--------------------

MEMORIA FISICA		
00: <zp></zp>	01:	
02:	03:	
04:	05:	
06:	07:	

SWAP FILE	
s0:	s1:

LRU ACTIVE:

LRU INACTIVE: \_\_\_\_\_ evento 6: 4 kswapd

evento 7: context\_switch (R), read (Rm01)

MEMORIA FISICA		
00: <zp></zp>	01:	
02:	03:	
04:	05:	
06:	07:	

SWAP FILE		
s0:	s1:	

#### esercizio n. 4 - file system

È dato un sistema di memoria caratterizzato dai seguenti parametri generali:

Si consideri la seguente **situazione iniziale**:

MEMORIA FISICA	(pagine libere: <b>5</b> )	
00 : <zp></zp>	01 : Pc0 / <x, 0=""></x,>	·
02 : Pp0	03 :	
04 :	05 :	
06 :	07 :	

Per ciascuno dei seguenti eventi compilare le tabelle richieste con i dati relativi al contenuto della memoria fisica, delle variabili del FS relative ai file **F** e **G** al numero di accessi a disco effettuati in lettura e in scrittura.

Il processo **P** è in esecuzione.

**ATTENZIONE**: il numero di pagine lette o scritte di un file è cumulativo, ossia è la somma delle pagine lette o scritte su quel file da tutti gli eventi precedenti oltre a quello considerato. Si ricorda che la primitiva *close* scrive le pagine dirty di un file solo se f\_count diventa = 0.

## eventi 1 e 2: fd1 = open(F), read(fd1, 13000)

MEMORIA FISICA			
00: <zp></zp>	<b>01:</b> Pc0 / <x, 0=""></x,>		
<b>02:</b> Pp0	03:		
04:	05:		
06:	07:		

nome file	f_pos	f_count	numero pag. lette	numero pag. scritte
F				

## evento 3: *write* (fd1, 5000)

MEMORIA FISICA			
00: <zp></zp>	01:		
02:	03:		
04:	05:		
06:	07:		

nome file	f_pos	f_count	numero pag. lette	numero pag. scritte
F				

## eventi 4 e 5: fork(Q), context switch(Q)

MEMORIA FISICA			
00: <zp></zp>	01:		
02:	03:		
04:	05:		
06:	07:		

nome file	f_pos	f_count	numero pag. lette	numero pag. scritte
F				

# eventi 6 e 7: fd2 = *open* (G), *write* (fd2, 6000)

MEMORIA FISICA			
00: <zp></zp>	01:		
02:	03:		
04:	05:		
06:	07:		

nome file	f_pos	f_count	numero pag. lette	numero pag. scritte
F				
G				

## evento 8: write (fd1, 3000)

MEMORIA FISICA			
00: <zp></zp>	01:		
02:	03:		
04:	05:		
06:	07:		

nome file	f_pos	f_count	numero pag. lette	numero pag. scritte
F				
G				

spazio libero per brutta copia o continuazion	e