

Universidade Federal do Rio Grande do Norte Centro de Tecnologia - CT

Departamento de Engenharia Elétrica - DEE

Disciplina: ELE1717 - Sistemas Digitais Período: 2019.2 Aluno: Data: 11/06/2019

1- Implemente no ATMega328P um sistema digital capaz de apresentar em um display LCD 16x2 a identificação e o percentual de *duty cicle* do PWM que está sendo aplicado ao LED1 ou LED2. Este sistema deverá ser capaz de permitir o ajuste do *duty cicle* aplicado aos led através dos *pushbuttons* SW1 e SW2, sendo SW1 para incrementar e SW2 para decrementar o valor do *duty cicle*.

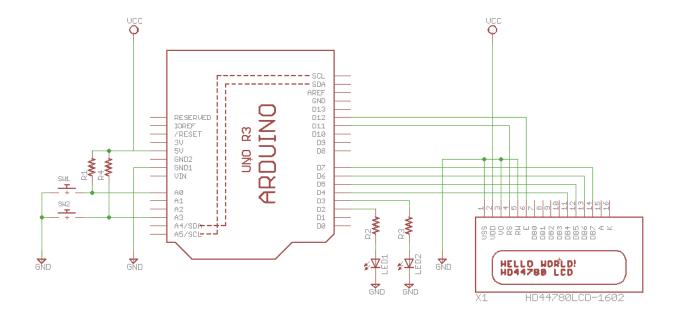


Figura 1: Esquema do circuito a ser implementado

Observações

• O aluno deverá apresentar o circuito funcionando corretamente no dia 18/06/2019;