0	Task	_ Tack Name	Duration •	Start	Einich	Drade
1	Mode	→ Task Name →	Duration 4	∙ Start •	Finish -	Prede
2	=3	→ Light Cyber	135.67 days	Mon 3/7/16	Thu 7/21/16	
	=3	4 Gerenciamento do Projeto	52.67 days	Mon 3/7/16	Fri 4/29/16	
1	=	Definicao do Tema	1 day	Mon 3/7/16	Tue 3/8/16	
5 🖽	==	Descrição do Produto	7 days	Thu 3/24/16	Thu 3/31/16	4
6	mg.	Árvore de Requisitos	7 days	Thu 3/24/16		
7	===	Documento EAP	7 days	Thu 3/31/16		6
8	=3	Definição da Lista de	7 days		Thu 4/7/16	
		Componentes Básicos	5			
9		Cronograma	7 days	Thu 4/7/16	Thu 4/14/16	7
0	=3	Atribuição das Responsabilidades	3 days	Thu 4/14/16	Sun 4/17/16	9
1	1	Desenho esquemático	12 days	Thu 4/7/16	Tue 4/19/16	8
2	-	Ressucitação do Legado	12 days	Thu 4/7/16	Tue 4/19/16	8
3	=4	Pesquisa sobre Amplificadores	12 days	Thu 4/7/16	Tue 4/19/16	8
14	=	Primeiras Etapas do Relatório	22 days	Thu 4/7/16	Fri 4/29/16	8
		em LaTex				
15	=3	Levantamento Bibliográfico	12 days	Thu 4/7/16	Tue 4/19/16	8
6	=3	Projetar Circuito Inicial com Amplificador Operacional	10 days	Tue 4/19/16	Fri 4/29/16	7
7	===	Monitoramento e Controle	50.33 days	Fri 4/29/16	Sat 6/18/16	
б	*	₄ Fase 1	19 days	Thu 5/5/16	Tue 5/24/16	(1)
7	=	Resumo normas IEEE de acordo com o necessário	11 days	Thu 5/5/16	Mon 5/16/16	
8	=3	Definição do Documento de Testes	6 days	Thu 5/5/16	Wed 5/11/16	
)	=1	Planejamento dos circuitos com comunicação simplex	8 days	Wed 5/11/16	Thu 5/19/16	
0	100	Desenvolvimento do programa	8 days	Wed 5/11/16	Thu 5/19/16	
1	=3	Montagem do Protótipo	4 days		Mon 5/23/16	
2	=	Testes de Aceitação	1 day		Tue 5/24/16	
3	mg.	♣ Fase 2 (Comunicação Duplex)	24 days		Fri 6/17/16	
4	=	Definição do Documento de	6 days		Mon 5/30/16	
		Testes				
5	-4	Planejamento de circuitos duplex	10 days	Mon 5/30/16	Thu 6/9/16	4
6	===	Desenvolvimento do programa	10 days	Mon 5/30/16	Thu 6/9/16	4
7		Montagem do Protótipo	7 days	Thu 6/9/16	Thu 6/16/16	4
8	mg.	Testes de Aceitação	1 day	Thu 6/16/16	Fri 6/17/16	4
9	===	4 Fase 3 (APP + HW Dedicado)	34 days	Fri 6/17/16	Thu 7/21/16	43
0	=	Definição do Documento de Testes	2 days	Fri 6/17/16	Sun 6/19/16	
51	===	Criação do circuito dedicado mobile	10 days	Sun 6/19/16	Wed 6/29/16	50
52	=3	Criação do aplicativo que interpreta e decodifica stream Lifi	10 days	Wed 6/29/16	Sat 7/9/16	51
3	=	Montagem do Protótipo	5 days	Sat 7/9/16	Thu 7/14/16	52
54	=	Testes de Aceitação	2 days	Thu 7/14/16	Sat 7/16/16	53
55	==3	Testes de Integração	5 days		Thu 7/21/16	
16	=3	⁴ Encerramento 1º Semestre	3 days		Sat 6/25/16	
7 111	=	Apresentação do Projeto	1 day	Wed 6/22/16		-
58	=			Thu 6/23/16		57
59		Lições Aprendidas	1 day			57
		Encerramento do Projeto	1 day	Fri 6/24/16	Sat 6/25/16	58