СОДЕРЖАНИЕ

**Зм.**

**Арк.**

**№ докум.**

**Подпись**

**Дата**

**Лист**

АМКР.АЕ123.1616

Разраб.

Ба Сулейман

.

Проверил.

Милейко И.Г.

Реценз.

Н. Контр.

Утвержд.

Содержание

управляющего автомата

**Лит.**

**Листов**

ОНПУ.IКС.КIСМ.АЕ123

ВВЕДЕНИЕ...……………………………………………………………………...4

ЗАДАНИЕ…………………………………………………………………………5

1 Функциональная организация процессора……………………………………6

1.1 Описание команды «сложение без «сложение без ормализации»…………6

1.2 Описание команды «поразрядное логическое произведение»……………..7

1.3Описание команды «переход по индексу больше»………………………….8

1.4Описание команды «вычитание десятичное»………………………………..9

2 Синтез операций……………………………………………………………….10

2.1 Выборка команды. …………………………………………………………..10

2.2 Реализация команды «сложение без нормализации» ……………………..13

2.3Реализация команды «поразрядное логическое произведение» ………….15

2.4Реализация команды « переход по индексу больше» ……………………..15

2.5Реализация команды «вычитание десятичное»…………………………….16

3 Описание структурной схемы процессора. ………………………………….19

3.1 Оперативная память ………………………………………………………...19

3.2 Слово состояния процессора……………………………………………….20

3.3 Формирователи кодов………………………………………………………20

3.4 Микрооперации и логические условия…………………………………… 21

4 Синтез управляющего автомата………………………………………………23

Заключение………………………………………………………………………27

Список используемых сокращений…………………………………………….28

Список литературы………………………………………………………………29